

## REGLAMENTO (CE) Nº 3545/93 DEL CONSEJO

de 10 de diciembre de 1993

por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común sobre un determinado número de productos industriales (microelectrónica y sectores conexos)

EL CONSEJO DE LA UNIÓN EUROPEA,

Visto el Tratado constitutivo de la Comunidad Europea y, en particular, su artículo 28,

Vista la propuesta de la Comisión,

Considerando que, para los productos contemplados en el presente Reglamento, la producción es actualmente insuficiente o nula en la Comunidad, y que los productores no pueden, en consecuencia, responder a las necesidades de las industrias usuarias de la Comunidad;

Considerando que es del interés de la Comunidad suspender únicamente los derechos autónomos del arancel aduanero común parcialmente, en determinados casos, en particular, en razón de la existencia de una producción comunitaria, y proceder a la suspensión total en otros casos;

Considerando que incumbe a la Comunidad decidir la suspensión de estos derechos autónomos;

Considerando que, habida cuenta de las dificultades que se presentan, para apreciar de manera rigurosa en un futuro próximo la evolución de la situación económica en los sectores interesados, conviene tomar estas medidas de suspensión sólo temporalmente, fijando su periodo de validez en función de los intereses de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

*Artículo 1*

Los derechos autónomos del arancel aduanero común relativos a los productos mencionados en el cuadro del Anexo quedan suspendidos en el nivel indicado frente a cada uno de ellos.

Estas suspensiones serán válidas del 1 de enero al 30 de junio de 1994.

*Artículo 2*

El presente Reglamento entrará en vigor el 1 de enero de 1994.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Bruselas, el 10 de diciembre de 1993.

*Por el Consejo*

*El Presidente*

M. WATHELET

## ANEXO

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8471 93 51	*30	Unidad de mando exclusivamente para la lectura de discos ópticos CD-ROM del tipo 5,25 pulgadas, destinada a la fabricación de productos de la partida 8471 (a)	0
ex 8471 93 51	*40	Unidad de mando para discos ópticos del tipo 5,25 pulgadas que puedan ser reescritos por cambio de fase, destinada a la fabricación de unidades de memoria periféricas, con una capacidad de almacenamiento total inferior o igual a 1 gigaocteto (a)	0
ex 8471 93 51	*50	Unidad de mando para discos magnetoópticos del tipo 5,25 pulgadas, destinada a la fabricación de unidades de memoria periféricas, con una capacidad de almacenamiento total inferior o igual a 2 gigaoctetos (a)	0
ex 8471 93 59	*30	Unidad de memoria de disco del tipo 8 pulgadas, que permita la transferencia paralela de datos por 1 canal a una velocidad de 3,041 megaoctetos por segundo, que contenga un circuito de interfaz de un mando de módulo de memoria (SMD) y 11 discos magnéticos rígidos y con una capacidad de almacenamiento total, no formateada, inferior o igual a 2,5 gigaoctetos, destinada a la fabricación de productos de la subpartida 8471 91 80 (a)	0
ex 8471 93 59	*40	Unidad de memoria de disco del tipo 5,25 pulgadas, que permita la transferencia externa de datos a una velocidad de 7,5 megaoctetos por segundo y con canales dobles de lectura y escritura simultánea con 2 cabezas magnéticas, que contenga un circuito de interfaz de puerta doble y 11 discos magnéticos rígidos y con una capacidad de almacenamiento total, no formateada, de 1 986 megaoctetos, destinado a la fabricación de productos de la subpartida 9022 11 00 (a)	0
ex 8471 93 60	*10	Unidad de mando de doble bobina, del tipo para casetes de 8 mm, destinada a la fabricación de unidades de memoria de cintas magnéticas (a)	0
ex 8471 99 80	*10	Lector óptico para la lectura de los caracteres alfanuméricos impresos por puntos, y su conversión en señales eléctricas, incluyendo una cabeza lectora que contiene un detector óptico, un amplificador, una lente de enfoque y dos lámparas, unida por uno o dos cables planos a un módulo de control cuyas dimensiones no superen 200 x 220 mm, consistente en un circuito impreso sobre el que van montados como mínimo, un microprocesador, un circuito de reconocimiento de imagen y un convertidor analógico-digital	0
ex 8473 30 10	*20	Procesador, en tecnología ECL, constituido por un máximo de 336 circuitos integrados monolíticos, cada uno provisto de 15 000 redes lógicas programables, montado sobre una o las dos caras de un circuito impreso múltiple, encerrado en una capsula y situado sobre una placa de refrigeración o entre dos placas de refrigeración, cuyas dimensiones exteriores totales no superen 148 x 560 x 594 mm y provisto de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 001B-3035-H002      52-203619      52-203621 o — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8473 30 10	*50	Conjunto para unidades de memoria de discos en tecnología Winchester, que contenga un circuito integrado monolítico para la lectura-escritura de 2 o 4 canales de las señales de cabezas magnéticas montado sobre componentes discretos sobre un circuito impreso flexible	0
ex 8473 30 10	*60	Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con bus externo de datos de 32 bits y bus externo de direcciones de 32 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 48 x 48 mm, montado sobre un circuito impreso y con condensadores de desacoplamiento, provista de un máximo de 208 conexiones y de:	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8473 30 10 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 486                      80386 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8473 30 10	*70	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, combinado con un circuito de control bus y un circuito de control de memoria, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 43 mm, y con condensadores de desacoplamiento, provista de un máximo de 293 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 390 Z 50 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8473 30 10	*80	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, provisto de 2 memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento total de 64 Kbits, y de una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 69 x 74 mm, y con condensadores de desacoplamiento, provista de un máximo de 325 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 320 C 40 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8473 30 90	*15	<p>Bola metálica, revestida de materia plástica o de caucho, con un diámetro inferior o igual a 26 mm y un peso igual o superior a 38 g, destinada a la fabricación de un dispositivo de puntero (denominado «ratón») (1)</p>	0
ex 8473 30 90	*20	<p>Cabeza magnética de ferrita, en tecnología Winchester, para equipos periféricos con memoria de discos rígidos, que permita una grabación con densidad superior o igual a 10 pistas por mm, incluso montada sobre brazos portadores</p>	0
ex 8473 30 90	*25	<p>Dispositivo de puntero (denominado «trackball»), cuyas dimensiones exteriores no superen 17 x 27 x 47 mm, con un peso inferior o igual a 31 g, constituido por un circuito impreso sobre el que están montados un codificador óptico en forma de circuito integrado monolítico y una cápsula que contenga una bola con un diámetro inferior o igual a 19 mm y un anillo de retención, destinado a la fabricación de productos de la subpartida 8471 20 20 (1)</p>	0
ex 8473 30 90	*30	<p>Conjunto de lectura-escritura para unidades de memoria de discos rígidos, compuesto por cabezas magnéticas en tecnología Winchester de ferrita, montadas sobre un brazo portadora, unido por un circuito impreso flexible con una consola metálica sobre la que van montados:</p> <p>— un circuito impreso flexible sobre el que va montado un amplificador para señales lectura-escritura, en forma de circuito integrado,</p> <p>— un portador para un circuito impreso</p>	0
ex 8473 30 90	*45	<p>Brazo de rotor que no contenga componentes electrónicos, para conjuntos de lectura-escritura para unidades de memoria de discos rígidos</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8473 30 90	*55	Conjunto de almacenamiento de datos ( <i>Head/Disc/Assembly</i> ) para unidades de memoria de disco, que permita la transferencia de datos con una velocidad de 4,2 megaoctetos por segundo, que contenga 9 discos magnéticos rígidos de un diámetro exterior inferior o igual a 24,2 cm (9,5 pulgadas) y con una capacidad de almacenamiento total, formateada, de 2 838 megaoctetos, todo ello en una caja sellada herméticamente	0
ex 8473 30 90	*60	Conjunto de almacenamiento de datos ( <i>Head/Disc/Assembly</i> ) para unidades de memoria de disco del tipo 9 pulgadas, que permita la transferencia de datos a una velocidad de 2,77 megaoctetos por segundo, que contenga cabezas de lectura-escritura y 7 discos magnéticos rígidos y con una capacidad de almacenamiento total, formateada, de 1 216 ó 1 506 megaoctetos, todo ello encerrado en una caja sellada herméticamente	0
ex 8501 10 99	*53	Motor de corriente continua, sin escobillas, con par de rotación típica de 0,0025 Nm ( $\pm 0,0005$ Nm), provisto de brida de fijación de 6,8 mm ( $\pm 0,1$ mm) de diámetro, mandril de 12 mm ( $\pm 1$ mm) de diámetro, con rotor externo, bobinado de tres fases, velocidad nominal de 4 800 ( $\pm 1$ %) revoluciones/minuto y tensión de alimentación de 4 V ( $\pm 25$ %)	0
ex 8501 10 99	*54	Motor de corriente continua, con escobillas, con par de rotación típica de 0,0015 Nm ( $\pm 0,0005$ Nm), provisto de mandril de 2 mm ( $\pm 0,004$ mm) de diámetro, con rotor interno, velocidad nominal de 2 050 ( $\pm 11$ %) revoluciones/minuto y tensión de alimentación de 2,5 V ( $\pm 60$ % o $-60$ %/+140 %)	0
ex 8501 10 99	*55	Motor de corriente continua, con escobillas, con par de rotación típica de 0,0058 Nm ( $\pm 0,001$ Nm), provisto de mandril de 2 mm ( $\pm 0,004$ mm) de diámetro, con rotor interno, velocidad nominal de 2 270 ( $\pm 10$ %) revoluciones/minuto y tensión de alimentación de 4,5 V ( $-67$ %/+100 %)	0
ex 8501 10 99	*56	Motor de corriente continua, sin escobillas, con un par de operación superior o igual a 0,0123 Nm/A pero inferior o igual a 0,0136 Nm/A, provisto de una brida de fijación de 12,7 mm ( $\pm 0,2$ mm) de diámetro, mandril de 38,91 mm ( $\pm 0,05$ mm) de diámetro, velocidad nominal de 5 400 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 11 V ( $\pm 10$ %)	0
ex 8501 10 99	*57	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,0025 Nm, provisto de brida de fijación de 27,5 mm ( $\pm 0,5$ mm) de diámetro, brida de fijación de 15 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 3 833 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V ( $\pm 5$ %)	0
ex 8504 40 98	*10	Convertidor de corriente continua en corriente continua, con una tensión de entrada no superior a 390 V, encerrado en una capsula con un máximo de 16 conexiones	0
ex 8517 90 81	*20	<p>Commutador diferencial de punto de cruce de 16 x 16 o 32 x 32 bits, en tecnología AsGa, que permita la conmutación a una velocidad de datos superior o igual a 800 Mbits/s, en forma de circuito integrado monolítico encerrado en una capsula en combinación con condensadores de desacoplamiento, todo ello montado sobre un soporte cuyas dimensiones exteriores no superen 35 x 35 mm, provista de un máximo de 196 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TQ 8016                      TQ 8032 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8517 90 92	*10	Conjunto electrónico para una cabeza de impresión térmica, constituido exclusivamente por pistas conductoras, circuitos integrados monolíticos y 8-640 elementos termogénicos o más, todo ello montado sobre un sustrato cerámico cuyas dimensiones exteriores no superen 3 x 61 x 271 mm	0

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos % <sup>(1)</sup>
ex 8518 30 90	*10	Auricular para aparatos auditivos encerrado en un capsula cuyas dimensiones exteriores, sin contar los empalmes, no superen 5 x 6 x 8 mm.	0
ex 8522 90 91	*92	Conjunto electrónico para una cabeza de lectura láser para discos compactos, constituido por: — un circuito impreso flexible, — un fotodetector, en forma de circuito integrado monolítico, encerrado en una capsula, — 2 conectores, — un transistor como máximo, — 3 resistencias variables y 4 resistencias fijas, como máximo — 5 condensadores como máximo, todo ello montado sobre un soporte	0
ex 8522 90 99	*92	Dispositivo de grabación-reproducción de capa delgada sobre un sustrato no magnético, con 9 canales paralelos para señales digitales y 2 canales para señales analógicas, destinado a la fabricación de cabezas móviles para dispositivos de grabación digital y de reproducción digital-analógica de cassette.	0
ex 8528 20 20	*10	Videomonitor constituido por: — un tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o inferior a 110 mm y provisto de una bobina de desviación y por — un circuito impreso sobre el que están montados una unidad de desviación, un amplificador video y un transformador, todo ello montado sobre un chasis, destinado a la fabricación de video-interfonos, video-telefonos o aparatos de vigilancia (a).	0
ex 8529 90 98	*95	Oscilador controlado por tensión, con una frecuencia de oscilación superior o igual a 915 MHz a 4,5 V e inferior o igual a 890 MHz a 1 V, encerrado en una capsula cuyas dimensiones exteriores no superen 5 x 10 x 15 mm, provisto de un máximo de 4 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VW995905 u — otras siglas de identificación relacionadas con osciladores que concuerden con la presente descripción	0
ex 8529 90 98	*94	Conjunto constituido por un objetivo de longitud focal regulable igual o superior a 5,7 mm pero no superior a 65 mm, un codificador zoom, una unidad de motor de paso a paso, una unidad de motor zoom, una unidad de motor iris y un interruptor foto	0
ex 8529 90 98	*95	Conjunto de grabación y de reproducción video, constituido por una pletina para cassetes, con un motor de corriente continua, destinado a la fabricación de productos de la partida 8525 (a).	0
ex 8529 90 98	*96	Conjunto constituido por un objetivo de longitud focal de 3,6 mm, un detector de imagen de transferencia de carga de interlinea con 291 000 células fotosensibles, circuitos integrados, todo ello montado en 2 circuitos impresos unidos por un cable	0
ex 8529 90 98	*97	Conjunto constituido por un tubo catódico monocromo con una diagonal de la pantalla igual o superior a 165 mm pero sin exceder de 230 mm y una lente focal cóncava, montado sobre una armadura de enfriamiento llena de líquido, destinado a la fabricación de videoproyectores (a).	0
ex 8531 20 51	*10	Dispositivo de visualización de cristales líquidos (LCD) por matriz activa con 640 x 480 píxeles (color), constituido por una capa de cristales líquidos encerrada entre 2 placas u hojas de vidrio, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8531 20 59	*10	Dispositivo de visualización de cristales líquidos (LCD) por matriz activa con 640 x 400 o 640 x 480 pixels (monocromo), constituido por una capa de cristales líquidos encerrada entre 2 placas u hojas de vidrio, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8531 20 80	*10	Dispositivo pasivo de visualización de cristales líquidos (LCD), constituido por una capa de cristales líquidos encerrada entre 2 placas u hojas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8531 90 00	*91	Unidad de iluminación «backside», que comprenda un portador de lámpara con un tubo de cátodo, una hoja reflejante y un sustrato difuso, cuyas dimensiones exteriores no superen 7 x 250 x 300 mm, destinada a la fabricación de dispositivos de visualización de cristales líquidos (LCD) (1)	0
ex 8533 40 10	*91	Potenciómetro constituido por resistencias de carbono con resistencia total igual o superior a 20 KOhm pero inferior o igual a 250 KOhm, provisto de un motor de corriente continua con una corriente de servicio de 150 mA a 4,5 V	0
ex 8534 00 19	*94	Circuito impreso, constituido por 31 elementos conductores fijos sobre una hoja en materia plástica, destinado a la fabricación de cabezas magnéticas para dispositivos de grabación digital y reproducción digital-analógica para casetes (2)	0
ex 8534 00 19	*95	Circuito impreso, constituido por elementos conductores fijados sobre una película flexible, con una traza igual o superior a 0,095 mm pero inferior o igual a 0,155 mm y una separación entre trazas igual o superior a 0,095 mm pero inferior o igual a 0,305 mm, destinado a la fabricación de calculadoras electrónicas (2)	0
ex 8534 00 90	*93	Circuito impreso sobre una o las dos caras de un soporte cerámico, constituido por elementos conductores, contactos y resistencias, que incorporan conexiones aisladas por capas estratificadas, cuyas dimensiones no superen 45 x 45 mm, provisto de un máximo de 550 conexiones	0
ex 8536 50 19	*92	Interruptor de membrana sobre una película flexible multicapas de materia plástica, constituido por una capa con plantilla de conductores de plata, una capa con plantilla de conductores de grafito, una capa con plantilla de conductores dieléctricos, una capa con plantilla de interconexiones de plata y una capa con plantilla de máscara soldada, destinado a la fabricación de calculadoras electrónicas (2)	0
ex 8536 50 90	*92	Interruptor de láminas, con una potencia de interrupción igual o superior a 20 W en un intervalo de 17 a 43 A, revolución, en forma de una capsula de vidrio sin mercurio, cuyas dimensiones no superen 3 x 21 mm, destinado a la fabricación de captadores de choque para balones de protección (airbags) de automóviles (2)	0
ex 8536 90 80	*91	Conectores elastoméricos, constituidos por elementos conductores bañados en oro y fijados en un soporte de goma	0
ex 8540 30 20	*36	Tubo cátodico en color, provisto de una máscara de rendija (slit-mask), con una distancia entre bandas del mismo color inferior a 0,35 mm y una diagonal de la pantalla no superior a 53 cm	0
ex 8540 30 90	*27	Tubo cátodico monocromo de pantalla plana, con una diagonal de pantalla no inferior a 310 mm y no superior a 330 mm	0
ex 8540 91 00	*92	Máscara de rendija (slit mask), constituido por rendijas verticales con una distancia entre tiras de 0,78 mm (±0,08 mm) y una diagonal de 81,5 cm (±0,5 cm) o 71 cm (±0,5 cm) o 79,5 cm (±0,5 cm)	0
ex 8541 60 00	*93	Cristal piezoeléctrico que oscila a una frecuencia igual o superior a 4 MHz pero inferior o igual a 69 MHz, encerrado en una capsula del tipo SMID (Surface Mounted Device) y provista de un máximo de 4 conexiones	0

Clase de la Nomenclatura Combinada	Código	Designación de la mercancía	Derechos autónomos (%)																				
ex 8542 11 00	711	<p>Disco (obleta) sin cortar todavía en microplaquetas, exclusivamente constituido por microcontroladores o microordenadores con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure las funciones de control servo, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 3 Kbits y una unidad de tiempo (Timer unit), destinado a la fabricación de productos de la subpartida 8542 11 71 encerrados en una capsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:                     <ul style="list-style-type: none"> <li>PI75134</li> <li>ii</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a).</li> </ul>	0																				
ex 8542 11 01	740	<p>Disco (obleta) sin cortar todavía en microplaquetas, exclusivamente constituido por microprocesadores con una unidad aritmética y lógica (ALU) con una capacidad de proceso de 16 bits y un bus de datos de 8 bits, que contengan una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 Kbits pero sin memoria exclusivamente de lectura, no programable (ROM), destinado a la fabricación de productos de la subpartida 8542 11 64 encerrados en una capsula cuyas dimensiones exteriores no superen 18 x 59 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:                     <ul style="list-style-type: none"> <li>78C10</li> <li>ii</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a).</li> </ul>	0																				
ex 8542 11 01	760	<p>Disco (obleta) sin cortar todavía en microplaquetas, exclusivamente constituido por microcontroladores o microordenadores con una capacidad de proceso de 4 bits, destinado a la fabricación de productos de la subpartida 8542 11 71 encerrados en una capsula cuyas dimensiones exteriores no superen 24 x 59 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:                     <table border="0" data-bbox="462 1433 1228 1568"> <tr> <td>7507</td> <td>75108</td> <td>75217</td> <td>75312</td> <td>75P216</td> </tr> <tr> <td>7508</td> <td>75112</td> <td>75304</td> <td>75316</td> <td>75P308</td> </tr> <tr> <td>75004</td> <td>75116</td> <td>75306</td> <td>75312</td> <td>75P316</td> </tr> <tr> <td>75006</td> <td>75216</td> <td>75308</td> <td>75316</td> <td></td> </tr> </table> <ul style="list-style-type: none"> <li>ii</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a).</li> </ul>	7507	75108	75217	75312	75P216	7508	75112	75304	75316	75P308	75004	75116	75306	75312	75P316	75006	75216	75308	75316		0
7507	75108	75217	75312	75P216																			
7508	75112	75304	75316	75P308																			
75004	75116	75306	75312	75P316																			
75006	75216	75308	75316																				
ex 8542 11 01	770	<p>Disco (obleta) sin cortar todavía en microplaquetas, exclusivamente constituido por circuitos de control de visualización y de generación de caracteres para dispositivos de visualización de cristales líquidos (LCD) por matriz de puntos, destinado a la fabricación de productos de la subpartida 8542 11 82 encerrados en una capsula cuyas dimensiones exteriores no superen 24 x 26 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes:                     <ul style="list-style-type: none"> <li>7228</li> <li>7229</li> <li>ii</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a).</li> </ul>	0																				

Código de la Nomenclatura Combinada	TARIF	Designación de la mercancía	Derechos autónomos (%)																		
ex 8542 11 01	780	<p>Disco (obleta) sin cortar todavía en microplaquitas, exclusivamente constituido por dispositivos de lógica programable, destinado a la fabricación de productos de la subpartida 8542 11 80 encerrados en una cápsula cuyas dimensiones exteriores no superen 64 x 64 mm, provisto de un máximo de 300 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="432 439 1230 517" style="margin-left: 20px;"> <tr> <td>XC 2018</td> <td>XC 3030</td> <td>XC 3090</td> <td>XC 4004</td> <td>XC 4008</td> <td>XC 4016</td> </tr> <tr> <td>XC 2064</td> <td>XC 3042</td> <td>XC 4002</td> <td>XC 4005</td> <td>XC 4010</td> <td>XC 4020</td> </tr> <tr> <td>XC 3020</td> <td>XC 3064</td> <td>XC 4003</td> <td>XC 4006</td> <td>XC 4013</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a)</li> </ul>	XC 2018	XC 3030	XC 3090	XC 4004	XC 4008	XC 4016	XC 2064	XC 3042	XC 4002	XC 4005	XC 4010	XC 4020	XC 3020	XC 3064	XC 4003	XC 4006	XC 4013		0
XC 2018	XC 3030	XC 3090	XC 4004	XC 4008	XC 4016																
XC 2064	XC 3042	XC 4002	XC 4005	XC 4010	XC 4020																
XC 3020	XC 3064	XC 4003	XC 4006	XC 4013																	
ex 8542 11 16	701	<p>Memoria pseudoestática de lectura-escritura de acceso aleatorio (PS-RAM), en tecnología C-MOS, con capacidad de almacenamiento de 4 Mbits y un tiempo de acceso no superior a 100 ns, constituida por un generador de impulsos de reloj y un circuito de control de refresco, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 22 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p style="margin-left: 20px;">HM 658512</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul> <p>Este PS-RAM debe ser destinado a la fabricación de ordenadores portátiles, que puedan funcionar sin fuente de energía externa (a)</p>	0																		
ex 8542 11 16	702	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 x 16 bits y un tiempo de acceso no superior a 80 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 27 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="424 1413 999 1442" style="margin-left: 20px;"> <tr> <td>MT 4C16256</td> <td>PD 424260</td> <td>PD 424170</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	MT 4C16256	PD 424260	PD 424170	10															
MT 4C16256	PD 424260	PD 424170																			
ex 8542 11 16	703	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), de doble puerto, en tecnología C-MOS, con una capacidad de almacenamiento igual o superior a 2 Mbits pero inferior o igual a 4 Mbits, con control de lectura de salida secuencial, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 52 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="416 1839 1158 1951" style="margin-left: 20px;"> <tr> <td>HM 538255</td> <td>MT 42C256</td> <td>PD 482234</td> <td>TC 528257</td> </tr> <tr> <td>HM 5316123</td> <td>MT 42C8254</td> <td>PD 482235</td> <td>TC 528267</td> </tr> <tr> <td>M5M482256</td> <td>MT 42C8253</td> <td>TC 524162</td> <td>TMS 55160</td> </tr> <tr> <td>MB 818251</td> <td>MT 42C8256</td> <td>TC 524165</td> <td>TMS 55165</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	HM 538255	MT 42C256	PD 482234	TC 528257	HM 5316123	MT 42C8254	PD 482235	TC 528267	M5M482256	MT 42C8253	TC 524162	TMS 55160	MB 818251	MT 42C8256	TC 524165	TMS 55165	0		
HM 538255	MT 42C256	PD 482234	TC 528257																		
HM 5316123	MT 42C8254	PD 482235	TC 528267																		
M5M482256	MT 42C8253	TC 524162	TMS 55160																		
MB 818251	MT 42C8256	TC 524165	TMS 55165																		

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 16	*04	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), con una capacidad de almacenamiento de 240 K × 12 bits, con entradas/salidas separadas y registros de desplazamiento en serie (<i>Field Memories</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 19 mm, provista de un máximo de 36 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 4C2970</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 18	*01	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 K × 18 bits y un tiempo de acceso no superior a 80 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 27 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 424280</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	10
ex 8542 11 18	*02	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 512 K × 9 bits y un tiempo de acceso no superior a 100 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 19 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 44900</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	10
ex 8542 11 21	*12	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento no superior a 4 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2001                      X 2004                      X 2210                      X 2443 X 2002                      X 2201 A                      X 2212                      X 2444</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	*13	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 43 mm, provista de un máximo de 32 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 20C16 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*14	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (<i>S-Cache-RAM</i>), en tecnología BiMOS, con una capacidad de almacenamiento de 64 Kbits y un tiempo de acceso no superior a 12 ns, que contenga un circuito comparador de direcciones de 8 bits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 8 × 19 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IDT 71B74 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*15	<p>Memoria estática de lectura-escritura de acceso aleatorio (<i>S-RAM</i>), en tecnología MOS en combinación con la tecnología ECL, con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 11 × 37 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 10C494-15 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*16	<p>Memoria estática de lectura-escritura de acceso aleatorio (<i>S-RAM</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 16 Kbits, que contenga una puerta de entrada/salida bidireccional de 5 bits y un emisor-receptor asíncrono universal (UART), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 × 34 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 750125C121 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*18	<p>Memoria estática de lectura-escritura de acceso aleatorio (<i>S-RAM</i>), de doble puerta, en tecnología BiMOS, con una capacidad de almacenamiento de 36 Kbits y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 29 × 29 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CY7B139 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos advalorem (%)
ex 8542 11 21	*37	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 16 Kbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>DS 1220 Y                      MK 48 Z 12                      MKI 48 Z 12 MK 48 Z 02                      MKI 48 Z 02</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	-
ex 8542 11 21	*42	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones máximas no superen 20 x 63 mm, provista de un máximo de 52 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>IDT 7134                      TC 5532</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 23	*02	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerta, en tecnología BiMOS, con una capacidad de almacenamiento de 72 Kbits y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>CY7B145</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 23	*21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de memoria de 256 Kbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>BC 4011                      DS 1230                      MK 48 Z 30                      MK 48 Z 32</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 23	*23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 K x 8 bits, una corriente de reposo inferior o igual a 25 µA y un tiempo de acceso superior a 55 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 x 12 mm, provista de un máximo de 28 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos aduanares																				
ex 8542 11 23 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXX 58257</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 23	*24	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso no superior a 20 ns, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 21 x 38 mm, provista de un máximo de 52 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="448 712 1278 824"> <tr> <td>CY7B153</td> <td>CY7B191</td> <td>CY7B196</td> <td>HM 6709 A</td> <td>TC 55B464</td> </tr> <tr> <td>CY7B154</td> <td>CY7B192</td> <td>CY7B197</td> <td>MCM 6708</td> <td>TC 55B465</td> </tr> <tr> <td>CY7B155</td> <td>CY7B194</td> <td>CY7B198</td> <td>MCM 6709</td> <td></td> </tr> <tr> <td>CY7B156</td> <td>CY7B195</td> <td>CY7B199</td> <td>TC 55B328</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY7B153	CY7B191	CY7B196	HM 6709 A	TC 55B464	CY7B154	CY7B192	CY7B197	MCM 6708	TC 55B465	CY7B155	CY7B194	CY7B198	MCM 6709		CY7B156	CY7B195	CY7B199	TC 55B328		0
CY7B153	CY7B191	CY7B196	HM 6709 A	TC 55B464																			
CY7B154	CY7B192	CY7B197	MCM 6708	TC 55B465																			
CY7B155	CY7B194	CY7B198	MCM 6709																				
CY7B156	CY7B195	CY7B199	TC 55B328																				
ex 8542 11 25	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 288 Kbits y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 20 x 41 mm, provista de un máximo de 52 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="448 1171 1214 1205"> <tr> <td>CY7B173</td> <td>CY7B174</td> <td>PD 46730</td> <td>TC 55B329</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY7B173	CY7B174	PD 46730	TC 55B329	0																
CY7B173	CY7B174	PD 46730	TC 55B329																				
ex 8542 11 25	*08	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en tecnología BiMOS, con una capacidad de almacenamiento total de 320 Kbits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="448 1529 794 1563"> <tr> <td>PD 46710</td> <td>PD 46741</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	PD 46710	PD 46741	0																		
PD 46710	PD 46741																						
ex 8542 11 25	*10	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 17 x 47 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="448 1877 1102 2022"> <tr> <td>CXK581020</td> <td>CY7C108</td> <td>HM 624257</td> <td>TC 551001</td> </tr> <tr> <td>CY7C101</td> <td>CY7C109</td> <td>M5M 51004</td> <td>TC 55B4256</td> </tr> <tr> <td>CY7C102</td> <td>EDI 88128</td> <td>M5M 51008</td> <td>TC 55B4257</td> </tr> <tr> <td>CY7C106</td> <td>HM 621100A</td> <td>MCM 6228</td> <td>TC 55B8128</td> </tr> <tr> <td>CY7C107</td> <td>HM 624256</td> <td>MT 5C1008</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CXK581020	CY7C108	HM 624257	TC 551001	CY7C101	CY7C109	M5M 51004	TC 55B4256	CY7C102	EDI 88128	M5M 51008	TC 55B4257	CY7C106	HM 621100A	MCM 6228	TC 55B8128	CY7C107	HM 624256	MT 5C1008		0
CXK581020	CY7C108	HM 624257	TC 551001																				
CY7C101	CY7C109	M5M 51004	TC 55B4256																				
CY7C102	EDI 88128	M5M 51008	TC 55B4257																				
CY7C106	HM 621100A	MCM 6228	TC 55B8128																				
CY7C107	HM 624256	MT 5C1008																					

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos advalorem
ex 8542 11 25	*12	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 1 Mbit y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 44 mm, con un máximo de 32 conexiones y de:</p> <p>-- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: BQ 4013 u</p> <p>-- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 25	*13	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, que opere con una alimentación de 3,3 V (±0,3 V), con una capacidad de almacenamiento de 288 Kbits y un tiempo de acceso no superior a 33 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 × 41 mm, provista de un máximo de 32 conexiones y de:</p> <p>-- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CY7C1388 u</p> <p>-- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 27	*03	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento superior a 1 Mbit y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 × 54 mm, provista de un máximo de 40 conexiones y de:</p> <p>-- una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4014                      BQ 4015                      BQ 4024                      BQ 4025 u</p> <p>-- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 27	*04	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 64 K × 18 bits o de 128 K × 9 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 × 22 mm, provista de un máximo de 52 conexiones y de:</p> <p>-- una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXK 77910                      CY7C1031                      CY7C1032 u</p> <p>-- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 27	*05	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 64 K × 18 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 × 21 mm, provista de un máximo de 52 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Detalles Razonar, No P.S.
ex 8542 11 27 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>MCM 67A618      MCM 67C618</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 27	*06	<p>Memoria escrita de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 4 Mbits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 12 x 28 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>TC 554002      MT5C512K8B2      MT5LC512K8D4  MT5C1M4B2      MT5EC1M4D4  MT5C256K16B2      MT5EC256K16D4</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
8542 11 31		Memoria exclusivamente de lectura, no programable (ROM)	0
ex 8542 11 42	*02	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento inferior o igual a 256 Kbits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 14 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>M 2716      M 2732 A      M 2764      M 27128      M 27256</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 42	*03	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar eléctricamente (<i>Flash EPROM</i>), con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 9 x 14 mm, provista de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>TMS 29 F 816</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 42	*04	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), en tecnología C-MOS, con una capacidad de almacenamiento de 16 K x 16 bits, que contenga una puerta exclusivamente de lectura de 5 bits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 15 x 34 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>N 73120ERN</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derivados informáticos								
ex 8542 11 42 ex 8542 11 59	*21 *61	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso inferior a 80 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 18 x 39 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="459 517 1225 577" style="margin-left: 20px;"> <tr> <td>CY 7C 270</td> <td>CY 7C 274</td> <td>CY 7C 276</td> <td>CY 7C 279</td> </tr> <tr> <td>CY 7C 271</td> <td>CY 7C 275</td> <td>CY 7C 277</td> <td>XC 17256</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	CY 7C 270	CY 7C 274	CY 7C 276	CY 7C 279	CY 7C 271	CY 7C 275	CY 7C 277	XC 17256	0
CY 7C 270	CY 7C 274	CY 7C 276	CY 7C 279								
CY 7C 271	CY 7C 275	CY 7C 277	XC 17256								
ex 8542 11 44	*02	<p>Memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioleta (EPROM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 512 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:           <table data-bbox="459 943 555 965" style="margin-left: 20px;"> <tr> <td>M 27512</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	M 27512	0							
M 27512											
ex 8542 11 44 ex 8542 11 59	*03 *01	<p>Memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioletas (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 1 Mbit, que contenga cerrojos (<i>Latches</i>) de direcciones y datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 38 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="459 1364 842 1391" style="margin-left: 20px;"> <tr> <td>TMS 87C110</td> <td>TMS 87PC110</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	TMS 87C110	TMS 87PC110	0						
TMS 87C110	TMS 87PC110										
ex 8542 11 44 ex 8542 11 59	*04 *04	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 512 Kbits, que contenga cerrojos (<i>Latches</i>) de direcciones y datos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16 x 38 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="459 1794 842 1821" style="margin-left: 20px;"> <tr> <td>TMS 87C510</td> <td>TMS 87PC510</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	TMS 87C510	TMS 87PC510	0						
TMS 87C510	TMS 87PC510										
ex 8542 11 44	*05	<p>Memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioleta (EPROM), en tecnología C-MOS, con una capacidad de almacenamiento de 448 Kbits y un tiempo de acceso no superior a 170 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 15 x 34 mm, provista en la cara superior de una ventana de cuarzo y de:</p>									

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 44 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: N 70413FEC-A u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 46	*01	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar eléctricamente (<i>Flash</i> E<sup>2</sup>PROM), con una capacidad de almacenamiento de 2 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provista de un máximo de 56 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 28 F 002                      28 F 020                      28 F 200 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	*01	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento superior o igual a 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 × 52 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 28256                      28 C 512                      AT 28C1024 28 C 256                      48 C 256                      E/M 28C010 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	*03	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), en tecnología C-MOS o N-MOS (incluida la tecnología H-MOS), que permita operaciones de escritura por octeto (paralelas), con una capacidad de almacenamiento de 2 K × 8 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2816C                      X 28 C 16 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	*06	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 8 K × 8 bits y un tiempo de ciclo de escritura por octeto o por página no superior a 2 ms, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AT 28 C 64                      AT 28 PC 64                      AT 28 HC 64 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0



Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																				
ex 8542 11 59 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="467 331 1126 443"> <tr> <td>CY7C439</td> <td>CY7C453</td> <td>IDT 72031</td> </tr> <tr> <td>CY7C443</td> <td>CY7C455</td> <td>MT 53C51218A1</td> </tr> <tr> <td>CY7C445</td> <td>CY7C456</td> <td></td> </tr> <tr> <td>CY7C446</td> <td>IDT 72021</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY7C439	CY7C453	IDT 72031	CY7C443	CY7C455	MT 53C51218A1	CY7C445	CY7C456		CY7C446	IDT 72021		0								
CY7C439	CY7C453	IDT 72031																					
CY7C443	CY7C455	MT 53C51218A1																					
CY7C445	CY7C456																						
CY7C446	IDT 72021																						
ex 8542 11 62	*02	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología C-MOS, para el control de un lector de discos compactos, con control digital de servo-mandos, que contenga una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 32 Kbits, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) un filtro de supermuestreo, un generador de servomando, un circuito de corregir los errores, un convertidor analógico-digital, un demodulador y un circuito de interfaz para una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>CXD 2515Q</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67 ex 8542 11 68	*03 *03 *03 *01	<p>Coprocesador matemático que trabaja con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 x 53 mm, provista de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table border="0" data-bbox="467 1361 1246 1503"> <tr> <td>3171</td> <td>80387</td> <td>MC 68882</td> <td>TX 32081 W</td> </tr> <tr> <td>74 ACT 8847</td> <td>8087</td> <td>NCR 32020</td> <td>US 83C87</td> </tr> <tr> <td>79 R 2010</td> <td>80C287</td> <td>NS 32081</td> <td>US 83S87</td> </tr> <tr> <td>79 R 3010</td> <td>CY 7C 602</td> <td>NS 32381</td> <td>WTL 3167</td> </tr> <tr> <td>80287</td> <td>MC 68881</td> <td>R 2010/16</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	3171	80387	MC 68882	TX 32081 W	74 ACT 8847	8087	NCR 32020	US 83C87	79 R 2010	80C287	NS 32081	US 83S87	79 R 3010	CY 7C 602	NS 32381	WTL 3167	80287	MC 68881	R 2010/16		0
3171	80387	MC 68882	TX 32081 W																				
74 ACT 8847	8087	NCR 32020	US 83C87																				
79 R 2010	80C287	NS 32081	US 83S87																				
79 R 3010	CY 7C 602	NS 32381	WTL 3167																				
80287	MC 68881	R 2010/16																					
ex 8542 11 62	*04	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que contenga un procesador de señales digitales de 16 bits, una unidad aritmética y lógica (ALU) de 8 bits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 Kbits y con función de memoria programa, 2 memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento total de 2 Kbits y 256 registros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>Z 86C95</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				

Código de la Nomenclatura combinada	TARIFA	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 61	*05	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure funciones de control de un teclado, que contenga un registro de configuración de 8 bits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 16 Kbits y con función de memoria programa, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits y un reloj de tiempo real, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PC 87911 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 62	*06	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que contenga una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 Kbits, un circuito de interfaz periférico en serie, un circuito de interfaz de comunicaciones en serie y un temporizador de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC68HC11EDO      MC68HC11F      SC414950FB u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	*04	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), que contenga una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 920 bits y un convertidor analógico-digital de 13 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 76005 CN u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	*02	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, que contenga buses de datos de 16 bits y un multiplicador de 16 x 16 bits con resultados de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 64 mm, provista de un máximo de 240 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ST 18931              ST 18941              TMS 320M500 ST 18932              ST 18R942              TMS 320M520 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	PART	Designación de la mercancía	Otras designaciones																
ex 8542 11 67	*04	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, que contenga un acumulador con 32 registros y una unidad de coma flotante con 32 registros, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 36 x 46 mm, provista de un máximo de 207 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: W 8701</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>																	
ex 8542 11 67	*06	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con bus externo de direcciones de 32 bits, un bus externo de datos de 64 bits y 6 bus internos de datos de 80 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 53 x 53 mm, provista de un máximo de 304 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 88110</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>																	
ex 8542 11 67	*35	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con bus externo de datos de 32 o 64 bits y bus externo de direcciones de 32 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 48 x 48 mm, provista de un máximo de 304 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</li> </ul> <table data-bbox="459 1308 1236 1420" style="margin-left: 40px;"> <tbody> <tr> <td>486</td> <td>79 R 3000</td> <td>MC 68020</td> <td>NS 32532</td> </tr> <tr> <td>80386</td> <td>AM 29000</td> <td>MC 68030</td> <td>NS 32C 032</td> </tr> <tr> <td>80486</td> <td>CY7C601</td> <td>MC 68040</td> <td>R 2000/16</td> </tr> <tr> <td>79 R 2000 A</td> <td>L 64801</td> <td>MPC 601</td> <td></td> </tr> </tbody> </table> <ul style="list-style-type: none"> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	486	79 R 3000	MC 68020	NS 32532	80386	AM 29000	MC 68030	NS 32C 032	80486	CY7C601	MC 68040	R 2000/16	79 R 2000 A	L 64801	MPC 601		
486	79 R 3000	MC 68020	NS 32532																
80386	AM 29000	MC 68030	NS 32C 032																
80486	CY7C601	MC 68040	R 2000/16																
79 R 2000 A	L 64801	MPC 601																	
ex 8542 11 67	*37	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, combinado con un circuito de control bus y un circuito de control de memoria, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 48 x 48 mm, provista de un máximo de 293 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 390 Z 50                      80386 SI</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>																	
ex 8542 11 68	*31	<p>Microprocesador con una capacidad de proceso de 64 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 62 x 62 mm, provista de un máximo de 447 conexiones y de:</p>																	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																																												
ex 8542 11 68 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <p>21064            80860            R 4000            R 4300            R 4400</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																																												
ex 8542 11 71 ex 8542 11 91	*01 *03	<p>Microcontrolador o microordenador con una capacidad de proceso de 4 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 × 60 mm, provista de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="448 667 1114 1211"> <tr><td>CD 3200 - 3299</td><td>HD 614042</td><td>TMP 47 C 1670</td></tr> <tr><td>HD 38800</td><td>HD 614080</td><td>TMP 47 C 200</td></tr> <tr><td>HD 38820</td><td>MN 1584531</td><td>TMP 47 C 220</td></tr> <tr><td>HD 404189</td><td>PD 17203A</td><td>TMP 47 C 221</td></tr> <tr><td>HD 404019</td><td>PD 17204</td><td>TMP 47 C 452</td></tr> <tr><td>HD 404608</td><td>SMC 6214</td><td>TMP 47 C 456</td></tr> <tr><td>HD 404629</td><td>SMC 6215</td><td>TMP 47 C 670</td></tr> <tr><td>HD 404639</td><td>SMC 6234</td><td>TMP 47 C 855</td></tr> <tr><td>HD 404919</td><td>SMC 6266</td><td>TMP 47 C 858</td></tr> <tr><td>HD 4074019</td><td>SMC 62 L 34</td><td>TMP 47 P 1670</td></tr> <tr><td>HD 4074608</td><td>T 6978</td><td>TMP 47 P 855</td></tr> <tr><td>HD 4074629</td><td>T 7767 BS</td><td>TMP 47 P 860 E</td></tr> <tr><td>HD 4074639</td><td>TCM 8301</td><td>TP 0310 - 03299</td></tr> <tr><td>HD 44750</td><td>TCM 8302</td><td>TP 0450 - 04599</td></tr> <tr><td>HD 44796</td><td>TMC 0270 - 0279</td><td>TP 0480 - 04899</td></tr> <tr><td>HD 44800</td><td>TMC 0500 - 0599</td><td>TP 0500 - 05999</td></tr> <tr><td>HD 44801</td><td>TMC 0980 - 0989</td><td>TSS 200</td></tr> <tr><td>HD 44820</td><td>TMC 1500 - 1599</td><td>TSS 400</td></tr> <tr><td>HD 44840</td><td>TMC 17</td><td></td></tr> <tr><td>HD 44860</td><td>TMC 1980 - 1999</td><td></td></tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CD 3200 - 3299	HD 614042	TMP 47 C 1670	HD 38800	HD 614080	TMP 47 C 200	HD 38820	MN 1584531	TMP 47 C 220	HD 404189	PD 17203A	TMP 47 C 221	HD 404019	PD 17204	TMP 47 C 452	HD 404608	SMC 6214	TMP 47 C 456	HD 404629	SMC 6215	TMP 47 C 670	HD 404639	SMC 6234	TMP 47 C 855	HD 404919	SMC 6266	TMP 47 C 858	HD 4074019	SMC 62 L 34	TMP 47 P 1670	HD 4074608	T 6978	TMP 47 P 855	HD 4074629	T 7767 BS	TMP 47 P 860 E	HD 4074639	TCM 8301	TP 0310 - 03299	HD 44750	TCM 8302	TP 0450 - 04599	HD 44796	TMC 0270 - 0279	TP 0480 - 04899	HD 44800	TMC 0500 - 0599	TP 0500 - 05999	HD 44801	TMC 0980 - 0989	TSS 200	HD 44820	TMC 1500 - 1599	TSS 400	HD 44840	TMC 17		HD 44860	TMC 1980 - 1999		0
CD 3200 - 3299	HD 614042	TMP 47 C 1670																																																													
HD 38800	HD 614080	TMP 47 C 200																																																													
HD 38820	MN 1584531	TMP 47 C 220																																																													
HD 404189	PD 17203A	TMP 47 C 221																																																													
HD 404019	PD 17204	TMP 47 C 452																																																													
HD 404608	SMC 6214	TMP 47 C 456																																																													
HD 404629	SMC 6215	TMP 47 C 670																																																													
HD 404639	SMC 6234	TMP 47 C 855																																																													
HD 404919	SMC 6266	TMP 47 C 858																																																													
HD 4074019	SMC 62 L 34	TMP 47 P 1670																																																													
HD 4074608	T 6978	TMP 47 P 855																																																													
HD 4074629	T 7767 BS	TMP 47 P 860 E																																																													
HD 4074639	TCM 8301	TP 0310 - 03299																																																													
HD 44750	TCM 8302	TP 0450 - 04599																																																													
HD 44796	TMC 0270 - 0279	TP 0480 - 04899																																																													
HD 44800	TMC 0500 - 0599	TP 0500 - 05999																																																													
HD 44801	TMC 0980 - 0989	TSS 200																																																													
HD 44820	TMC 1500 - 1599	TSS 400																																																													
HD 44840	TMC 17																																																														
HD 44860	TMC 1980 - 1999																																																														
ex 8542 11 71	*08	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 160 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 992 bits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 640 bits, un convertidor analógico-digital de 8 canales, un circuito de interfaz en serie con una memoria de lectura-escritura FIFO (<i>First In/First Out</i>), 4 temporizadores, un circuito de control y de mando para un dispositivo de visualización, y un generador de reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 21 mm, provisto de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>CXP 82320</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																																												
ex 8542 11 71	*09	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure las funciones de control y de interfaz de un teclado, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits y un convertidor analógico-digital, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 × 23 mm, provista de un máximo de 100 conexiones y de :</p>																																																													

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 80C51 SL u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*10	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure funciones de control remoto, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento inferior o igual a 64 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 512 bits, un oscilador y un modulador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 40 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PCA 84C122      PCA 84C222      PCA 84C422      PCA 84C822 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*11	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, para descodificar y visualizar textos, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 8 Kbits, una memoria exclusivamente de lectura, no programable (ROM) con un juego de 120 caracteres y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior de 2 304 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 59 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CF 72307 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*13	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 127 ó 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits ó 4 992 bits, un circuito de interfaz en serie y un circuito de control y de mando para un dispositivo de visualización, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXP 82316      PD 75316 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*14	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure las funciones de control servo, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 3 Kbits y una unidad de temporización (<i>Timer unit</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 80 conexiones y de :</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 <i>(continuación)</i>		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 78134 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*15	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 ó 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 u 8 Kbits, 2 temporizadores/contadores de 16 bits, 2 generadores de impulsos de reloj de 17 bits y un emisor-receptor síncrono y asíncrono universal (USART), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: C 1900                      C 2900                      C 3900 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*28	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 2 Kbits, por una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 64 Kbits o por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 o 64 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 52 x 63 mm, provista de un máximo de 72 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 77 C 82                      80 C 152                      M 50743                      M 50747 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*31	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento igual o superior a 3 Kbits pero sin exceder 8 Kbits, bien por una memoria exclusivamente de lectura, no programable (ROM), bien por una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 128, 192 o 256 Kbits, un convertidor analógico/digital y un convertidor digital/analógico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 58 mm, provista de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 37450E8      M 37450M8      M 38063M6      M 38063E8      M 38067M8 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	*35	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, un convertidor analógico-digital de 8 canales, 2 temporizadores de 16 bits cada uno con 2 registros de 16 bits y un circuito de interfaz de comunicaciones en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 884CF                      COP 888CF</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*36	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1,5 Kbits, un emisor-receptor asíncrono universal simultáneo en dos direcciones (<i>full duplex</i> UART), 2 comparadores analógicos, 3 temporizadores de 16 bits cada uno con 2 registros de 16 bits y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: COP 888CG</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*37	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, un emisor-receptor asíncrono universal simultáneo en dos direcciones (<i>full duplex</i> UART), 2 comparadores analógicos, 3 temporizadores de 16 bits cada uno con 2 registros de 16 bits, y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: COP 888EG</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Detalles aritméticos
ex 8542 11 71	*38	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, un temporizador de 16 bits con un registro de 16 bits, y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 880C                      COP 881C</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*40	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure las funciones de comunicación y de control en redes locales (LON), constituido por 3 unidades centrales de proceso (CPU) de 8 bits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento inferior o igual a 16 Kbits y una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E-PROM) con capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 143120                      MC 143150</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*41	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 8 o 16 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 512 bits o 1 Kbit y un circuito de interfaz de comunicaciones en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 820                      COP 840</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 73	*03	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología C-MOS, con función de control de la carga de las baterías de níquel-cadmio, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 42 000 bits, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 1 Kbit, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit y un convertidor analógico-digital de 10 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 16 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos automáticos 0%
ex 8542 11 73 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ICS 1700 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 73	*01	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, constituido por una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no superior a 256 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 12 Kbits, un convertidor analógico-digital con muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 40 x 40 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 8396      8397      8796      83C196      83C198      87C196 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 73	*08	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología C-MOS, que contenga una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 128, 192, 256 o 384 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4, 8 o 16 Kbits y un convertidor analógico-digital de 8 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 58 mm, provista de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 37702 E2      M 37702 M2      M 37702 M4      M 37702 MDB M 37702 E4      M 37702 M3B      M 37702 M6I u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 74	*02	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, que contenga 3 bus de datos de 16 bits, un multiplicador de 16 x 16 bits con resultados de 32 bits, 2 memorias exclusivamente de lectura, no programables (ROMs) de una capacidad de almacenamiento total de 104 o 136 Kbits y memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 5, 8 o 10 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 40 x 64 mm, provista de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ST 18930      ST 18940      ST 18942 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Observaciones
ex 8542 11 74	*03	<p>Microcontrolador o microordenador con una capacidad de proceso de 24 bits, en tecnología C-MOS, para el tratamiento de señales analógicas digitales en 2 canales, que asegure funciones de sincronización y de equalización, que contenga una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 192 bits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 144 bits, un registro de instrucciones, un registro de acumulación, 2 registros de multiplicación, 2 registros de secuencia, 2 registros de entrada de 16 bits, 2 registros de salida de 16 bits y 2 filtros, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 15 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXD 2701Q</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 74	*11	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, provisto de una o algunas memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento total de 64 Kbits, y de una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento igual o superior a 128 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 63 x 74 mm, provista de un máximo de 123 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 320 C 30                      320 C 40                      DSP 3207</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 77	*02	<p>Red de puertas semiaadaptadas (gate arrays), en tecnología C-MOS, que contenga 234 916 puertos y con un máximo de 416 entradas-salidas, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 62 x 62 mm o fijado en un soporte de materia plástica, provista de un máximo de 512 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LCA 100235                      TGC 1245</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 77	*04	<p>Circuito de control y de interfaz a base de redes de puertas semiaadaptadas (gate arrays), en tecnología C-MOS, que permita el control y la interfaz entre un impresora de chorro de tinta, una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM) y microprocesadores, que asegure la organización de los datos y su transferencia a la cabeza de impresión, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 36 x 36 mm, provista de un máximo de 184 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TTY6-0001</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Descripción pautada																																																																																															
ex 8542 11 80	906	<p>Dispositivo de lógica programable, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 85 x 124 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 300 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="454 448 1252 963"> <tr><td>16 L8-W</td><td>C 16 L 8</td><td>CY7C345</td><td>EPM 5064</td><td>XC 2064</td></tr> <tr><td>16 P 8</td><td>C 16 R 4</td><td>CY7C361</td><td>EPM 5128</td><td>XC 3020</td></tr> <tr><td>16 R4-W</td><td>C 16 R 6</td><td>CY7C371</td><td>EPM 5130</td><td>XC 3030</td></tr> <tr><td>16 R6-W</td><td>C 16 R 8</td><td>CY7C372</td><td>EPM 5192</td><td>XC 3042</td></tr> <tr><td>16 R8-W</td><td>C 20 G 10</td><td>CY7C371</td><td>EPM 7032</td><td>XC 3064</td></tr> <tr><td>16 RP 4</td><td>C 22 V 10</td><td>CY7C374</td><td>EPM 7096</td><td>XC 3090</td></tr> <tr><td>22 V10-D</td><td>CY7B326</td><td>CY7C375</td><td>EPM 7128</td><td>XC 4002</td></tr> <tr><td>22 V10-W</td><td>CY7B331</td><td>CY7C381</td><td>EPM 7160</td><td>XC 4003</td></tr> <tr><td>22 VP10</td><td>CY7B336</td><td>CY7C382</td><td>EPM 7192</td><td>XC 4004</td></tr> <tr><td>A 1010</td><td>CY7B337</td><td>CY7C383</td><td>EPM 7236</td><td>XC 4005</td></tr> <tr><td>A 1020</td><td>CY7B338</td><td>CY7C384</td><td>EPM 7320</td><td>XC 4006</td></tr> <tr><td>A 1225</td><td>CY7B339</td><td>EP 600</td><td>EPM 7384</td><td>XC 4008</td></tr> <tr><td>A 1240</td><td>CY7C330</td><td>EP 610</td><td>EPM 7512</td><td>XC 4010</td></tr> <tr><td>A 1280</td><td>CY7C331</td><td>EP 630</td><td>EPM 7768</td><td>XC 4013</td></tr> <tr><td>A 14100</td><td>CY7C332</td><td>EP 910</td><td>EPM 71024</td><td>XC 4016</td></tr> <tr><td>A 1425</td><td>CY7C333</td><td>EP 1800</td><td>TPC 1225</td><td>XC 4020</td></tr> <tr><td>A 1440</td><td>CY7C342</td><td>EP 1810</td><td>TPC 1240</td><td></td></tr> <tr><td>A 1460</td><td>CY7C343</td><td>EP 1830</td><td>TPC 1260</td><td></td></tr> <tr><td>ATT 3090</td><td>CY7C344</td><td>EPM 5032</td><td>XC 2018</td><td></td></tr> </table>	16 L8-W	C 16 L 8	CY7C345	EPM 5064	XC 2064	16 P 8	C 16 R 4	CY7C361	EPM 5128	XC 3020	16 R4-W	C 16 R 6	CY7C371	EPM 5130	XC 3030	16 R6-W	C 16 R 8	CY7C372	EPM 5192	XC 3042	16 R8-W	C 20 G 10	CY7C371	EPM 7032	XC 3064	16 RP 4	C 22 V 10	CY7C374	EPM 7096	XC 3090	22 V10-D	CY7B326	CY7C375	EPM 7128	XC 4002	22 V10-W	CY7B331	CY7C381	EPM 7160	XC 4003	22 VP10	CY7B336	CY7C382	EPM 7192	XC 4004	A 1010	CY7B337	CY7C383	EPM 7236	XC 4005	A 1020	CY7B338	CY7C384	EPM 7320	XC 4006	A 1225	CY7B339	EP 600	EPM 7384	XC 4008	A 1240	CY7C330	EP 610	EPM 7512	XC 4010	A 1280	CY7C331	EP 630	EPM 7768	XC 4013	A 14100	CY7C332	EP 910	EPM 71024	XC 4016	A 1425	CY7C333	EP 1800	TPC 1225	XC 4020	A 1440	CY7C342	EP 1810	TPC 1240		A 1460	CY7C343	EP 1830	TPC 1260		ATT 3090	CY7C344	EPM 5032	XC 2018		
16 L8-W	C 16 L 8	CY7C345	EPM 5064	XC 2064																																																																																														
16 P 8	C 16 R 4	CY7C361	EPM 5128	XC 3020																																																																																														
16 R4-W	C 16 R 6	CY7C371	EPM 5130	XC 3030																																																																																														
16 R6-W	C 16 R 8	CY7C372	EPM 5192	XC 3042																																																																																														
16 R8-W	C 20 G 10	CY7C371	EPM 7032	XC 3064																																																																																														
16 RP 4	C 22 V 10	CY7C374	EPM 7096	XC 3090																																																																																														
22 V10-D	CY7B326	CY7C375	EPM 7128	XC 4002																																																																																														
22 V10-W	CY7B331	CY7C381	EPM 7160	XC 4003																																																																																														
22 VP10	CY7B336	CY7C382	EPM 7192	XC 4004																																																																																														
A 1010	CY7B337	CY7C383	EPM 7236	XC 4005																																																																																														
A 1020	CY7B338	CY7C384	EPM 7320	XC 4006																																																																																														
A 1225	CY7B339	EP 600	EPM 7384	XC 4008																																																																																														
A 1240	CY7C330	EP 610	EPM 7512	XC 4010																																																																																														
A 1280	CY7C331	EP 630	EPM 7768	XC 4013																																																																																														
A 14100	CY7C332	EP 910	EPM 71024	XC 4016																																																																																														
A 1425	CY7C333	EP 1800	TPC 1225	XC 4020																																																																																														
A 1440	CY7C342	EP 1810	TPC 1240																																																																																															
A 1460	CY7C343	EP 1830	TPC 1260																																																																																															
ATT 3090	CY7C344	EPM 5032	XC 2018																																																																																															
ex 8542 11 82	904	<p>Circuito de control o de mando de redes locales, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 61 x 61 mm, provista de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table border="0" data-bbox="454 1332 1252 1444"> <tr><td>82586</td><td>Am 79C 960</td><td>DP 83261</td><td>WD 83 C 503</td></tr> <tr><td>82588</td><td>AM 7990</td><td>DP 83932</td><td>WD 83 C 510</td></tr> <tr><td>82590</td><td>COM 9026</td><td>MB 86950</td><td>WD 83 C 603</td></tr> <tr><td>82592</td><td>DP 8390</td><td>WD 80 C 24</td><td>WD 83 C 690</td></tr> </table>	82586	Am 79C 960	DP 83261	WD 83 C 503	82588	AM 7990	DP 83932	WD 83 C 510	82590	COM 9026	MB 86950	WD 83 C 603	82592	DP 8390	WD 80 C 24	WD 83 C 690																																																																																
82586	Am 79C 960	DP 83261	WD 83 C 503																																																																																															
82588	AM 7990	DP 83932	WD 83 C 510																																																																																															
82590	COM 9026	MB 86950	WD 83 C 603																																																																																															
82592	DP 8390	WD 80 C 24	WD 83 C 690																																																																																															
ex 8542 11 82	906	<p>Circuito de control bus, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 41 x 41 mm, provista de un máximo de 240 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table border="0" data-bbox="454 1814 1252 2004"> <tr><td>82308</td><td>82 C 211</td><td>CA 91C 014</td><td>FACT 83443</td></tr> <tr><td>82309</td><td>82 C 288</td><td>GC 181</td><td>VAC 068</td></tr> <tr><td>82355</td><td>82 C 301</td><td>HE 216</td><td>VIC 068</td></tr> <tr><td>82358</td><td>82 C 320</td><td>EIA 4601</td><td>VIC 64</td></tr> <tr><td>82 C 88</td><td>82 C 362</td><td>M5M 6307</td><td>VI 82 C 331</td></tr> <tr><td>82 C 101</td><td>82 C 461</td><td>R 4220</td><td>VY 86 C 410</td></tr> <tr><td>82 C 103</td><td>82 C 493</td><td>R 4230</td><td></td></tr> </table>	82308	82 C 211	CA 91C 014	FACT 83443	82309	82 C 288	GC 181	VAC 068	82355	82 C 301	HE 216	VIC 068	82358	82 C 320	EIA 4601	VIC 64	82 C 88	82 C 362	M5M 6307	VI 82 C 331	82 C 101	82 C 461	R 4220	VY 86 C 410	82 C 103	82 C 493	R 4230																																																																					
82308	82 C 211	CA 91C 014	FACT 83443																																																																																															
82309	82 C 288	GC 181	VAC 068																																																																																															
82355	82 C 301	HE 216	VIC 068																																																																																															
82358	82 C 320	EIA 4601	VIC 64																																																																																															
82 C 88	82 C 362	M5M 6307	VI 82 C 331																																																																																															
82 C 101	82 C 461	R 4220	VY 86 C 410																																																																																															
82 C 103	82 C 493	R 4230																																																																																																

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																																																		
ex 8542 11 82	*09	<p>Circuito de control para unidades de memoria de disco, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 31 x 62 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table border="0" data-bbox="454 425 1053 761"> <tr><td>1454-001</td><td>CI SH265</td><td>OTI 018</td></tr> <tr><td>8980</td><td>CI SH350</td><td>OTI 033</td></tr> <tr><td>61156-001</td><td>CI SH360</td><td>PD 7261</td></tr> <tr><td>61157-001</td><td>CI SH361</td><td>PD 7262</td></tr> <tr><td>ADS 10C00</td><td>CI SH362</td><td>WD 1010</td></tr> <tr><td>AIC 010</td><td>FE 2100</td><td>WD 2010</td></tr> <tr><td>AIC 100</td><td>G 70360-33</td><td>WD 5010</td></tr> <tr><td>AIC 610 I</td><td>HDC 9224</td><td>WD 5011</td></tr> <tr><td>AIC 6190</td><td>HDC 9234</td><td>WD 16C92</td></tr> <tr><td>AIC 65 C 10 B</td><td>E 1 A 0519</td><td>WD 42C22</td></tr> <tr><td>CI SH250</td><td>MB 89311</td><td>WD 76C20</td></tr> <tr><td>CI SH260</td><td>OMTI 505</td><td>Z 86 C 99</td></tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	1454-001	CI SH265	OTI 018	8980	CI SH350	OTI 033	61156-001	CI SH360	PD 7261	61157-001	CI SH361	PD 7262	ADS 10C00	CI SH362	WD 1010	AIC 010	FE 2100	WD 2010	AIC 100	G 70360-33	WD 5010	AIC 610 I	HDC 9224	WD 5011	AIC 6190	HDC 9234	WD 16C92	AIC 65 C 10 B	E 1 A 0519	WD 42C22	CI SH250	MB 89311	WD 76C20	CI SH260	OMTI 505	Z 86 C 99	0																														
1454-001	CI SH265	OTI 018																																																																			
8980	CI SH350	OTI 033																																																																			
61156-001	CI SH360	PD 7261																																																																			
61157-001	CI SH361	PD 7262																																																																			
ADS 10C00	CI SH362	WD 1010																																																																			
AIC 010	FE 2100	WD 2010																																																																			
AIC 100	G 70360-33	WD 5010																																																																			
AIC 610 I	HDC 9224	WD 5011																																																																			
AIC 6190	HDC 9234	WD 16C92																																																																			
AIC 65 C 10 B	E 1 A 0519	WD 42C22																																																																			
CI SH250	MB 89311	WD 76C20																																																																			
CI SH260	OMTI 505	Z 86 C 99																																																																			
ex 8542 11 82	*10	<p>Circuito de control video, que tenga al menos una de las funciones siguientes:</p> <ul style="list-style-type: none"> <li>— a) control de tubos de rayos catódicos,</li> <li>— b) control de dispositivos de cristales líquidos (LCD),</li> <li>— c) control de visualización o generación de caracteres para dispositivos de cristales líquidos (LCD),</li> <li>— d) control de gráficos,</li> <li>— e) control de selección de colores,</li> </ul> <p>en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 36 x 62 mm o fijado en un soporte de materia plástica, provista de un máximo de 231 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="454 1411 1085 2016"> <tr><td>a) 82 C 434</td><td>b) 82 C 425</td><td>b) TMS 57210</td></tr> <tr><td>a) 82 C 453</td><td>b) CE-GD6410</td><td>b) TMS 57212</td></tr> <tr><td>a) 82 C 801</td><td>b) COP 472</td><td>b) TMS 57213</td></tr> <tr><td>a) 86 C 805</td><td>b) HD 44100</td><td>b) V 6355-DJ</td></tr> <tr><td>a) 86 C 911</td><td>b) HD 44780</td><td>c) HD 61830</td></tr> <tr><td>a) 86 C 928</td><td>b) HD 66100</td><td>c) LH 5821</td></tr> <tr><td>a) AM 8052</td><td>b) HD 61104T</td><td>d) 82 C 431</td></tr> <tr><td>a) AT1 68800</td><td>b) HD 61105T</td><td>d) 82 C 435</td></tr> <tr><td>a) CRT 9007</td><td>b) HD 66106T</td><td>d) 82 C 441</td></tr> <tr><td>a) CRT 97 C 11</td><td>b) HD 66107T</td><td>d) 82 C 451</td></tr> <tr><td>a) ET 4000</td><td>b) LC 7582</td><td>d) 82 C 452</td></tr> <tr><td>a) M 50452</td><td>b) MSM 5259</td><td>d) 84 C 451</td></tr> <tr><td>a) MB 89321</td><td>b) MSM 5298</td><td>d) AVGA1</td></tr> <tr><td>a) MB 89322</td><td>b) MSM 5299</td><td>d) CI-GD5410</td></tr> <tr><td>a) TVGA 8900C</td><td>b) MSM 5839</td><td>d) HT 208</td></tr> <tr><td>a) V 6363</td><td>b) SED 1600</td><td>d) HT 209</td></tr> <tr><td>a) VY 86 C 310</td><td>b) SED 1610</td><td>d) NCR 77C22</td></tr> <tr><td>a) WD 90 C 10</td><td>b) TMS 3491</td><td>d) OTI 067</td></tr> <tr><td>a) WD 90 C 11</td><td>b) TMS 3492</td><td>d) PEGA</td></tr> <tr><td>a) WD 90 C 30</td><td>b) TMS 57202</td><td>d) PVGA</td></tr> <tr><td>a) WD 90 C 31</td><td>b) TMS 57206</td><td>d) WD 90 C 00</td></tr> <tr><td>a) WD 90 C 33</td><td>b) TMS 57207</td><td>e) 82 C 433</td></tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	a) 82 C 434	b) 82 C 425	b) TMS 57210	a) 82 C 453	b) CE-GD6410	b) TMS 57212	a) 82 C 801	b) COP 472	b) TMS 57213	a) 86 C 805	b) HD 44100	b) V 6355-DJ	a) 86 C 911	b) HD 44780	c) HD 61830	a) 86 C 928	b) HD 66100	c) LH 5821	a) AM 8052	b) HD 61104T	d) 82 C 431	a) AT1 68800	b) HD 61105T	d) 82 C 435	a) CRT 9007	b) HD 66106T	d) 82 C 441	a) CRT 97 C 11	b) HD 66107T	d) 82 C 451	a) ET 4000	b) LC 7582	d) 82 C 452	a) M 50452	b) MSM 5259	d) 84 C 451	a) MB 89321	b) MSM 5298	d) AVGA1	a) MB 89322	b) MSM 5299	d) CI-GD5410	a) TVGA 8900C	b) MSM 5839	d) HT 208	a) V 6363	b) SED 1600	d) HT 209	a) VY 86 C 310	b) SED 1610	d) NCR 77C22	a) WD 90 C 10	b) TMS 3491	d) OTI 067	a) WD 90 C 11	b) TMS 3492	d) PEGA	a) WD 90 C 30	b) TMS 57202	d) PVGA	a) WD 90 C 31	b) TMS 57206	d) WD 90 C 00	a) WD 90 C 33	b) TMS 57207	e) 82 C 433	0
a) 82 C 434	b) 82 C 425	b) TMS 57210																																																																			
a) 82 C 453	b) CE-GD6410	b) TMS 57212																																																																			
a) 82 C 801	b) COP 472	b) TMS 57213																																																																			
a) 86 C 805	b) HD 44100	b) V 6355-DJ																																																																			
a) 86 C 911	b) HD 44780	c) HD 61830																																																																			
a) 86 C 928	b) HD 66100	c) LH 5821																																																																			
a) AM 8052	b) HD 61104T	d) 82 C 431																																																																			
a) AT1 68800	b) HD 61105T	d) 82 C 435																																																																			
a) CRT 9007	b) HD 66106T	d) 82 C 441																																																																			
a) CRT 97 C 11	b) HD 66107T	d) 82 C 451																																																																			
a) ET 4000	b) LC 7582	d) 82 C 452																																																																			
a) M 50452	b) MSM 5259	d) 84 C 451																																																																			
a) MB 89321	b) MSM 5298	d) AVGA1																																																																			
a) MB 89322	b) MSM 5299	d) CI-GD5410																																																																			
a) TVGA 8900C	b) MSM 5839	d) HT 208																																																																			
a) V 6363	b) SED 1600	d) HT 209																																																																			
a) VY 86 C 310	b) SED 1610	d) NCR 77C22																																																																			
a) WD 90 C 10	b) TMS 3491	d) OTI 067																																																																			
a) WD 90 C 11	b) TMS 3492	d) PEGA																																																																			
a) WD 90 C 30	b) TMS 57202	d) PVGA																																																																			
a) WD 90 C 31	b) TMS 57206	d) WD 90 C 00																																																																			
a) WD 90 C 33	b) TMS 57207	e) 82 C 433																																																																			

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																				
ex 8542 11 82	*11	<p>Circuito de control de acceso directo a memoria, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 83 mm, provista de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="459 427 1046 562"> <tr> <td>82307</td> <td>HD 68450</td> <td>WE 32104</td> </tr> <tr> <td>82357</td> <td>L1A 4599</td> <td>Z 8516</td> </tr> <tr> <td>82380</td> <td>MC 68440</td> <td>Z 9516</td> </tr> <tr> <td>82 C 223</td> <td>MC 68450</td> <td></td> </tr> <tr> <td>GC 183</td> <td>VC 2730-000 1 C</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82307	HD 68450	WE 32104	82357	L1A 4599	Z 8516	82380	MC 68440	Z 9516	82 C 223	MC 68450		GC 183	VC 2730-000 1 C		0																					
82307	HD 68450	WE 32104																																					
82357	L1A 4599	Z 8516																																					
82380	MC 68440	Z 9516																																					
82 C 223	MC 68450																																						
GC 183	VC 2730-000 1 C																																						
ex 8542 11 82	*12	<p>Circuito de control y/o de gestión de memoria (incluida memoria tampón), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 53 x 82 mm, provista de un máximo de 369 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="459 902 1102 1227"> <tr> <td>0404 1872</td> <td>82 C 222</td> <td>MC 68851</td> </tr> <tr> <td>1RJ3-0001</td> <td>82 C 283</td> <td>NS 32082</td> </tr> <tr> <td>1TU9-0301</td> <td>82 C 302</td> <td>NS 32382</td> </tr> <tr> <td>390 Z 55</td> <td>82 C 325</td> <td>T 9490</td> </tr> <tr> <td>68451</td> <td>82 C 392</td> <td>THCT 4502</td> </tr> <tr> <td>82359</td> <td>A 38202</td> <td>TX 32082 W</td> </tr> <tr> <td>82385</td> <td>CY7C604</td> <td>VI 4502</td> </tr> <tr> <td>82395</td> <td>CY7C605</td> <td>WD 1015</td> </tr> <tr> <td>82485</td> <td>GC 113</td> <td>WD 11 C 00-22</td> </tr> <tr> <td>82495 XP</td> <td>HT 113</td> <td>WD 12 C 00-22</td> </tr> <tr> <td>82 C 08</td> <td>HT 322</td> <td>WD 83 C 580</td> </tr> <tr> <td>82 C 10</td> <td>HT 342</td> <td>WD 83 C 583</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0404 1872	82 C 222	MC 68851	1RJ3-0001	82 C 283	NS 32082	1TU9-0301	82 C 302	NS 32382	390 Z 55	82 C 325	T 9490	68451	82 C 392	THCT 4502	82359	A 38202	TX 32082 W	82385	CY7C604	VI 4502	82395	CY7C605	WD 1015	82485	GC 113	WD 11 C 00-22	82495 XP	HT 113	WD 12 C 00-22	82 C 08	HT 322	WD 83 C 580	82 C 10	HT 342	WD 83 C 583	0
0404 1872	82 C 222	MC 68851																																					
1RJ3-0001	82 C 283	NS 32082																																					
1TU9-0301	82 C 302	NS 32382																																					
390 Z 55	82 C 325	T 9490																																					
68451	82 C 392	THCT 4502																																					
82359	A 38202	TX 32082 W																																					
82385	CY7C604	VI 4502																																					
82395	CY7C605	WD 1015																																					
82485	GC 113	WD 11 C 00-22																																					
82495 XP	HT 113	WD 12 C 00-22																																					
82 C 08	HT 322	WD 83 C 580																																					
82 C 10	HT 342	WD 83 C 583																																					
ex 8542 11 82	*13	<p>Circuito de control para la comunicación en serie y/o paralelo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 62 mm, provista de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="459 1570 1209 1682"> <tr> <td>82 C 605</td> <td>MC 2652</td> <td>SCN 2661</td> <td>WD 76C30</td> </tr> <tr> <td>82 C 606</td> <td>MC 68652</td> <td>SCN 68562</td> <td>Z 80 C 30</td> </tr> <tr> <td>82 C 607</td> <td>PD 72001</td> <td>SCN 68652</td> <td>Z 85 C 30</td> </tr> <tr> <td>CL-CD180</td> <td>SCN 2652</td> <td>SCN 68661</td> <td>Z 85 C 35</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82 C 605	MC 2652	SCN 2661	WD 76C30	82 C 606	MC 68652	SCN 68562	Z 80 C 30	82 C 607	PD 72001	SCN 68652	Z 85 C 30	CL-CD180	SCN 2652	SCN 68661	Z 85 C 35	0																				
82 C 605	MC 2652	SCN 2661	WD 76C30																																				
82 C 606	MC 68652	SCN 68562	Z 80 C 30																																				
82 C 607	PD 72001	SCN 68652	Z 85 C 30																																				
CL-CD180	SCN 2652	SCN 68661	Z 85 C 35																																				
ex 8542 11 82	*22	<p>Circuito de control de interfaz de línea digital, en tecnología C-MOS, que permita el control de flujo de datos entre un circuito de interfaz sistema, un circuito de interfaz de líneas de abonados (SLIC) y un circuito de interfaz de un microprocesador, que contenga 2 multiplexores, 4 circuitos tampones de emisión/recepción con puertos de datos en serie, un circuito de control de protocolo de datos, registros de interrupciones, 256 registros de 7 bits y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 128 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 53 mm, provista de un máximo de 40 conexiones y de:</p>																																					

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TP 3120</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*26	<p>Circuito de control, en tecnología C-MOS, que permita el control de memoria, que contenga un ecualizador, un circuito de interfaz memoria, un multiplexor, un decodificador, un circuito de control bus y 2 circuitos de control de acceso directo a memoria (DMA), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1TX6-0301</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*28	<p>Circuito de control, operativo a 12 MHz, en tecnología C-MOS, constituido por un reloj de intervalos programables, un generador de señales de reloj, dos unidades de mando DMA y una unidad de dirección a redes de memoria (<i>Memory mapper</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82231</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*29	<p>Circuito con bus multimaster, en tecnología C-MOS, para el control del canal local en sistemas de proceso de datos de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 82303                      82304                      82306</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*30	<p>Circuito de control, en tecnología C-MOS, para el control de la secuencia de direcciones de 4 bits, para la ejecución de las instrucciones en una memoria microprogramada, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY2909                      CY2911                      CY7C909                      CY7C911</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*32	<p>Circuito de control remoto, en tecnología C-MOS, que permita la generación de 2 048 órdenes diferentes y el control de 32 sistemas, que contenga un codificador de teclado, un decodificador de teclado, un convertidor paralelo-serie, un divisor, un generador de reposición y un oscilador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 36 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SAA 3010</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*33	<p>Circuito de control de 8 canales, en tecnología C-MOS, capaz de mantener una tracción constante de los electroimanes, con diodos incorporados y memoria de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 28 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5801</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*34	<p>Circuito integrado monolítico, con un mínimo de 16 elementos análogos de conmutación, en tecnología C-MOS, para señales de baja frecuencia y con una banda de frecuencias igual o superior a 20 Hz pero inferior o igual a 20 000 Hz, capaz de recibir señales de hasta 3 V con una distorsión no superior al 0,05 % a 1 V en toda la banda de frecuencias, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 40 mm, provista de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 9164 N            TC 9177 P            TC 9184 P</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*35	<p>Circuito de control, en tecnología C-MOS, para la gestión de ciclos asíncronos de una unidad central de proceso (CPU) de 32 bits, de una unidad de mando DMA y de un bus multimaster, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 321</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	*36	<p>Circuito de control o de control y de gestión, constituido por dos circuitos de control de acceso directo a memoria (DMA) y dos circuitos de control de interrupciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 × 39 mm, provista de un máximo de 208 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>82360SL            82C316            HT 101 SX            VL 82 C 486</p> <p>82C206            GC 101 SX            VL 82 C 480</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*39	<p>Circuito de control de motores de corriente continua, que tenga al menos una de las características siguientes:</p> <p>— a) en tecnología BiMOS,</p> <p>— b) en tecnología C-MOS, constituido por un circuito controlador de la tensión de alimentación, un circuito para el almacenamiento y la decodificación de direcciones y el multiplexado de datos, un convertidor digital-analógico de 8 bits y 5 amplificadores,</p> <p>— c) en tecnología N-MOS (incluida la tecnología H-MOS), que contenga un filtro digital de 16 bits,</p> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 37 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>a) 9990CS            b) GC 27            b) GC 45            c) LM 629</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*40	<p>Circuito de control, en tecnología C-MOS, que permita el control y la interfaz de las señales entre una unidad central de proceso (CPU), memoria e interfaz entrada/salida, constituido por circuitos de refresco de las memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), de decodificación de direcciones, de generación de señales de reloj y de gestión de las señales de interrupción de transferencia de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>344 S 0602</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*52	<p>Circuito de control, en tecnología C-MOS, que permita el tratamiento de señales de lectura y el control del motor de un lector de discos compactos, constituido por un circuito de interfaz de una unidad central de proceso (CPU), un circuito de detección y de corrección de los errores, un desmodulador de señal de lectura, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito de control de velocidad lineal constante (CLV), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>CXD 1125            CXD 1130            CXD 1135            CXD 1167            MN 66271</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Normas Internacionales CEN
ex 8542 11 82	*53	<p>Circuito de control, en tecnología C-MOS, para un microcontrolador, un microordenador o un microprocesador con una capacidad de proceso de 16 ó 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C311                      TACT 82S411</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 82	*56	<p>Circuito de control, en tecnología C-MOS, que permita el control de señales video de un detector de imagen de transferencia de carga, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXD 2103                      CXD 2133</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 82	*62	<p>Circuito de control de datos de entrada-salida, en tecnología N-MOS (incluida la tecnología H-MOS), provista de un reloj, con una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 128 x 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 6532                              CO 10750</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 82	*63	<p>Circuito para el control del flujo de datos/instrucciones, procedentes de la unidad central de proceso (CPU), de las entradas/salidas y de la memoria central, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CIM 1456</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 82	*68	<p>Circuito lógico, en tecnología N-MOS (incluida la tecnología H-MOS), que permita detectar y corregir errores de 1 bit y detectar todos los errores de 2 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p>	



Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																								
ex 8542 11 82 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NS 32201                      NS 32 C 201</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																								
ex 8542 11 82	*89	<p>Circuito de decodificación/mando de línea, en tecnología C-MOS, con 28 salidas bipolares con una tensión de ruptura de salida de 30 V y una corriente constante de 500 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5817</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																								
ex 8542 11 84	*08	<p>Circuito de interfaz bus, incluso con funciones de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 34 x 63 mm, provista de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfabéticas, numéricas o alfanuméricas siguientes:</p> <table data-bbox="453 1084 1251 1361"> <tr> <td>53 C 700</td> <td>82C836</td> <td>FAS 216</td> <td>NCR 53 C 80</td> </tr> <tr> <td>53 C 710</td> <td>89C100</td> <td>FAS 226</td> <td>NCR 53 C 90</td> </tr> <tr> <td>53 C 720</td> <td>89C105</td> <td>FAS 236</td> <td>PBI</td> </tr> <tr> <td>82335</td> <td>AIC 6250</td> <td>FE 3030</td> <td>TACT 84544</td> </tr> <tr> <td>82351</td> <td>AIC 7770</td> <td>GC 132</td> <td>TMS 38030</td> </tr> <tr> <td>82352</td> <td>CL PD6710</td> <td>GC 133</td> <td>WD 33 C 92</td> </tr> <tr> <td>82353</td> <td>CL PD6720</td> <td>HS 3282</td> <td>WD 33 C 93</td> </tr> <tr> <td>82365SL</td> <td>CY7C964</td> <td>L 64853A</td> <td>WD 76 C 10</td> </tr> <tr> <td>82C100</td> <td>ESP 216</td> <td>NCR 5380</td> <td>Z 86017</td> </tr> <tr> <td>82C300</td> <td>ESP 226</td> <td>NCR 5381</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	53 C 700	82C836	FAS 216	NCR 53 C 80	53 C 710	89C100	FAS 226	NCR 53 C 90	53 C 720	89C105	FAS 236	PBI	82335	AIC 6250	FE 3030	TACT 84544	82351	AIC 7770	GC 132	TMS 38030	82352	CL PD6710	GC 133	WD 33 C 92	82353	CL PD6720	HS 3282	WD 33 C 93	82365SL	CY7C964	L 64853A	WD 76 C 10	82C100	ESP 216	NCR 5380	Z 86017	82C300	ESP 226	NCR 5381		0
53 C 700	82C836	FAS 216	NCR 53 C 80																																								
53 C 710	89C100	FAS 226	NCR 53 C 90																																								
53 C 720	89C105	FAS 236	PBI																																								
82335	AIC 6250	FE 3030	TACT 84544																																								
82351	AIC 7770	GC 132	TMS 38030																																								
82352	CL PD6710	GC 133	WD 33 C 92																																								
82353	CL PD6720	HS 3282	WD 33 C 93																																								
82365SL	CY7C964	L 64853A	WD 76 C 10																																								
82C100	ESP 216	NCR 5380	Z 86017																																								
82C300	ESP 226	NCR 5381																																									
ex 8542 11 84	*09	<p>Circuito de interfaz o de interfaz y de control, para red local de fibra óptica o de cable de par trenzado, que permita la interfaz entre un controlador de acceso al medio y una red local o una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 38 mm, provista de un máximo de 175 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="453 1738 1235 1800"> <tr> <td>DP 8025</td> <td>DP 83255</td> <td>DP 83902</td> <td>SMC 83C790</td> </tr> <tr> <td>DP 83251</td> <td>DP 83265</td> <td>DP 83905</td> <td>T 7213</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	DP 8025	DP 83255	DP 83902	SMC 83C790	DP 83251	DP 83265	DP 83905	T 7213	0																																
DP 8025	DP 83255	DP 83902	SMC 83C790																																								
DP 83251	DP 83265	DP 83905	T 7213																																								
ex 8542 11 34	*10	<p>Circuito de control y de interfaz de tubos catódicos, que permita la interfaz entre un microprocesador gráfico y memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p>																																									

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 34096                      TMS 34098</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*11	<p>Circuito de control y de interfaz, en tecnología C-MOS, que contenga un circuito de control de memoria, un circuito de control periférico, un circuito de interfaz de una unidad central de proceso (CPU), un circuito de interfaz de una unidad de procesador numérico (NPU), un circuito de mando de reloj, un temporizador y un circuito de control de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HT 15                      HT 18                      HT 21                      HT 22</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*12	<p>Circuito de interfaz por al menos un codificador, en tecnología C-MOS, que permita la identificación y medición de dirección y de desplazamiento a través de señales de sensores externos, que contenga como mínimo 3 contadores, como mínimo un cerrojo (<i>Latch</i>) de 16 ó 24 bits, un multiplexor o más y uno o más circuitos tampón de datos paralelos de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 37 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: THCT 2000                      THCT 12016                      THCT 12024                      THCT 12316</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*13	<p>Circuito de control y de interfaz de unión de datos, en tecnología C-MOS, que permita la transmisión y la recepción de paquetes de datos de 1, 4 u 8 bits con una velocidad de 51,84 Mbits por segundo, que contenga un circuito de control de recepción, un circuito de control de transmisión, un circuito formateador de recepción y un circuito formateador de transmisión, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TXC 05101</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*14	<p>Circuito de interfaz o de control y de interfaz, en tecnología C-MOS, que tenga al menos una de las características siguientes:</p> <ul style="list-style-type: none"> <li>— a) para señales entre una unidad periférica de memoria de disco y la unidad central de proceso (CPU),</li> <li>— b) para el control de la comunicación de datos entre un circuito de interfaz bus sistema y unidades periféricas, que comprenda una puerta de interfaz sistema, una puerta de microprocesador y una puerta de acceso directo a memoria (DMA).</li> </ul>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 84 (continuación)		<p>— e) para el interfaz y el control de secuencia de datos entre una máquina automática para tratamiento de información y una unidad de discos,</p> <p>— d) para datos de lectura—escritura entre una unidad de memoria de cintas audionuméricas y un microprocesador,</p> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 53 x 62 mm, provista de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="448 510 970 719"> <tr> <td>a) AIC 560 L</td> <td>b) ITV3-0301</td> </tr> <tr> <td>a) DP 8466</td> <td>b) ITV3-0302</td> </tr> <tr> <td>a) OMTI 5080 (OMTI 20508)</td> <td>b) ITV4-0301</td> </tr> <tr> <td>a) OMTI 5090 (OMTI 20509)</td> <td>b) ITV4-0302</td> </tr> <tr> <td>a) WD 11 C 00-17</td> <td>c) 32C260</td> </tr> <tr> <td>a) WD 14 C 00-17</td> <td>c) AIC 6060</td> </tr> <tr> <td>b) ITU1-0301</td> <td>d) IXK2-0301</td> </tr> <tr> <td>b) ITU2-0301</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	a) AIC 560 L	b) ITV3-0301	a) DP 8466	b) ITV3-0302	a) OMTI 5080 (OMTI 20508)	b) ITV4-0301	a) OMTI 5090 (OMTI 20509)	b) ITV4-0302	a) WD 11 C 00-17	c) 32C260	a) WD 14 C 00-17	c) AIC 6060	b) ITU1-0301	d) IXK2-0301	b) ITU2-0301		0
a) AIC 560 L	b) ITV3-0301																		
a) DP 8466	b) ITV3-0302																		
a) OMTI 5080 (OMTI 20508)	b) ITV4-0301																		
a) OMTI 5090 (OMTI 20509)	b) ITV4-0302																		
a) WD 11 C 00-17	c) 32C260																		
a) WD 14 C 00-17	c) AIC 6060																		
b) ITU1-0301	d) IXK2-0301																		
b) ITU2-0301																			
ex 8542 11 84 ex 8542 11 95	*23 *56	<p>Interfaz en serie que permita ejecutar las funciones de codificación y decodificación de datos y las funciones de mando conexas en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table border="0" data-bbox="448 1099 1241 1160"> <tr> <td>8002</td> <td>82501</td> <td>AM 7991</td> <td>COM 91 C 32</td> </tr> <tr> <td>8023</td> <td>82 C 501</td> <td>COM 9032</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	8002	82501	AM 7991	COM 91 C 32	8023	82 C 501	COM 9032		0								
8002	82501	AM 7991	COM 91 C 32																
8023	82 C 501	COM 9032																	
ex 8542 11 84	*24	<p>Circuito de interfaz de un decodificador de datos textuales, en tecnología C-MOS, que permita segmentar datos, regenerar el reloj y separar la sincronización, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 25 mm, provista de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="448 1525 783 1547"> <tr> <td>CF 72303</td> <td>CF 72306</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CF 72303	CF 72306	0														
CF 72303	CF 72306																		
ex 8542 11 84	*26	<p>Circuito de interfaz para caudalímetro, en tecnología BiMOS, constituido por 16 amplificadores, 3 convertidores digitales—analógicos, un convertidor analógico—digital, filtros, un circuito de muestreo—bloqueo, un oscilador, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito interfaz de serie para un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>AD75027</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Descripción complementaria
ex 8542 11 84	*27	<p>Circuito de interfaz, en tecnología C-MOS, para un teclado con una matriz capacitiva, que permita el barrido y la detección matricial, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 52 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 22-00958-000</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*29	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un registro de paleta de colores, y la generación de direcciones de memoria local y de señales de control del microprocesador gráfico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34092</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*34	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la recepción, el tratamiento y la transmisión de datos de abonado en una red digital, y que comprenda una unidad de interfaz de línea, un multiplexor, un controlador de enlace de datos, un circuito de interfaz microprocesador y un oscilador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 79C30A      AM 79C32A      QMV 453</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*36	<p>Circuito de control de unidad de discos flexibles y de la velocidad de transmisión de datos, en tecnología C-MOS, que realiza las funciones de separación de datos, precompensación de señales de escritura, interfaz con una unidad central de proceso (CPU) y la generación de señales de reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 62 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82077      DP 8473      WD 37C65      WD 57C65</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*40	<p>Circuito de control y de interfaz para unidad central de proceso (CPU), en tecnología C-MOS, dotado de una unidad de control para la restauración de memorias, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 100 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Descripción complementaria (15)
ex 8542 11 84 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>FE 3010</p> <p>ii</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	
ex 8542 11 84	*44	<p>Circuito de control y de interfaz, operativo a 12 MHz, en tecnología C-MOS, constituido por un generador de señales de reloj, un circuito de control bus para un microprocesador, un reloj, dos controladores de interrupción programable y un circuito de interfaz para un coprocesador numérico, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente:</p> <p>82230</p> <p>ii</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	
ex 8542 11 84	*45	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por 2 circuitos de control de interrupciones, tres temporizadores-contadores de 16 bits programables, un reloj de tiempo real y un circuito de interfaz de un microprocesador numérico, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 28 x 28 mm, provisto de un máximo de 120 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>FACT 82303 PB</p> <p>ii</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	
ex 8542 11 84	*46	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por circuitos de mando de 48 mA, registros, un circuito de interfaz de acceso directo a memoria (DMA) de 18 bits, un bus microprocesador de 8 bits, un circuito de generación y de verificación de paridad, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>NCR 53C94                      NCR 53C95                      NCR 53C96</p> <p>ii</p> <p>— otra sigla de identificación relacionada con circuitos que concuerden con la presente descripción</p>	
ex 8542 11 84	*47	<p>Circuito de interfaz y de control, en tecnología C-MOS, constituido por 2 emisores-receptores asincrónicos universales (UART), un puerto de datos paralelos, un circuito de interfaz para discos rígidos y un circuito de control para discos flexibles, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>82C71E                      FACT 88511</p> <p>ii</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Descripción estadística
ex 8542 11 84	*48	<p>Circuito de interfaz y de control, en tecnología C-MOS, programable para la interfaz de señales entre circuitos de control de real video gráfica (VGA) y pantallas con tubo catódico (CRT), dispositivos de visualización de cristales líquidos (LCD), dispositivos de visualización de diodos emisores de luz (LED) o dispositivos de visualización de plasma, que permita el control simultáneo de una pantalla con tubo catódico (CRT) y un dispositivo de visualización de cristales líquidos (LCD), constituido por un controlador video digital-analógico con una memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL-GDS140</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 84	*49	<p>Circuito de interfaz y de control repetidor, en tecnología C-MOS, constituido por 7 a 12 puertos de interfaz de emisión-recepción, un puerto de interfaz de unidad de conexión (AU), un decodificador de bucle enganchado en fase (Phase Locked Loop/PLL), una memoria tampón de 32 bits y un circuito de interfaz bus para la comunicación entre controladores de interfaz repetidores (RIC), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 81950                      DP 81953</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 84	*50	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz entre un bus de 32 bits y registros de entrada-salida y/o circuitos de interfaz, que asegure el control de acceso directo a memoria (DMA), constituido por una memoria de lectura-escritura FIFO (First In First Out) con una capacidad de almacenamiento de 256 bits, un registro cerrado (latch) de datos, un registro cerrado (latch) de direcciones y registros de 32 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 17 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: EXR9-0401</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	
ex 8542 11 86	*01	<p>Circuito de desincronización-sincronización de datos de 8 bits, en tecnología C-MOS, que permita la transmisión y la recepción de 2 señales asincrónicas con una velocidad de 2 Mbits por segundo, que contenga un circuito de control de microprocesador, un circuito de interfaz de 4 buses que funcione con una velocidad de 19,44 megaciclos por segundo y un circuito bucle enganchado en fase (Phase Locked Loop/PLL), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TXC 04002</li> <li>o</li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Descripción aduanera									
ex 8542 11 86	*02	<p>Emisor-receptor sincrónico universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y/o de datos con una velocidad de 40 Kbits/s o más a una distancia de 1 km o una velocidad de 160 Kbits/s o menos a una distancia de 1 km, que contenga un modulador y memorias tampón de datos, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 11 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, <math>\alpha</math> que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="453 539 1182 595" style="margin-left: 20px;"> <tr> <td>MC 143421</td> <td>MC 143423</td> <td>TP 1401</td> <td>TP 1403</td> </tr> <tr> <td>MC 143422</td> <td>MC 143426</td> <td>TP 1402</td> <td></td> </tr> </table> </li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</li> </ul>	MC 143421	MC 143423	TP 1401	TP 1403	MC 143422	MC 143426	TP 1402		0	
MC 143421	MC 143423	TP 1401	TP 1403									
MC 143422	MC 143426	TP 1402										
ex 8542 11 86	*05	<p>Circuito de segmentación o de reensamblaje de datos, en tecnología C-MOS, que permita la segmentación de 16 382 paquetes de palabras de 8 o 16 bits en celdas o el reensamblaje de celdas multiplexadas en 16 382 paquetes de palabras de 8 o 16 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, <math>\alpha</math> que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="453 1039 807 1061" style="margin-left: 20px;"> <tr> <td>TXC 05501</td> <td>TXC 05601</td> </tr> </table> </li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</li> </ul>	TXC 05501	TXC 05601	0							
TXC 05501	TXC 05601											
ex 8542 11 86	*06	<p>Circuito comparador de identidad de 8 bits, en tecnología C-MOS, con tiempo de propagación no superior a 7,2 ns, que permita la comparación bit a bit de 2 palabras de no más de 8 bits cada una, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 27 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, <math>\alpha</math> que comprenda, la combinación alfanumérica siguiente: <table data-bbox="453 1509 552 1532" style="margin-left: 20px;"> <tr> <td>74FCT321</td> </tr> </table> </li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</li> </ul>	74FCT321	0								
74FCT321												
ex 8542 11 86	*09	<p>Registro de 8, 16 o 18 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 27 mm, provista de un máximo de 56 conexiones y de:</p> <ul style="list-style-type: none"> <li>- una sigla de identificación consistente en, <math>\alpha</math> que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="453 1935 1023 2018" style="margin-left: 20px;"> <tr> <td>74FCT162174</td> <td>74FCT16374</td> <td>74FCT374</td> </tr> <tr> <td>74FCT162823BT</td> <td>74FCT16823BT</td> <td>74FCT334</td> </tr> <tr> <td>74FCT162823CT</td> <td>74FCT16823CT</td> <td>74FCT374</td> </tr> </table> </li> <li>- otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</li> </ul>	74FCT162174	74FCT16374	74FCT374	74FCT162823BT	74FCT16823BT	74FCT334	74FCT162823CT	74FCT16823CT	74FCT374	0
74FCT162174	74FCT16374	74FCT374										
74FCT162823BT	74FCT16823BT	74FCT334										
74FCT162823CT	74FCT16823CT	74FCT374										

Código de la Nomenclatura combinada	TARIF	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*13	<p>Codificador-decodificador con filtro, en tecnología C-MOS, para señales de frecuencia igual o superior a 600 Hz pero inferior o igual a 4 000 Hz, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 12 x 31 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 112</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*14	<p>Flip-Flop del tipo D de 16 o 20 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 20 mm, provista de un máximo de 56 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74 AC 16821      74 ACT 16374</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*15	<p>Receptor multifrecuencia de doble tono (DTMF), en tecnología C-MOS, que permita la decodificación de señales DTMF en datos binarios de 4 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 12 x 30 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: M-957</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*17	<p>Circuitos de recuperación, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 83231</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*18	<p>Convertidor digital-analógico y analógico-digital, en tecnología BiMOS, que contenga circuitos de muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 21-26500</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*19	<p>Terminador aéreo programable, en tecnología C-MOS, que permita la transmisión/recepción de datos de 8 bits y la generación del cursor de línea por medio de un reloj externo, que contenga una memoria de lectura-escritura de acceso aleatorio (RAM), un puerto de entrada-salida en serie, un circuito de interfaz de microprocesador, un multiplexor y un demultiplexor, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TXC 03003</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*20	<p>Codificador-decodificador cuádruple con filtros de modulación por impulso codificada, en tecnología C-MOS, que contenga amplificadores para regular la simetría de señales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 365</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*24	<p>Sintetizador de señales numéricas, en tecnología C-MOS, que tenga al menos una de las características siguientes:</p> <ul style="list-style-type: none"> <li>— a) con memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 16 Kbits, con una velocidad de muestreo de 22,257 kHz y 44,1 kHz y con 2 canales de salida,</li> <li>— b) que contenga 32 ó 48 generadores de frecuencia, un generador de reloj y un generador de direcciones,</li> </ul> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: a) 344 S 0053                      b) VC 2375                      b) VC 5395</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*25	<p>Circuito para la grabación y la reproducción de la palabra, en tecnología C-MOS, que funciona con una velocidad igual o superior a 8 Kbits/segundo, que tenga al menos una de las características siguientes:</p> <ul style="list-style-type: none"> <li>— a) que contenga un amplificador y un convertidor digital-analógico de 10 bits,</li> <li>— b) que contenga un circuito de interfaz de memoria, un circuito de interfaz codificador/descodificador y un circuito de interfaz de una unidad central de proceso (CPU),</li> </ul> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 22 mm, provista de un máximo de 100 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)									
ex 8542 11 86 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table style="margin-left: 20px; border: none;"> <tr> <td style="padding-right: 40px;">a) T 6668</td> <td style="padding-right: 40px;">a) TC 8830</td> <td>b) TC 88401</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	a) T 6668	a) TC 8830	b) TC 88401	0						
a) T 6668	a) TC 8830	b) TC 88401										
ex 8542 11 86	*26	<p>Circuito integrado monolítico que permita la conversión de señales analógicas en señales digitales, conteniendo amplificadores, convertidores digitales-analógicos y analógicos-digitales con una tensión de 12 V (<math>\pm 10\%</math>), así como una interfaz digital en serie con un emisor-receptor asíncrono, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 75002</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0									
ex 8542 11 86	*28	<p>Emisor-receptor, en tecnología BiMOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 38 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table style="margin-left: 20px; border: none;"> <tr> <td style="padding-right: 40px;">CY7B923</td> <td style="padding-right: 40px;">DS 3886</td> <td>SN 74 BCT 2424</td> </tr> <tr> <td>CY7B933</td> <td>SN 74 BCT 2420</td> <td>SN 74 BCT 2425</td> </tr> <tr> <td>DS 3884</td> <td>SN 74 BCT 2423</td> <td>SN 75 LBC 976</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	CY7B923	DS 3886	SN 74 BCT 2424	CY7B933	SN 74 BCT 2420	SN 74 BCT 2425	DS 3884	SN 74 BCT 2423	SN 75 LBC 976	0
CY7B923	DS 3886	SN 74 BCT 2424										
CY7B933	SN 74 BCT 2420	SN 74 BCT 2425										
DS 3884	SN 74 BCT 2423	SN 75 LBC 976										
ex 8542 11 86	*29	<p>Emisor-receptor, en tecnología C-MOS, que tenga al menos una de las características siguientes:</p> <ul style="list-style-type: none"> <li>— a) que permita el enlace de velocidades de línea de 8 448 ó 34 368 Kbits por segundo,</li> <li>— b) bidireccional de 8, 16 ó 18 bits,</li> <li>— c) que funcione con una alimentación única de +5 V y una corriente de alimentación inferior o igual a 2 mA, que contenga 2 emisores y 2 receptores,</li> <li>— d) que funcione con una alimentación única de +5 V, que contenga 4 emisores y 5 receptores con al menos uno de los receptores permanece activo durante la desconexión,</li> <li>— e) que funcione con una alimentación única de +5 V, que contenga un mínimo de 6 emisores y un mínimo de 8 receptores,</li> <li>— f) que funcione con una alimentación única de +5 V, que permite la transferencia de datos con una velocidad de 120 Kbits por segundo o más, que contenga un máximo de 5 emisores y un máximo de 5 receptores,</li> <li>— g) que funcione con una corriente de alimentación inferior o igual a 3 mA, que contenga 2 circuitos de mando y 3 circuitos de recepción,</li> <li>— h) con un tiempo de propagación no superior a 11 ns,</li> <li>— i) para señales entre un codificador-decodificador que utilice el código Manchester (MED) o un unidad de interfaz y un cable de par trenzado o un cable coaxial en una red local,</li> </ul> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 53 mm, provista de un máximo de 56 conexiones y de:</p>										

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																																			
ex 8542 11 86 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table border="0"> <tr> <td>a) TXC 02050</td> <td>b) 74 FCT 16543</td> <td>f) MAX 202</td> </tr> <tr> <td>b) 29 C 833 A</td> <td>b) 74 FCT 16646</td> <td>f) MAX 203</td> </tr> <tr> <td>b) 29 C 853 A</td> <td>b) 74 FCT 16652</td> <td>f) MAX 204</td> </tr> <tr> <td>b) 74 AC 16472</td> <td>b) 74 FCT 16952</td> <td>f) MAX 205</td> </tr> <tr> <td>b) 74 AC 16646</td> <td>b) 74 FCT 245</td> <td>f) MAX 206</td> </tr> <tr> <td>b) 74 AC 16657</td> <td>b) 74 FCT 645</td> <td>f) MAX 207</td> </tr> <tr> <td>b) 74 ACT 16245</td> <td>c) MAX 220</td> <td>f) MAX 208</td> </tr> <tr> <td>b) 74 ACT 16470</td> <td>d) MAX 213</td> <td>f) MAX 209</td> </tr> <tr> <td>b) 74 ACT 16863</td> <td>d) MAX 223</td> <td>f) MAX 210</td> </tr> <tr> <td>b) 74 FCT 162500</td> <td>e) MAX 244</td> <td>f) MAX 211</td> </tr> <tr> <td>b) 74 FCT 162501</td> <td>e) MAX 245</td> <td>g) LTC 902</td> </tr> <tr> <td>b) 74 FCT 162543</td> <td>e) MAX 246</td> <td>h) 29 FCT 52</td> </tr> <tr> <td>b) 74 FCT 162646</td> <td>e) MAX 247</td> <td>h) 82503</td> </tr> <tr> <td>b) 74 FCT 162652</td> <td>e) MAX 248</td> <td>i) 83C92</td> </tr> <tr> <td>b) 74 FCT 162952</td> <td>e) MAX 249</td> <td>i) 83C94</td> </tr> <tr> <td>b) 74 FCT 16500</td> <td>f) MAX 200</td> <td>i) Am 79C98</td> </tr> <tr> <td>b) 74 FCT 16501</td> <td>f) MAX 201</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	a) TXC 02050	b) 74 FCT 16543	f) MAX 202	b) 29 C 833 A	b) 74 FCT 16646	f) MAX 203	b) 29 C 853 A	b) 74 FCT 16652	f) MAX 204	b) 74 AC 16472	b) 74 FCT 16952	f) MAX 205	b) 74 AC 16646	b) 74 FCT 245	f) MAX 206	b) 74 AC 16657	b) 74 FCT 645	f) MAX 207	b) 74 ACT 16245	c) MAX 220	f) MAX 208	b) 74 ACT 16470	d) MAX 213	f) MAX 209	b) 74 ACT 16863	d) MAX 223	f) MAX 210	b) 74 FCT 162500	e) MAX 244	f) MAX 211	b) 74 FCT 162501	e) MAX 245	g) LTC 902	b) 74 FCT 162543	e) MAX 246	h) 29 FCT 52	b) 74 FCT 162646	e) MAX 247	h) 82503	b) 74 FCT 162652	e) MAX 248	i) 83C92	b) 74 FCT 162952	e) MAX 249	i) 83C94	b) 74 FCT 16500	f) MAX 200	i) Am 79C98	b) 74 FCT 16501	f) MAX 201		0
a) TXC 02050	b) 74 FCT 16543	f) MAX 202																																																				
b) 29 C 833 A	b) 74 FCT 16646	f) MAX 203																																																				
b) 29 C 853 A	b) 74 FCT 16652	f) MAX 204																																																				
b) 74 AC 16472	b) 74 FCT 16952	f) MAX 205																																																				
b) 74 AC 16646	b) 74 FCT 245	f) MAX 206																																																				
b) 74 AC 16657	b) 74 FCT 645	f) MAX 207																																																				
b) 74 ACT 16245	c) MAX 220	f) MAX 208																																																				
b) 74 ACT 16470	d) MAX 213	f) MAX 209																																																				
b) 74 ACT 16863	d) MAX 223	f) MAX 210																																																				
b) 74 FCT 162500	e) MAX 244	f) MAX 211																																																				
b) 74 FCT 162501	e) MAX 245	g) LTC 902																																																				
b) 74 FCT 162543	e) MAX 246	h) 29 FCT 52																																																				
b) 74 FCT 162646	e) MAX 247	h) 82503																																																				
b) 74 FCT 162652	e) MAX 248	i) 83C92																																																				
b) 74 FCT 162952	e) MAX 249	i) 83C94																																																				
b) 74 FCT 16500	f) MAX 200	i) Am 79C98																																																				
b) 74 FCT 16501	f) MAX 201																																																					
ex 8542 11 86	*30	<p>Decodificador, en tecnología C-MOS, para la demodulación y la demultiplexación de señales stereo, que contenga un circuito de interfaz del convertidor digital-analógico con una señal de salida de reloj de 8,192 u 16,384 MHz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 63 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0"> <tr> <td>CF 70088</td> <td>CF 70091</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CF 70088	CF 70091	0																																																	
CF 70088	CF 70091																																																					
ex 8542 11 86	*31	<p>Sincronizador combinado con un explorador y distribuidor de señales, en tecnología C-MOS, que contenga una unidad de control, un circuito de eliminación del rebote de contactos, un registro de desplazamiento de 17 bits y una unidad de formateo de los datos de salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 54 x 54 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>QMV 222</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																																			
ex 8542 11 86	*32	<p>Convertidor digital-analógico, que tenga al menos una de las características siguientes:</p> <p>— a) con una capacidad de 7 bits,</p> <p>— b) con una capacidad de 8 bits, en tecnología C-MOS, que permita la compensación doble de palabras de 8 bits,</p> <p>— c) convertidor cuádruple con una capacidad de 12 bits, en tecnología BiMOS,</p> <p>— d) convertidor simple o triple video, en tecnología C-MOS, con al menos una memoria de lectura-escritura de acceso aleatorio (RAMDAC), con al menos un registro de paleta de colores,</p> <p>— e) en tecnología C-MOS, con una gama dinámica audio igual o superior a 93 dB,</p>																																																				

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																								
ex 8542 11 86 (continuación)		<p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="459 405 1257 678"> <tr> <td>a) PBM 3960</td> <td>d) ATT 20C492</td> <td>d) Bt467</td> <td>d) SC 11487</td> </tr> <tr> <td>b) DAC 0830</td> <td>d) ATT 20C493</td> <td>d) Bt473</td> <td>d) SC 11489</td> </tr> <tr> <td>b) DAC 0831</td> <td>d) ATT 20C497</td> <td>d) Bt475</td> <td>d) SC 15025</td> </tr> <tr> <td>b) DAC 0832</td> <td>d) Bt451</td> <td>d) TVP 3020</td> <td>d) SC 15026</td> </tr> <tr> <td>c) AD 664</td> <td>d) Bt458</td> <td>d) TVP 3030</td> <td>d) TR 9C1710</td> </tr> <tr> <td>d) 357S0010</td> <td>d) Bt459</td> <td>d) MU 9C9760</td> <td>e) CS 4328</td> </tr> <tr> <td>d) 357S0011</td> <td>d) Bt460</td> <td>d) SC 11482</td> <td>e) CXD 2564</td> </tr> <tr> <td>d) 357S0012</td> <td>d) Bt461</td> <td>d) SC 11483</td> <td>e) TMS 57010</td> </tr> <tr> <td>d) ATT 20C490</td> <td>d) Bt462</td> <td>d) SC 11484</td> <td></td> </tr> <tr> <td>d) ATT 20C491</td> <td>d) Bt463</td> <td>d) SC 11485</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	a) PBM 3960	d) ATT 20C492	d) Bt467	d) SC 11487	b) DAC 0830	d) ATT 20C493	d) Bt473	d) SC 11489	b) DAC 0831	d) ATT 20C497	d) Bt475	d) SC 15025	b) DAC 0832	d) Bt451	d) TVP 3020	d) SC 15026	c) AD 664	d) Bt458	d) TVP 3030	d) TR 9C1710	d) 357S0010	d) Bt459	d) MU 9C9760	e) CS 4328	d) 357S0011	d) Bt460	d) SC 11482	e) CXD 2564	d) 357S0012	d) Bt461	d) SC 11483	e) TMS 57010	d) ATT 20C490	d) Bt462	d) SC 11484		d) ATT 20C491	d) Bt463	d) SC 11485		0
a) PBM 3960	d) ATT 20C492	d) Bt467	d) SC 11487																																								
b) DAC 0830	d) ATT 20C493	d) Bt473	d) SC 11489																																								
b) DAC 0831	d) ATT 20C497	d) Bt475	d) SC 15025																																								
b) DAC 0832	d) Bt451	d) TVP 3020	d) SC 15026																																								
c) AD 664	d) Bt458	d) TVP 3030	d) TR 9C1710																																								
d) 357S0010	d) Bt459	d) MU 9C9760	e) CS 4328																																								
d) 357S0011	d) Bt460	d) SC 11482	e) CXD 2564																																								
d) 357S0012	d) Bt461	d) SC 11483	e) TMS 57010																																								
d) ATT 20C490	d) Bt462	d) SC 11484																																									
d) ATT 20C491	d) Bt463	d) SC 11485																																									
ex 8542 11 86	*33	<p>Convertidor analógico-digital, que tenga al menos una de las características siguientes:</p> <ul style="list-style-type: none"> <li>— a) convertidor paralelo de 8 bits, en tecnología C-MOS,</li> <li>— b) con una capacidad de 16 ó 20 bits, en tecnología C-MOS, que contenga un circuito de sincronización, 2 moduladores, 2 filtros digitales, un convertidor digital-analógico de 4 bits y un amplificador,</li> <li>— c) convertidor audio stereo de 16, 18 ó 20 bits, en tecnología C-MOS,</li> <li>— d) con una capacidad de 16 bits, que contenga un filtro digital con <i>passband</i> a 3 dB de 45,5 kHz,</li> <li>— e) que permita el mando de un dispositivo de visualización de cristal liquido (LCD) o de diodos emisores de luz (LED) con 4 cifras como máximo,</li> </ul> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 55 mm, provista de un máximo de 60 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="459 1346 1066 1619"> <tr> <td>a) IDT 75C48</td> <td>c) CS 5336</td> <td>e) ICL 7126</td> </tr> <tr> <td>a) IDT 75C58</td> <td>c) CS 5339</td> <td>e) ICL 7136</td> </tr> <tr> <td>a) MP 7683</td> <td>c) CS 5349</td> <td>e) ICL 7137</td> </tr> <tr> <td>a) MP 7684</td> <td>d) DSP 56ADC16</td> <td>e) MAX 130</td> </tr> <tr> <td>b) CS 5516</td> <td>e) HI 7131</td> <td>e) MAX 131</td> </tr> <tr> <td>b) CS 5520</td> <td>e) HI 7133</td> <td>e) MAX 133</td> </tr> <tr> <td>c) CS 5326</td> <td>e) ICL 7106</td> <td>e) MAX 138</td> </tr> <tr> <td>c) CS 5327</td> <td>e) ICL 7107</td> <td>e) MAX 139</td> </tr> <tr> <td>c) CS 5328</td> <td>e) ICL 7116</td> <td>e) MAX 140</td> </tr> <tr> <td>c) CS 5329</td> <td>e) ICL 7117</td> <td>e) MAX 136</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	a) IDT 75C48	c) CS 5336	e) ICL 7126	a) IDT 75C58	c) CS 5339	e) ICL 7136	a) MP 7683	c) CS 5349	e) ICL 7137	a) MP 7684	d) DSP 56ADC16	e) MAX 130	b) CS 5516	e) HI 7131	e) MAX 131	b) CS 5520	e) HI 7133	e) MAX 133	c) CS 5326	e) ICL 7106	e) MAX 138	c) CS 5327	e) ICL 7107	e) MAX 139	c) CS 5328	e) ICL 7116	e) MAX 140	c) CS 5329	e) ICL 7117	e) MAX 136	0										
a) IDT 75C48	c) CS 5336	e) ICL 7126																																									
a) IDT 75C58	c) CS 5339	e) ICL 7136																																									
a) MP 7683	c) CS 5349	e) ICL 7137																																									
a) MP 7684	d) DSP 56ADC16	e) MAX 130																																									
b) CS 5516	e) HI 7131	e) MAX 131																																									
b) CS 5520	e) HI 7133	e) MAX 133																																									
c) CS 5326	e) ICL 7106	e) MAX 138																																									
c) CS 5327	e) ICL 7107	e) MAX 139																																									
c) CS 5328	e) ICL 7116	e) MAX 140																																									
c) CS 5329	e) ICL 7117	e) MAX 136																																									
ex 8542 11 86	*34	<p>Emisor-receptor asincrónico universal de 2 u 8 canales (Dual u octal UART), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 53 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table border="0" data-bbox="459 2002 1209 2029"> <tr> <td>1TQ1-0202</td> <td>2681</td> <td>PC 87310</td> <td>SCC 2698</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	1TQ1-0202	2681	PC 87310	SCC 2698	0																																				
1TQ1-0202	2681	PC 87310	SCC 2698																																								

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos advalorem (%)																												
ex 8542 11 86	*35	<p>Cerrojo (<i>Latch</i>), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 19 x 33 mm, provista de un máximo de 56 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="459 427 1220 510"> <tr> <td>74FCT162373</td> <td>74FCT16841</td> <td>74FCT573</td> <td>74FCT844</td> </tr> <tr> <td>74FCT162841</td> <td>74FCT373</td> <td>74FCT841</td> <td>74FCT845</td> </tr> <tr> <td>74FCT16373</td> <td>74FCT533</td> <td>74FCT843</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	74FCT162373	74FCT16841	74FCT573	74FCT844	74FCT162841	74FCT373	74FCT841	74FCT845	74FCT16373	74FCT533	74FCT843		0																
74FCT162373	74FCT16841	74FCT573	74FCT844																												
74FCT162841	74FCT373	74FCT841	74FCT845																												
74FCT16373	74FCT533	74FCT843																													
ex 8542 11 86	*38	<p>Circuito reloj-calendario, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 33 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="459 920 1050 981"> <tr> <td>58274</td> <td>MCCS 146818</td> <td>MM 58174 A</td> </tr> <tr> <td>MC 146818</td> <td>MM 58167</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	58274	MCCS 146818	MM 58174 A	MC 146818	MM 58167		0																						
58274	MCCS 146818	MM 58174 A																													
MC 146818	MM 58167																														
ex 8542 11 86	*39	<p>Generador de señales de reloj, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 38 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="459 1391 1241 1585"> <tr> <td>82 C 402</td> <td>CY7B991</td> <td>ICD 2028</td> <td>PCLK 1</td> </tr> <tr> <td>AV 9129</td> <td>CY7B992</td> <td>ICS 1394</td> <td>PCLK 2</td> </tr> <tr> <td>Bt 438</td> <td>DP 8531</td> <td>ICS 2494</td> <td>SC 11410</td> </tr> <tr> <td>Bt 439</td> <td>DP 8532</td> <td>ICS 90C64</td> <td>SC 11411</td> </tr> <tr> <td>CXD 1035</td> <td>DP 83241</td> <td>LZ 93F31</td> <td>SC 11412</td> </tr> <tr> <td>CXD 1252</td> <td>ICD 2023</td> <td>LZ 93F33</td> <td>TCK 9002</td> </tr> <tr> <td>CXD 1255</td> <td>ICD 2027</td> <td>LZ 93N61</td> <td>WD 90 C 61</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82 C 402	CY7B991	ICD 2028	PCLK 1	AV 9129	CY7B992	ICS 1394	PCLK 2	Bt 438	DP 8531	ICS 2494	SC 11410	Bt 439	DP 8532	ICS 90C64	SC 11411	CXD 1035	DP 83241	LZ 93F31	SC 11412	CXD 1252	ICD 2023	LZ 93F33	TCK 9002	CXD 1255	ICD 2027	LZ 93N61	WD 90 C 61	0
82 C 402	CY7B991	ICD 2028	PCLK 1																												
AV 9129	CY7B992	ICS 1394	PCLK 2																												
Bt 438	DP 8531	ICS 2494	SC 11410																												
Bt 439	DP 8532	ICS 90C64	SC 11411																												
CXD 1035	DP 83241	LZ 93F31	SC 11412																												
CXD 1252	ICD 2023	LZ 93F33	TCK 9002																												
CXD 1255	ICD 2027	LZ 93N61	WD 90 C 61																												
ex 8542 11 86	*40	<p>Circuito tampón de datos o de datos/direcciones, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 128 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="459 1995 1241 2029"> <tr> <td>FB 2020</td> <td>GC 102</td> <td>HT 102</td> <td>VL 82 C 332</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	FB 2020	GC 102	HT 102	VL 82 C 332	0																								
FB 2020	GC 102	HT 102	VL 82 C 332																												

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)									
ex 8542 11 86	*41	<p>Circuito tampón y de mando de línea, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 27 mm, provista de un máximo de 56 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="470 425 1093 526"> <tr> <td>74 AC 16240</td> <td>74 ACT 16244</td> <td>74 FCT 244</td> </tr> <tr> <td>74 AC 16825</td> <td>74 FCT 240</td> <td>74 FCT 540</td> </tr> <tr> <td>74 AC 16827</td> <td>74 FCT 241</td> <td>74 FCT 541</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	74 AC 16240	74 ACT 16244	74 FCT 244	74 AC 16825	74 FCT 240	74 FCT 540	74 AC 16827	74 FCT 241	74 FCT 541	0
74 AC 16240	74 ACT 16244	74 FCT 244										
74 AC 16825	74 FCT 240	74 FCT 540										
74 AC 16827	74 FCT 241	74 FCT 541										
ex 8542 11 86	*42	<p>Unidad aritmética y lógica (ALU) de 4 ó 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 29 x 83 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="470 817 1077 884"> <tr> <td>CY2901</td> <td>CY7C9115</td> <td>CY7C9117</td> </tr> <tr> <td>CY7C9101</td> <td>CY7C9116</td> <td>CY7C901</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY2901	CY7C9115	CY7C9117	CY7C9101	CY7C9116	CY7C901	0			
CY2901	CY7C9115	CY7C9117										
CY7C9101	CY7C9116	CY7C901										
ex 8542 11 86	*43	<p>Circuito, en tecnología C-MOS, con emisión de sonido, incluso con contador horario, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="470 1187 837 1220"> <tr> <td>7910</td> <td>SVM 5530</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p> <p>Este circuito debe ser destinado a la fabricación de productos del capítulo 91 (a)</p>	7910	SVM 5530	0							
7910	SVM 5530											
ex 8542 11 86	*44	<p>Circuito de compresión-descompresión de datos o imagen, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 46 x 46 mm, provista de un máximo de 188 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="470 1568 1204 1635"> <tr> <td>IXH4-0301</td> <td>IXY9-0001</td> <td>CL 450CL 550</td> <td>CL 950</td> </tr> <tr> <td>IXK6-0301</td> <td>74 ACT 6340</td> <td></td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	IXH4-0301	IXY9-0001	CL 450CL 550	CL 950	IXK6-0301	74 ACT 6340			0	
IXH4-0301	IXY9-0001	CL 450CL 550	CL 950									
IXK6-0301	74 ACT 6340											
ex 8542 11 86	*46	<p>Circuito lógico, en tecnología C-MOS, que contenga una sola de las funciones siguientes:</p> <ul data-bbox="438 1859 853 2116" style="list-style-type: none"> <li>— Y, simple o doble,</li> <li>— INVERSOR, simple o triple,</li> <li>— NO Y, simple o doble,</li> <li>— NO O, simple o doble,</li> <li>— O exclusivo, simple o doble,</li> <li>— conmutador bilateral, simple o doble</li> <li>— trigger de Schmitt,</li> <li>— multiplexor de 2 canales,</li> </ul>										

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																									
ex 8542 11 86 (continuación)		<p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 6 mm, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="459 398 1294 533"> <tr> <td>TC 4S01F</td> <td>TC 4S71F</td> <td>TC 4W53F</td> <td>TC 7S08F</td> <td>TC 7W04F</td> </tr> <tr> <td>TC 4S11F</td> <td>TC 4S81F</td> <td>TC 4W66F</td> <td>TC 7S32F</td> <td>TC 7W08F</td> </tr> <tr> <td>TC 4S30F</td> <td>TC 4S584F</td> <td>TC 7S00F</td> <td>TC 7SU04F</td> <td>TC 7W32F</td> </tr> <tr> <td>TC 4S66F</td> <td>TC 4SU11F</td> <td>TC 7S02F</td> <td>TC 7W00F</td> <td>TC 7WU04F</td> </tr> <tr> <td>TC 4S69F</td> <td>TC 4SU6<sup>9</sup>F</td> <td>TC 7S04F</td> <td>TC 7W02F</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	TC 4S01F	TC 4S71F	TC 4W53F	TC 7S08F	TC 7W04F	TC 4S11F	TC 4S81F	TC 4W66F	TC 7S32F	TC 7W08F	TC 4S30F	TC 4S584F	TC 7S00F	TC 7SU04F	TC 7W32F	TC 4S66F	TC 4SU11F	TC 7S02F	TC 7W00F	TC 7WU04F	TC 4S69F	TC 4SU6 <sup>9</sup> F	TC 7S04F	TC 7W02F		0
TC 4S01F	TC 4S71F	TC 4W53F	TC 7S08F	TC 7W04F																								
TC 4S11F	TC 4S81F	TC 4W66F	TC 7S32F	TC 7W08F																								
TC 4S30F	TC 4S584F	TC 7S00F	TC 7SU04F	TC 7W32F																								
TC 4S66F	TC 4SU11F	TC 7S02F	TC 7W00F	TC 7WU04F																								
TC 4S69F	TC 4SU6 <sup>9</sup> F	TC 7S04F	TC 7W02F																									
ex 8542 11 86	*47	<p>Circuito para la transmisión de datos entre un microprocesador y un carta memoria de una altura igual o superior a 3 mm, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 28 mm, provisto de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p>MB 86301</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																									
ex 8542 11 86	*49	<p>Sintetizador, en tecnología BiMOS, que permita la sincronización y división de frecuencias, que contenga 1 ó 2 circuitos bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y 1 ó 2 contadores predivisores de una frecuencia de trabajo igual o superior a 10 MHz pero inferior o igual a 2,5 GHz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 25 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="459 1368 1034 1397"> <tr> <td>MB 1501</td> <td>MB 1509</td> <td>MB 1518</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	MB 1501	MB 1509	MB 1518	0																						
MB 1501	MB 1509	MB 1518																										
ex 8542 11 86	*51	<p>Decodificador audio, en tecnología C-MOS, que permita la descodificación y la descompresión de señales audio con una velocidad inferior o igual a 15 Mbits/s, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 28 mm, provisto de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p>74 ACT 6350</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																									
ex 8542 11 86	*52	<p>Circuito, en tecnología C-MOS, que permita la sincronización y la separación de señales de lectura y la generación de señales de escritura, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 × 29 mm, provista de un máximo de 136 conexiones y de:</p>																										

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HG 22SS013601</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*53	<p>Generador de señales, en tecnología C-MOS, que permita la generación de impulsos sincrónicos de un detector de transferencia de carga, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 19 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXD 1030      CXD 1217      LZ 93B53      LZ 93N43</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*54	<p>Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i>), exclusivamente para transmisión de datos en una sola dirección (<i>half duplex</i>) de imágenes estáticas (<i>facsimile telegraphy</i>) con una velocidad de 300, 2 400, 4 800, 7 200 o 9 600 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 35128</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*55	<p>Generador de un cursor, definible por el usuario, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Bt431</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*57	<p>Circuito programable para la transmisión y la recepción de datos en forma asincrónica (<i>Asynchronous Communication Element</i>), constituido por una memoria de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento de 128 bits y al menos un canal de entrada/salida en serie y un canal en paralelo bidireccional, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16C551      16C552</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)									
ex 8542 11 86	*58	<p>Circuito comparador de direcciones, en tecnología C-MOS, constituido por una o más memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM), un generador de paridad, un controlador de paridad y uno a más comparadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 65 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="453 479 1118 562" style="margin-left: 20px;"> <tr> <td>SN 74 ACT 2151</td> <td>SN 74 ACT 2154</td> <td>SN 74 ACT 2158</td> </tr> <tr> <td>SN 74 ACT 2152</td> <td>SN 74 ACT 2156</td> <td>SN 74 ACT 2159</td> </tr> <tr> <td>SN 74 ACT 2153</td> <td>SN 74 ACT 2157</td> <td>SN 74 ACT 2160</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	SN 74 ACT 2151	SN 74 ACT 2154	SN 74 ACT 2158	SN 74 ACT 2152	SN 74 ACT 2156	SN 74 ACT 2159	SN 74 ACT 2153	SN 74 ACT 2157	SN 74 ACT 2160	0
SN 74 ACT 2151	SN 74 ACT 2154	SN 74 ACT 2158										
SN 74 ACT 2152	SN 74 ACT 2156	SN 74 ACT 2159										
SN 74 ACT 2153	SN 74 ACT 2157	SN 74 ACT 2160										
ex 8542 11 86	*59	<p>Circuito de proceso de señales, en tecnología C-MOS, que permita el proceso de señales video de un detector de imagen de transferencia de carga, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="453 920 1038 949" style="margin-left: 20px;"> <tr> <td>CXA 1810</td> <td>CXD 2100</td> <td>CXD 2150</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	CXA 1810	CXD 2100	CXD 2150	0						
CXA 1810	CXD 2100	CXD 2150										
ex 8542 11 86	*61	<p>Elemento de cálculo sin control secuencial interno del programa para la multiplicación o tratamiento de números fijos o de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 42 x 42 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="453 1312 807 1341" style="margin-left: 20px;"> <tr> <td>ADSP 3210</td> <td>ADSP 3220</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	ADSP 3210	ADSP 3220	0							
ADSP 3210	ADSP 3220											
ex 8542 11 86 ex 8542 11 98	*63 *09	<p>Detector de humo, operativo para una gama de temperaturas de -20 °C o más, sin exceder de +60 °C, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 23 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:           <table data-bbox="453 1704 884 1760" style="margin-left: 20px;"> <tr> <td>MC 14467</td> <td>MC 14471</td> <td>CS 235</td> </tr> <tr> <td>MC 14468</td> <td>MC 145010</td> <td>V 24216</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	MC 14467	MC 14471	CS 235	MC 14468	MC 145010	V 24216	0			
MC 14467	MC 14471	CS 235										
MC 14468	MC 145010	V 24216										
ex 8542 11 86	*64	<p>Explorador y distribuidor de señales, en tecnología C-MOS, constituido por una unidad de extracción de datos y de reloj, una unidad de control, un circuito de eliminación del rebote de contactos, una unidad de control de salida de corriente, un registro de desplazamiento de 17 bits y una unidad de formateo de los datos de salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provista de un máximo de 40 conexiones y de:</p>										

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos advalorem (%)
ex 8542 11 86 (continuación)		— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*65	Codificador-decodificador, en tecnología C-MOS, para la conversión de datos en formato NRZ ( <i>Non-Return-to Zero</i> ) o en formato RLL ( <i>Run-Length-Limited</i> ), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 61158                      CI-SH110 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*67	Filtro digital de fase lineal, en tecnología C-MOS, que permita filtrar periodos de fase en formato serie de 24 bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 5322 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*68	Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i> ), para transmisión de datos simultáneamente en dos direcciones ( <i>full duplex</i> ), con una velocidad inferior o igual a 2 400 bits por segundo y para transmisión en una sola dirección ( <i>half duplex</i> ) de imágenes estáticas ( <i>facsimile telegraphy</i> ) con una velocidad inferior o igual a 9 600 bits por segundo, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 53 mm, provista de un máximo de 44 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SC 11044                      SC 11046                      SC 11054                      SC 11055 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*69	Módulo de eco y de reverberación, constituido por un multiplicador-acumulador, 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 4 Kbits y una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 12 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VC5344                      VC5909 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Descripción de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*70	<p>Multiplicador o multiplicador-accumulador (MAC), en tecnología C-MOS, con una capacidad de <math>8 \times 8</math> bits o <math>16 \times 16</math> bits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen <math>30 \times 8,5</math> mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADSP 1008-A      CY7C310      CY7C316      CY7C317</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*71	<p>Circuito de modulación por impulsos codificada adaptable diferenciados (ADPCM), en tecnología C-MOS, para la codificación-decodificación de voz y de datos, con 8 canales independientes con una amplitud de banda de 8 kHz, que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) y en una sola dirección (<i>half duplex</i>), con una velocidad igual o superior a 16 Kbits por segundo, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen <math>18 \times 38</math> mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BBSP4CH      SC 11360      SC 11362</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*72	<p>Codificador-decodificador de modulación de código de impulsos, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un circuito de muestreo bloques, en un convertidor digital-analógico, un comparador, un registro de aproximación sucesiva, y una función lógica acoplada a un enlace en duplex integral (PCM), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen <math>11 \times 29</math> mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 2911 A-1</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*73	<p>Filtro de transmisión-recepción para la modulación de los impulsos codificada (<i>Pulse Code Modulation</i> PCM), en tecnología N-MOS (incluida la tecnología H-MOS), para la línea de acometida PCM, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen <math>10 \times 21</math> mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: D 2912 A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7
ex 8542 11 86	*76	<p>Codificador-decodificador para la conversión de datos en señales en paralelo o en serie, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en una unidad aritmética y lógica (ALU) y en una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen <math>15 \times 60</math> mm, provista de un máximo de 48 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Descripción de la mercancía	Derechos arancelarios (%)
ex 8542 11 86 <i>(continuación)</i>		— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38020                      TMS 38021 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*80	Circuito comparador, en tecnología C-MOS, que permita la comparación de etiquetas de dirección de memoria <i>cache</i> , constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 24 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MCM 62350 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*81	Filtro digital, en tecnología C-MOS, que asegure el sobremuestreo cuádruple u octuple por 2 canales, constituido por una memoria exclusivamente de lectura, no programable (ROM) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 14 x 16 mm, provisto de un máximo de 40 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 57021 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*86	Potenciómetro con control digital, en tecnología C-MOS o N-MOS (incluida la tecnología H-MOS), constituido por una red de 11 o 99 elementos de resistencia, un contador de 5 o 7 bits, una memoria no volátil de 5 o 7 bits y un decodificador, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 11 mm, con un máximo de 14 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 9102            X 9104            X 9312            X 9503            X 9C103            X 9C503 X 9103            X 9311            X 9313            X 9C102            X 9C104 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	*88	Sensor de efecto Hall, en tecnología BiMOS, que permita la comunicación sobre un bus de 2 hilos, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 5 x 5 mm, provista de un máximo de 3 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: UGN 3055U                      UGS 3055U u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos aduanaeros (%)												
ex 8542 11 86 ex 8542 11 98	*89 *1V	<p>Circuito separador de datos de unidades de memoria de discos, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 37 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="446 414 1228 504"> <tr> <td>DP 8460-2</td> <td>DP 8463</td> <td>VM 5352</td> <td>WD 10 C 21</td> </tr> <tr> <td>DP 8460-3</td> <td>HDC 9228</td> <td>VM 5353</td> <td></td> </tr> <tr> <td>DP 8460-4</td> <td>VM 5351</td> <td>WD 10 C 20</td> <td></td> </tr> </table> <p>o</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	DP 8460-2	DP 8463	VM 5352	WD 10 C 21	DP 8460-3	HDC 9228	VM 5353		DP 8460-4	VM 5351	WD 10 C 20		0
DP 8460-2	DP 8463	VM 5352	WD 10 C 21												
DP 8460-3	HDC 9228	VM 5353													
DP 8460-4	VM 5351	WD 10 C 20													
ex 8542 11 86	*90	<p>Circuito de canal de lectura, que asegure la función de lectura-escritura y de servodemo-dulador, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 11 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="446 828 766 862"> <tr> <td>32P4730</td> <td>91C020</td> </tr> </table> <p>o</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	32P4730	91C020	0										
32P4730	91C020														
ex 8542 11 86	*91	<p>Circuito de tratamiento de señales sonoras de la línea del abonado, provisto de 2 procesadores de señales numéricas, de un convertidor analógico-digital y de un convertidor digital-analógico, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="446 1220 782 1254"> <tr> <td>AM 7901</td> <td>AM 7905</td> </tr> </table> <p>o</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	AM 7901	AM 7905	7										
AM 7901	AM 7905														
ex 8542 11 86	*92	<p>Descodificador y circuito de mando (sink driver), que asegure una corriente de salida de 500 mA a una tensión de salida de 35 V, con 4 entradas y 16 salidas, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 19 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <table data-bbox="446 1579 558 1612"> <tr> <td>MC 34142</td> </tr> </table> <p>o</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	MC 34142	0											
MC 34142															
ex 8542 11 86	*93	<p>Sintetizador de señales, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un generador de frecuencia, una memoria de 15 tonos instrumentales, un convertidor digital-analógico y un oscilador de cuarzo, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 25 mm, provista de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <table data-bbox="446 1971 542 2004"> <tr> <td>YM 2413</td> </tr> </table> <p>o</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	YM 2413	0											
YM 2413															

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Descripción autónoma									
ex 8542 11 86	*95	<p>Sintetizador vocal, en tecnología C-MOS (<i>C-MOS-Phoneme Speech Synthesizer</i>), con una alimentación de intensidad inferior a 10 mA, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="462 448 1069 537"> <tr> <td>78A 263</td> <td>CD 54123 N2I</td> <td>CM 54145 N2I</td> </tr> <tr> <td>CD 54121 N2I</td> <td>CD 54147 N2I</td> <td>CM 54146 N2I</td> </tr> <tr> <td>CD 54122 N2I</td> <td>CM 54104</td> <td>CM 54166 N2I</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</p>	78A 263	CD 54123 N2I	CM 54145 N2I	CD 54121 N2I	CD 54147 N2I	CM 54146 N2I	CD 54122 N2I	CM 54104	CM 54166 N2I	0
78A 263	CD 54123 N2I	CM 54145 N2I										
CD 54121 N2I	CD 54147 N2I	CM 54146 N2I										
CD 54122 N2I	CM 54104	CM 54166 N2I										
ex 8542 11 86	*96	<p>Circuito de sincronización de datos de 8 bits, en tecnología C-MOS, que permita la transmisión y la recepción de datos en serie o en paralelo con una velocidad de 155,52 Mbits por segundo o 19,44 megacerosetos por segundos, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>IXC 02301</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</p>	0									
ex 8542 11 86	*98	<p>Traductor, en tecnología BiMOS, para la conversión a niveles de logica de acoplamiento de emisores (ECL) o a niveles de logica transistor-transistor (TTL), que permita el mando de bus y la transmisión simultanea de datos en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>CY10E383                      CY10IE383</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</p>	0									
ex 8542 11 90	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento no superior a 4 Kbits, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 17 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>I2G014                      I2G044</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.</p>	0									
ex 8542 11 90	*02	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento no superior a 64 Kbits, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 18 x 37 mm o fijado en un soporte de materia plastica, provista de un máximo de 28 conexiones y de:</p>	0									

Código de la Nomenclatura combinada	TARIF	Designación de la mercancía	Derechos autónomos (%)																																
ex 8542 11 90 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes:</p> <table data-bbox="448 331 1225 389"> <tr> <td>10422</td> <td>10474</td> <td>10484</td> <td>100474</td> <td>100490</td> </tr> <tr> <td>10470</td> <td>10480</td> <td>10490</td> <td>100484</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	10422	10474	10484	100474	100490	10470	10480	10490	100484		0																						
10422	10474	10484	100474	100490																															
10470	10480	10490	100484																																
ex 8542 11 95	*02	<p>Dispositivo de lógica programable, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="448 734 1241 949"> <tr> <td>16I4</td> <td>20R6</td> <td>CY10E302</td> <td>SN 54 LS 334</td> </tr> <tr> <td>16I6</td> <td>20R8</td> <td>CY100E301</td> <td>SN 54 LS 335</td> </tr> <tr> <td>16I8</td> <td>22V10</td> <td>CY100E302</td> <td>SN 54 LS 336</td> </tr> <tr> <td>16R4</td> <td>82 S 100</td> <td>EP 54 AS 839</td> <td>SN 74 LS 333</td> </tr> <tr> <td>16R6</td> <td>82 S 101</td> <td>EP 54 AS 840</td> <td>SN 74 LS 334</td> </tr> <tr> <td>16R8</td> <td>93438</td> <td>EP 74 AS 839</td> <td>SN 74 LS 335</td> </tr> <tr> <td>20I8</td> <td>93459</td> <td>EP 74 AS 840</td> <td>SN 74 LS 336</td> </tr> <tr> <td>20R4</td> <td>CY10E301</td> <td>SN 54 LS 333</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	16I4	20R6	CY10E302	SN 54 LS 334	16I6	20R8	CY100E301	SN 54 LS 335	16I8	22V10	CY100E302	SN 54 LS 336	16R4	82 S 100	EP 54 AS 839	SN 74 LS 333	16R6	82 S 101	EP 54 AS 840	SN 74 LS 334	16R8	93438	EP 74 AS 839	SN 74 LS 335	20I8	93459	EP 74 AS 840	SN 74 LS 336	20R4	CY10E301	SN 54 LS 333		0
16I4	20R6	CY10E302	SN 54 LS 334																																
16I6	20R8	CY100E301	SN 54 LS 335																																
16I8	22V10	CY100E302	SN 54 LS 336																																
16R4	82 S 100	EP 54 AS 839	SN 74 LS 333																																
16R6	82 S 101	EP 54 AS 840	SN 74 LS 334																																
16R8	93438	EP 74 AS 839	SN 74 LS 335																																
20I8	93459	EP 74 AS 840	SN 74 LS 336																																
20R4	CY10E301	SN 54 LS 333																																	
ex 8542 11 95	*14	<p>Traductor, en tecnología bipolar, para la conversión a niveles de lógica de acoplamiento de emisores (ECL) o a niveles de lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 31 mm, provista de un máximo de 124 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="448 1330 1171 1361"> <tr> <td>57-240245</td> <td>F100124</td> <td>F100125</td> <td>MB 768</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	57-240245	F100124	F100125	MB 768	0																												
57-240245	F100124	F100125	MB 768																																
ex 8542 11 95	*15	<p>Circuito de control y/o de gestión de memoria (incluida memoria tampón), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 26 x 67 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="448 1733 1050 1823"> <tr> <td>AM 2965</td> <td>DP 8409</td> <td>DP 8429</td> </tr> <tr> <td>AM 2966</td> <td>DP 8419</td> <td>MB 1422</td> </tr> <tr> <td>DP 8408</td> <td>DP 8428</td> <td>SN 74 S 409</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	AM 2965	DP 8409	DP 8429	AM 2966	DP 8419	MB 1422	DP 8408	DP 8428	SN 74 S 409	0																							
AM 2965	DP 8409	DP 8429																																	
AM 2966	DP 8419	MB 1422																																	
DP 8408	DP 8428	SN 74 S 409																																	
ex 8542 11 95	*16	<p>Circuito de interfaz bus, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 26 x 34 mm, provista de un máximo de 68 conexiones y de:</p>																																	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95 (continuación)		— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 A 203      82 A 304      AM 29821      AM 29825      AM 29845 82 A 204      82 A 305      AM 29822      AM 29826 82 A 205      82 A 416      AM 29823      AM 29843 82 A 303      82 A 442      AM 29824      AM 29844 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 95	*17	Circuito de control, en tecnología bipolar, que permita el control de 2 dispositivos discretos de transistores de efecto de campo (FET) de potencia, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 12 x 12 mm, provisto de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 27473 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 95	*64	Circuito de control, en tecnología bipolar, que permita el mando de un transistor de potencia PNP, con un regulación de potencia en modo de reposo de 5 V y una referencia de potencia de salida de 2,5 V, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 23 mm, provisto de un máximo de 16 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 7015 FB u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 98	*18	Convertidor analógico-digital de 12 bits, en tecnología bipolar, que contenga una tensión de referencia y un reloj, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 55 mm, provista de un máximo de 60 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 574 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 98	*19	Convertidor analógico-digital de 9 bits, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TDC 1049 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 98	*22	<p>Circuito de digitalización y separación de datos, en tecnología bipolar, que contenga un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 15 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SN 28962</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	*23	<p>Convertidor analógico-digital de 12 bits, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TDC 1012</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	*24	<p>Emisor o receptor, en tecnología AsGa, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 28 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GA 9011                      GA 9012</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	*25	<p>Convertidor digital-analógico de 8, 10, 12 ó 14 bits, en tecnología AsGa, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 32 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TQ 6122</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	*26	<p>Convertidor analógico-digital de 10 bits, en tecnología bipolar, que contenga 4 sistemas de codificación, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 8 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXA 1507</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 50	*60	<p>Regulador de tensión para una gama de tensión de entrada igual o superior a 4,75 V pero inferior o igual a 60 V y una corriente de reposo inferior o igual a 10 mA, que contenga un circuito conmutador de 1 A y un oscilador con frecuencia fija de 52 kHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 29 mm o cuyo diámetro no exceda de 11 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LM 1575                      LM 2575</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 50	*70	<p>Regulador de tensión y de corriente, en tecnología bipolar, que permita la generación de 3 corrientes de salida respectivamente de 7,5 mA, 50 mA y 750 mA con una tensión de salida de 5 V (<math>\pm 5\%</math>), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 21 mm, provisto de un máximo de 15 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 34992</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 60	*01	<p>Circuito de control, en tecnología C-MOS, que permita el mando de 4 u 8 cargas de salida independientes, cada una de ellas con una corriente de salida de 3 A y una corriente de fuga de salida inferior o igual a 80 <math>\mu</math>A, que contenga un detector de sobretensiones, un detector de cortocircuitos y un detector de carga abierta, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 38 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 33293                      PC 33298</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 60	*02	<p>Circuito de control, en tecnología BiMOS, que permita el mando de una carga de salida de una corriente de salida de 0,5 A y una corriente de fuga de salida inferior o igual a 100 <math>\mu</math>A, que contenga un detector de sobretensiones, un circuito de limitación de corriente y un circuito de cierre térmico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 3392</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 60	*05	<p>Circuito de control para el control de la tensión de los microprocesadores, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 12 mm, provista de un máximo de 16 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 19 60 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="454 338 1220 427"> <tr> <td>DS 1231</td> <td>MN 13801</td> <td>MN 13811</td> <td>MN 13822C</td> </tr> <tr> <td>DS 1232</td> <td>MN 13802</td> <td>MN 13812</td> <td>MN 1382C</td> </tr> <tr> <td>MN 1380</td> <td>MN 1381</td> <td>MN 13821C</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	DS 1231	MN 13801	MN 13811	MN 13822C	DS 1232	MN 13802	MN 13812	MN 1382C	MN 1380	MN 1381	MN 13821C		0
DS 1231	MN 13801	MN 13811	MN 13822C												
DS 1232	MN 13802	MN 13812	MN 1382C												
MN 1380	MN 1381	MN 13821C													
ex 8542 19 60	*07	<p>Circuito de control, en tecnología bipolar, que permita el mando de transistores N-MOS, con una corriente de reserva inferior o igual a 3 µA, que contenga un circuito de cierre de sobretensión y una bomba de carga, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 11 mm, provisto de un máximo de 8 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>MC 33091</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 19 60	*14	<p>Circuito de control para unidades de memoria de disco, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 20 mm, provista de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>ISP9-0003</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 19 70	*10	<p>Circuito de interfaz, en tecnología de aislamiento dieléctrica, para aparatos telefónicos con tensión de línea inferior o igual a 265 V, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 13 mm, provista de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>LH 1497</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 19 70	*40	<p>Circuito de interfaz de líneas de abonados (SLIC), en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 40 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>AM 79M576</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*01	<p>Filtro, en tecnología C-MOS, con una frecuencia de bloqueo programable igual o superior a 4,5 MHz pero inferior o igual a 25,2 MHz y un amplificador de frecuencias programable inferior o igual a 9 dB, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 12 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 896</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*02	<p>Circuito para la grabación y la reproducción audio, en tecnología C-MOS, que permita el almacenamiento directo analógico de datos audio de 12, 16 ó 20 segundos, que contenga una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM) con una capacidad de almacenamiento de 1 Mbit, 3 amplificadores, un circuito automático de control de ganancia y 2 filtros, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ISD 1012A            ISD 1016A            ISD 1020A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*03	<p>Microprocesador de señales analógicas, en tecnología bipolar, que permita el control de ganancia automático, el tratamiento de señales de lectura y la generación de señales de posicionamiento de la cabeza para cabezas magnéticas para unidades de memoria de discos, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 15 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SN 28961</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*04	<p>Circuito integrado monolítico analógico para la atenuación de ruidos en audio, con una capacidad de atenuación de 14 dB, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 26 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HA 12043</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*07	<p>Unidad para la recepción de bandas AM y FM, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXA 1030 P            CXA 1240 P</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*08	<p>Línea de retardo para compensación de caídas de señales video (drop out), en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 7 x 10 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXL 1506                      MSM 6965 RS</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*10	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para protección de las centrales telefónicas contra sobrecarga, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 11 mm, provista de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 1515</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*11	<p>Filtro programable, en tecnología bipolar, con una frecuencia de corte programable superior o igual a 5 MHz pero inferior o igual a 15 MHz y una frecuencia de punta y ancho de banda programable, que contenga un filtro de 7 polos y un diferenciador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 32F8011                      32F8012</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*13	<p>Convertidor de frecuencia, en tecnología AsGa, para la conversión de frecuencias superiores o iguales a 10,25 GHz pero inferiores o iguales a 12,75 GHz en frecuencias superiores o iguales a 950 MHz pero inferiores o iguales a 2 050 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 7 mm o cuyo diámetro no supere 10 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 20070C                      AKD 12010                      AKD 12575                      AND 2001T4C AKD 12000                      AKD 12011                      AKD 2400                      FMM 5103</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*19	<p>Captador de imagen constituido por una línea de 3 648 células fotosensibles como máximo, por una matriz asociada a registros de desplazamiento, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 43 mm, provista de un máximo de 22 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LZ 2019      PD 3573      TCD 103      TCD 105      TCD 133</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*20	<p>Captador de imagen de transferencia de carga de interlínea, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 44 mm, provista de un máximo de 22 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICX 018      ICX 022      ICX 038      PD 3732 ICX 021      ICX 024      ICX 039</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*27	<p>Circuito comparador de tensión de 5 canales, para el control de los circuitos de lámparas, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 28 mm, provisto de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 22001</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*28	<p>Captador de imagen constituido por 16 líneas de 992 células fotosensibles como máximo y por una matriz asociada a un registro de desplazamiento, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 28 mm, provisto de un máximo de 22 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: RA 16x62</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*29	<p>Circuito de red telefónica local, en tecnología C-MOS, que permita la generación de tonalidad y conmutación, amplificación y decodificación de señales audio de 2 líneas telefónicas externas como máximo y de 12 líneas telefónicas internas como máximo, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SC 11390</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*30	<p>Codificador-decodificador estereo de 16 bits, en tecnología C-MOS, con frecuencias de muestreo igual o superior a 4 kHz pero inferior o igual a 48 kHz, que contenga un multiplexor, un convertidor digital-analógico, un convertidor analógico-digital, un circuito de regulación de silenciador (<i>mute</i>), un circuito de tensión de referencia, una entrada de micrófonos, una salida de altavoces y una salida de auriculares, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 1849                      CS 4215 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*31	<p>Circuito audio, en tecnología C-MOS, con una gama dinámica igual o superior a 80 dB, que contenga 2 convertidores digital-analógicos y 2 convertidores analógico-digitales, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 1848                      CS 4231                      CS 4248 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*33	<p>Circuito de proceso video, en tecnología bipolar, para señales de un detector de imagen de transferencia de carga, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AN 2145FHP                      CXA 1390                      CXA 1392                      IR 3P81A CXA 1310AQ                      CXA 1391                      IR 3P69                      IR 3P97 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*36	<p>Circuito de altavoz de voz conmutable, en tecnología bipolar, que permita la emisión y la recepción de voz en una sola dirección (<i>half duplex</i>), constituido por atenuadores, detectores de niveles, un detector de tonalidad de manejo, un circuito de control de algoritmo y amplificadores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 33218                      MC 34118 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*48	<p>Circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), en tecnología bipolar, que contenga un oscilador, un detector de frecuencia y/o de fase y 4 predivisores/contadores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SN 28967 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*49	<p>Circuito de proceso video, en tecnología bipolar, para señales de color o de luminancia, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXA 1207                      CXA 1208 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p> <p>Este circuito debe ser destinado a la fabricación de cámaras del tipo 8 mm (a)</p>	0
ex 8542 19 80	*50	<p>Receptor de banda FM, en tecnología bipolar, que permite demodulación de señales FM, que contenga al menos un mezclador, un amplificador de frecuencia intermedio (IF), un amplificador limitador y un segmentador de datos, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 16 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 13156                      MC 13158 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*51	<p>Circuito de compresión-descompresión audio, en tecnología bipolar, que asegure la regulación de silenciador (<i>mute</i>) en compresión y en descompresión, operativo a una tensión de alimentación igual o superior a 3 V pero inferior o igual a 7 V, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 20 mm, provisto de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 33111 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*52	<p>Emisor-receptor, en tecnología BiMOS, que permita la transferencia de datos con una velocidad de 10 Mbits/s, que contenga 6 emisores y 6 receptores, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 7 mm, provista de un máximo de 48 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 34058 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos aranceles (%)
ex 8542 19 80	*53	<p>Convertidor-amplificador, en tecnología bipolar, con un nivel de salida de 22 dBm a una frecuencia de 900 MHz y a un nivel de entrada de -6 dBm, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 11 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HP 3001</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*54	<p>Emisor de corriente, en tecnología bipolar, con un corriente de salida igual o superior a 4 mA pero inferior o igual a 20 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 20 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: XTR 103                      XTR 104</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*55	<p>Convertidor de tensión en corriente, en tecnología bipolar, con una gama de tensiones de entrada variables y una tensión de alimentación de 13,5 V a 40 V, que contenga un emisor de corriente y un circuito de tensión de referencia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 23 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XTR 110</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*56	<p>Convertidor de tensión, en tecnología C-MOS, que permita la transformación de una tensión de entrada inferior o igual a 5 V a una corriente de entrada inferior o igual a 0,1 µA en una tensión de salida inferior o igual a 15 V a una corriente de salida inferior o igual a 1 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 8 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LR 36683N</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*57	<p>Convertidor de frecuencia, en tecnología AsGa, con una ganancia de conversión de 5 dB, para la conversión de una frecuencia de entrada superior o igual a 50 MHz pero inferior o igual a 860 MHz en una frecuencia de salida de 1 220 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 10 mm, provista de un máximo de 16 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos aduanaeros (%)
ex 8542 19 80 <i>(continuación)</i>		— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AND 7000S3C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 19 80	*58	Convertidor de frecuencia, en tecnología AsGa, con una ganancia de conversión de 6 dB, para la conversión de una frecuencia de entrada de 1 220 MHz en una frecuencia de salida de 45 MHz, que contenga un oscilador, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 5 x 10 mm, provista de un máximo de 16 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AND 7001S3C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 19 80	*59	Convertidor de frecuencia, en tecnología AsGa, con una ganancia de conversión típica de 20, 26 o 50 dB, para la conversión de una frecuencia de entrada superior o igual a 500 MHz pero inferior o igual a 2,5 GHz en una frecuencia de salida superior o igual a 30 MHz pero inferior o igual a 500 MHz, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 15 mm, provista de un máximo de 20 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TQ 9201                      TQ 9202                      TQ 9203 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 19 80	*60	Circuito de comunicación analógico, que permita la conversión de datos y la transferencia de señales, que contenga una puerta de entrada-salida en serie para un procesador de señales digitales, un convertidor analógico-digital de 16 bits, un convertidor digital-analógico de 16 bits y un generador de señales de reloj, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 37 mm, provisto de un máximo de 44 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 28MSP01 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 19 80	*61	Receptor de banda FM, en tecnología bipolar, que funciona a una gama de frecuencia de entrada de 200 MHz, con función de demodulación de señales FM, que contenga al menos 2 mezcladores, un oscilador, un diodo y un circuito RSSI ( <i>Receive Signal Strength Indicator</i> ), en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 14 x 37 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 13135                      MC 13136 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Inclusión o exclusión
ex 8542 19 80	*62	<p>Emisor de banda AM o FM, en tecnología bipolar, con función de modulación de señales AM o FM, que contenga 3 amplificadores, un predivisor y 2 osciladores, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 14 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 13175                      MC 13176</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 30	*50	<p>Convertidor analógico-digital de 12 bits, en tecnología C-MOS, que contenga un amplificador de muestreo-bloqueo con un rendimiento dinámico superior o igual a 1 MHz/s, en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 21 x 34 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADS 112                      ADS 117</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 80	*10	<p>Módulo de memoria, constituido por 4 memorias exclusivamente de lectura, programable, que se puedan borrar eléctricamente (E<sup>2</sup>PROMs) con una capacidad de almacenamiento total superior o igual a 2 Mbits, montado sobre un sustrato cerámico multiplaca, en forma de circuito integrado híbrido, encerrada en una capsula cuyas dimensiones exteriores no superen 16 x 42 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: XM 28C020                      XM 28C040                      XM 28C4096</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 80	*30	<p>Regulador de tensión con una tensión de entrada inferior o igual a 900 V y una tensión de salida fija de 41,8 V (<math>\pm 0,5</math> V), en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 19 x 29 mm, provisto de un máximo de 5 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: STR 54041</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 80 00	*02	<p>Convertidor, no regulado, de corriente continua, con una potencia de salida nominal no superior a 1 W a 25°C, en forma de microestructura, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 20 mm, provista de un máximo de 5 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CPR 5848                      HPR 116                      HPR 405</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos aduaneros (%)
ex 8542 90 00	*10	Consola de cápsula de circuitos integrados, constituido por un soporte cerámico, multipistas y conexiones metálicas de microplaquitas, con dimensiones que no superen 47 x 47 mm.	0
ex 8548 00 00	*91	Circuito reloj-calendario, constituido por una pila de litio, un resonador de cuarzo y un circuito integrado monolítico, en tecnología C-MOS, formado por una memoria estática de lectura-escritura de acceso aleatorio, todo ello encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 39 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1287                      MK 48T02                      MK 48T12 DS 1387                      MK 48T08                      MK 48T18 " " — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción.	0
ex 8548 00 00	*93	Módulo de memoria, constituido por un circuito impreso sobre el que están montados condensadores desacoplados y 4 memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento total de 4 Mbits, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 50 mm, provisto de un máximo de 69 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FB 6612832IB-7 " " — otras siglas de identificación relacionadas con módulos que concuerden con la presente descripción.	0
ex 9001 20 00	*10	Producto consistente en una película polarizante reforzada en una o en ambas de sus caras con un material transparente.	0
ex 9001 20 00	*20	Película plástica polarizante, constituida por una película protectora transparente y una membrana polarizante.	0
ex 9001 20 00	*30	Placa de materia plástica, lenticular, polarizante, con una separación entre lenticulas de 0,78 mm, un espesor inferior o igual a 0,99 mm y cuyas dimensiones exteriores no superen 740 x 974 mm.	0
ex 9001 90 90	*10	Lente de Fresnel en materia plástica, sin montar, destinada a ser utilizada en el montaje de productos de las subpartidas 8528 10 y 9008 30 (a).	0
ex 9001 90 90	*20	Pantalla de retroproyección que contenga una lente de Fresnel de materia plástica y una hoja polarizante de materia plástica, destinada a la fabricación de productos de la subpartida 8528 10 (a).	0
ex 9001 90 90	*30	Lente en materia plástica, sin montar, con una longitud focal de 3,86 mm ( $\pm 0,1$ mm) y un diámetro inferior o igual a 8 mm, destinada a la fabricación de lectores de discos compactos (a).	0
ex 9002 11 00	*50	Objetivo de longitud focal igual o superior a 75 mm pero no superior a 94 mm, constituido por lentes de vidrio o de plástico, con un diámetro igual o superior a 60 mm pero no superior a 180 mm.	0
ex 9013 80 30	*20	Dispositivo de visualización de cristales líquidos (LCD) de dimensiones exteriores de 18,5 x 52 mm o 18,5 x 61 mm o 22 x 52 mm o 22 x 63 mm o 27 x 67 mm o 55,8 x 73,7 mm o 58,2 x 98,4 mm, provisto de un máximo de 368 conexiones, constituido por una capa de cristales líquidos, encerrada entre 2 placas u hojas de vidrio con un mínimo de 7 y un máximo de 750 cifras o caracteres, destinado a la fabricación de calculadoras (a).	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 9017 90 00	*10	Cabeza de impresión térmica, que contenga como mínimo 7 168 elementos calentadores, montados sobre como mínimo 2 sustratos cerámicos, todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 39 x 639 mm.	0
ex 9021 30 90	*21	Prótesis vasculares, ni tendidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior inferior o igual a 6 mm.	3,1
ex 9110 12 00	*91	Conjunto constituido por un circuito impreso sobre el que están montados como mínimo un resonador de cuarzo, un circuito de reloj y un condensador integrado o no, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a).	0
ex 9110 90 00 ex 9114 90 00	*92 *91	Conjunto formado por un circuito impreso sobre el que está montado un circuito de reloj o un circuito de reloj y un resonador de cuarzo, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a).	0
ex 9110 90 00	*93	Conjunto formado por un circuito impreso sobre el que están montados como mínimo un circuito de reloj, un resonador de cuarzo y un elemento sonoro piezo-eléctrico, de un espesor superior a 5 mm, destinado a la fabricación de productos del capítulo 91 (a).	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.