

## I

(Actos cuya publicación es una condición para su aplicabilidad)

## REGLAMENTO (CEE) Nº 3681/92 DEL CONSEJO

de 14 de diciembre de 1992

por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común sobre un determinado número de productos industriales (microelectrónica y sectores conexos)

EL CONSEJO DE LAS COMUNIDADES EUROPEAS,

Visto el Tratado constitutivo de la Comunidad Económica Europea y, en particular, su artículo 28,

Vista la propuesta de la Comisión,

Considerando que, para los productos contemplados en el presente Reglamento, la producción es actualmente insuficiente o nula en la Comunidad, y que los productores no pueden, en consecuencia, responder a las necesidades de las industrias usuarias de la Comunidad;

Considerando que es del interés de la Comunidad suspender únicamente los derechos autónomos del arancel aduanero común parcialmente, en determinados casos, en particular, en razón de la existencia de una producción comunitaria, y proceder a la suspensión total en otros casos;

Considerando que incumbe a la Comunidad decidir la suspensión de estos derechos autónomos;

Considerando que, habida cuenta de las dificultades que se presentan, para apreciar de manera rigurosa en un futuro próximo la evolución de la situación económica en los sectores interesados, conviene tomar estas medidas de suspensión sólo temporalmente, fijando su período de validez en función de los intereses de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

*Artículo 1*

Los derechos autónomos del arancel aduanero común relativos a los productos mencionados en el cuadro del Anexo quedan suspendidos en el nivel indicado frente a cada uno de ellos.

Estas suspensiones serán válidas del 1 de enero al 30 de junio de 1993.

*Artículo 2*

El presente Reglamento entrará en vigor el 1 de enero de 1993.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Bruselas, el 14 de diciembre de 1992.

*Por el Consejo*

*El Presidente*

N. LAMONT

## ANEXO

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8471 93 51	*40	Unidad de mando para discos ópticos que puedan ser reescritos por cambio de fase, con un diámetro exterior de 13,34 cm (5,25 pulgadas), destinada a la fabricación de unidades de memoria periféricas, con una capacidad de almacenamiento total inferior o igual a 1 gigaocteto (a)	0
ex 8471 93 51	*50	Unidad de mando para discos magnetoópticos de un diámetro exterior de 13,34 cm (5,25 pulgadas), destinada a la fabricación de unidades de memoria periféricas, con una capacidad de almacenamiento total inferior o igual a 2 gigaoctetos (a)	0
ex 8471 93 59	*10	Unidad de memoria de discos flexibles	0
ex 8471 93 59	*20	Unidad de memoria de disco, que permita la transferencia paralela de datos por 1, 4, 5 ó 6 canales a una velocidad de 3,014 megaoctetos, 12,05 megaoctetos, 15,07 megaoctetos ó 18,08 megaoctetos por segundo respectivamente, compuesta por 8 discos magnéticos rígidos de un diámetro exterior de 20,32 cm (8 pulgadas) y con una capacidad de almacenamiento total, no formateada, inferior o igual a 1 000,2 megaoctetos y un circuito de interfaz de un <i>storage-module-drive (SMD)</i>	0
ex 8473 30 10	*50	Conjunto para unidades de memoria de discos en tecnología Winchester, que contenga un circuito integrado monolítico para la lectura-escritura de 2 ó 4 canales de las señales de cabezas magnéticas montado sobre componentes discretos sobre un circuito impreso flexible sujeto a un soporte metálico	0
ex 8473 30 90	*15	Bola metálica, revestida de materia plástica o de caucho, con un diámetro inferior o igual a 26 mm y un peso igual o superior a 38 g, destinada a la fabricación de un dispositivo de puntero (denominado «ratón») (a)	0
ex 8473 30 90	*35	Codificador mecánico, constituido por un disco, escobillas de contacto, un rodamiento y un árbol giratorio, montado en una cápsula provista de un máximo de 3 conexiones, con resistencia a una tensión de 50 V (corriente alterna) durante 1 minuto como mínimo	0
ex 8501 10 99	*52	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,20 Nm, provisto de brida de fijación de 76 mm ( $\pm 1$ mm) de diámetro, con rotor externo inferior o igual a 55 mm ( $\pm 1$ mm) de diámetro, bobinado de 4 fases, velocidad nominal de 3 600 ( $\pm 1$ %) revoluciones/minuto, tensión de alimentación de 12 V ( $\pm 10$ %), con cables y conectores	0
ex 8501 10 99	*68	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,0005 Nm, provisto de mandril de 20 mm ( $\pm 0,5$ mm) de diámetro, velocidad nominal de 3 486 ( $\pm 0,1$ %) revoluciones/minuto, tensión de alimentación de 5 V ( $\pm 10$ %), montado sobre un soporte cuyas dimensiones no superen 71 x 103 mm, con un conector y elementos conductores	0
ex 8501 10 99	*69	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,002 Nm, provisto de brida de fijación de 27,5 mm ( $\pm 0,5$ mm) de diámetro, brida de fijación de 15 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 3 409 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V ( $\pm 5$ %)	0
ex 8501 10 99	*70	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,001 Nm, provisto de brida de fijación de 57 mm ( $\pm 0,5$ mm) de diámetro, brida de fijación de 43,5 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 575 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V ( $\pm 5$ %)	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8501 10 99	*71	Motor bipolar de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,0223 Nm, provisto de brida de fijación de 17,8 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 4 498 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V ( $\pm 10$ %)	0
ex 8501 10 99	*72	Motor bipolar de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,00825 Nm, provisto de brida de fijación de 27,4 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 4 498 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V ( $\pm 10$ %)	0
ex 8501 10 99	*73	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de $1,6 \times 10^{-5}$ Nm, provisto de brida de fijación de 32 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, velocidad nominal de 3 663 ( $\pm 0,5$ %) revoluciones/minuto y tensión de alimentación de 12 V (+10 %/-8 %), integrado sobre una placa de base de aluminio cuyas dimensiones exteriores no superen 98 x 141 mm	0
ex 8501 10 99	*74	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,0071 Nm, provisto de brida de fijación de 12,7 mm ( $\pm 0,5$ mm) de diámetro, mandril de 39,7 mm ( $\pm 1$ mm) de diámetro, velocidad nominal de 3 600 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 11 V ( $\pm 10$ %)	0
ex 8501 10 99	*75	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,002 Nm, provisto de brida de fijación de 27,5 mm ( $\pm 0,5$ mm) de diámetro, brida de fijación de 15 mm ( $\pm 0,5$ mm) de diámetro, mandril de 25 mm ( $\pm 0,5$ mm) de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 3 857 ( $\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V ( $\pm 5$ %)	0
ex 8517 90 98	*02	Conjunto constituido por: — un tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 100 mm pero sin exceder de 110 mm y provisto de una bobina de desviación y por — un circuito impreso sobre el que están montados una unidad de desviación, un amplificador video y un transformador, todo ello montado sobre un chasis, destinado a la fabricación de video-interfonos (a)	0
ex 8522 90 99	*91	Mecanismo simple para aparatos de casetes, de una altura que no exceda de 53 mm, destinado a la fabricación de aparatos de registro y de reproducción de sonido (a)	0
ex 8529 90 98	*91	Dispositivo exclusivamente constituido de un detector de imagen de transferencia de carga de interlínea y de un filtro, cuyas dimensiones no superen 43 x 59 mm	0
ex 8529 90 98	*92	Filtro de ondas acústico de superficie para una frecuencia de 45,5 MHz ( $\pm 50$ kHz) y con una anchura de banda de 3 dB a 340 kHz o de 20 dB a 950 kHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 13 x 21 mm, provisto de un máximo de 6 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 45.5A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8529 90 98	*93	<p>Oscilador controlado por tensión, con una frecuencia de oscilación superior o igual a 915 MHz a 4,5 V e inferior o igual a 890 MHz a 1 V, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 10 x 15 mm, provisto de un máximo de 4 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VW995S05</li> <li>u</li> <li>— otras siglas de identificación relacionadas con osciladores que concuerden con la presente descripción</li> </ul>	0
ex 8531 20 90	*10	<p>Dispositivo de visualización por matriz de puntos constituido por una fila de 8 caracteres, cada carácter compuesto de 35 diodos emisores de luz (LEDs), que contenga componentes electrónicos para las funciones de interfaz y de mando, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 43 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HDSP 2107      HDSP 2112      PDSP 2110      PDSP 2112 HDSP 2111      HDSP 2113      PDSP 2111      PDSP 2113</li> <li>u</li> <li>— otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción</li> </ul>	0
ex 8531 20 90	*20	<p>Dispositivo activo de visualización monocromo de cristales líquidos (LCD), constituido por una capa de cristales líquidos encerrada entre 2 placas u hojas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control</p>	0
ex 8531 20 90	*30	<p>Dispositivo pasivo de visualización de cristales líquidos (LCD), constituido por una capa de cristales líquidos encerrada entre 2 placas u hojas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control</p>	0
ex 8534 00 90	*93	<p>Circuito impreso sobre una o las dos caras de un soporte cerámico, constituido por elementos conductores, contactos y resistencias, que incorporan conexiones aisladas por capas vitrificadas, cuyas dimensiones no superen 45 x 45 mm, provisto de un máximo de 550 conexiones</p>	0
ex 8536 50 19 ex 8536 50 90	*91 *91	<p>Interruptor de láminas en forma de una cápsula de vidrio que contenga una pequeña cantidad de mercurio y un máximo de 3 contactos eléctricos fijados sobre varillas metálicas</p>	0
ex 8540 30 10	*34	<p>Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con una diagonal de la pantalla superior a 72 cm y una distancia entre los puntos del mismo color inferior a 0,5 mm</p>	0
ex 8540 30 10	*35	<p>Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>) y con diagonal de la pantalla inferior o igual a 72 cm</p>	0
ex 8540 30 90	*26	<p>Tubo catódico monocromo de pantalla plana, con una diagonal de pantalla no inferior a 142 mm y no superior a 190 mm, una luminiscencia de 300 lumens o más, pero no superior a 0,1 mm, fósforos del tipo P1 ó P22 ó P53 ó P55 ó P56, una tensión anódica superior a 34 kV, una tensión de focalización superior a 7 kV y una corriente catódica de 3 mA como mínimo</p>	0
ex 8540 91 00	*91	<p>Bobina de desviación para tubos catódicos con una frecuencia de operación superior o igual a 31 250 Hz pero inferior o igual a 64 000 Hz, provista de un imán de 4 polos</p>	0
ex 8540 99 00	*91	<p>Anodo, cátodo o dispositivo de salida, destinado a la fabricación de magnetrones de la subpartida 8540 41 00 (a)</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8541 29 90	*30	<p>Transistor de efecto de campo (FET) con una tensión de ruptura drenaje-fuente de 50 V, una corriente de drenaje de 8,2 A, una resistencia drenaje-fuente no superior a 0,2 Ohm y una capacidad de disipación no superior a 25 W, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 7 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IRFR 010 u</li> <li>— otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción</li> </ul>	0
ex 8541 40 10	*70	<p>Diodo emisor de luz (LED), compuesto por un semi-conductor a base de aluminio-galio-arsénico (AlGaAs), provisto de una base cuadrada cuyo lado no exceda de 8,2 mm de longitud, con lente primaria</p>	0
ex 8541 40 10	*80	<p>Diodo emisor de luz (LED), en tecnología de sustrato transparente (TS), compuesto por un semi-conductor a base de aluminio-galio-arsénico (AlGaAs), con una intensidad luminosa no inferior a 1,4 candelas a 20 mA</p>	0
ex 8541 60 00	*93	<p>Cristal piezoeléctrico que oscile a una frecuencia igual o superior a 4 MHz pero inferior o igual a 60 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 13 mm y provista de un máximo de 4 conexiones</p>	0
ex 8542 11 01	*30	<p>Disco (oblea) sin cortar todavía en microplaquitas, exclusivamente constituido de memorias estáticas de lectura-escritura de acceso aleatorio (S-RAMs) con una capacidad de almacenamiento de 1 Mbit, destinado a la fabricación de productos de la subpartida 8542 11 25 encerrados en una cápsula cuyas dimensiones exteriores no superen 14 x 42 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 431000 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a)</li> </ul>	0
ex 8542 11 01	*40	<p>Disco (oblea) sin cortar todavía en microplaquitas, exclusivamente constituido por microprocesadores con una unidad aritmética y lógica (ALU) con una capacidad de proceso de 16 bits y un bus de datos de 8 bits, que contengan una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 Kbits, destinado a la fabricación de productos de la subpartida 8542 11 64 encerrados en una cápsula cuyas dimensiones exteriores no superen 18 x 43 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 78C10 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a)</li> </ul>	0
ex 8542 11 01	*50	<p>Disco (oblea) sin cortar todavía en microplaquitas, exclusivamente constituido por microcontroladores o microordenadores con una unidad aritmética y lógica (ALU) con una capacidad de proceso de 16 bits y un bus de datos de 8 bits, que contengan una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no superior a 128 Kbits y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 Kbits, destinado a la fabricación de productos de la subpartida 8542 11 73 encerrados en una cápsula cuyas dimensiones exteriores no superen 18 x 43 mm, provisto de un máximo de 68 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 01 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 78C11                      78C12                      78C14 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a)</p>	0
ex 8542 11 01	*60	<p>Disco (oblea) sin cortar todavía en microplaquitas, exclusivamente constituido por microcontroladores o microordenadores con una capacidad de proceso de 4 bits, que contengan una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) con una capacidad de almacenamiento no superior a 128 Kbits y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 Kbits, destinado a la fabricación de productos de la subpartida 8542 11 71 encerrados en una cápsula cuyas dimensiones exteriores no superen 15 x 52 mm, provisto de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 7507                      75304                      75308                      75316                      75P316 7508                      75306                      75312                      75P308 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción (a)</p>	0
ex 8542 11 05	*20	<p>Circuito de mando para dispositivos de visualización de cristales líquidos (LCD), en tecnología C-MOS, con un mínimo de 40 canales de salida, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular (microplaquitas), destinado a la fabricación de módulos de dispositivos de visualización de cristales líquidos (LCD) (a)</p>	0
ex 8542 11 14	*02	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), de doble o triple puerta, con registro de datos y control de lectura de salida secuencial, con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 x 51 mm, provista de un máximo de 52 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: TC 524256                      TC 528128                      MT 42 C 4256                      MT 43 C 8128 TC 524257                      M5M 442256                      MT 43 C 4257                      TMS 44 C 251 TC 528126                      MB 81 C 4251                      MT 43 C 4258 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 16	*02	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 x 16 bits y un tiempo de acceso no superior a 80 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 27 mm, provisto de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MT 4C16256                      PD 424260                      PD 424170 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	10

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 18	*01	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 K × 18 bits y un tiempo de acceso no superior a 80 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 27 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 424280</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	10
ex 8542 11 21	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), realizada en tecnología C-MOS, con una capacidad de almacenamiento de 16 × 4 bits y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 × 21 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY27S03                      CY54S189                      CY7C189 CY27S07                      CY74S189                      CY7C190</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	*11	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 256 bits, superpuesta bit a bit a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 24 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2210                      X 2443                      X 2444</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	*21	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 Kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2001                      X 2201 A                      X 2212</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	*22	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 2 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 28 conexiones y de:</p>	

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2002 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	*27	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 4 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2004 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	*37	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 16 Kbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1220 Y                      MK 48 Z 02 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7
ex 8542 11 23	*20	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), de doble puerto, en tecnología C-MOS, con una capacidad de almacenamiento de 256 Kbits, con un circuito de control de un bus memoria, un circuito de control de bus de la unidad central de proceso (CPU), un cerrojo (<i>latch</i>) de direcciones e 2 multiplexores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82490XP u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	*21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de memoria de 256 Kbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4011                      DS 1230 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 23	*23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 K x 8 bits y un tiempo de acceso superior a 55 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HM 62256    HY 62C256    MB 84256    PD 43256    TC 55257</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	*25	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 64 K x 4 bits y un tiempo de acceso no superior a 15 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 30 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MCM 6208                    MCM 62980                    MCM 62983</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 25	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 288 Kbits y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 x 41 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 55B329</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 25	*10	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 47 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXK581020            CY7C108            HM 624257            TC 551001 CY7C101            CY7C109            M5M 51004            TC 55B4256 CY7C102            EDI 88128            M5M 51008            TC 55B4257 CY7C106            HM 621100A            MCM 6228            TC 55B8128 CY7C107            HM 624256            MT 5C1008</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 25	*11	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 512 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 28 mm, provisto de un máximo de 40 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 25 <i>(continuación)</i>		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 551632</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 25	*12	<p>Memoria estática de lectura–escritura de acceso aleatorio (S–RAM), no volátil, en tecnología C–MOS, con una capacidad de almacenamiento de 1 Mbit y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19×44 mm, con un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: BQ 4013</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 27	*01	<p>Memoria estática de lectura–escritura de acceso aleatorio (S–RAM), no volátil, en tecnología C–MOS, con una capacidad de almacenamiento de 2 Mbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19×54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4014                      BQ 4024</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 27	*02	<p>Memoria estática de lectura–escritura de acceso aleatorio (S–RAM), no volátil, en tecnología C–MOS, con una capacidad de almacenamiento de 4 Mbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19×54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4015                      BQ 4025</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 31	*06	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C–MOS, con una capacidad de almacenamiento de 1 Mbit, con un puerto de salida para datos en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17×43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 60C80</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo y Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 31	*11	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 8 Mbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 56 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 23C8000                      TC 538200</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 31	*16	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 16 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 56 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 23C16000                      TC 5316200</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 42 ex 8542 11 59	*21 *61	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso inferior a 80 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 271                      CY 7C 274                      CY 7C 277                      CY 7C 279</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 44	*06	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se puede borrrar eléctricamente (Flash E<sup>2</sup>PROM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 28 F 010                      28 F 210                      48 F 010</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 44 ex 8542 11 59	*07 *68	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 512 Kbits y un tiempo de acceso no superior a 75 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 43 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 285-65                      CY 7C 286                      CY 7C 289-65 CY 7C 285-75                      CY 7C 287                      CY 7C 289-75</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	TARIC	Designacion de la mercancia	Derechos autonomos (%)
ex 8542 11 46	*01	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar electricamente (<i>Flash EPROM</i>), con una capacidad de almacenamiento de 2 Mbits, en forma de circuito integrado monolitico, encerrada en una capsula cuyas dimensiones exteriores no superen 17 x 42 mm, provista de un maximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: 28 F 020</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 46	*02	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar electricamente (<i>Flash EPROM</i>), con una capacidad de almacenamiento de 4 Mbits, en forma de circuito integrado monolitico, encerrada en una capsula cuyas dimensiones exteriores no superen 21 x 42 mm, provista de un maximo de 56 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: 28 F 040</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 48 ex 8542 11 59	*01 *66	<p>Memoria exclusivamente de lectura, programable, borrable mediante rayos ultravioleta (EPROM) o no borrable (PROM), con una capacidad de almacenamiento de 8 Mbits, en forma de circuito integrado monolitico, encerrada en una capsula cuyas dimensiones exteriores no superen 16 x 56 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un maximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: TC 578200</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 48 ex 8542 11 59	*02 *67	<p>Memoria exclusivamente de lectura, programable, borrable mediante rayos ultravioleta (EPROM) o no borrable (PROM), con una capacidad de almacenamiento de 16 Mbits, en forma de circuito integrado monolitico, encerrada en una capsula cuyas dimensiones exteriores no superen 16 x 56 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un maximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: TC 5716200</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 50	*02	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar electricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 512 Kbits, en forma de circuito integrado monolitico, encerrada en una capsula cuyas dimensiones exteriores no superen 17 x 42 mm, provista de un maximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: X 28C512</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 59	*26	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>) para la lectura y escritura simultáneas en una señal de reloj, en tecnología C-MOS, con una capacidad de almacenamiento de 512 x 9 bits y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C441                      CY7C451</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	*27	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), que permita la lectura y escritura simultáneas en una señal de reloj o que sea bidireccional, en tecnología C-MOS, con una capacidad de almacenamiento de 18 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C439                      CY7C443                      CY7C453</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
<p>ex 8542 11 62 ex 8542 11 64 ex 8542 11 67</p>	<p>*01 *01 *01</p>	<p>Coprocador, en tecnología C-MOS, que permita la interfaz múltiple entre un bus de sistema paralelo y unidades centrales de proceso (CPUs) de 8, 16 ó 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 x 41 mm, provista de un máximo de 149 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82389                              82C389</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	*40	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por una unidad central de proceso (CPU) y un bus externo de datos de 8 ó 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 54 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 80 C 186                      80 C 296                      DSP 56156                      Z 280 80 C 188                      ADSP 2100                      DSP 56200                      Z 70108 80 C 196                      DSP 56116                      XSP 56200                      Z 70116</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	*43	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por un circuito de control de acceso directo a memoria (DMA) de 4 canales, un emisor-receptor asíncrono universal (UART), 3 temporizadores-contadores de 16 bits, un controlador de interrupciones de 8 canales, un circuito de control de refresco de memoria, un generador de reloj y un circuito de control bus con un generador de estado de espera, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 29 mm, provisto de un máximo de 120 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 64 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 70236</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	*44	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología C-MOS, que contenga 2 temporizadores, un circuito de control de una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), un circuito de control de una memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar eléctricamente (<i>Flash E<sup>2</sup>PROM</i>), un circuito de control de una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (<i>E<sup>2</sup>PROM</i>), un emisor-receptor asíncrono universal (UART), un circuito de decodificación de direcciones y de registros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1TX9-0301</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	*39	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con un bus externo de datos de 32 bits y un bus externo de direcciones de 26 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 86C020</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	*40	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, constituido por una memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-<i>Cache</i>-RAM) con una capacidad de almacenamiento de 64 Kbits para el flujo de instrucciones y de datos y una memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-<i>Cache</i>-RAM) con una capacidad de almacenamiento de 16 Kbits únicamente para el flujo de instrucciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 62 x 62 mm, provisto de un máximo de 431 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DC 262 A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*07	<p>Microcontrolador o microordenador con una capacidad de proceso de 4 bits, en tecnología C-MOS, con funciones de piloto para dispositivos de visualización de cristales líquidos (LCD), compuesto por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 108 ó 216 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 7:96 ó 16 412 bits y por 3 osciladores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 22 x 22 mm, provisto de un máximo de 100 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMC-17</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*34	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 u 8 Kbits, una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM) con una capacidad de almacenamiento de 4 Kbits y un convertidor analógico-digital de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 68HC11F      SC 415111FU      SC 805666FN</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*35	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, un convertidor analógico-digital de 8 canales, 2 temporizadores de 16 bits cada uno con 2 registros de 16 bits y un circuito de interfaz de comunicaciones en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 884CF      COP 888CF</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*36	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1,5 Kbits, un emisor-receptor asíncrono universal simultáneo en dos direcciones (<i>full duplex</i> UART), 2 comparadores analógicos, 3 temporizadores de 16 bits cada uno con 2 registros de 16 bits y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: COP 888CG</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	*37	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, un emisor-receptor asincrónico universal simultáneo en dos direcciones (<i>full duplex</i> UART), 2 comparadores analógicos, 3 temporizadores de 16 bits cada uno con 2 registros de 16 bits, y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: COP 888EG</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*38	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, un temporizador de 16 bits con un registro de 16 bits, y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 880C                      COP 881C</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*39	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por 16 registros de 8 bits u 8 registros de 16 bits, una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) con una capacidad de almacenamiento de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 Kbits, 3 temporizadores, un circuito de interfaz para la comunicación en serie, un convertidor analógico-digital de 8 canales y 9 puertos de entrada/salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HD 6473308CP</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	*40	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure las funciones de comunicación y de control en redes locales (LON), constituido por 3 unidades centrales de proceso (CPU) de 8 bits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits y una memoria exclusivamente de lectura, programable, borrable eléctricamente (E<sup>2</sup>PROM) con capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 15 mm, provista de un máximo de 64 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 (continuación)		— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 143150 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 71	*41	Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 8 ó 16 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 512 bits o 1 Kbit y un circuito de interfaz de comunicaciones en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 38 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 820                      COP 840 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 73	*05	Microcontrolador o microordenador con una capacidad de proceso de 16 bits, constituido por una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento no superior a 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 6 Kbits, un convertidor analógico-digital con muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provista de un máximo de 84 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 8396                      8397                      8796                      83C196                      83C198                      87C196 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 73	*07	Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por un multiplicador y acumulador (MAC), una unidad de desplazamiento aritmético y lógico ( <i>Shifter</i> ), un puerto de interfaz para un microprocesador, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 48 Kbits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits, un convertidor analógico-digital, un convertidor digital-analógico y un temporizador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provista de un máximo de 144 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 21msp52BS-52 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autonomos (%)
ex 8542 11 73	*08	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología C-MOS, que contenga una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento de 128 ó 256 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 ó 16 Kbits y un convertidor analógico-digital de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 58 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 37702 E2            M 37702 E4            M 37702 M2            M 37702 M4</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 74	*13	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con función de tratamiento de datos audio, constituido por una unidad aritmética y lógica (ALU) de 32 bits, un multiplicador y acumulador (MAC) de 52 bits, 2 memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAM) con una capacidad de almacenamiento total de 12 Kbits y 2 memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento total de 14 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMC 57000            TMC 57001</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 79	*01	<p>Sintetizador de señales numéricas a base de células estándar (standard cells), en tecnología C-MOS, que contenga 32 canales programables independientes, un generador de reloj, un decodificador de entrada-salida, un microprocesador con una capacidad de proceso de 8 bits, 2 temporizadores, una unidad de control de interrupciones, 2 convertidores digital-analógicos y un convertidor analógico-digital, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 128 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VY 06243</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 79	*02	<p>Circuito de interfaz y de control a base de células estándar (standard cells), en tecnología C-MOS, que permita la interfaz entre un bus de datos de 32 bits y un multiplexor asíncrono de 16 puertos, constituido por registros de datos, registros de mando y de estado y un circuito de control de una memoria de lectura-escritura FIFO (First In/First Out), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1TWA-0302</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																																																											
ex 8542 11 79	*03	<p>Filtro digital audio a base de células estándar (standard cells), en tecnología C-MOS, con 16 canales, cada uno de ellos programable en tiempo real con 20 parámetros o más, que contenga un multiplicador y acumulador (MAC), un temporizador y 2 memorias de lectura-escritura de acceso aleatorio (RAMs) para el almacenamiento de parámetros y de datos provisionales de procesamiento, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VC 5396</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																																																																											
ex 8542 11 80	*06	<p>Dispositivo de lógica programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 85 x 124 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 300 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</li> </ul> <table border="0" data-bbox="438 873 1189 1265"> <tr> <td>16 L8-W</td> <td>C 16 R 8</td> <td>CY7C361</td> <td>EPM 7128</td> <td>XC 3030</td> </tr> <tr> <td>16 P 8</td> <td>C 20 G 10</td> <td>EP 600</td> <td>EPM 7160</td> <td>XC 3042</td> </tr> <tr> <td>16 R4-W</td> <td>C 22 V 10</td> <td>EP 610</td> <td>EPM 7192</td> <td>XC 3064</td> </tr> <tr> <td>16 R6-W</td> <td>CY7B326</td> <td>EP 630</td> <td>EPM 7256</td> <td>XC 3090</td> </tr> <tr> <td>16 R8-W</td> <td>CY7B336</td> <td>EP 910</td> <td>EPM 7320</td> <td>XC 4002</td> </tr> <tr> <td>16 RP 4</td> <td>CY7B337</td> <td>EP 1800</td> <td>EPM 7384</td> <td>XC 4003</td> </tr> <tr> <td>22 V10-W</td> <td>CY7B338</td> <td>EP 1810</td> <td>EPM 7512</td> <td>XC 4004</td> </tr> <tr> <td>A 1010</td> <td>CY7B339</td> <td>EP 1830</td> <td>EPM 7768</td> <td>XC 4005</td> </tr> <tr> <td>A 1020</td> <td>CY7C330</td> <td>EPM 5032</td> <td>EPM 71024</td> <td>XC 4006</td> </tr> <tr> <td>A 1225</td> <td>CY7C331</td> <td>EPM 5064</td> <td>TPC 1225</td> <td>XC 4008</td> </tr> <tr> <td>A 1240</td> <td>CY7C332</td> <td>EPM 5128</td> <td>TPC 1240</td> <td>XC 4010</td> </tr> <tr> <td>A 1280</td> <td>CY7C342</td> <td>EPM 5130</td> <td>TPC 1280</td> <td>XC 4013</td> </tr> <tr> <td>C 16 L 8</td> <td>CY7C343</td> <td>EPM 5192</td> <td>XC 2018</td> <td>XC 4016</td> </tr> <tr> <td>C 16 R 4</td> <td>CY7C344</td> <td>EPM 7032</td> <td>XC 2064</td> <td>XC 4020</td> </tr> <tr> <td>C 16 R 6</td> <td>CY7C345</td> <td>EPM 7096</td> <td>XC 3020</td> <td></td> </tr> </table> <ul style="list-style-type: none"> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	16 L8-W	C 16 R 8	CY7C361	EPM 7128	XC 3030	16 P 8	C 20 G 10	EP 600	EPM 7160	XC 3042	16 R4-W	C 22 V 10	EP 610	EPM 7192	XC 3064	16 R6-W	CY7B326	EP 630	EPM 7256	XC 3090	16 R8-W	CY7B336	EP 910	EPM 7320	XC 4002	16 RP 4	CY7B337	EP 1800	EPM 7384	XC 4003	22 V10-W	CY7B338	EP 1810	EPM 7512	XC 4004	A 1010	CY7B339	EP 1830	EPM 7768	XC 4005	A 1020	CY7C330	EPM 5032	EPM 71024	XC 4006	A 1225	CY7C331	EPM 5064	TPC 1225	XC 4008	A 1240	CY7C332	EPM 5128	TPC 1240	XC 4010	A 1280	CY7C342	EPM 5130	TPC 1280	XC 4013	C 16 L 8	CY7C343	EPM 5192	XC 2018	XC 4016	C 16 R 4	CY7C344	EPM 7032	XC 2064	XC 4020	C 16 R 6	CY7C345	EPM 7096	XC 3020		0
16 L8-W	C 16 R 8	CY7C361	EPM 7128	XC 3030																																																																										
16 P 8	C 20 G 10	EP 600	EPM 7160	XC 3042																																																																										
16 R4-W	C 22 V 10	EP 610	EPM 7192	XC 3064																																																																										
16 R6-W	CY7B326	EP 630	EPM 7256	XC 3090																																																																										
16 R8-W	CY7B336	EP 910	EPM 7320	XC 4002																																																																										
16 RP 4	CY7B337	EP 1800	EPM 7384	XC 4003																																																																										
22 V10-W	CY7B338	EP 1810	EPM 7512	XC 4004																																																																										
A 1010	CY7B339	EP 1830	EPM 7768	XC 4005																																																																										
A 1020	CY7C330	EPM 5032	EPM 71024	XC 4006																																																																										
A 1225	CY7C331	EPM 5064	TPC 1225	XC 4008																																																																										
A 1240	CY7C332	EPM 5128	TPC 1240	XC 4010																																																																										
A 1280	CY7C342	EPM 5130	TPC 1280	XC 4013																																																																										
C 16 L 8	CY7C343	EPM 5192	XC 2018	XC 4016																																																																										
C 16 R 4	CY7C344	EPM 7032	XC 2064	XC 4020																																																																										
C 16 R 6	CY7C345	EPM 7096	XC 3020																																																																											
ex 8542 11 82	*06	<p>Circuito de control bus, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 x 41 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</li> </ul> <table border="0" data-bbox="438 1579 1173 1713"> <tr> <td>82308</td> <td>82 C 211</td> <td>GC 181</td> <td>VL 82 C 331</td> </tr> <tr> <td>82309</td> <td>82 C 288</td> <td>LIA 4601</td> <td>VY 86 C 410</td> </tr> <tr> <td>82355</td> <td>82 C 301</td> <td>MSM 6307</td> <td></td> </tr> <tr> <td>82358</td> <td>82 C 362</td> <td>TACT 83443</td> <td></td> </tr> <tr> <td>82 C 88</td> <td>CA 91C014</td> <td>VIC 068</td> <td></td> </tr> </table> <ul style="list-style-type: none"> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	82308	82 C 211	GC 181	VL 82 C 331	82309	82 C 288	LIA 4601	VY 86 C 410	82355	82 C 301	MSM 6307		82358	82 C 362	TACT 83443		82 C 88	CA 91C014	VIC 068		0																																																							
82308	82 C 211	GC 181	VL 82 C 331																																																																											
82309	82 C 288	LIA 4601	VY 86 C 410																																																																											
82355	82 C 301	MSM 6307																																																																												
82358	82 C 362	TACT 83443																																																																												
82 C 88	CA 91C014	VIC 068																																																																												
ex 8542 11 82	*07	<p>Circuito de control para bus sistemas y periféricos y para la generación de señales de reloj (System Controller), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p>																																																																												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C101                      82C320                      82C461                      82C493</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*49	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología C-MOS, que permita el direccionamiento de memoria por página (<i>page mode operation</i>) y el tratamiento simultáneo (<i>interleaving</i>) de las memorias separadas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 283                      GC 113                      HT 113</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*51	<p>Circuito de control, en tecnología C-MOS, que permita la gestión de carga y de consumo de baterías, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 256 bits, un circuito de control de carga, un circuito de control de descarga, un circuito de vigilancia de batería, un registro de control del flujo de energía (<i>Gas gauge</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 2001                      BQ 2002</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*52	<p>Circuito de control, en tecnología C-MOS, que permita el tratamiento de señales de lectura y el control del motor de un lector de discos compactos, constituido por un circuito de interfaz de una unidad central de proceso (CPU), un circuito de detección y de corrección de los errores, un desmodulador de señal de lectura, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito de control de velocidad lineal constante (CLV), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXD 1125                      CXD 1130                      CXD 1135                      CXD 1167</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*53	<p>Circuito de control, en tecnología C-MOS, para sistemas microcontrolador o microordenador con una capacidad de proceso de 16 ó 32 bits, que asegure el control de configuración memoria programable y de tiempo de espera programable y de esperas de mando para la sincronización de memoria y de bus, constituido por un reloj de tiempo real, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 Kbit, un controlador de interrupciones, un circuito de control de acceso directo a memoria (DMA), un reloj DMA programable y de temporizadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 208 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)															
ex 8542 11 82 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 825411</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0															
ex 8542 11 82	*54	<p>Circuito de control, en tecnología C-MOS, que permita el control de señales de un microprocesador con una capacidad de proceso de 32 bits, de acceso a la memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM) y a la memoria <i>cache</i>, de bus sistemas de 8, 16 ó 32 bits y que asegure el arbitraje de bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C311</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0															
ex 8542 11 82	*55	<p>Circuito de control para la comunicación en serie asíncrono, en tecnología C-MOS, con 8 canales independientes que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) a una velocidad de 38 400 bits por segundo, constituido por una memoria de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento de 192 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL-CD180</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0															
ex 8542 11 82	*67	<p>Circuito de control para discos rígidos (HDC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 53 mm, provista de un máximo de 144 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="437 1559 1209 1639"> <tr> <td>1454-001</td> <td>HDC 9224</td> <td>PD 7261</td> <td>WD 2010</td> <td>WD 42C22</td> </tr> <tr> <td>8980</td> <td>HDC 9234</td> <td>PD 7262</td> <td>WD 5010</td> <td>Z 86 C 99</td> </tr> <tr> <td>ADS 10C00</td> <td>OTI 018</td> <td>WD 1010</td> <td>WD 5011</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	1454-001	HDC 9224	PD 7261	WD 2010	WD 42C22	8980	HDC 9234	PD 7262	WD 5010	Z 86 C 99	ADS 10C00	OTI 018	WD 1010	WD 5011		0
1454-001	HDC 9224	PD 7261	WD 2010	WD 42C22														
8980	HDC 9234	PD 7262	WD 5010	Z 86 C 99														
ADS 10C00	OTI 018	WD 1010	WD 5011															
ex 8542 11 82	*79	<p>Circuito de control para la transmisión de datos en serie (<i>Serial Communication Controller</i>), con 2 canales independientes que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) a una velocidad máxima igual o superior a 1,6 Mbit/s pero inferior o igual a 4 Mbit/s, en forma de un circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 x 62 mm, provista de un máximo de 52 conexiones y de:</p>																

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:            PD 72001    SCN 68562    Z 80 C 30    Z 85 C 30    Z 85 C 35            u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*84	<p>Circuito de control de dispositivos de visualización de cristales líquidos (LCD), en tecnología C-MOS, con un mínimo de 40 canales de salida, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico, montado sobre un soporte de plástico provisto de un máximo de 165 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:            HD 61104T    HD 61105T    HD 66106T    HD 66107T            u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*85	<p>Circuito de control, en tecnología N-MOS (incluida la tecnología H-MOS), para motores de corriente continua, que contenga un filtro digital de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:            LM 629            u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*86	<p>Circuito de control, en tecnología C-MOS, para red local de fibra óptica, que asegure el control de acceso al medio y que permita la recepción, emisión, selección y repetición de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 x 28 mm, provista de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:            DP 83261            u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	*87	<p>Circuito de control para la comunicación en serie o en paralelo, en tecnología C-MOS, que contenga 2 emisores-receptores asíncronos universales (UARTs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:            WD 76C30            u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*88	<p>Circuito de control video para la gestión de pantallas catódicas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 62 mm, provista de un máximo de 184 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 86 C 911                      WD 90 C 30</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*01	<p>Circuito de interfaz bus, en tecnología C-MOS, que permita la interfaz entre direcciones/datos de 8 ó 16 bits de un bus periférico o de un bus memoria y direcciones/datos de 32 bits de un bus de una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 x 28 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82351                      GC 133</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*07	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz a doble puerto de datos de 16 bits entre un bus de datos de sistema, un bus de datos de memoria y un bus de datos de un microprocesador, constituido por un bus de datos internos, cerrojos (<i>latches</i>), memorias tampones, multiplexores y circuitos de control de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 34 x 34 mm, provista de un máximo de 164 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82353</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*22	<p>Circuito de interfaz programable para la transferencia de datos (EPCI), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 2661                      68661</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*30	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, constituido por uno o dos circuitos de control de acceso directo memoria (DMA), uno o dos circuitos de control de interrupciones y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C100            82C300            82C836            WD 76 C 10</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*47	<p>Circuito de interfaz y de control, en tecnología C-MOS, constituido por 2 emisores-receptores asíncronos universales (UART), un puerto de datos paralelos, un circuito de interfaz para discos rígidos y un circuito de control para discos flexibles, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 15 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C711</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*48	<p>Circuito de interfaz y de control, en tecnología C-MOS, programable para la interfaz de señales entre circuitos de control de red video gráfica (VGA) y pantallas con tubo catódico (CRT), dispositivos de visualización de cristales líquidos (LCD), dispositivos de visualización de diodos emisores de luz (LED) o dispositivos de visualización de plasma, que permita el control simultáneo de una pantalla con tubo catódico (CRT) y un dispositivo de visualización de cristales líquidos (LCD), constituido por un convertidor video digital-analógico con una memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL-GD6340</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*49	<p>Circuito de interfaz y de control repetidor, en tecnología C-MOS, constituido por 7 ó 12 puertos de interfaz de emisión-recepción, un puerto de interfaz de unidad de conexión (AUI), un decodificador de bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), una memoria tampón de 32 bits y un circuito de interfaz bus para la comunicación entre controladores de interfaz repetidores (RIC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 83950            DP 83955</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*50	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz entre un bus de 32 bits y registros de entrada/salida y/o circuitos de interfaz, que asegure el control de acceso directo a memoria (DMA), constituido por una memoria de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento de 256 bits, un registro cerrojo (<i>latch</i>) de datos, un registro cerrojo (<i>latch</i>) de direcciones y registros de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 37 x 37 mm, provisto de un máximo de 132 conexiones y de:</p>	

Codigo de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1XB9-0401</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*51	<p>Circuito de interfaz y de control bus, en tecnología C-MOS, constituido por 2 controladores de interrupciones programables, 2 temporizadores, 3 contadores, un reloj de tiempo real, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 912 bits, un circuito de interfaz de memoria, un circuito de interfaz de un controlador de discos flexibles, un circuito de interfaz de discos rígidos, un circuito de interfaz de un coprocesador matemático y un circuito de interfaz de un teclado, que permita la generación de la aptitud de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 29 x 29 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 84544</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*52	<p>Circuito de interfaz y de control, en tecnología C-MOS, para datos de lectura-escritura entre una unidad de memoria de cintas audionuméricas y un microprocesador, constituido por un circuito de gestión tampón para una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1XK2-0301</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*85	<p>Circuito de interfaz, en tecnología BiMOS, para un red local de fibra óptica, que permita la interfaz de los flujos de datos entre una unidad de control de acceso al medio, un circuito de recuperación de reloj, un bus de control y un emisor de fibra óptica, que contenga un emisor, un receptor, un interruptor de configuración y registros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 83251                      DP 83255</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*86	<p>Circuito de interfaz, en tecnología CMOS, para red local de fibra óptica, que permita la interfaz de señales entre un controlador de acceso al medio y una unidad central de proceso (CPU), que contenga memorias de lectura-escritura FIFO (<i>First In/First Out</i>) y una unidad de interfaz bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provista de un máximo de 160 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 83265</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	*87	<p>Circuito de control y de interfaz, en tecnología C-MOS, para red local en serie, que contenga una interfaz para cable de par trenzado, un codificador/decodificador que utilice el código Manchester (MED), una unidad de control de acceso al medio, una unidad de control de acceso directo a memoria (DMA) y una memoria de lectura-escritura FIFO (First In/First Out) con una capacidad de almacenamiento de 128 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 83902</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*11	<p>Circuito tampón de datos, en tecnología C-MOS, para la transferencia de datos y la conversión entre un bus de datos de una unidad central de proceso (CPU), un bus de datos memoria y 2 bus de datos periféricos, compuesta por un generador de paridad, un circuito para detectar los errores de paridad y por 7 multiplexores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 128 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VL 82C332</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*13	<p>Circuito tampón y de mando de línea de 16, 18 ó 20 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 20 mm, provista de un máximo de 56 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74 AC 16240      74 AC 16825      74 AC 16827      74 ACT 16244</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*14	<p>Flip-Flop del tipo D de 16 ó 20 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 20 mm, provista de un máximo de 56 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74 AC 16821      74 ACT 16374</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*15	<p>Receptor multifrecuencia de doble tono (DTMF), en tecnología C-MOS, que permita la decodificación de señales DTMF en datos binarios de 4 bits, en forma de circuito integrado monolítico, encerrado en un cápsula cuyas dimensiones exteriores no superen 12 x 30 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: M-957</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*16	<p>Emisor-receptor, en tecnología C-MOS, para señales entre un codificador-decodificador que utilice el código <i>Manchester</i> (MED) o un unidad de interfaz y una cable de par trenzado o una cable coaxial en una red local, que contenga un oscilador y circuito detector de colisión, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 83C94                      83C92                      Am 79C98</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*17	<p>Circuito de recuperación para las señales de reloj, en tecnología BiMOS, para una red local de fibra óptica, que permita extraer un reloj de 125 MHz del flujo de bits de entrada, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 83231</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*18	<p>Circuito reloj, en tecnología BiMOS, para una red local de fibra óptica, que asegure la generación y la distribución de señales de reloj de 12,5 y de 125 MHz de lógica de acoplamiento de emisores (ECL) y de señales de reloj de 12,5 y de 25 MHz de lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 83241</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*19	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transmisión digital simultánea en dos direcciones (<i>full duplex</i>), de datos con una velocidad de 144 Kbits/s a una distancia de 1,8 km, que contenga un modulador, un demodulador, una memoria tampón de emisión, una memoria tampón de recepción, un registro de control y un registro de estado, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 26 mm, provista de un máximo de 28 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TP 3401                      TP 3402                      TP 3403</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*20	<p>Codificador-decodificador cuádruple con filtros de modulación por impulso codificada, en tecnología C-MOS, que contenga amplificadores para regular la simetría de señales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 365</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*28	<p>Convertidor digital/análogo vídeo de 8 bits triple con una memoria de lectura-escritura de acceso aleatorio (RAMDAC), en tecnología C-MOS, constituido por 3 puertos de pixels cada una de ellas asociada a un registro de paleta de colores de una capacidad de almacenamiento de 256 x 8 bits y un puerto de pixels asociado a 3 registros de recubrimiento cada uno de ellos de una capacidad de almacenamiento de 15 x 8 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Bt473</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*29	<p>Convertidor digital-analógico de 7 bits doble, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 29 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBM 3960</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*30	<p>Decodificador, en tecnología C-MOS, para la demodulación y la demultiplexación de señales stereo, que contenga un circuito de interfaz del convertidor digital-analógico con un señal de salida de reloj de 8,192 u 16,384 MHz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 63 mm, provista de un máximo de 48 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CF 70088</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*31	<p>Sincronizador combinado con una explorador y distribuidor de señales, en tecnología C-MOS, que contenga una unidad de control, un circuito de eliminación del rebote de contactos, un registro de desplazamiento de 17 bits y una unidad de formateo de los datos de salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 54 x 54 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 222 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*53	<p>Generador de reloj programable, en tecnología BiMOS, que permita la generación de frecuencias entre 0,78125 MHz y 160 MHz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8531                      DP 8532 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*60	<p>Circuito de compresión/descompresión de imagen, en tecnología C-MOS, constituido por un circuito de interfaz bus video, una unidad de compresión/descompresión del flujo de datos de los elementos de imagen y un circuito de interfaz bus de un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL 550 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*68	<p>Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i>), para transmisión de datos por línea telefónica simultáneamente en dos direcciones (<i>full duplex</i>), con una velocidad de 2 400 bits por segundo, y para transmisión en una sola dirección (<i>half duplex</i>) de imágenes estáticas (<i>facsimile telegraphy</i>), con una velocidad de 4 800 u 9 600 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SC 11046                      SC 11054 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	*77	<p>Emisor-receptor asíncrono universal de 2 canales (DUART), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provista de un máximo de 100 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 2681                      PC 87310 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*80	<p>Circuito comparador, en tecnología C-MOS, que permita la comparación de etiquetas de dirección de memoria <i>cache</i>, constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MCM 62350 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*81	<p>Filtro digital, en tecnología C-MOS, que asegure el sobremuestreo cuádruple u óctuple por 2 canales, constituido por una memoria exclusivamente de lectura, no programable (ROM) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 36 mm, provisto de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 57021 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*85	<p>Emisor-receptor, en tecnología C-MOS, que funcione a una tensión de alimentación inferior o igual a 3 mA, constituido por 2 circuitos de mando, 3 circuitos de recepción y un circuito de protección térmica, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 12 mm, provisto de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente, en o que comprenda, la combinación alfanumérica siguiente: LTC 902 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 90	*75	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G014 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 90	*76	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), en tecnología AsGa, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 14GD048                      14GM048</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	*77	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G044</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	*18	<p>Circuito de control de unidades de memoria de disco a base de redes de puertas semiadaptadas (gate arrays), en tecnología bipolar, que contenga 1 800 puertas, con un máximo de 80 entradas/salidas con niveles de lógica de acoplamiento de emisores (ECL) y/o con niveles de lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica: AmMPA 1850</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	*38	<p>Circuito de control de 2, 4, 6, 10 ó 14 canales, en tecnología bipolar, para el control de señales de escritura-lectura de cabezas magnéticas que forman parte de unidades de disco duro, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 19 x 19 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 32 R 2020 R                      32 R 510 A                      32 R 522 32 R 2021 R                      32 R 5121</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	*62	<p>Circuito de mando, en tecnología AsGa, que permita el control de diodos láser o de otros diodos emisores de luz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G075                      16G076</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*63	<p>Traductor duodecimal, en tecnología bipolár, para la conversión a niveles de lógica de acoplamiento de emisores (ECL) o a niveles de lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provista de un máximo de 124 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 57-240245                      MB 768</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 98	*04	<p>Circuito integrado monolítico, capaz de amplificar y convertir las señales de lectura y de convertir las señales de escritura para unidades de discos rígidos, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 32 P 540                      32 P 541</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 98	*19	<p>Convertidor analógico-digital de 9 bits, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TDC 1049</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 98	*20	<p>Circuito de recuperación para las señales de reloj y datos, en tecnología AsGa, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G040</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 98	*21	<p>Circuito comparador, en tecnología AsGa, para diferencias de fase y de frecuencia para frecuencias de 1 GHz como máximo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G044</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	*05	<p>Amplificador, en tecnología bipolar, con una corriente de alimentación inferior o igual a 1,5 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 9 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LM 1964</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	*06	<p>Amplificador, en tecnología bipolar, con una frecuencia de operación típica de 1,3 GHz, 2,3 GHz o 3 GHz y una tensión de alimentación única de 5 V, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 3 x 3 mm, provista de un máximo de 6 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes C1D      C1E      C1F      C1G      C1H      C1J</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	*07	<p>Amplificador con una tensión de desplazamiento inferior o igual a 525 µV a 25 °C, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 7 mm, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 1006</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	*08	<p>Amplificador, en tecnología AsGa, con un factor de amplificación nominal igual o superior a 18 dB pero sin exceder de 30 dB y una gama de frecuencias no superior a 1,9 GHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G071                      16G072                      16G074</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 30	*30	<p>Amplificador doble o cuádruple con una corriente de alimentación inferior o igual a 30 <math>\mu</math>A por amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LT 1178                      LT 1179</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 50	*20	<p>Regulador de tensión con una gama de tensión de entrada igual o superior a 3 V pero inferior o igual a 60 V y un corriente de reposo de 6 mA, constituido por un circuito conmutador de 1,25 A, 2,5 A o 5 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 39 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LT 1070              LT 1071              LT 1170              LT 1171              LT 1172</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 50	*30	<p>Regulador de tensión con una derivación (<i>Shunt</i>) ajustable, constituido por una tensión de referencia interna y resistencias divisoras con una corriente de colector (<i>Sink</i>) superior o igual a 1 mA pero inferior o igual a 100 mA y una tolerancia de tensión de referencia inicial de 0,4 %, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1431</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 50	*40	<p>Regulador de tensión variable, con una corriente de alimentación no superior a 120 <math>\mu</math>A a una corriente de salida inferior o igual a 100 <math>\mu</math>A y una tensión de fallo de señal inferior o igual a 0,85 V a una corriente de salida de 125 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LT 1020                      LT 1120</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 50	*50	<p>Regulador de tensión que funciona con una tensión de salida de 2,1 V (<math>\pm 2,5</math> %) o de 3 V (<math>\pm 2,5</math> %) a una corriente nominal de salida de 40 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 6 mm, provista de un máximo de 3 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 50 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 0 C (RHS RA 30 AA) 1 B (RHS RA 21 AA) u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*08	<p>Circuito de control de corriente, en tecnología bipolar, que permita el mando de una corriente de salida constante de 2 A, con función de detección de errores de salida, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 16 mm, provisto de un máximo de 5 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, combinación alfanumérica siguiente: PBD 3548 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*09	<p>Circuito de control, en tecnología BiMOS, que permita el mando de cargas del polo positivo de una alimentación eléctrica, que asegure la protección contra las sobretensiones iguales o superiores a -100 V pero inferiores a +100 V, con una corriente de fuga de salida inferior o igual a 150 µA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 3399DW u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*10	<p>Circuito para el mando de corriente en un bobinado de motores lineales o con brazos rotativos, en tecnología bipolar, que funcione con una tensión de salida inferior o igual a 45 V a una corriente de salida inferior o igual a 1,8 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 23 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PBL 3717                      PBL 3770 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*11	<p>Circuito para el mando de la corriente de motores lineales o con brazos rotativos, en tecnología bipolar, que funcione con una tensión de salida inferior o igual a 45 V a una corriente de salida inferior o igual a 1 A, provisto de un generador de señales de reloj, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 23 mm, provista de un máximo de 28 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 60 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PBL 3771                      PBL 3772</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 70	*30	<p>Circuito de interfaz, en tecnología bipolar, que permita la interfaz de datos y de alimentación entre un microcontrolador o microordenador y un terminal de lectura-escritura, constituido por un puente rectificador, un regulador de tensión de alimentación, un circuito de restauración, un emisor y un receptor, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LB 1167A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*10	<p>Captador de imagen de transferencia de carga de interlínea, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 32 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICX 018    ICX 021    ICX 022    ICX 024    ICX 038    ICX 039</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*25	<p>Puente semi-rectificador, constituido por 2 transistores de efecto de campo, en tecnología MOS (MOSFETs), que permita el mando de las cargas inductivas o capacitivas de tensión nominal de 50 V y corriente nominal de 2 A, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 6 x 11 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Si9950DY</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*26	<p>Convertidor y regulador de tensión, en tecnología bipolar, con una pérdida de tensión inferior o igual a 1,6 V a una corriente de salida de 100 mA, que opere a una gama de tensión de alimentación igual o superior a 3,5 V pero inferior o igual a 15 V, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1054</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*27	<p>Circuito comparador de tensión de 5 canales, para el control de los circuitos de lámparas, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 28 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 22001 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*28	<p>Captador de imagen constituido por 16 líneas de 992 células fotosensibles como máximo y por una matriz asociada a un registro de desplazamiento, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 28 mm, provisto de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: RA 16 x 62 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*32	<p>Circuito de transmisión de voz, en tecnología bipolar, operativo a una tensión de alimentación igual o superior a 2,3 V pero inferior o igual a 22 V, que asegure la regulación continua de la amplificación de transmisión y de recepción y la función de regulación de silenciador (<i>mute</i>), constituido por 4 amplificadores, una tensión de referencia interna, 2 reguladores de corriente continua y una función de espera (<i>power down input</i>), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 13 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBL 3850 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*34	<p>Decodificador pasivo, en tecnología BiMOS, constituido por una matriz fija, un filtro de 7 kHz, un circuito de atenuación del ruido, un circuito digital de retardo y un circuito de control de memoria, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 58 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LV 1000 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*35	<p>Decodificador de matriz, en tecnología BiMOS, constituido por un circuito de matriz adaptable, memorias tampón de balance automático, un generador de ruido y un circuito de control, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 63 mm, provisto de un máximo de 48 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSM 2125                      SSM 2126</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*36	<p>Circuito de altavoz de voz conmutable, en tecnología bipolar, que permita la emisión y la recepción de voz en una sola dirección (<i>half duplex</i>), constituido por atenuadores, detectores de niveles, un detector de tonalidad de manejo, un circuito de control de algoritmo y amplificadores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 19 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 34118</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*37	<p>Codificador-decodificador en serie de 13 bits lineales, en tecnología C-MOS, que permita la conversión digital-analógica y analógica-digital, constituido por 2 circuitos de muestreo-bloqueo, un comparador-amplificador, un circuito selector de datos, un registro de aproximación sucesiva, 2 registros de desplazamiento, un circuito de control de secuencia y un circuito de tensión de referencia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145402</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*38	<p>Codificador-decodificador con filtro de modulación por impulso codificado, en tecnología C-MOS, que opere con una alimentación única de +5 V, constituido por un convertidor analógico-digital y un convertidor digital-analógico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 13 mm, provisto de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145480</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	*39	<p>Codificador-decodificador con filtro de modulación por impulsos codificados, en tecnología C-MOS, con 2 fuentes de alimentación y una capacidad de disipación típica de 50 mW, constituido por un convertidor analógico-digital y un convertidor digital-analógico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145503</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*40	<p>Circuito de modulación por impulsos codificados adaptables diferenciados (ADPCM), en tecnología C-MOS, para la codificación-decodificación de datos, que permite la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) entre un canal a una velocidad de transferencia de 64 Kbits por segundo y un canal a una velocidad de transferencia de 16, 24, 32 ó 64 Kbits por segundo, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen <math>8 \times 20</math> mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145532</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*41	<p>Circuito de tensión de referencia, que asegure una tensión de salida típica de 5, 7 ó 10 V y un coeficiente de temperatura de la tensión de salida inferior o igual a 20 ppm/°C y un ruido de tensión de salida inferior o igual a <math>6 \mu\text{Vrms}</math>, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen <math>8 \times 11</math> mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1021</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*42	<p>Circuito de tensión de referencia, con una tensión inversa de ruptura de 1,235 V (<math>\pm 4</math> mV) ó 2,5 V (<math>\pm 20</math> mV), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen <math>5 \times 6</math> mm o cuyo diámetro no exceda de 6 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1004</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	*43	<p>Circuito conmutador bidireccional, en tecnología C-MOS, que permita la conmutación de señales analógicas de <math>-5</math> V y de <math>+5</math> V, constituido por 4 transistores de efecto de campo (FET), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen <math>9 \times 11</math> mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SD 5401 CY</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*44	<p>Modulador, en tecnología bipolar, que funcione en la banda UHF, para la conversión de señales audio y video en una gama de frecuencias igual o superior a 470 MHz pero inferior o igual a 630 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 11 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ALP 101                      CXA 1333</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*45	<p>Captador de pantalla completa de imagen de transferencia de carga, con un reloj monofásico, que contenga no más de 1 048 576 células fotosensibles, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 223</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*46	<p>Codificador-decodificador con filtros de modulación por impulsión codificada, en tecnología C-MOS, que permita la numeración y la reconstrucción de voz con una velocidad igual o superior a 64 Kbits/s pero inferior o igual a 2 048 Kbits/s, con una alimentación única de 5 V, una capacidad de disipación inferior o igual a 37 mW en modo activo e inferior o igual a 3 mW en modo de espera, con la posibilidad de quedar automáticamente en modo de espera por parada del reloj, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 20 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 7508 B                      7509 B</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	*47	<p>Red de diodos programable, constituida por 14 diodos individuales y un rectificador, en tecnología AsGa, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G010                      16G011</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 30	*50	<p>Convertidor analógico-digital de 12 bits, en tecnología C-MOS, que contenga un amplificador de muestreo-bloqueo con un rendimiento dinámico superior o igual a 0,5 MHz/s, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 34 mm, provista de un máximo de 24 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 20 30 (continuación)		<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADS 111                      ADS 112                      ADS 117</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 50	*40	<p>Amplificador con una potencia de entrada de 1 mW y una potencia de salida de 3,5 W a una gama de frecuencia igual o superior a 890 MHz pero inferior o igual a 915 MHz, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 15 x 34 mm, provisto de un máximo de 6 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XHW 903</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 50	*50	<p>Amplificador que funciona a una tensión de alimentación de 28 V, para frecuencias iguales o superiores a 1 625 MHz pero inferiores o iguales a 1 645 MHz, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 27 x 96 mm, provisto de un máximo de 6 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: STM 1645-30</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 80 00	*01	<p>Transistor de efecto de campo doble (<i>Dual FET</i>), en tecnología N-MOS (incluyendo H-MOS), con una tensión de ruptura drenaje-fuente igual o superior a 20 V, que funciona a una corriente de drenaje inferior o igual a 3,5 A y una capacidad de disipación no superior a 2 W, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 7 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 9956</li> <li>u</li> <li>— otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción</li> </ul>	0
ex 8543 80 80	*93	<p>Circuito optoelectrónico compuesto de uno o varios diodos emisores de luz y de un fotodiodo con circuito de amplificación y circuito integrado de puertas lógicas o de uno o varios diodos emisores de luz y de uno o varios fotodiodos con circuito de amplificación, encerrado en una cápsula plástica, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HC PL 2 400                      HC PL 2730</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura Combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8545 90 90	*01	Carbón para pilas y baterías de pilas, en forma de barras cilíndricas, con una longitud igual o superior a 34 mm pero inferior o igual a 160 mm y un diámetro inferior o igual a 12 mm	0
ex 8548 00 00	*91	<p>Circuito reloj-calendario, constituido por una pila de litio, un resonador de cuarzo y un circuito integrado monolítico, en tecnología C-MOS, formado por un generador programable para interrupciones periódicas y para ondas rectangulares y por una memoria estática de lectura-escritura de acceso aleatorio, todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 34 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1287                      DS 1387 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8548 00 00	*92	Detector de imágenes por contacto, constituido por una línea de 1 728 o más pero sin exceder de 2 050 puntos fotosensibles y una línea de diodos emisores de luz, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 24 x 277 mm	0
ex 9002 11 00	*40	Objetivo de diafragma automático con o sin función zoom, provisto de uno o varios cables de conexión, destinado a la fabricación de cámaras de observación de transferencia de carga (a)	0
ex 9021 30 90	*21	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior inferior o igual a 6 mm	3,1
ex 9021 30 90	*29	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior superior a 6 mm pero inferior o igual a 8 mm	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.