

I

(Actos cuya publicación es una condición para su aplicabilidad)

REGLAMENTO (CEE) Nº 1626/92 DEL CONSEJO

de 5 de junio de 1992

por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común aplicables a un cierto número de productos industriales (microelectrónica)

EL CONSEJO DE LAS COMUNIDADES EUROPEAS,

Visto el Tratado constitutivo de la Comunidad Económica Europea y, en particular, su artículo 28,

Vista la propuesta de la Comisión,

Considerando que, para los productos objeto del presente Reglamento, la producción es actualmente insuficiente o nula en la Comunidad y que los productores no pueden, en consecuencia, responder a las necesidades de las industrias usuarias de la Comunidad;

Considerando que es del interés de la Comunidad suspender únicamente los derechos autónomos del arancel aduanero común parcialmente, en determinados casos, en particular, en razón de la existencia de una producción comunitaria, y proceder a la suspensión total en los demás casos;

Considerando que, habida cuenta de las dificultades que se presentan, para apreciar de manera rigurosa en un futuro próximo la evolución de la situación económica en los

sectores interesados, conviene tomar estas medidas de suspensión sólo temporalmente, fijando su período de validez en función de los intereses de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

Artículo 1

Los derechos autónomos del arancel aduanero común relativos a los productos enumerados en los cuadros que figuran en el Anexo quedan suspendidos en el nivel indicado frente a cada uno de ellos.

Estas suspensiones serán válidas:

- del 1 de julio al 31 de diciembre de 1992 para los productos mencionados en el cuadro I,
- del 1 de julio de 1992 al 30 de junio de 1993 para los productos mencionados en el cuadro II.

Artículo 2

El presente Reglamento entrará en vigor el 1 de julio de 1992.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Luxemburgo, el 5 de junio de 1992.

Por el Consejo

El presidente

Joaquim FERREIRA DO AMARAL

ANEXO
CUADRO I

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8471 93 50	*10	Unidad de memoria de discos flexibles	0
ex 8471 93 50	*30	Unidad de memoria de disco, que permita la transferencia paralela de datos por 1, 4, 5 ó 6 canales a una velocidad de 3,014 megaoctetos, 12,05 megaoctetos, 15,07 megaoctetos ó 18,08 megaoctetos por segundo respectivamente, compuesta por 8 discos magnéticos rígidos de un diámetro exterior de 20,32 cm (8 inch) y con una capacidad de almacenamiento total, no formateada, inferior o igual a 1 000,2 megaoctetos y un circuito de interfaz de un <i>storage-module-drive (SMD)</i>	0
ex 8473 30 90	*15	Bola metálica, revestida de materia plástica o de caucho, con un diámetro inferior o igual a 26 mm y un peso igual o superior a 38 g, destinada a la fabricación de un dispositivo de puntero (denominado «ratón») (a)	0
ex 8473 30 90	*35	Codificador mecánico, constituido por un disco, escobillas de contacto, un rodamiento y un árbol giratorio, montado en una cápsula provista de un máximo de 3 conexiones, con resistencia a una tensión de 50 V (corriente alterna) durante 1 minuto como mínimo	0
ex 8473 30 90	*60	Unidad de mando para discos magnetoópticos de un diámetro exterior de 13,34 cm (5,25 inch)	0
ex 8501 10 99	*52	Motor de corriente continua, sin escobillas, cuya par no exceda de 0,20 Nm, provisto de brida de fijación de 77 mm de diámetro, mandril de precisión de 44 mm de diámetro, con rotor externo inferior o igual a 55 mm de diámetro, bobinado de 4 fases, velocidad nominal de 3 600 revoluciones/minuto, tensión de alimentación de 12 V ($\pm 10\%$), con cables y conectores	0
ex 8501 10 99	*58	Motor bipolar de paso a paso, de corriente continua, con un solo estator, una potencia inferior o igual a 37,5 W, ángulo de paso de 180 grados, 2 pasos por revolución, secuencia de rotación de 2 fases con bobinado unipolar, par igual o superior a $0,1 \times 10^{-6}$ Nm pero inferior o igual a $0,1 \times 10^{-4}$ Nm y tensión de alimentación inferior o igual a 3 V	0
ex 8501 10 99	*63	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,018 Nm, provisto de brida de fijación de 35 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V ($\pm 10\%$)	0
ex 8501 10 99	*64	Motor híbrido de paso a paso, con ángulo de paso de 1,8 grados, 200 pasos por revolución, secuencia de rotación de 4 fases con bobinado unipolar, que comprende un rotor, un estator laminado, encerrado entre 2 placas de sección cuadrada inferior o igual a 42 mm por lado, provisto de un árbol atravesando de lado a lado, cables y conectores	0
ex 8501 10 99	*66	Motor de corriente continua, sin escobillas, cuyas par no exceda de 0,018 Nm, provisto de brida de fijación de 26 mm de diámetro, mandril de precisión de 20 mm de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V ($\pm 10\%$)	0
ex 8501 10 99	*68	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,0005 Nm, provisto de mandril de 20 mm (± 1 mm) de diámetro, velocidad nominal de 3 486 ($\pm 0,1\%$) revoluciones/minuto, tensión de alimentación de 5 V ($\pm 10\%$), montado sobre un soporte cuyas dimensiones no superen 71 x 103 mm, con un conector y elementos conductores	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8501 10 99	*69	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,002 Nm, provisto de brida de fijación de 27,5 mm (± 1 mm) de diámetro, brida de fijación de 15 mm (± 1 mm) de diámetro, mandril de 25 mm (± 1 mm) de diámetro, con rotor interno, bobinado de 3 fases, velocidad nominal de 3 409 ($\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V (± 10 %)	0
ex 8501 10 99	*70	Motor de corriente continua, sin escobillas, cuyo par de rotación típica no exceda de 0,001 Nm, provisto de brida de fijación de 57 mm (± 1 mm) de diámetro, brida de fijación de 43,5 mm (± 1 mm) de diámetro, mandril de 25 mm (± 1 mm) de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 575 ($\pm 0,1$ %) revoluciones/minuto y tensión de alimentación de 12 V (± 10 %)	0
ex 8517 90 98	*01	Cabeza de impresión térmica de 1 728 puntos, en tecnología de capa delgada o gruesa, constituida por un sustrato cerámico con elementos calentadores, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 x 37 x 240 mm	0
ex 8517 90 98	*02	Conjunto constituido por: — un tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 100 mm pero sin exceder de 110 mm y provisto de una bobina de desviación y por — un circuito impreso sobre el que están montados una unidad de desviación, un amplificador vídeo y un transformador, todo ello montado sobre un chasis, destinado a la fabricación de vídeo-interfonos (a)	0
ex 8522 90 99	*91	Mecanismo simple para aparatos de casetes, de una altura que no exceda de 53 mm, destinado a la fabricación de aparatos de registro y de reproducción de sonido (a)	0
ex 8529 90 70	*92	Módulo de tratamiento de señales, compuesto por un circuito impreso sobre el cual están montados, al menos: — un microprocesador de señales de vídeo, — un microprocesador de señales de deflexión, — un microprocesador de teletexto, — una unidad de codificación-decodificación de vídeo, destinado a la fabricación de receptores digitales de televisión en color (a)	0
ex 8529 90 98	*91	Dispositivo constituido de un detector de imagen de transferencia de carga de interlínea y de un filtro, cuyas dimensiones no superen 43 x 59 mm	0
ex 8529 90 98	*92	Filtro de ondas acústico de superficie para una frecuencia de 45,5 MHz (± 50 kHz) y con una anchura de banda de 3 dB a 340 kHz o de 20 dB a 950 kHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 13 x 21 mm, provisto de un máximo de 6 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 45.5A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8529 90 98	*93	<p>Oscilador controlado en tensión, con una frecuencia de oscilación superior o igual a 915 MHz a 4,5 V e inferior o igual a 890 MHz a 1 V, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 10 × 15 mm, provisto de un máximo de 4 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VW995S05 u — otras siglas de identificación relacionadas con osciladores que concuerden con la presente descripción 	0
ex 8531 20 90	*50	<p>Dispositivo de visualización monocromo de cristal líquido (LCD), constituido por una capa de cristal líquido incluida entre 2 placas o hojas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control</p>	0
ex 8536 50 19 ex 8536 50 90	*91 *91	<p>Interruptor de láminas en forma de una cápsula de vidrio que contenga una pequeña cantidad de mercurio y un máximo de 3 contactos eléctricos fijados sobre varillas metálicas</p>	0
ex 8540 30 10	*34	<p>Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con una diagonal de la pantalla superior a 72 cm y, ó una distancia entre los puntos del mismo color inferior a 0,5 mm ó una <i>pitch</i> inferior a 0,5 mm</p>	0
ex 8540 30 10	*35	<p>Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con diagonal de la pantalla inferior o igual a 72 cm</p>	0
ex 8540 91 00	*91	<p>Bobina de desviación para tubos catódicos con una frecuencia de operación superior o igual a 31 250 Hz pero inferior o igual a 64 000 Hz, provista de un imán de 4 polos</p>	0
ex 8540 99 00	*91	<p>Anodo, cátodo o dispositivo de salida, destinado a la fabricación de magnetrones de la subpartida 8540 41 00 (a)</p>	0
ex 8541 29 90	*30	<p>Transistor de efecto de campo (FET) con una tensión de ruptura drenaje-fuente de 50 V, una corriente de drenaje de 8,2 A, una resistencia drenaje-fuente no superior a 0,2 Ohm y una capacidad de disipación no superior a 25 W, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 × 7 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IRFR 010 u — otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción 	0
ex 8541 40 10	*70	<p>Diodo emisor de luz (LED), compuesto por un semi-conductor a base de aluminio-galio-arsénico (AlGaAs), provisto de una base cuadrada cuyo lado no exceda de 8,2 mm de longitud, con lente primaria</p>	0
ex 8541 40 10	*80	<p>Diodo emisor de luz (LED), en tecnología de sustrato transparente (TS), compuesto por un semi-conductor a base de aluminio-galio-arsénico (AlGaAs), con una intensidad luminosa no inferior a 1,4 candelas a 20 mA</p>	0
ex 8542 11 05	*20	<p>Circuito de mando de dispositivos de visualización de cristal líquido (LCD), en tecnología C-MOS, con un mínimo de 40 canales de salida, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular (microplaquetas), destinado a la fabricación de módulos de dispositivos de visualización de cristal líquido (LCD) (a)</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 14	*02	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), de doble o triple puerta, con registro de datos y control de lectura de salida secuencial, con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14×51 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: <table data-bbox="448 533 1198 607" style="margin-left: 20px;"> <tr> <td>TC 524256</td> <td>TC 528128</td> <td>MT 42 C 4256</td> <td>TMS 44 C 251</td> </tr> <tr> <td>TC 524257</td> <td>MSM 442256</td> <td>MT 43 C 4257</td> <td></td> </tr> <tr> <td>TC 528126</td> <td>MB 81 C 4251</td> <td>MT 43 C 4258</td> <td></td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	TC 524256	TC 528128	MT 42 C 4256	TMS 44 C 251	TC 524257	MSM 442256	MT 43 C 4257		TC 528126	MB 81 C 4251	MT 43 C 4258		0
TC 524256	TC 528128	MT 42 C 4256	TMS 44 C 251												
TC 524257	MSM 442256	MT 43 C 4257													
TC 528126	MB 81 C 4251	MT 43 C 4258													
ex 8542 11 16	*02	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256×16 bits y un tiempo de acceso no superior a 80 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11×27 mm, provisto de un máximo de 40 conexiones y de :</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="448 1025 1007 1055" style="margin-left: 20px;"> <tr> <td>MT 4C16256</td> <td>PD 424260</td> <td>PD 424170</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	MT 4C16256	PD 424260	PD 424170	10									
MT 4C16256	PD 424260	PD 424170													
ex 8542 11 18	*01	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 K×18 bits y un tiempo de acceso no superior a 80 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11×27 mm, provisto de un máximo de 40 conexiones y de :</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <table data-bbox="448 1473 560 1503" style="margin-left: 20px;"> <tr> <td>PD 424280</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	PD 424280	10											
PD 424280															
ex 8542 11 21	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), realizada en tecnología C-MOS, con una capacidad de almacenamiento de 16×4 bits y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9×21 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="448 1921 991 1973" style="margin-left: 20px;"> <tr> <td>CY27S03</td> <td>CY54S189</td> <td>CY7C189</td> </tr> <tr> <td>CY27S07</td> <td>CY74S189</td> <td>CY7C190</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	CY27S03	CY54S189	CY7C189	CY27S07	CY74S189	CY7C190	0						
CY27S03	CY54S189	CY7C189													
CY27S07	CY74S189	CY7C190													

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21	*11	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 256 bits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 24 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2210 X 2443 X 2444 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 21	*21	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 Kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2001 X 2201 A X 2212 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 21	*22	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 2 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 21	*27	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 4 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2004 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21	*37	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 16 Kbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1220 Y MK 48 Z 02 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 21	*47	<p>Memoria estática de lectura-escritura con acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 64 Kbit y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 x 42 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4010 DS 1225 Y u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 23	*20	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), de doble puerto, en tecnología C-MOS, con una capacidad de almacenamiento de 256 Kbits, con un circuito de control de un bus memoria, un circuito de control de una unidad central de proceso (CPU), un cerrojo (<i>latch</i>) de direcciones e 2 multiplexors, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82490XP u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 23	*21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de memoria de 256 Kbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4011 DS 1230 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 23	*23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 K × 8 bits y un tiempo de acceso superior a 55 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HM 62256 HY 62C256 MB 84256 PD 43256 TC 55257 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 23	*25	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 64 K × 4 bits y un tiempo de acceso no superior a 15 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 30 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MCM 6208 MCM 62980 MCM 62983 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 25	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 288 Kbits y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 8 × 41 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 55329 TC 55B329 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 25	*10	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 44 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXK581020 CY7C108 M5M 51004 TC 55B4256 CY7C101 CY7C109 M5M 51008 TC 55B4257 CY7C102 HM 621100A MCM 6228 TC 55B8128 CY7C106 HM 624256 MT 5C1008 CY7C107 HM 624257 TC 551001 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 25	*11	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 512 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12×28 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 551632 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 25	*12	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 1 Mbit y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19×44 mm, con un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: BQ 4013 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 27	*01	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 2 Mbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19×54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4014 BQ 4024 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 27	*02	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 4 Mbits y provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19×54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4015 BQ 4025 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 31	*06	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 1 Mbit, con una puerta por datos en serie, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 60C80 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 31	*11	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 8 Mbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 538200 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 31	*16	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 16 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 5316200 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 42 ex 8542 11 59	*21 *61	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso inferior a 80 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no supereren 17 x 39 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 271 CY 7C 274 CY 7C 277 CY 7C 279 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 44	*06	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se puede borrrar eléctricamente (<i>Flash E²PROM</i>), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 28 F 010 28 F 210 48 F 010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 46	*01	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar eléctricamente (<i>Flash</i> E²PROM), con una capacidad de almacenamiento de 2 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 42 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 28 F 020 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 48 ex 8542 11 59	*01 *66	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 8 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16 x 56 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 578200 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 48 ex 8542 11 59	*02 *67	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 16 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16 x 56 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 5716200 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 50	*01	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no supereren 17 x 42 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 24 C 16 28 C 17 52 B 13 X 2816 28 C 16 38 C 16 AM 2817 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 50	*02	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 512 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 42 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 28C512 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 50	*06	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 28 C 64 HN 58C65 X 2864 A AM 2864 BE MBM 28 C 65 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 59	*26	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>) para la lectura y escritura simultáneas en una señal de reloj, en tecnología C-MOS, con una capacidad de almacenamiento de 512 × 9 bits y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 × 43 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C441 CY7C451 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 59	*27	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), bien que permita la lectura y escritura simultáneas en una señal de reloj o bien sea bidireccional, en tecnología C-MOS, con una capacidad de almacenamiento de 18 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C439 CY7C443 CY7C453 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67	*01 *01 *01	<p>Coprocador, en tecnología C-MOS, que permita la interfaz múltiple entre un bus de sistema paralelo y unidades centrales de proceso (CPUs) de 8, 16 ó 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 × 41 mm, provista de un máximo de 149 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82389 82C389 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 64	*40	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por una unidad central de proceso (CPU) y un bus externo de datos de 8 ó 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 54 mm, provista de un máximo de 132 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 64 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="435 409 1126 488"> <tr> <td>80 C 186</td> <td>80 C 296</td> <td>DSP 56156</td> <td>Z 280</td> </tr> <tr> <td>80 C 188</td> <td>ADSP 2100</td> <td>DSP 56200</td> <td>Z 70108</td> </tr> <tr> <td>80 C 196</td> <td>DSP 56116</td> <td>XSP 56200</td> <td>Z 70116</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	80 C 186	80 C 296	DSP 56156	Z 280	80 C 188	ADSP 2100	DSP 56200	Z 70108	80 C 196	DSP 56116	XSP 56200	Z 70116	0
80 C 186	80 C 296	DSP 56156	Z 280												
80 C 188	ADSP 2100	DSP 56200	Z 70108												
80 C 196	DSP 56116	XSP 56200	Z 70116												
ex 8542 11 64	*43	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por un circuito de control de acceso directo a memoria (DMA) de 4 canales, un emisor-receptor asíncrono universal (UART), 3 temporizadores-contadores de 16 bits, un controlador de interrupciones de 8 canales, un circuito de control de refresco de memoria, un generador de reloj y un circuito de control bus con un generador de estado de espera, en forma de circuito integrado monolítico, encerrado en cápsula cuyas dimensiones exteriores no superen 28 x 29 mm, provisto de un máximo de 120 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 70236</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 67	*39	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con un bus externo de datos de 32 bits y un bus externo de direcciones de 26 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 86C020</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 67	*40	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, constituido por una memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM) con una capacidad de almacenamiento de 64 Kbits para el flujo de instrucciones y de datos y una memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM) con una capacidad de almacenamiento de 16 Kbits únicamente para el flujo de instrucciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 62 x 62 mm, provisto de un máximo de 431 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DC 262 A</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	*07	<p>Microcontrolador o microordenador con una capacidad de proceso de 4 bits, en tecnología C-MOS, con funciones de piloto para dispositivos de visualización de cristales líquidos (LCD), compuesto por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 108 o 216 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 7196 o 16 412 bits y por 3 osciladores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 22 x 22 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMC-17 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*34	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 o 8 Kbits, una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM) con una capacidad de almacenamiento de 4 Kbits y un convertidor analógico-digital de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 68HC11F SC 415111FU SC 805666FN u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*35	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, un convertidor analógico-digital de 8 canales, 2 temporizadores de 16 bits cada uno con 2 registros de 16 bits y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 884CF COP 888CF u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*36	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1,5 Kbits, un emisor-receptor asíncrono universal simultáneo en dos direcciones (<i>full duplex</i> UART), 2 comparadores analógicos, 3 temporizadores de 16 bits cada uno con 2 registros de 16 bits y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: COP 888CG</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que oncuerden con la presente descripción</p>	0
ex 8542 11 71	*37	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, un emisor-receptor asíncrono universal simultáneo en dos direcciones (<i>full duplex</i> UART), 2 comparadores analógicos, 3 temporizadores de 16 bits cada uno con 2 registros de 16 bits, y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas demensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: COP 888EG</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*38	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 32 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, un temporizador de 16 bits con un registro de 16 bits, y un circuito de interfaz de comunicación en serie síncrono con un registro de desplazamiento en serie de 8 bits con una entrada de datos en serie, una salida de datos en serie y un reloj de desplazamiento en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas demensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: COP 880C COP 881C</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*39	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por 16 registros de 8 bits u 8 registros de 16 bits, una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrrable (PROM) con una capacidad de almacenamiento de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 Kbits, 3 temporizadores, un circuito de interfaz para la comunicación en serie, un convertidor analógico-digital de 8 canales y 9 puertas entrada/salida, en forma de circuito integrado monolítico, encerrado en una cápsula cymas dimensiones no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HD 6473308CP</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	*40	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, que asegure las funciones de comunicación y de control en redes locales (LON), constituido por 3 unidades centrales de proceso (CPU) de 8 bits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits y una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 15 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 143150 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 73	*05	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, constituido por una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento no superior de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 6 Kbits, un convertidor analógico-digital con muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 8396 8397 8796 83C196 83C198 87C196 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 73	*07	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por un multiplicador y acumulador (MAC), una unidad de desplazamiento aritmético y lógico (<i>Shifter</i>), una puerta de interfaz para un microprocesador, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 48 Kbits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits, un convertidor analógico-digital, un convertidor digital-analógico y un temporizador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 21msp52BS-52 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 74	*13	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con función de tratamiento de datos audio, constituido por una unidad aritmética y lógica (ALU) de 32 bits, un multiplicador y acumulador (MAC) de 52 bits, 2 memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAM) con una capacidad de almacenamiento total de 12 Kbits y 2 memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento total de 14 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provista de un máximo de 64 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 74 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMC 57000 TMC 57001 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 80	*01	<p>Dispositivo de lógica programable, en tecnología C-MOS, provisto de una red de puertas Y (AND) programable y de una red de puertas O (OR) fija con registros o sin ellos, con un máximo de 32 entradas y 12 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16 P 8 C 16 L 8 C 16 R 6 C 20 G 10 16 RP 4 C 16 R 4 C 16 R 8 C 22 V 10 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 80	*02	<p>Dispositivo de lógica programable, en tecnología BiMOS, provisto de una red de puertas Y (AND) programable, con 384, 768 ó 6 400 puertas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B326 CY7B336 CY7B337 CY7B338 CY7B339 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 80	*03	<p>Dispositivo de lógica programable, en tecnología C-MOS, no borrable o borrable con rayos ultravioletas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 85 x 124 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 299 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16 L8-W CY7C342 EP 910 EPM 5192 EPM 7384 16 R4-W CY7C343 EP 1800 EPM 7032 EPM 7512 16 R6-W CY7C344 EP 1810 EPM 7096 EPM 7768 16 R8-W CY7C345 EP 1830 EPM 7128 EPM 71024 22 V10-W CY7C361 EPM 5032 EPM 7160 CY7C330 EP 600 EPM 5064 EPM 7192 CY7C331 EP 610 EPM 5128 EPM 7256 CY7C332 EP 630 EPM 5130 EPM 7320 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 80	*04	<p>Dispositivo de lógica programable, en tecnología C-MOS, no volátil, constituido por un máximo de 8 000 puertas, con un máximo de 140 entradas/salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 44 x 44 mm, provista de un máximo de 176 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 80 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="510 414 1220 470"> <tr> <td>A 1010</td> <td>A 1225</td> <td>A 1280</td> <td>TPC 1240</td> </tr> <tr> <td>A 1020</td> <td>A 1240</td> <td>TPC 1225</td> <td>TPC 1280</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	A 1010	A 1225	A 1280	TPC 1240	A 1020	A 1240	TPC 1225	TPC 1280	0								
A 1010	A 1225	A 1280	TPC 1240																
A 1020	A 1240	TPC 1225	TPC 1280																
ex 8542 11 80	*05	<p>Red lógica de célula (LCA), en tecnología C-MOS, provista de 16 000 puertas o mas pero sin exceder de 20 000 puertas, programable y que se pueda borrar eléctricamente, en forma de circuito integrado monolítico encerrado en una cápsula cuyas dimensiones exteriores no superen 64 x 64 mm, provista de un máximo de 300 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="510 795 829 828"> <tr> <td>XC 4016</td> <td>XC 4020</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	XC 4016	XC 4020	0														
XC 4016	XC 4020																		
ex 8542 11 82	*06	<p>Circuito de control bus, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 x 41 mm, provista de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="510 1131 1252 1243"> <tr> <td>82308</td> <td>82 C 88</td> <td>CA 91C014</td> <td>TACT 83443</td> </tr> <tr> <td>82309</td> <td>82 C 211</td> <td>GC 181</td> <td>VIC 068</td> </tr> <tr> <td>82355</td> <td>82 C 288</td> <td>L1A 4601</td> <td>VL 82 C 331</td> </tr> <tr> <td>82358</td> <td>82 C 301</td> <td>MSM 6307</td> <td>VY 86 C 410</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82308	82 C 88	CA 91C014	TACT 83443	82309	82 C 211	GC 181	VIC 068	82355	82 C 288	L1A 4601	VL 82 C 331	82358	82 C 301	MSM 6307	VY 86 C 410	0
82308	82 C 88	CA 91C014	TACT 83443																
82309	82 C 211	GC 181	VIC 068																
82355	82 C 288	L1A 4601	VL 82 C 331																
82358	82 C 301	MSM 6307	VY 86 C 410																
ex 8542 11 82	*07	<p>Circuito de control para bus sistemas y periféricos y para la generación de señales de reloj (<i>System Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>82C101</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 82	*49	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología C-MOS, que permita el direccionamiento de memoria por página (<i>page mode operation</i>) y el tratamiento simultáneo (<i>interleaving</i>) de las memorias separadas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="510 1960 1220 1993"> <tr> <td>82 C 283</td> <td>GC 113</td> <td>HT 113</td> <td>VL82C320</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82 C 283	GC 113	HT 113	VL82C320	0												
82 C 283	GC 113	HT 113	VL82C320																

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*51	<p>Circuito de control, en tecnología C-MOS, que permita la gestión de carga y de consumo de baterías, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 256 bits, un circuito de control de carga, un circuito de control de descarga, un circuito de vigilancia de baterías, un registro de control del flujo de energía (<i>Gas gauge</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 2001 BQ 2002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*52	<p>Circuito de control, en tecnología C-MOS, que permita el tratamiento de señales de lectura y de control de un motor de un lector de discos compactos, constituido por un circuito de interfaz de una unidad central de proceso (CPU), un circuito de detectar y de corregir los errores, un desmodulador de señal de lectura, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito de control de velocidad líneal constante (CLV), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXD 1125 CXD 1130 CXD 1135 CXD 1167 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*53	<p>Circuito de control, en tecnología C-MOS, para sistemas microcontrolador o microordenador con una capacidad de proceso de 16 o 32 bits, que asegure los controles de configuración memoria programable y de tiempo de espera programable y de esperas de mando para la sincronización de memoria y de bus, constituido por un reloj de tiempo real, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 Kbit, un controlador de interrupción, un circuito de control de acceso directo a memoria (DMA), un reloj DMA programable y de temporizadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 82S411 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*54	<p>Circuito de control, en tecnología C-MOS, que permita el control de señales de un microprocesador con una capacidad de proceso de 32 bits, de acceso a la memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM) y a la memoria <i>cache</i>, de bus sistemas de 8, 16 o 32 bits y que asegure el arbitraje de bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C311 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 82	*55	<p>Circuito de control para la comunicación en serie asíncrono, en tecnología C-MOS, con 8 canales independientes que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) a una velocidad de 38 400 bits por segundo, constituido por una memoria de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento de 192 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL-CD180 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												
ex 8542 11 82	*67	<p>Circuito de control para discos rígidos (HDC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 53 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="507 967 1228 1048" style="margin-left: 40px;"> <tr> <td>1454-001</td> <td>HDC 9234</td> <td>WD 1010</td> <td>WD 5011</td> </tr> <tr> <td>ADS 10C00</td> <td>PD 7261</td> <td>WD 2010</td> <td>WD 42C22</td> </tr> <tr> <td>HDC 9224</td> <td>PD 7262</td> <td>WD 5010</td> <td></td> </tr> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	1454-001	HDC 9234	WD 1010	WD 5011	ADS 10C00	PD 7261	WD 2010	WD 42C22	HDC 9224	PD 7262	WD 5010		0
1454-001	HDC 9234	WD 1010	WD 5011												
ADS 10C00	PD 7261	WD 2010	WD 42C22												
HDC 9224	PD 7262	WD 5010													
ex 8542 11 82	*72	<p>Circuito de control, en tecnología C-MOS, para el multiplexado de líneas de datos de un microprocesador a un bus de datos de sistema, un bus de datos periférico y un bus de datos de memoria, constituido por un bus de datos de 16 bits, seis multiplexadores de 8 bits, 40 circuitos de control bus provistos de tampónes y un codificador/decodificador de paridad de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C104 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												
ex 8542 11 82	*76	<p>Circuito de control de secuencias, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por un registro de 32 bits, tres registros de 16 bits, una memoria de trabajo con una capacidad de almacenamiento de 16 x 16 bits, una memoria LIFO con una capacidad de almacenamiento de 7 x 17 bits, un circuito de adición, una lógica de decodificación, un lógica de prioridad, una lógica de detección y de gestión de errores, un multiplexor de 16 bits, un contador de 8 bits y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CSS 0484 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*79	<p>Unidad de control para la transmisión de datos en serie (<i>Serial Comunicacion Controller</i>), con 2 canales independientes que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) a una velocidad máximo igual o superior a 1,6 Mbit/s pero inferior o igual a 4 Mbit/s, en forma de un circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 x 62 mm, provista de un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 72001 SCN 68562 Z 80 C 30 Z 85 C 30 Z 85 C 35 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*01	<p>Circuito de interfaz bus, en tecnología C-MOS, que permita la interfaz entre direcciones/datos de 8 ó 16 bits de un bus periférico o de un bus memoria y direcciones/datos de 32 bits de un bus de una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 x 28 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82351 GC 133 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*07	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz a doble puerta de datos de 16 bits entre un bus de datos de sistema, un bus de datos de memoria y un bus de datos de un microprocesador, constituido por un bus de datos internos, cerrojos <i>latches</i>, memorias tampónes, multiplexadores y circuitos de control de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 34 x 34 mm, provista de un máximo de 164 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82353 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*22	<p>Circuito de interfaz programable para la transferencia de datos (EPCI), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 2661 68661 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*30	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, constituido por uno o dos circuitos de control de acceso directo memoria (DMA), uno o dos circuitos controladores de interrupción y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C100 82C300 82C836 WD 76 C 10</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*47	<p>Circuito de interfaz y de control, en tecnología C-MOS, constituido por 2 emisores-receptores asíncronos universales (UART), una puerta de datos paralelos, un circuito de interfaz para discos rígidos y un circuito de control para discos flexibles, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 15 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C711</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*48	<p>Circuito de interfaz y de control, en tecnología C-MOS, programable para la interfaz de señales entre circuitos de control de red vídeo gráfica (VGA) y pantalla con tubo catódico (CRT), dispositivos de visualización de cristal líquido (LCD), dispositivos de visualización de diodos emisores de luz (LED) o dispositivos de visualización de plasma, para el control simultáneo de una pantalla con tubo catódico (CRT) y un dispositivo de visualización de cristal líquido (LCD), constituido por un convertidor vídeo digital-analógico con una memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL-GD6340</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*49	<p>Circuito de interfaz y de control repetidor, en tecnología C-MOS, constituido por 7 ó 12 puertas de interfaz de emisor-receptor, una puerta de interfaz de unidad de conexión (AUI), un decodificador de bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), una memoria tampón de 32 bits y un circuito de interfaz bus para la comunicación entre controladores de interfaz repetidores (RIC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 83950 DP 83955</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	*50	<p>Circuito de interfaz, en tecnología C-MOS, que permite la interfaz entre un bus de 32 bits y registros de entradas/salidas y/o circuitos de interfaz, que asegure o control de acceso directo a memoria (DMA), constituido por una memoria de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento de 256 bits, un registro cerrojo (<i>latch</i>) de datos, un registro cerrojo (<i>latch</i>) de direcciones y registros de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 37 x 37 mm, provisto de un máximo de 132 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1XB9-0401 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*51	<p>Circuito de interfaz y de control bus, en tecnología C-MOS, constituido por 2 controladores de interrupción programable, 2 temporizadores, 3 contadores, un reloj de tiempo real, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 912 bits, un circuito de interfaz de memoria, un circuito de interfaz de un controlador de discos flexibles, un circuito de interfaz de discos rígidos, un circuito de interfaz de un coprocesador matemático y un circuito de interfaz de un teclado, que permita la generación de aptitud de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 29 x 29 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 84544 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*52	<p>Circuito de interfaz y de control, en tecnología C-MOS, para datos de lectura-escritura entre una unidad de memoria de cinta audionumérica y un microprocesador, constituido por un circuito de gestión tampón para una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1XK2-0301 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*11	<p>Circuito tampón de datos, en tecnología C-MOS, para la transferencia de datos y la conversión de datos entre un bus de datos de una unidad central de proceso (CPU), de un bus de datos memoria, de un bus de datos de franjas <i>slot data bus</i> y de un bus de datos periféricos, compuesta por un generador de paridad, un circuito para detectar los errores de paridad y por 7 multiplexores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 128 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VL 82C332 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*28	<p>Convertidor digital/análogo vídeo de 8 bits triple con una memoria de lectura-escritura de acceso aleatorio (RAMDAC), en tecnología C-MOS, constituido por 3 puertas de pixels cada una de ellas asociada a un registro de paleta de colores de una capacidad de almacenamiento de 256 x 8 bits y una puerta de pixels asociada a 3 registros de recubrimiento cada uno de ellos de una capacidad de almacenamiento de 15 x 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Bt473 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*29	<p>Convertidor digital-analógico de 7 bits doble, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 29 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBM 3960 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*53	<p>Generador de reloj programable, en tecnología BiMOS, que permita la generación de frecuencias entre 0,78125 MHz y 160 MHz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8531 DP 8532 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*60	<p>Circuito de compresión/descompresión de imagen, en tecnología C-MOS, que permita la conversión en tiempo real de los componentes de color de RGB en YUV, constituido por un circuito de interfaz bus vídeo, una unidad de compresión/descompresión del flujo de datos de pixel y un circuito de interfaz bus de un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL 550 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*68	<p>Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i>), para transmisión de datos por línea telefónica simultáneamente en dos direcciones (<i>full duplex</i>), con una velocidad de 2 400 bits por segundo, y para transmisión en una sola dirección (<i>half duplex</i>) de imágenes estáticas (<i>facsimile telegraphy</i>), con una velocidad de 4 800 u 9 600 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SC 11046 SC 11054 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*77	<p>Emisor-receptor asíncrono universal de 2 canales (DUART), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 53 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 2681 PC 87310 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*80	<p>Circuito comparador, en tecnología C-MOS, que permita la comparación de etiquetas de dirección de memoria <i>cache</i>, constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MCM 62350 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*81	<p>Filtro digital, en tecnología C-MOS, que asegure el sobremuestreo cuádruplo u óctuplo por 2 canales, constituido por una memoria exclusivamente de lectura, no programable (ROM) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 14 x 36 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 57021 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*85	<p>Emisor-receptor, en tecnología C-MOS, que funcione a una tensión de alimentación inferior o igual a 3 mA, constituido por 2 circuitos de mando, 3 circuitos de recepción y un circuito de protección térmica, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 12 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente, en o que comprenda, la combinación alfanumérica siguiente: LTC 902 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	*37	<p>Circuito integrado monolítico a 4 canales, con tecnología bipolar, para el control de lectura y escritura de cabezas magnéticas de unidad con disco rígido, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 19 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SSI 510 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*38	<p>Circuito de control de 6 o 14 canales, en tecnología bipolar, para el control de señales de escritura-lectura de cabezas magnéticas que forman parte de unidades de disco duro, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 19 x 19 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 32R5121/5121R SSI 32R522-6 SSI 32R522R-6 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*04	<p>Circuito integrado monolítico, capaz de amplificar y convertir las señales de lectura y escritura y de convertir las señales de escritura para unidades de discos rígidos, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SSI 540 SSI 541 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*30	<p>Amplificador doble o cuádruple con una corriente de alimentación inferior o igual a 30 µA por amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LT 1178 LT 1179 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 50	*20	<p>Regulador de tensión para una gama de tensión de entrada igual o superior a 3 V pero inferior o igual a 60 V y un corriente de reposo de 6 mA, constituido por un circuito conmutador de 1,25 A, 2,5 A o 5 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 39 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LT 1070 LT 1071 LT 1170 LT 1171 LT 1172 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 50	*30	<p>Regulador de tensión con una derivación (<i>Shunt</i>) ajustable, constituido por una tensión de referencia interna y resistencias divisoras con una corriente de colector (<i>Sink</i>) superior o igual a 1 mA pero inferior o igual a 100 mA y una tolerancia de tensión de referencia inicial de 0,4 %, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 11 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1431 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 50	*40	<p>Regulador de tensión variable, con una corriente de alimentación no superior a 120 µA a una corriente de salida inferior o igual a 100 µA y una tensión de fallo de señal inferior o igual a 0,85 V a una corriente de salida de 125 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 20 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LT 1020 LT 1120 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 60	*08	<p>Circuito de control de corriente, en tecnología bipolar, que permita el mando de una corriente de salida constante de 2 A, con función de detección de errores de salida, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 16 mm, provisto de un máximo de 5 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBD 3548 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 60	*09	<p>Circuito de control, en tecnología BiMOS, que permita el mando de cargas del polo positivo de una alimentación eléctrica, que asegure la protección contra las sobretensiones iguales o superiores a -100 V sin exceder de +100 V, con una corriente de fuga de salida inferior o igual a 150 µA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 3399DW u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 60	*10	<p>Circuito para el mando de corriente en un bobinado de motores lineales o con brazos rotativos, en tecnología bipolar, que funcione con una tensión de salida inferior o igual a 45 V a una corriente de salida inferior o igual a 1,8 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 17 x 23 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PBL 3717 PBL 3770 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 60	*11	<p>Circuito para el mando de la corriente de motores lineales o con brazos rotativos, en tecnología bipolar, que funcione con una tensión de salida inferior o igual a 45 V a una corriente de salida inferior o igual a 1 A, provisto de un generador de señales de reloj, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 17 x 23 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PBL 3771 PBL 3772 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 70	*30	<p>Circuito de interfaz, en tecnología bipolar, que permita la interfaz de datos y de alimentación entre un microcontrolador o microordenador y un terminal de lectura-escritura, constituido por un puente rectificador, un regulador de tensión de alimentación, un circuito de restauración, un emisor y un receptor, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LB 1167A <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*20	<p>Captador de imagen de transferencia de carga de interlínea, constituido por no menos de 250 000 y no más de 450 000 células fotosensibles, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 32 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICX 018 ICX 021 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*25	<p>Puente semi-rectificador, constituida por 2 transistores de efecto de campo, en tecnología MOS (MOSFETs), que permita el mando de las cargas inductivas o capacitivas de tensión nominal de 50 V y corriente nominal de 2 A, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 6 x 11 mm, provista de un máximo de 16 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Si9950DY <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*26	<p>Convertidor y regulador de tensión, en tecnología bipolar, con una pérdida de tensión inferior o igual a 1,6 V a una corriente de salida de 100 mA, que opere a una gama de tensión de alimentación igual o superior a 3,5 V pero inferior o igual a 15 V, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1054 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*27	<p>Circuito comparador de tensión de 5 canales, para el control de los circuitos de lámparas, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 28 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 22001 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*28	<p>Captador de imagen constituido por 16 líneas de 992 células fotosensibles como máximo y por una matriz asociada a un registro de desplazamiento, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 28 mm, provisto de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: RA 16 × 62 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*32	<p>Circuito de transmisión de voz, en tecnología bipolar, operativo a una tensión de alimentación igual o superior a 2,3 V pero inferior o igual a 22 V, que asegure la regulación continua de la amplificación de transmisión y de recepción y la función de regulación de silenciador (<i>mute</i>), constituido por 4 amplificadores, una tensión de referencia interna, 2 reguladores de corriente continua y una función de espera (<i>power down input</i>), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 13 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBL 3850 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*33	<p>Circuito de altavoz de voz conmutable, en tecnología bipolar, que permita la emisión y la recepción de voz en una sola dirección (<i>half duplex</i>), constituido por un amplificador de altavoz con una tensión igual o superior a 2,5 V pero inferior o igual a 12 V, un circuito de timbre, detectores y comparadores para la conmutación automática en modo de transmisión o de recepción, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 29 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBL 3786 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*34	<p>Decodificador pasivo, en tecnología BiMOS, constituido por una matriz fija, un filtro de 7 kHz, un circuito de la atenuación del ruido, un circuito digital de retardo y un circuito de control de memoria, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 58 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LV 1000 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*35	<p>Decodificador de matriz, en tecnología BiMOS, constituido por un circuito de matriz adaptable, memorias tampón de balance automático, un generador de ruido y un circuito de control, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 63 mm, provisto de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSM 2125 SSM 2126 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*36	<p>Circuito de altavoz de voz conmutable, en tecnología bipolar, que permita la emisión y la recepción de voz en una sola dirección (<i>half duplex</i>), constituido por atenuadores, detectores de niveles, un detector de tonalidad de manejo, un circuito de control de algoritmo y amplificadores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 19 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 34118 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*37	<p>Codificador-decodificador en serie de 13 bits lineales, en tecnología C-MOS, que permita la conversión digital-analógica y analógica-digital, constituido por 2 circuitos de muestreo-bloqueo, un comparador-amplificador, un circuito selector de datos, un registro de aproximación sucesiva, 2 registros de desplazamiento, un circuito de control de secuencia y un circuito de tensión de referencia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145402 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*38	<p>Codificador-decodificador con filtro de modulación por impulsión codificado, en tecnología C-MOS, que opere con una alimentación única de +5 V, constituido por un convertidor analógico-digital y un convertidor digital-analógico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 13 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145480 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*39	<p>Codificador-decodificador de filtro de modulación por impulsos codificada, en tecnología C-MOS, con 2 fuente de alimentación y una capacidad de disipación típica de 50 mW, constituido por un convertidor analógico-digital e un convertidor digital-analógico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145503 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*40	<p>Circuito de modulación por impulsos codificados adaptables diferenciados (ADPCM), en tecnología C-MOS, para la codificación-decodificación de datos, que permite la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) entre un canal a una velocidad de transferencia de 64 Kbits por segundo y un canal a una velocidad de transferencia de 16, 24, 32 o 64 Kbits por segundo, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 145532 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*41	<p>Circuito de tensión de referencia, que asegure una tensión de salida de 5, 7 ó 10 V y un coeficiente de temperatura de la tensión de salida inferior o igual a 20 ppm/°C y un ruido de tensión de salida inferior o igual a 6 µVrms, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 11 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1021 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*42	<p>Circuito de tensión de referencia, con una tensión inversa de ruptura de 1,235 V (± 4 mV) o 2,5 V (± 20 mV), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 6 mm o cuyo diámetro no exceda de 6 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LT 1004 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*43	<p>Circuito conmutador bidireccional, en tecnología C-MOS, que permita la conmutación de las señales analógicas de -5 V y de +5 V, constituido por 4 transistores de efecto de campo (FET), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 11 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SD 5401 CY u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 50	*40	<p>Amplificador con una potencia de entrada de 1 mW y una potencia de salida de 3,5 W a una gama de frecuencia igual o superior a 890 MHz pero inferior o igual a 915 MHz, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 15 × 34 mm, provisto de un máximo de 6 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XHW 903 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8543 80 80	*92	<p>Modulador para una gama de frecuencias igual o superior a 0,5 MHz pero inferior o igual a 5 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 × 74 mm</p>	0
ex 8543 80 80	*93	<p>Circuito optoelectrónico compuesto de uno o varios diodos emisores de luz y de un fotodiode con circuito de amplificación y circuito integrado de puertas lógicas o de uno o varios diodos emisores de luz y de uno o varios fotodiodos con circuito de amplificación, encerrado en una cápsula plástica, provista de un máximo de 8 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8543 80 80 (continuación)		— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HC PL 2 400 HC PL 2730 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8548 00 00	*91	Circuito reloj–calendario, constituido por una pila de litio, un resonador de cuarzo y un circuito integrado monolítico, en tecnología C–MOS, formado por un generador programable para interrupciones periódicas y para ondas rectangulares y por una memoria estática de lectura–escritura de acceso aleatorio, todo encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 34 mm, provista de un máximo de 24 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1287 DS 1387 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8548 00 00	*92	Detector de imágenes por contacto, constituido por una línea de 1 728 o más pero sin exceder de 2 048 puntos fotosensibles y una línea de diodos emisores de luz, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 22 × 273 mm	0
ex 9021 30 90	*21	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior inferior o igual a 6 mm	3,1
ex 9021 30 90	*29	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior superior a 6 mm pero inferior o igual a 8 mm	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.

CUADRO II

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8471 93 60	*20	Unidad de memoria de cinta magnética para casetes de una sola bobina	0
ex 8471 99 90	*10	Lector óptico para la lectura de los caracteres alfanuméricos impresos por puntos, y su conversión en señales eléctricas, incluyendo una cabeza lectora que contiene un detector óptico, un amplificador, una lente de enfoque y dos lámparas, unida por uno o dos cables planos a un módulo de control cuyas dimensiones no superen 200 x 220 mm, consistente en un circuito impreso sobre el que van montados como mínimo, un microprocesador, un circuito de reconocimiento de imagen y un convertidor analógico-digital	0
ex 8473 30 10	*20	<p>Procesador, en tecnología ECL, constituido por un máximo de 336 circuitos integrados monolíticos, provisto de 4 200 redes lógicas no programadas (<i>Uncommitted Logic Arrays</i>) y de memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento total de 16 Kbits, encerrado en una cápsula montado sobre un circuito impreso múltiple situado entre dos placas de refrigeración cuyas dimensiones exteriores totales no superen 148 x 560 x 594 mm y provisto de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 001B-3035-H002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8473 30 10	*30	<p>Unidad aritmética y lógica de una unidad central de proceso (CPU) constituido por un máximo de 9 circuitos impresos cuyas dimensiones exteriores no superen 290 x 310 mm, sobre cada uno de los cuales, se montan un máximo de 121 redes de puertas semiadaptadas (gate arrays) o 121 memorias de lectura-escritura de acceso aleatorio (RAM) o una combinación de estos dos tipos de circuitos, en tecnología ECL, estando encerrado el conjunto en un cuadro cuyas dimensiones exteriores no superen 501 x 596 x 611 mm, con función de cápsula que asegure las conexiones entre los circuitos impresos y provisto de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CO1B 2675 E 500 CO1B 2675 H 501 CO1B 2675 H 503 CO1B 2675 H 500 CO1B 2675 H 502 CO1B 2675 H 504 u — otras siglas de identificación relacionadas con montajes que concuerden con la presente descripción 	0
ex 8473 30 90	*20	Cabeza magnética de ferrita, en tecnología Winchester, para equipos periféricos con memoria de discos rígidos, que permita una grabación con densidad superior o igual a 10 pistas por mm, incluso montada sobre brazos portadores	0
ex 8473 30 90	*30	<p>Conjunto de lectura-escritura para unidades de memoria de discos rígidos, compuesto por cabezas magnéticas en tecnología Winchester de ferrita, montadas sobre un brazo portador, unido por un circuito impreso flexible con un console metálico sobre el que van montados:</p> <ul style="list-style-type: none"> — un circuito impreso flexible sobre el que van montado un amplificador para señales lectura-escritura, en forma de circuito integrado, — un portador para un circuito impreso 	0
ex 8473 30 90	*40	Cabeza de impresión con válvula de chorro de tinta	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)										
ex 8473 30 90	*50	<p>Memoria de burbujas magnéticas con una capacidad de almacenamiento no superior a 4 Mbits, encerrada en una cápsula cuyas dimensiones exteriores no superen 43 x 44 mm, provista de un máximo de 56 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="454 495 1225 548"> <tr> <td>7110</td> <td>FBM 54 DB</td> <td>BDL 0133</td> <td>BDN 0151</td> <td>MBM 2011</td> </tr> <tr> <td>7114-1</td> <td>FBM 64 DA</td> <td>BDL 0134</td> <td>BDN 515</td> <td>MBM 2256</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con memorias que concuerden con la presente descripción</p>	7110	FBM 54 DB	BDL 0133	BDN 0151	MBM 2011	7114-1	FBM 64 DA	BDL 0134	BDN 515	MBM 2256	0
7110	FBM 54 DB	BDL 0133	BDN 0151	MBM 2011									
7114-1	FBM 64 DA	BDL 0134	BDN 515	MBM 2256									
ex 8473 30 90	*70	Unidad de mando para unidades de memorias de cintas audionuméricas	0										
ex 8473 40 90	*10	Cabeza de impresión térmica, en tecnología de capa delgada o gruesa, constituida por un circuito impreso con al menos un condensador de tantalio y un condensador electrolítico, contenido en un soporte metálico con un conector, peines impresores y un disipador de calor, presentada con los correspondientes rodillos y soportes	0										
ex 8483 10 90	*10	Arboles para generadores y turbinas, fundidos en una pieza, forjados y desbastados, con un peso unitario superior a 215 t	0										
ex 8504 40 98	*10	Convertidor de corriente continua en corriente continua, provisto de diodos no montados en cascada, con una tensión de entrada no superior a 72 V, encerrado en una cápsula con un máximo de 16 conexiones	0										
ex 8506 19 19	*10	Pila de litio-yodo cuyas dimensiones no superen 9 x 23 x 45 mm, de una tensión inferior o igual a 2,8 V	0										
ex 8506 19 19	*20	Unidad constituida por un máximo de 2 baterías de litio encerrada en un soporte para circuitos impresos, provisto de un máximo de 32 conexiones y incorporan un circuito de control	0										
ex 8506 19 99	*10	Pila seca de carbón/cinc con una tensión superior o igual a 5,5 V pero inferior o igual a 6,5 V, cuyas dimensiones no superen 5 x 90 x 110 mm, destinada a ser incorporadas en los chasis de películas para los aparatos de fotografía con revelado instantáneo (a)	0										
ex 8517 90 81	*10	Conjunto para aparatos telefónicos, constituido por un micrófono, un circuito de protección y un enchufe de conexión de 4 ramas, montado en un circuito impreso cuyas dimensiones no superen 22 x 40 mm	0										
ex 8518 90 00	*91	Placa macho de una sola pieza, de acero recalcado en frío, en forma de disco provisto por un lado de un cilindro, destinada a la fabricación de altavoces (a)	0										
ex 8522 90 91	*91	<p>Unidad óptica constituido por un diodo láser provisto de un fotodiodo, que emite una luz de longitud de onda nominal de 780 nm, encerrado en una cápsula cuyo diámetro exterior no supere 10 mm y cuya altura no supere 9 mm, provisto de un máximo de 10 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="454 1960 767 1989"> <tr> <td>LDGU</td> <td>LT 022</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con unidades ópticas que concuerden con la presente descripción</p>	LDGU	LT 022	0								
LDGU	LT 022												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8522 90 99	*93	Mecanismo de accionamiento para un dispositivo de grabación y de reproducción de sonido sobre cinta magnética de cassette, destinado a la fabricación de contestadores telefónicos (a)	0
ex 8523 20 10	*40	Discos magnéticos rígidos prelubricados, tratados al óxido, con una coercitividad superior o igual a 300 Oersted/Oe	0
ex 8523 20 10	*50	Disco magnético rígido con capa delgada metálica de coercitividad superior a 600 Oersted/Oe, y de diámetro exterior inferior o igual a 231 mm	0
ex 8529 10 70	*10	Conjunto de filtrado cerámico, compuesto por 2 filtros cerámicos y un resonador cerámico para una frecuencia de 10,7 MHz (± 30 kHz), encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 10 mm	0
ex 8529 10 70	*20	Filtro cerámico para frecuencias superior o igual a 4,5 MHz pero inferior o igual a 6,6 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 24 mm	0
ex 8531 20 90	*45	Indicador digital consistente en un cuadro de circuito impreso, cuyas dimensiones no superen 35 x 90 mm y en una única fila de caracteres que no sean inferiores a tres, compuesto por diodos de cuerpos sólidos luminosos fabricados a base de galio semiconductor y montados sobre el cuadro. Cada carácter comprende un máximo de 8 segmentos con punto decimal o sin él. La fila de caracteres está recubierta de una película de protección de plástico	0
ex 8531 80 90	*10	Dispositivo de visualización por plasma de corriente continua	0
ex 8534 00 11 ex 8534 00 19	*91 *91	Circuito impreso por una sola cara cuyas dimensiones no superen 30 x 30 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 8534 00 11	*92	Circuito impreso múltiple, constituido por 24 capas, incluida 5 capas dotadas de pistas insertadas, de triazina de bismaleimida, cuyas dimensiones exteriores no superen 64 x 65 cm	0
ex 8534 00 19	*92	Circuito impreso por una sola cara, cada uno con no más de 268 pistas conductoras, sobre una cinta plástica provista de perforaciones de arrastre en los 2 bordes y que tenga una anchura inferior o igual a 35 mm y un espesor inferior o igual a 0,26 mm	0
ex 8534 00 19	*93	Circuito impreso por una o las dos caras de un soporte cerámico, constituido por elementos conductores y contactos, con dimensiones que no superen 36 x 36 mm, provisto de un máximo de 304 conexiones	0
ex 8534 00 90	*92	Circuito impreso por una o las dos caras de un soporte cerámico, constituido por elementos conductores, por contactos y por resistencias, que incorporan conexiones aisladas por capas vitrificadas, cuyas dimensiones no superen 37 x 37 mm, provisto de un máximo de 320 conexiones	0
ex 8536 41 10 ex 8536 41 90 ex 8536 49 00	*91 *91 *91	Relé térmico contenido en una bombilla de vidrio herméticamente cerrada cuya altura no supere 35 mm, con exclusión de los hilos, y cuyo coeficiente de pérdida no supere 10^{-6} cm ³ de helio por segundo bajo 1 bar a una temperatura comprendida entre 0 y 160 °C, destinado a ser montado sobre compresores para equipos frigoríficos (a)	0
ex 8538 90 90	*91	Parte de un fusible electrotérmico, consistente en un hilo de cobre revestido de estaño e incorporado a una cápsula cilíndrica cuyas dimensiones exteriores no superen 5 x 48 mm	0
ex 8540 11 10	*93	Tubo catódico de color, provisto de una máscara de rendija (slot-mask), con cañones electrónicos colocados uno al lado del otro (tecnología en línea) y una diagonal de la pantalla no inferior a 12 cm y no superior a 26 cm	0
ex 8540 12 10	*91	Tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 150 mm pero sin exceder de 155 mm, una tensión anódica igual o superior a 25 kV pero no superior a 32 kV	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8540 20 90	*91	Fotomultiplicador constituido por un tubo fotocatódico con 9 dinodos, sensible a la luz de longitud de onda superior o igual a 160 nm pero inferior o igual a 930 nm, con un diámetro inferior o igual a 14 mm y una altura inferior o igual a 94 mm	0
ex 8540 30 10	*25	Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos en triángulo (tecnología delta) y una diagonal de pantalla no inferior a 66 cm	0
ex 8540 89 11	*91	Indicador, en forma de un tubo que consiste en una cápsula de vidrio montada sobre un cuadro cuyas dimensiones, con exclusión del cable, no superen 300 x 350 mm. El tubo contiene una o algunas filas de caracteres o líneas dispuestas en filas. Cada uno de los caracteres o líneas se compone de elementos fluorescentes o fosforescentes. Estos elementos están montados sobre un soporte metalizado recubierto de sustancias fluorescentes o de sales fosforescentes que se iluminan cuando están sometidas a un bombardeo de electrones	0
ex 8540 91 00	*93	Cañón de electrones, destinado a la fabricación de tubos catódicos monocromos con una diagonal de la pantalla superior o igual a 7,6 cm pero inferior o igual a 30,5 cm (a)	0
ex 8541 10 91	*10	Diodo de silicio rectificador de potencia, en tecnología planar, con un tiempo de restablecimiento inferior a 100 ns, una tensión de bloqueo inferior o igual a 200 V y una corriente directa media superior o igual a 2,5 A, encerrado en una cápsula plana cuyas dimensiones exteriores superen 3 x 9 x 9 mm pero no superen 5 x 11 x 17 mm	0
ex 8541 10 99	*10	Diodo de germanio con filamento de oro, de una tensión de paso inferior o igual a 1 V para 5 mA	0
ex 8541 10 99	*20	Diodo de silicio de capacidad variable, capaz de variarla al menos 10 veces en relación con su valor inicial en tanto que la tensión de servicio aplicada a los bornes varía de 2 V o más sin exceder de 10 V, y con una capacidad igual o superior a 96 pF pero inferior o igual a 144 pF a 2 V, encerrado en una cápsula cilíndrica cuyo diámetro no supere 3 mm y cuya altura no supere 8 mm, provisto de un máximo de 2 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MV 1404 u — otras siglas de identificación relacionadas con diodos que concuerden con la presente descripción	0
ex 8541 21 90	*10	Transistor de electrones de alta movilidad (HEMT), para frecuencias de 2 GHz ó más pero sin exceder de 20 GHz, con una capacidad de disipación no superior a 180 mW, encerrado en una cápsula cuyo diámetro no supere 3 mm, provisto de un máximo de 4 conexiones	0
ex 8541 21 90	*20	Transistor de efecto de campo (FET), para frecuencias de 2 GHz ó más pero no superior a 16 GHz, con una capacidad de disipación no superior a 225 mW, encerrado en una cápsula cuyo diámetro no supere 3 mm, provisto de un máximo de 4 conexiones	0
ex 8541 29 90	*10	Transistor con una potencia superior o igual a 150 W para una tensión superior o igual a 160 V y con una frecuencia de corte superior o igual a 20 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 22 x 37 mm, provisto de un máximo de 3 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 2 SA 1170 2 SA 1494 2 SC 2921 2 SA 1215 2 SC 2774 2 SC 3858 u — otras siglas de identificación relacionadas con transistores que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																				
ex 8541 40 10	*60	Diodo emisor de luz que opera a una longitud de onda nominal de 710 nm, compuesto a base de galio-arsénico-fósforo (GaAsP), en forma de circuito integrado monolítico presentado en forma de microplaquita, destinado a la fabricación de optoacopladores (a)	0																				
ex 8541 40 91	*91	Módulo constituido por no más de 5 células solares, en tecnología de capa delgada, sobre un sustrato cuyas dimensiones exteriores no superen 18 x 70 mm	0																				
ex 8541 60 00	*91	Cristal piezoeléctrico que oscile a una frecuencia de 32 768 Hz, encerrada en una cápsula cilíndrica cuya longitud no supere 8,2 mm y cuyo diámetro no supere 3,2 mm, destinado a la fabricación de productos del capítulo 91 (a)	0																				
ex 8541 60 00	*92	Cristal cerámico piezoeléctrico polarizado, que oscile con frecuencias superior o igual a 500 kHz pero inferior o igual a 12 500 kHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 15 mm, provisto de un máximo de 3 conexiones	0																				
ex 8542 11 05	*10	Circuito de control y de mando de dispositivos de visualización de cristal líquido (LCD) por matriz de puntos, en tecnología C-MOS, provisto de un generador de caracteres, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular (microplaquitas), destinado a la fabricación de módulos de visualización de cristal líquido (LCD) (a)	0																				
ex 8542 11 12	*01	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 x 24 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="507 1173 1214 1196" style="margin-left: 20px;"> <tr> <td style="padding-right: 20px;">KM 4164</td> <td style="padding-right: 20px;">MN 4264</td> <td style="padding-right: 20px;">TMS 4164</td> <td>TMS 4416</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	KM 4164	MN 4264	TMS 4164	TMS 4416	0																
KM 4164	MN 4264	TMS 4164	TMS 4416																				
ex 8542 11 12	*11	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso no superior a 150 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 34 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="507 1514 1267 1626" style="margin-left: 20px;"> <tr> <td style="padding-right: 20px;">HB 50562</td> <td style="padding-right: 20px;">KM 41257</td> <td style="padding-right: 20px;">MB 81464</td> <td style="padding-right: 20px;">PD 41256</td> <td>TMS 4256</td> </tr> <tr> <td style="padding-right: 20px;">HM 50256</td> <td style="padding-right: 20px;">M5M 4256</td> <td style="padding-right: 20px;">MSM 4256</td> <td style="padding-right: 20px;">PD 41464</td> <td>TMS 4464</td> </tr> <tr> <td style="padding-right: 20px;">HM 50464</td> <td style="padding-right: 20px;">M5M 4464</td> <td style="padding-right: 20px;">MSM 4464</td> <td style="padding-right: 20px;">TMM 41256</td> <td></td> </tr> <tr> <td style="padding-right: 20px;">KM 41256</td> <td style="padding-right: 20px;">MB 81256</td> <td style="padding-right: 20px;">PD 41254</td> <td style="padding-right: 20px;">TMM 41464</td> <td></td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	HB 50562	KM 41257	MB 81464	PD 41256	TMS 4256	HM 50256	M5M 4256	MSM 4256	PD 41464	TMS 4464	HM 50464	M5M 4464	MSM 4464	TMM 41256		KM 41256	MB 81256	PD 41254	TMM 41464		8
HB 50562	KM 41257	MB 81464	PD 41256	TMS 4256																			
HM 50256	M5M 4256	MSM 4256	PD 41464	TMS 4464																			
HM 50464	M5M 4464	MSM 4464	TMM 41256																				
KM 41256	MB 81256	PD 41254	TMM 41464																				
ex 8542 11 12	*12	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula, cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="507 1910 1066 2000" style="margin-left: 20px;"> <tr> <td style="padding-right: 20px;">53 C 256</td> <td style="padding-right: 20px;">53 C 466</td> <td>P 51 C 256</td> </tr> <tr> <td style="padding-right: 20px;">53 C 258</td> <td style="padding-right: 20px;">MB 81 C 258</td> <td>P 51 C 259</td> </tr> <tr> <td style="padding-right: 20px;">53 C 464</td> <td style="padding-right: 20px;">MB 81 C 466</td> <td>TC 51832</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	53 C 256	53 C 466	P 51 C 256	53 C 258	MB 81 C 258	P 51 C 259	53 C 464	MB 81 C 466	TC 51832	0											
53 C 256	53 C 466	P 51 C 256																					
53 C 258	MB 81 C 258	P 51 C 259																					
53 C 464	MB 81 C 466	TC 51832																					

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 12	*13	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), de doble puerta, con registro de datos y un control de salida de lectura secuencial, con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 13 x 39 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M5M 4 C 264 MB 81461 PD 41264 TMS 4461</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 14	*01	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), con una capacidad de almacenamiento de 1 Mbit, con entradas/salidas separadas y registros de desplazamiento en serie (<i>Field Memories</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones no superen 17 x 54 mm, provista de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 521000</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 16	*01	<p>Memoria pseudoestática de lectura-escritura de acceso aleatorio (PS-RAM), en tecnología C-MOS, con capacidad de almacenamiento de 4 Mbits y un tiempo de acceso de 100 ns, constituida por un generador de impulsos de reloj y un circuito de control de refresco, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 22 mm, provista de un máximo de 32 conexiones y de :</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HM 658512</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p> <p>Este PS-RAM debe ser destinado a la fabricación de ordenadores portátiles, que puedan funcionar sin fuente de energía externa (a)</p>	0
ex 8542 11 21	*17	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 x 4 bits y un tiempo de acceso no superior a 60 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C122 CY7C123 CY93422 CY93L422 P4C 422</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21	*28	<p>Memoria estática de lectura-escritura de acceso aleatorio (S/RAM), con una capacidad de almacenamiento de 1 K×4 bits y un tiempo de acceso no superior a 25 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones no superen 8×32 mm, provista de un mínimo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 9150-20 CY 7 C 150-15 AM 9150-25 CY 7 C 150-25 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*32	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluyendo H-MOS), con una capacidad de almacenamiento de 8 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17×39 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 4008 4801 8108 8114 PD 421 4118 8104 8112 8185 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*42	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones máximas no superen 18×63 mm, provista de un máximo de 48 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: IDT 7134 TC 5532 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*43	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerta, en tecnología BiMOS, con una capacidad de almacenamiento de 32 Kbits y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 29×62 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B134 CY7B1342 CY7B135 CY7B138 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	*48	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 4 K×16 bits y un tiempo de acceso no superior a 55 ns, constituida por un registro-tampón de dirección de 12 bits y por circuitos de control, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10×53 mm, provisto de un máximo de 44 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IDT71586S u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 21	*49	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerta, en tecnología BiMOS, con una capacidad de almacenamiento de 64 Kbits y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CY7B144 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 23	*01	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 72 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B180 CY7B181 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 23	*19	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 144 Bits y un tiempo de acceso no superior a 30 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 x 21 mm, provista de un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 55187 TC 55188 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 23	*22	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), asíncrona, en tecnología C-MOS, con una capacidad de almacenamiento de 16 K x 16 bits, con exclusión de memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 x 21 mm, provista de un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MCM 62995-17 MCM 62995-20 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)										
ex 8542 11 23	*24	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso no superior a 20 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 x 38 mm, provista de un máximo de 52 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="501 551 1270 607"> <tr> <td>CY7B153</td> <td>CY7B155</td> <td>HM 6709 A</td> <td>MCM 6709</td> <td>TC 55B464</td> </tr> <tr> <td>CY7B154</td> <td>CY7B156</td> <td>MCM 6708</td> <td>TC 55B328</td> <td>TC 55B465</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY7B153	CY7B155	HM 6709 A	MCM 6709	TC 55B464	CY7B154	CY7B156	MCM 6708	TC 55B328	TC 55B465	0
CY7B153	CY7B155	HM 6709 A	MCM 6709	TC 55B464									
CY7B154	CY7B156	MCM 6708	TC 55B328	TC 55B465									
ex 8542 11 25	*09	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-<i>Cache</i>-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 288 Kbits y un tiempo de acceso no superior a 21 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="501 927 820 949"> <tr> <td>CY7B173</td> <td>CY7B174</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY7B173	CY7B174	0								
CY7B173	CY7B174												
ex 8542 11 31	*01	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 50 mm, provista de un máximo de 54 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="501 1245 1075 1301"> <tr> <td>HN 61256</td> <td>MB 83256</td> <td>TMS 60C19</td> </tr> <tr> <td>HN 613256</td> <td>TMS 60C18</td> <td>TMS 60C20</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	HN 61256	MB 83256	TMS 60C19	HN 613256	TMS 60C18	TMS 60C20	0				
HN 61256	MB 83256	TMS 60C19											
HN 613256	TMS 60C18	TMS 60C20											
ex 8542 11 42	*01	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 16 Kbits y un tiempo de acceso no superior a 65 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="501 1621 868 1644"> <tr> <td>CY 7C 245 W</td> <td>CY 7C 291 W</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CY 7C 245 W	CY 7C 291 W	0								
CY 7C 245 W	CY 7C 291 W												
ex 8542 11 42	*06	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 32 Kbits y un tiempo de acceso no superior a 45 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones no superen 17 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="501 1968 836 1991"> <tr> <td>27 CX 321</td> <td>27 CX 322</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	27 CX 321	27 CX 322	0								
27 CX 321	27 CX 322												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 42	*11	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 64 Kbits y un tiempo de acceso no superior a 65 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 261 W CY 7C 263 W CY 7C 268 W CY 7C 269 W u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 42 ex 8542 11 59	*16 *58	<p>Memoria exclusivamente de lectura, programable, borrable mediante rayos ultravioleta (EPROM) o no borrable (PROM), con una capacidad de almacenamiento de 128 Kbits y un tiempo de acceso no superior a 100 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 251 CY 7C 254 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 44 ex 8542 11 59	*01 *64	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) o no borrable (PROM), con una capacidad de almacenamiento de 1 Mbit y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 x 53 mm, provista o no en la cara superior de una ventana de cuarzo, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B201 CY7B210 CY7B211 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 50	*16	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 42 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 28256 28 C 256 48 C 256 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 50	*26	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 52 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AT 28C1024 E/M 28C010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 59	*02	<p>Memoria tampón de doble línea (<i>Double Row Buffer</i>, DRB), con registros de desplazamiento y memorias de lectura-escritura de acceso aleatorio (RAMs), en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones no supereren 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CRT 9212 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 59	*03	<p>Memoria tampón para escritura (<i>Write buffer</i>), en tecnología C-MOS, con una organización de 4 x 16 bits, consistente en 8 bits para las direcciones y 8 bits para los datos y 4 bits de paridad, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 79 R 2020 A 79 R 3020 R 2020/16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 59	*21	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 64 x 8 ó 64 x 9 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C408A CY7C409A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 59	*24	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), con una capacidad de almacenamiento de 7 280 ó 9 080 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 36 mm, provista de un máximo de 28 patillas conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 41101 PD 41102 PD 42101 PD 42102 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 59	*31	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 72 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C460 CY7C470 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 59	*33	<p>Memoria estática de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 144 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C462 CY7C472 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 59	*35	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 288 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C464 CY7C474 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 59	*48	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 7 C 245 7 C 291 7 C 292 HM 6616 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 59	*52	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología C-MOS, con una capacidad de almacenamiento de 36 288 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones no superen 16 x 16 mm, provista de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XC 1736 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 59	*54	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 44 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C261 CY7C264 CY7C269 MB7144 XC 1764 CY7C263 CY7C268 MB7143 MB71C44 XC 1765 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																				
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67 ex 8542 11 68	*03 *03 *03 *01	<p>Coprocesador matemático que trabaja con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 x 53 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="518 526 1252 660"> <tr> <td>3171</td> <td>80387</td> <td>MC 68882</td> <td>TX 32081 W</td> </tr> <tr> <td>74 ACT 8847</td> <td>8087</td> <td>NCR 32020</td> <td>WTL 3167</td> </tr> <tr> <td>79 R 2010</td> <td>80C287</td> <td>NS 32081</td> <td></td> </tr> <tr> <td>79 R 3010</td> <td>CY 7C 602</td> <td>NS 32381</td> <td></td> </tr> <tr> <td>80287</td> <td>MC 68881</td> <td>R 2010/16</td> <td></td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	3171	80387	MC 68882	TX 32081 W	74 ACT 8847	8087	NCR 32020	WTL 3167	79 R 2010	80C287	NS 32081		79 R 3010	CY 7C 602	NS 32381		80287	MC 68881	R 2010/16		0
3171	80387	MC 68882	TX 32081 W																				
74 ACT 8847	8087	NCR 32020	WTL 3167																				
79 R 2010	80C287	NS 32081																					
79 R 3010	CY 7C 602	NS 32381																					
80287	MC 68881	R 2010/16																					
ex 8542 11 62	*21	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología N-MOS (incluida la tecnología H-MOS), para la codificación/decodificación de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 53 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="518 985 1037 1019"> <tr> <td>8294</td> <td>Z 8068</td> <td>Z 9518</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	8294	Z 8068	Z 9518	0																	
8294	Z 8068	Z 9518																					
ex 8542 11 62	*22	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología C-MOS, consistente en una unidad central de proceso (CPU), una unidad de control de la memoria (MMU), un controlador de acceso directo a memoria (DMA) de 2 canales, un temporizador programable de 16 bit a 2 canales, un generador de estado de espera, una unidad de interfaz a 2 canales asíncronas para la comunicación en serie (ASCI) y una unidad de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 62 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: <table data-bbox="518 1444 1045 1478"> <tr> <td>HD 64 A 180</td> <td>HD 64 B 180</td> <td>Z 64180</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	HD 64 A 180	HD 64 B 180	Z 64180	0																	
HD 64 A 180	HD 64 B 180	Z 64180																					
ex 8542 11 62	*23	<p>Microprocesador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por un circuito de modulación de las señales de grabación, un circuito de demodulación de las señales de reproducción, un circuito de código de corrección de errores (ECC), un convertidor analógico-digital/digital-analógico, un circuito de interfaz de memoria estática de lectura-escritura de acceso aleatorio (S-RAM), un circuito entrada-salida para la interfaz de un microcontrolador o microordenador, un circuito entrada-salida para la interfaz de un sistema audio y de un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <table data-bbox="518 1960 614 1993"> <tr> <td>CXD2601</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	CXD2601	0																			
CXD2601																							

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 62 ex 8542 11 64	*41 *31	<p>Microprocesador multiprotocolo con una capacidad de proceso de 8 ó 16 bits, en tecnología C-MOS, constituido por una unidad central de proceso (CPU), un circuito de control de acceso directo a memoria, un circuito de control de interrupciones, una memoria de lectura-escritura de acceso aleatorio de doble puerto (<i>Dual Port RAM</i>) de una capacidad de almacenamiento de 9 216 bits, tres temporizadores, un procesador de comunicación y tres circuitos de control de comunicación serie y simultánea en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36×36 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 68302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 64	*21	<p>Microprocesador con una capacidad de proceso de 16 bits y un bus direcciones/datos de 8 bits, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en una unidad central de proceso (CPU), un generador de ritmo, 2 canales DMA autónomos, un controlador de interrupciones programable, 3 temporizadores de 16 bits programables, una memoria programable y una lógica para selección de circuito periférico, un generador de estado de espera programable y una unidad de control de bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30×30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80188 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 64	*22	<p>Microprocesador con una capacidad de proceso de 16 bits y un bus de datos de 8 bits, en tecnología C-MOS, con estructura interna de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36×60 mm, provista de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MB 89T713 MB 89T715 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 64	*23	<p>Microprocesador con una capacidad de proceso de 10 bits, para la decodificación de datos textuales, en tecnología C-MOS, compuesta por un preprocesador para la conversión de datos de serie a paralelo, un procesador de visualización vídeo, un controlador del acceso a memoria, una memoria de visualización y un circuito de interfaz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16×37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: CF 70064 CF 70095 CF 72301 CF 72305A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 64	*34	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por una unidad central de proceso (CPU), un reloj, dos canales independientes de acceso directo a la memoria (DMA), un controlador programable de interrupciones, tres relojes programables de 16 bits, una memoria programable, una lógica para selección de circuito periférico y un generador programable de estado de espera con una unidad de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80186 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 64	*35	<p>Microprocesador con una capacidad de proceso de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por una unidad central de proceso (CPU), una unidad de control de la memoria (MMU) y un sistema interno de explotación en direcciones reales o virtuales (OSOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80286 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	10
ex 8542 11 64	*36	<p>Microprocesador de comunicación con una capacidad de proceso de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), que contenga una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 22 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 60 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 64	*42	<p>Procesador de comunicación con una capacidad de proceso de 16 bits, en tecnología C-MOS, que contenga un codificador-decodificador para la conversión de datos en señales transmisibles en serie o en paralelo, en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 380 C 16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 67	*05	<p>Coprocador con una capacidad de proceso de 32 bits, en tecnología C-MOS, para una red local, constituido por una unidad de interfaz de datos, una unidad de interfaz bus, un circuito de control de acceso directo a memoria (DMA) y memorias de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento total de 1 536 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 63 x 63 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82596 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 67	*31	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 38 x 38 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CPU 04041871 NCR 32 000 NS 32032 NS 32332 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 67	*32	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, constituido por una unidad aritmética de coma flotante con 4 registros de 80 bits, 36 registros de 32 bits, una memoria <i>cache</i> con una capacidad de almacenamiento de 4 Kbits y un controlador de interrupciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 37 x 37 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 80960KB u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 67	*33	<p>Microprocesador con una capacidad de proceso de 32 bits, constituido por una o más memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total no superior a 48 Kbits y una unidad aritmética de 32 bits de coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 35 x 35 mm, provista de un máximo de 164 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DSP 32 C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 67	*34	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica binaria, una unidad aritmética y lógica de coma flotante, una unidad aritmética y lógica decimal, una unidad de control de almacenamiento, una unidad de gestión de la memoria virtual y registros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provista de un máximo de 223 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 78201441 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 67	*35	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con bus externo de datos de 32 bits y bus externo de direcciones de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provista de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="507 992 1233 1104"> <tr> <td>486</td> <td>79 R 3000</td> <td>MC 68020</td> <td>NS 32C 032</td> </tr> <tr> <td>80386</td> <td>AM 29000</td> <td>MC 68030</td> <td>R 2000/16</td> </tr> <tr> <td>80486</td> <td>CY7C601</td> <td>MC 68040</td> <td></td> </tr> <tr> <td>79 R 2000 A</td> <td>L 64801</td> <td>NS 32532</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	486	79 R 3000	MC 68020	NS 32C 032	80386	AM 29000	MC 68030	R 2000/16	80486	CY7C601	MC 68040		79 R 2000 A	L 64801	NS 32532		0
486	79 R 3000	MC 68020	NS 32C 032																
80386	AM 29000	MC 68030	R 2000/16																
80486	CY7C601	MC 68040																	
79 R 2000 A	L 64801	NS 32532																	
ex 8542 11 67	*36	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, con bus externo de datos de 16 bits y bus externo de direcciones de 24 bits, con una capacidad de direccionamiento de memoria virtual de 64 teroctetos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 80386 SX u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 67	*37	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, combinado con un circuito de control bus, un circuito de control de memoria, un circuito de control de memoria <i>cache</i> y con un memoria <i>cache</i> con una capacidad de almacenamiento que no exceda de 512 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 38 mm, provista de un máximo de 227 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 80386 SL u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																				
ex 8542 11 71 ex 8542 11 91	*05 *01	<p>Microcontrolador o microordenador con una capacidad de proceso de 4 bits, con una memoria exclusivamente de lectura, no programable (ROM) o con una memoria exclusivamente de lectura, programable, no borrable (PROM) o con una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no superior a 128 Kbits y con una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 5 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 60 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="518 667 1149 974"> <tr> <td>CD 3200 a 3299</td> <td>HD 614042</td> <td>TMC 1500 a 1599</td> </tr> <tr> <td>HD 38800</td> <td>HD 614080</td> <td>TMC 1980 a 1999</td> </tr> <tr> <td>HD 38820</td> <td>MN 1584531</td> <td>TMP 47 C 1670</td> </tr> <tr> <td>HD 404189</td> <td>SMC 6214</td> <td>TMP 47 C 670</td> </tr> <tr> <td>HD 404608</td> <td>SMC 6215</td> <td>TMP 47 P 1670</td> </tr> <tr> <td>HD 4074608</td> <td>SMC 6234</td> <td>TMP 47 P 860 E</td> </tr> <tr> <td>HD 44796</td> <td>SMC 6266</td> <td>TP 0310 a 03299</td> </tr> <tr> <td>HD 44 800</td> <td>SMC 62 L 34</td> <td>TP 0450 a 04599</td> </tr> <tr> <td>HD 44801</td> <td>T 7767 BS</td> <td>TP 0480 a 04899</td> </tr> <tr> <td>HD 44820</td> <td>TMC 0270 a 0279</td> <td>TP 0500 a 05999</td> </tr> <tr> <td>HD 44840</td> <td>TMC 0500 a 0599</td> <td>TSS 200</td> </tr> <tr> <td>HD 44860</td> <td>TMC 0980 a 0989</td> <td>TSS 400</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	CD 3200 a 3299	HD 614042	TMC 1500 a 1599	HD 38800	HD 614080	TMC 1980 a 1999	HD 38820	MN 1584531	TMP 47 C 1670	HD 404189	SMC 6214	TMP 47 C 670	HD 404608	SMC 6215	TMP 47 P 1670	HD 4074608	SMC 6234	TMP 47 P 860 E	HD 44796	SMC 6266	TP 0310 a 03299	HD 44 800	SMC 62 L 34	TP 0450 a 04599	HD 44801	T 7767 BS	TP 0480 a 04899	HD 44820	TMC 0270 a 0279	TP 0500 a 05999	HD 44840	TMC 0500 a 0599	TSS 200	HD 44860	TMC 0980 a 0989	TSS 400	0
CD 3200 a 3299	HD 614042	TMC 1500 a 1599																																					
HD 38800	HD 614080	TMC 1980 a 1999																																					
HD 38820	MN 1584531	TMP 47 C 1670																																					
HD 404189	SMC 6214	TMP 47 C 670																																					
HD 404608	SMC 6215	TMP 47 P 1670																																					
HD 4074608	SMC 6234	TMP 47 P 860 E																																					
HD 44796	SMC 6266	TP 0310 a 03299																																					
HD 44 800	SMC 62 L 34	TP 0450 a 04599																																					
HD 44801	T 7767 BS	TP 0480 a 04899																																					
HD 44820	TMC 0270 a 0279	TP 0500 a 05999																																					
HD 44840	TMC 0500 a 0599	TSS 200																																					
HD 44860	TMC 0980 a 0989	TSS 400																																					
ex 8542 11 71	*06	<p>Microcontrolador o microordenador con una capacidad de proceso de 4 bits, en tecnología C-MOS, compuesto de una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) con una capacidad de almacenamiento igual o superior a 160 Kbits, así como de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 20 x 60 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="518 1444 1093 1473"> <tr> <td>HD 404019</td> <td>HD 404919</td> <td>HD 4074019</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	HD 404019	HD 404919	HD 4074019	0																																	
HD 404019	HD 404919	HD 4074019																																					
ex 8542 11 71	*21	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología N-MOS (incluyendo H-MOS) constituido por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 14 432, de 30 016 o de 30 208 bits, por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 832 bits o de 896 bits, por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 920 bits, de 1 528 bits o de 1 728 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" data-bbox="518 1966 1093 1995"> <tr> <td>MC 68705P3</td> <td>MC 68705R3</td> <td>MC 68705S3</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	MC 68705P3	MC 68705R3	MC 68705S3	0																																	
MC 68705P3	MC 68705R3	MC 68705S3																																					

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	*22	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, constituido con una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 32 Kbits, y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 53 mm, provista en la cara superior de una ventana de cuarzo, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 7742 8751 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*23	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits con funciones de interfaz periférico, en tecnología N-MOS (incluida la tecnología H-MOS), provisto de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 Kbits, una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 53 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 8042 8742 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*24	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, dotado de arquitectura de registro a registro, en tecnología C-MOS, constituido por:</p> <ul style="list-style-type: none"> — una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento no superior a 4 Kbits, — una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, borrrable con rayos ultravioleta (EPROM), o por una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con una capacidad de almacenamiento no superior a 128 Kbits <p>y que comprenda o no:</p> <ul style="list-style-type: none"> — una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con capacidad de almacenamiento no superior a 4 Kbits, <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 370C010 370C052 370C156 370C310 370C352 370C756 370C032 370C056 370C250 370C332 370C356 370C810 370C050 370C150 370C256 370C350 370C732 370C850 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*25	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 256 bits, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 16 Kbits, una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM) con una capacidad de almacenamiento de 2 Kbits, un generador de reloj, un temporizador de 4 bits, un circuito de interfaz de comunicación en serie y un convertidor numérico-analógico de 14 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 29 mm, provista de un máximo de 28 conexiones y de :</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HD 401220 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*26	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento igual o superior a 60 Kbits pero inferior o igual a 128 Kbits, y por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 3 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 87C51FB 87C54 MC68HC705C8 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*28	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 52 x 63 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 77 C 82 80 C 152 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	*29	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 Kbits, una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos umtravioleta (EPROM), con una capacidad de almacenamiento de 96 Kbits, una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM) con una capacidad de almacenamiento de 4 Kbits y de un convertidor analógico-digital de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas demensiones exteriores no superen 20 x 20 mm, provista de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 68HC11E9 MC 68HC711E9 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	*30	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 192 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4,5 Kbits y un coprocesador aritmético, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXP80524 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*31	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 3 Kbits, bien por una memoria exclusivamente de lectura, no programable (ROM), bien por una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 128 Kbits, un convertidor analógico/digital y un convertidor digital/analógico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 58 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 37450E8 M 37450M8 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 71	*32	<p>Microcontrolador o microordenador con una capacidad de proceso de 8 bits con la función de interfaz periférico universal, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit y una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 53 mm, provista en la cara superior de una ventana de cuarzo, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: D 8742 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 73	*01	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), que contiene al menos una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 510 x 13 bits o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 512 x 13 bits, y una memoria de lectura y escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: PD 7720 PD 77 P 20 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 73	*02	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits y un bus de direcciones de 16 bits y un bus de datos de 8 bits, en tecnología C-MOS, compuesto por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no inferior a 2 Kbits y por una memoria exclusivamente de lectura, no programable (ROM) o por una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no inferior a 64 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 60 mm, provista de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MB 89713 MB 89715 MB 89P713 MB 89P715 MB 89W715 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 73	*04	<p>Microcontrolador o microordenador con una unidad aritmética y lógica (ALU) con una capacidad de proceso de 16 bits y un bus de datos de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) de una capacidad de almacenamiento de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 2 Kbits y un convertidor analógico-numérico de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 42 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 78C14 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 73	*06	<p>Microcontrolador o microordenador con una capacidad de proceso de 16 bits, en tecnología C-MOS, constituido por un multiplicador y acumulador (MAC), una unidad de desplazamiento aritmético y lógico (<i>Shifter</i>), una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 48 Kbits con funciones de memoria programa, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits y un temporizador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADSP 2101 ADSP 2102BS-50 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 74	*01	<p>Microcontrolador o microordenador con una capacidad de proceso de 24 bits, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no inferior a 60 Kbits y memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento total no inferior a 12 Kbits y de una unidad aritmética de 24 bits con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provista de un máximo de 135 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MB 86220 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)										
ex 8542 11 74	*08	<p>Microcontrolador o microordenador con una unidad aritmética y lógica (ALU) con una capacidad de proceso de 32 bits y un bus de datos de 16 bits, constituido por memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total inferior o igual a 160 Kbits, de una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento inferior o igual a 128 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 54 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="478 638 1228 694"> <tr> <td>320 10</td> <td>320 C 10</td> <td>320 C 17</td> <td>320 C 50</td> <td>320 E 15</td> </tr> <tr> <td>320 11</td> <td>320 C 15</td> <td>320 C 25</td> <td>320 C 51</td> <td>320 E 17</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	320 10	320 C 10	320 C 17	320 C 50	320 E 15	320 11	320 C 15	320 C 25	320 C 51	320 E 17	0
320 10	320 C 10	320 C 17	320 C 50	320 E 15									
320 11	320 C 15	320 C 25	320 C 51	320 E 17									
ex 8542 11 74	*09	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por 24 registros de 32 bits y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 x 24 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p>HGC 6127</p> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0										
ex 8542 11 74	*10	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, constituido por una o más memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total no superior a 48 Kbits, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no superior a 128 Kbits, de una unidad aritmética de 32 bits con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 45 x 53 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <p>DSP 32 MB 86232</p> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0										
ex 8542 11 74	*11	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, provisto de 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 64 Kbits, y de una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 69 x 74 mm, provista de un máximo de 325 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <p>320 C 30 320 C 40</p> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0										

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 74	*12	<p>Microcontrolador o microordenador con una capacidad de proceso de 32 bits, en tecnología C-MOS, constituido por un módulo de integración de sistemas heterogéneos (SIM), con un registro de configuración, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 16 Kbits, una unidad de proceso de tiempos (TPU) con 16 canales independientes programables, un circuito de interfaz periférico en serie y un circuito de interfaz de comunicación en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en o que comprenda la combinación alfanumérica siguiente: MC 68332 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 75	*01	<p>Microcontrolador o microordenador con una capacidad de proceso de 56 bits, en tecnología C-MOS, constituido por 4 bus bidireccionales de 24 bits, 3 memorias exclusivamente de lectura, no programables (ROMs) de una capacidad de almacenamiento total de 12,75 Kbits o 102 Kbits y por 2 o 3 memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 12 Kbits o 24 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56000 DSP 56001 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 75	*22	<p>Microcontrolador o microordenador con una capacidad de proceso de 96 bits, que trabaje con coma flotante y con doble puerta, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 32 Kbits y de 2 memorias de lectura-escritura de acceso aleatorio (RAMs) cada una con capacidad de almacenamiento de 16 Kbits, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 2 Kbits y de 2 memorias exclusivamente de lectura, no programables (ROMs) cada una con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provista de un máximo de 223 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DSP 9 6002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 77	*01	<p>Red de puertas metálicas semiadaptadas (gate arrays), en tecnología C-MOS, operando con una tensión de alimentación de 12 V, con un mínimo de 637 funciones de 2 entradas, cuya red contenga un código digital producido por un haz de electrones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 29 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FB 215 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)						
ex 8542 11 82 ex 8542 11 95	*01 *31	<p>Circuitointegrado monolítico, analógico-numérico, capaz de controlar motores sin escobillas manteniendo constante su velocidad, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 25 mm, provista de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="470 488 1021 544"> <tr> <td>MGA 3015 A</td> <td>UC 1633</td> <td>UC 3633</td> </tr> <tr> <td>SSI 590</td> <td>UC 1634</td> <td>UC 3634</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	MGA 3015 A	UC 1633	UC 3633	SSI 590	UC 1634	UC 3634	0
MGA 3015 A	UC 1633	UC 3633							
SSI 590	UC 1634	UC 3634							
ex 8542 11 82	*02	<p>Circuito de control y de gestión de memoria tampón, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provista de un máximo de 160 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="470 846 1061 902"> <tr> <td>82 C 325</td> <td>WD 11 C 00-22</td> <td>WD 83 C 580</td> </tr> <tr> <td>1TU9-0301</td> <td>WD 12 C 00-22</td> <td>WD 83 C 583</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82 C 325	WD 11 C 00-22	WD 83 C 580	1TU9-0301	WD 12 C 00-22	WD 83 C 583	0
82 C 325	WD 11 C 00-22	WD 83 C 580							
1TU9-0301	WD 12 C 00-22	WD 83 C 583							
ex 8542 11 82	*03	<p>Circuito de control y de gestión de memoria tampón, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provista de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>WD 1015</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0						
ex 8542 11 82	*05	<p>Circuito de control, en tecnología C-MOS, que permita el control de un bus de sistema, de una memoria estática o dinámica de lectura-escritura de acceso aleatorio (S-RAM o D-RAM) y de acceso directo a memoria a 4 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>OTI 031</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0						
ex 8542 11 82	*15	<p>Circuito lógico de control y de gestión de pantalla catódica monocroma (MDC, <i>Monochrome Display Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>M 50452</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0						

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*16	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube controller/CRTC</i>), en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 62 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 8052 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*17	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 62 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 434 MB 89321 MB 89322 V 6363 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*18	<p>Circuito de control vídeo para la gestión de pantallas catódicas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 62 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 453 CRT 97 C 11 TVGA 8900C WD 90 C 10 CRT 9007 ET 4000 VY 86 C 310 WD 90 C 11 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*19	<p>Circuito de control para tubos de rayos catódicos y para dispositivos de visualización de cristales líquidos (Controlador CRT y LCD), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 425 CL-GD6410 V 6355-DJ u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*20	<p>Circuito de mando para dispositivos de visualización de cristales líquidos (<i>LCD-driver</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 20 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 44100 HD 66100 MSM 5259 MSM 5299 SED 1600 HD 44780 LC 7582 MSM 5298 MSM 5839 SED 1610 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*21	<p>Circuito de control de visualización y de generación de caracteres para dispositivos de visualización de cristales líquidos (LCD) por matriz de puntos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 x 26 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 61830 LH 5821 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*23	<p>Circuito de control de gráficos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 431 82 C 435 82 C 441 OTI 067 PEGA u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*24	<p>Circuito de control para la selección de colores, en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 52 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 433 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*25	<p>Circuito de control de gráficos y de memoria de un sistema de vídeo (<i>Video Controller</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 52 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 451 84 C 451 CL GD 5410 PVGA 82 C 452 AVGA1 NCR 77C22 WD 90 C 00 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*27	<p>Unidad de mando de redes locales que permita resolver conflictos de utilización, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 63 x 63 mm, provista de un máximo de 132 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82586 AM 7990 MB 86950 WD 83 C 603 82588 COM 9026 WD 80 C 24 WD 83 C 690 82590 DP 8390 WD 83 C 503 82592 DP 83932 WD 83 C 510 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 82	*28	Circuito de control, operativo a 12 MHz, en tecnología C-MOS, constituido por un reloj de intervalos programables, un generador de señales de reloj, dos unidades de mando DMA y una unidad de dirección a redes de memoria (<i>Memory mapper</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82231 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 82	*29	Circuito con bus multimaster, en tecnología C-MOS, para el control del canal local en sistemas de proceso de datos de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 82303 82304 82306 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 82	*30	Circuito de control, en tecnología C-MOS, para el control de la secuencia de direcciones de 4 bits, para la ejecución de las instrucciones en una memoria microprogramada, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY2909 CY2911 CY7C909 CY7C911 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 82	*31	Circuito de control de acceso directo a memoria, de 7 canales programables, en tecnología C-MOS, provisto de 2 controladores de interrupciones programables de 8 canales y de 5 contadores/relojes programables de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 32 x 32 mm, provista de un máximo de 132 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82357 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*33	<p>Circuito de control de 8 canales, en tecnología C-MOS, capaz de mantener una tracción constante de los electroimanes, con diodos incorporados y memoria de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 28 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5801 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*34	<p>Circuito integrado monolítico, con un mínimo de 16 elementos análogos de conmutación, en tecnología C-MOS, para señales de baja frecuencia y con una banda de frecuencias igual o superior a 20 Hz pero inferior o igual a 20000 Hz, capaz de recibir señales de hasta 3 V con una distorsión no superior al 0,05 % a 1 V en toda la banda de frecuencias, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 40 mm, provista de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 9164 N TC 9177 P TC 9184 P u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*35	<p>Circuito de control, en tecnología C-MOS, para la gestión de ciclos asíncronos de una unidad central de proceso (CPU) de 32 bits, de una unidad de mando DMA y de un bus multimaster, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 321 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*36	<p>Circuito de control, en tecnología C-MOS, constituido por dos circuitos de control de acceso directo a memoria (DMA), dos circuitos de control de interrupciones, un temporizador o un temporizador-contador y, al meno, una unidad para direccionar redes de memoria (<i>Memory mapper</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C206 GC 101 SX VL 82 C 486 82C316 HT 101 SX u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*37	<p>Circuito de control y de gestión, que comprenda dos circuitos de control del acceso directo a memoria (DMA), dos circuitos de control de interrupciones, dos circuitos de control de porto serie, un circuito de control porto paralelo y un circuito de gestión de alimentación, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 x 39 mm, provista de un máximo de 196 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82360SL u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*38	<p>Circuito de control, en tecnología C-MOS, que permita aplicar un protocolo de señalización para la interfaz de buses maestros y buses esclavos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74ACT2440 SN 74ACT2441 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*40	<p>Circuito de control, en tecnología C-MOS, que permita el control y el interfaz de las señales entre una unidad central de proceso (CPU), memoria e interfaz entrada/salida, constituido por circuitos de refresco de las memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), de decodificación de direcciones, de generación de señales de reloj y de gestión de las señales de interrupción de transferencia de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0602 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*41	<p>Circuito de control, en tecnología C-MOS, para la multiplexación del bus de dirección de una unidad central de proceso (CPU), compuesto por 41 circuitos de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 103 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*42	<p>Circuito de gestión de la memoria (MMU), en tecnología N-MOS (incluida la tecnología H-MOS), capaz de dirigir una memoria de un máximo de 4 gigoctetos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 82 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 0404 1872 NS 32082 TX 32082 W 68451 NS 32382 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*43	<p>Circuito de gestión de la memoria (MMU), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 53 x 53 mm, provista de un máximo de 244 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C604 CY7C605 MC 68851 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*44	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 10 MHz y con un acceso memoria vídeo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 222 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*45	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 16 MHz y con un acceso memoria de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provista de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*46	<p>Circuito de control y de gestión de memoria <i>cache</i>, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 45 x 45 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82385 82485 A 38202 82395 82495 XP T 9490 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*47	<p>Circuito de control de acceso directo a memoria (DMA), que incorpore detección y control del enfriamiento de las memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VC 2730-000 1 C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*48	<p>Circuito de control, para el control de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) con la función de multiplexor de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 x 63 mm, provista de un máximo de 196 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82359 82 C 08 THCT 4502 VL 4502 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*50	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, que consta de un tampón de dirección para los bits de direcciones altas, un decodificador de memoria y un circuito de control de un altavoz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C102 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*62	<p>Circuito de control de datos de entrada-salida, en tecnología N-MOS (incluida la tecnología H-MOS), provista de un reloj, con una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 128 x 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 6532 CO 10750 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*63	<p>Circuito para el control del flujo de datos/instrucciones, procedentes de la unidad central de proceso (CPU), de las entradas/salidas y de la memoria central, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36 x 36 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CIM 1456 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*64	<p>Circuito de control para la transmisión de datos entre la memoria dinámica y equipos periféricos (DMA Transfer Controller, denominado «DTC»), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 63 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82307 82 C 223 HD 68450 WE 32104 Z 9516 82380 GC 183 L1A 4599 Z 8516 u — otras siglas de identificación relacionadas con circuitos que concuerde con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	*65	<p>Circuito de control de motores de corriente continua, en tecnología C-MOS, constituido por un circuito controlador de la tensión de alimentación, un circuito para el almacenamiento y la decodificación de direcciones y el multiplexado de datos, un convertidor numérico/analógico de 8 bits y 5 amplificadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 27 GC 45 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*66	<p>Circuito de control de disquetes flexibles (<i>Floppy disc controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 62 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: FE 2100 L 1 A 0519 OTI 033 WD 76 C 20 G 70360-33 MB 89311 WD 16 C 92 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*68	<p>Circuito lógico, en tecnología N-MOS (incluida la tecnología H-MOS), que permita detectar y corregir errores de 1 bit y detectar todos los errores de 2 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 8206 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*69	<p>Unidad de interpolación para el control de las funciones geométricas (<i>Interpolation Pulse Generator</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: KM 3701 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*70	<p>Circuito de control lógico, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por un registro de 7 bits, tres contadores, un multiplexor, circuitos secuenciales y combinatorios que efectúen operaciones de control, una lógica de decodificación, una lógica de detección y de gestión de errores y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provista de un máximo de 64 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MIC 0482 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*71	<p>Circuito de control para microprograma, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2910 CY 7C 910 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*73	<p>Circuito de control multiprotocolo para la transmisión en serie de datos, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 2652 MC 68652 SCN 2652 SCN 68652 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*74	<p>Circuito de control para el control de la tensión de alimentación constante de 60 V / 500 mA, en forma de circuito integrado monolítico, en tecnología C-MOS, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5816 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 82	*75	<p>Circuito de control, en tecnología C-MOS, para el control de la tensión de las memorias de lectura-escritura de acceso aleatorio (RAMs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 2201 BQ 2202 BQ 2204 BQ 2502 BQ 2503 DS 1210 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)															
ex 8542 11 82	*78	<p>Circuito de control de secuencia de datos entre unidades magnéticas de disco rígido y la unidad de control de la memoria central, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 54 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="475 501 1026 629"> <tr> <td>61156-001</td> <td>AIC 6190</td> <td>CL SH265</td> </tr> <tr> <td>61157-001</td> <td>AIC 65 C 10 B</td> <td>CL SH350</td> </tr> <tr> <td>AIC 010</td> <td>OMTI 505</td> <td>CL SH360</td> </tr> <tr> <td>AIC 100</td> <td>CL SH250</td> <td></td> </tr> <tr> <td>AIC 610 L</td> <td>CL SH260</td> <td></td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	61156-001	AIC 6190	CL SH265	61157-001	AIC 65 C 10 B	CL SH350	AIC 010	OMTI 505	CL SH360	AIC 100	CL SH250		AIC 610 L	CL SH260		0
61156-001	AIC 6190	CL SH265																
61157-001	AIC 65 C 10 B	CL SH350																
AIC 010	OMTI 505	CL SH360																
AIC 100	CL SH250																	
AIC 610 L	CL SH260																	
ex 8542 11 82	*80	<p>Circuito de control para la comunicación en serie o paralela, en tecnología C-MOS, constituido por dos emisores-receptores asíncronos universales (UARTs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="475 943 775 972"> <tr> <td>82C605</td> <td>82C606</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	82C605	82C606	0													
82C605	82C606																	
ex 8542 11 82	*81	<p>Circuito de control de servomecanismos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <table data-bbox="475 1256 568 1285"> <tr> <td>KM 3702</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	KM 3702	0														
KM 3702																		
ex 8542 11 82	*82	<p>Circuito de control temporal (<i>Timing Control Unit</i>) provisto de 2 contactos de fase para la unidad central de proceso (CPU) y unidad de control de la memoria (MMU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="475 1597 823 1626"> <tr> <td>NS 32201</td> <td>NS 32 C 201</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	NS 32201	NS 32 C 201	0													
NS 32201	NS 32 C 201																	
ex 8542 11 82	*83	<p>Circuito de control para la transmisión universal asíncrona y la separación de datos e interfaz para unidades periféricas, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 27 x 27 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <table data-bbox="475 1937 568 1966"> <tr> <td>82 C 607</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	82 C 607	0														
82 C 607																		

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	*02	<p>Circuito de interfaz bus, en tecnología C-MOS, para el control de líneas de comunicación, que comprenda un bus numérico, dos receptores independientes y un emisor constituido por una memoria FIFO (<i>First In/First Out</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 52 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HS 3282 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*03	<p>Circuito de interfaz bus, con una velocidad programable para la transmisión de datos, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38030 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*04	<p>Circuito de interfaz bus, en tecnología C-MOS, para la transmisión síncrona/asíncrona de datos entre un microprocesador y circuitos de control, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AIC 6250 ESP 226 FAS 226 ESP 216 FAS 216 FAS 236 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*05	<p>Circuito de interfaz bus, en tecnología C-MOS, para el control de gráficos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBI u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*06	<p>Circuito de interfaz bus, en tecnología C-MOS, para la gestión del flujo de datos de entrada/salida en las líneas de señales, con 4 emisores-receptores independientes, un circuito de 4 puertas NO Y (NAND) de 2 entradas, un circuito de 4 puertas Y (AND) de 2 entradas, 1 circuito separador, 1 circuito flip-flop, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3030 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)								
ex 8542 11 84	*21	<p>Circuito de control de interfaz bus, con funciones de adaptador entre unidad central de proceso (CPU) y circuitos de pilotajes exteriores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 63 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="472 521 1042 568"> <tr> <td>NCR 5380</td> <td>NCR 53 C 80</td> <td>WD 33 C 92</td> </tr> <tr> <td>NCR 5381</td> <td>NCR 53 C 90</td> <td>WD 33 C 93</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	NCR 5380	NCR 53 C 80	WD 33 C 92	NCR 5381	NCR 53 C 90	WD 33 C 93	0		
NCR 5380	NCR 53 C 80	WD 33 C 92									
NCR 5381	NCR 53 C 90	WD 33 C 93									
ex 8542 11 84 ex 8542 11 95	*23 *56	<p>Interfazen serie que permita ejecutar las funciones de codificación y decodificación de datos y las funciones de mando conexas en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="472 913 1214 960"> <tr> <td>8002</td> <td>82501</td> <td>AM 7991</td> <td>COM 91 C 32</td> </tr> <tr> <td>8023</td> <td>82 C 501</td> <td>COM 9032</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	8002	82501	AM 7991	COM 91 C 32	8023	82 C 501	COM 9032		0
8002	82501	AM 7991	COM 91 C 32								
8023	82 C 501	COM 9032									
ex 8542 11 84	*24	<p>Circuito de interfaz de un decodificador de datos textuales, en tecnología C-MOS, que permita segmentar datos, regenerar el reloj y separar la sincronización, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 25 mm, provista de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="472 1305 791 1328"> <tr> <td>CF 72303</td> <td>CF 72306</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CF 72303	CF 72306	0						
CF 72303	CF 72306										
ex 8542 11 84	*25	<p>Circuito de interfaz, en tecnología C-MOS, para señales entre una unidad periférica de memoria de disco rígido y la unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 53 x 62 mm, provista de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="472 1675 1070 1744"> <tr> <td>AIC 560 L</td> <td>OMTI 5090 (OMTI 20509)</td> </tr> <tr> <td>DP 8466</td> <td>WD 11 C 00-17</td> </tr> <tr> <td>OMTI 5080 (OMTI 20508)</td> <td>WD 14 C 00-17</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	AIC 560 L	OMTI 5090 (OMTI 20509)	DP 8466	WD 11 C 00-17	OMTI 5080 (OMTI 20508)	WD 14 C 00-17	0		
AIC 560 L	OMTI 5090 (OMTI 20509)										
DP 8466	WD 11 C 00-17										
OMTI 5080 (OMTI 20508)	WD 14 C 00-17										
ex 8542 11 84	*26	<p>Circuito de interfaz para caudalímetro, en tecnología BiMOS, constituido por 16 amplificadores, 3 convertidores numérico-analógicos, un convertidor analógico-numérico, filtros, un circuito de muestreo-bloqueo, un oscilador, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito interfaz de serie para un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p>									

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD75027 <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*27	<p>Circuito de interfaz, en tecnología C-MOS, para un teclado con una matriz capacitiva, que permita el barrido y la detección matricial, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 52 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 22-00958-000 <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*28	<p>Circuito de interfaz entre microprocesadores con un bus de 32 bits y unidades periféricas con un bus de 16 bits y controlador de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82335 <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*29	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un registro de paleta de colores, y la generación de direcciones de memoria local y de señales de control del microprocesador gráfico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34092 <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*32	<p>Circuito de control y de interfaz para el control de un flujo bidireccional de datos/direcciones de 32 bits entre diversos buses, que permite trabajar en modo de datos con control de paridad, en modo de datos sin control de paridad y en modo de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82352 <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)						
ex 8542 11 84	*33	<p>Circuito de control y de interfaz, en tecnología C-MOS, para el control de la comunicación de datos entre un circuito de interfaz bus sistema y unidades periféricas, que comprenda una puerta de interfaz sistema, una puerta de microprocesador y una puerta de acceso directo a memoria (DMA), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="475 573 1038 629"> <tr> <td>1TU1-0301</td> <td>1TV3-0301</td> <td>1TV4-0301</td> </tr> <tr> <td>1TU2-0301</td> <td>1TV3-0302</td> <td>1TV4-0302</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	1TU1-0301	1TV3-0301	1TV4-0301	1TU2-0301	1TV3-0302	1TV4-0302	0
1TU1-0301	1TV3-0301	1TV4-0301							
1TU2-0301	1TV3-0302	1TV4-0302							
ex 8542 11 84	*34	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la recepción, el tratamiento y la transmisión de datos de abonado en una red digital, y que comprenda una unidad de interfaz de línea, un multiplexor, un procesador audio, un controlador de enlace de datos, un circuito de interfaz microprocesador y un oscilador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p data-bbox="475 1043 600 1070">AM 79C32A</p> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0						
ex 8542 11 84	*35	<p>Circuito de interfaz y de control, en tecnología C-MOS, para el interfaz y el control de secuencia de datos entre una máquina automática para tratamiento de información y una unidad de discos rígidos, que comprenda un circuito de mando de doble entrada por memoria tampón, un circuito de control de secuencia, un circuito de interfaz microprocesador y un circuito de interfaz bus con circuitos de mando de 24 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="475 1514 815 1541"> <tr> <td>AIC-6060</td> <td>SSI 32C260</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	AIC-6060	SSI 32C260	0				
AIC-6060	SSI 32C260								
ex 8542 11 84	*36	<p>Circuito de control de unidad de discos flexibles y de la velocidad de transmisión de datos, en tecnología C-MOS, que realiza las funciones de separación de datos, precompensación de señales de escritura, interfaz con una unidad central de proceso (CPU) y la generación de señales de reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 62 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="475 1951 1193 1977"> <tr> <td>82077</td> <td>DP 8473</td> <td>WD 37C65</td> <td>WD 57C65</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	82077	DP 8473	WD 37C65	WD 57C65	0		
82077	DP 8473	WD 37C65	WD 57C65						

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	*38	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, que asegure las funciones de controlador de interrupciones, de refresco de memoria dinámica de lectura-escritura de acceso aleatorio (D-RAMs), de controlador de una puerta de entrada/salida paralela y de decodificador de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC186 L1A4982 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*39	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita el control de un teclado y de un dispositivo de puntero (denominado «ratón»), constituido por dos controladores de comunicación en serie, un controlador de una entrada-salida paralela de dos direcciones, un controlador de interrupciones y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: OTI-032 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*40	<p>Circuito de control y de interfaz para unidad central de proceso (CPU), en tecnología C-MOS, dotado de una unidad de control para la restauración de memorias, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*41	<p>Circuito de control y de interfaz, en tecnología C-MOS, para una unidad central de proceso (CPU) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 x 28 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 132 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*42	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un bus de expansión de una máquina automática para tratamiento de información, con un controlador de secuencias, una unidad para direccionar redes de direcciones (<i>Address mapper</i>), una unidad para direccionar redes de datos (<i>Data Mapper</i>), con registros, un controlador de visualización y un circuito de arbitraje de acceso, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 132 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34096 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*43	<p>Circuito de control y de interfaz entre un microprocesador con una capacidad de proceso de 32 bits y un coprocesador de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 54 x 54 mm, provista de un máximo de 299 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7 C 608 L 64802 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*44	<p>Circuito de control y de interfaz, operativo a 12 MHz, en tecnología C-MOS, constituido por un generador de señales de reloj, un circuito de control bus para un microprocesador, un reloj, dos controladores de interrupción programable y un circuito de interfaz para un coprocesador numérico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82230 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*45	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por 2 circuitos de control de interrupciones, tres temporizadores-contadores de 16 bits programables, un reloj de tiempo real y un circuito de interfaz de un microprocesador numérico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provista de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 82303 PB u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 84	*46	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por circuitos de mando de 48 mA, registros, un circuito de interfaz de acceso directo a memoria (DMA) de 18 bits, un bus microprocesador de 8 bits, un circuito de generación y de verificación de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NCR 53C94 NCR 53C95 NCR 53C96 u — otra sigla de identificación relacionada con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	*84	<p>Circuito de control y de interfaz de tubos catódicos, en tecnología C-MOS, que permita el control de las modalidades gráficas EGA y VGA, la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un registro de paleta de colores, y la generación de señales de reloj y la multiplexación de datos de pixels, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34098 u — otras siglas de identificación relacionadas con circuitos que concuerden a la presente descripción 	0
ex 8542 11 86	*01	<p>Unidad aritmética y lógica (ALU) de 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 29 x 83 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C9101 CY7C9115 CY7C9116 CY7C9117 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*03	<p>Unidad aritmética y lógica (ALU) de 4 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 29 x 83 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2901 CY7C 901 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*04	<p>Unidad aritmética y lógica (ALU), en tecnología N-MOS (incluida la tecnología H-MOS), constituida por un registro de 32 bits, un registro de 24 bits, un registro de 4 bits, doce registros de 1 bit, dos memorias de servicio con una capacidad de almacenamiento de 16 x 24 bits, circuitos que efectúen operaciones aritméticas y lógicas, una lógica de decodificación, una lógica de detección y de gestión de errores, un contador de 8 bits y un reloj, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provista de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ALU 0486 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*05	<p>Amplificador tampón/de línea de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 9,5 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT240 74FCT241 74FCT244 74FCT540 74FCT541 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*06	<p>Circuito comparador de identidad de 8 bits, en tecnología C-MOS, con tiempo de propagación no superior a 7,2 ns, que permite la comparación bit a bit de 2 palabras de no más de 8 bits cada una, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 74FCT521 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*07	<p>Cerrojo (<i>Latch</i>) transparente de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 12 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT373 74FCT533 74FCT573 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*08	<p>Cerrojo (<i>Latch</i>) interfaz bus de 8, 9 ó 10 bits, en tecnología C-MOS, que presente un tiempo de propagación no superior a 20 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 33 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT841 74FCT843 74FCT844 74FCT845 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*09	<p>Registro de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 11 ns, constituido de 8 <i>Flip-Flop</i> del tipo D, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT374 74FCT534 74FCT574 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*10	<p>Emisor-receptor bidireccional de 8, 16 o 18 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provista de un máximo de 56 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74 AC 16472 74 AC 16657 74 ACT 16470 74 FCT 245 74 AC 16646 74 ACT 16245 74 ACT 16863 74 FCT 645 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*12	<p>Circuito tampón de datos/direcciones, para la transferencia de datos entre una unidad central de proceso (CPU), un bus sistema y un bus memoria o para la transferencia de direcciones entre un bus sistema, un bus local y memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), constituido por 2 circuitos de detección de errores de paridad, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una las combinaciones alfanuméricas siguientes: GC 102 HT 102 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*21	<p>Convertidor analógico-digital, en tecnología C-MOS, que permite el mando de un dispositivo de visualización de 3,5 cifras de cristal líquido (LCD) o de diodos emisores de luz (LED), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICL 7106 ICL 7116 ICL 7126 ICL 7137 ICL 7107 ICL 7117 ICL 7136 MAX 136 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*22	<p>Convertidor analógico-digital de 7 canales, con una capacidad de 15 bits por canal, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MAX 133 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*23	<p>Convertidor paralelo analógico-digital de 8 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: IDT 75C48 IDT 75C58 MP 7683 MP 7684 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86 ex 8542 11 98	*24 *01	<p>Convertidor analógico-digital de 12 bits, que incorpora una tensión de referencia y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 55 mm, provista de un máximo de 60 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 574 A TSC7109 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																												
ex 8542 11 86	*25	<p>Convertidor analógico-digital de 16, 18 o 20 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="472 510 1222 689"> <tr> <td>CS 5016</td> <td>CS 5326</td> <td>CS 5339</td> <td>CS 5507</td> </tr> <tr> <td>CS 5101</td> <td>CS 5327</td> <td>CS 5346</td> <td>CS 5508</td> </tr> <tr> <td>CS 5102</td> <td>CS 5328</td> <td>CS 5349</td> <td>CS 5516</td> </tr> <tr> <td>CS 5116</td> <td>CS 5329</td> <td>CS 5501</td> <td>CS 5520</td> </tr> <tr> <td>CS 5126</td> <td>CS 5336</td> <td>CS 5503</td> <td>DSP 56ADC16</td> </tr> <tr> <td>CS 5316</td> <td>CS 5337</td> <td>CS 5505</td> <td></td> </tr> <tr> <td>CS 5317</td> <td>CS 5338</td> <td>CS 5506</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CS 5016	CS 5326	CS 5339	CS 5507	CS 5101	CS 5327	CS 5346	CS 5508	CS 5102	CS 5328	CS 5349	CS 5516	CS 5116	CS 5329	CS 5501	CS 5520	CS 5126	CS 5336	CS 5503	DSP 56ADC16	CS 5316	CS 5337	CS 5505		CS 5317	CS 5338	CS 5506		0
CS 5016	CS 5326	CS 5339	CS 5507																												
CS 5101	CS 5327	CS 5346	CS 5508																												
CS 5102	CS 5328	CS 5349	CS 5516																												
CS 5116	CS 5329	CS 5501	CS 5520																												
CS 5126	CS 5336	CS 5503	DSP 56ADC16																												
CS 5316	CS 5337	CS 5505																													
CS 5317	CS 5338	CS 5506																													
ex 8542 11 86	*26	<p>Circuito integrado monolítico que permita la conversión de señales analógicas en señales digitales, conteniendo amplificadores, convertidores digitales-analógicos y analógicos-digitales con una tensión de 12 V ($\pm 10\%$), así como un interfaz digital en serie con un emisor-receptor asíncrono, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>AD 75002</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																												
ex 8542 11 86	*27	<p>Convertidor digital-analógico audio, en tecnología C-MOS, con una gama dinámica igual o superior a 93 dB, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 38 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>CS 4328 TMS 57010</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																												
ex 8542 11 86	*32	<p>Convertidor digital-analógico de 8 bits, en tecnología C-MOS, que permita la compensación doble de palabras de 8 bits y la multiplicación a cuadrante 4, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 27 mm, provista de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>DAC 0830 DAC 0831 DAC 0832</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																												

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*52	<p>Generador de reloj, en tecnología C-MOS, para la generación de señales de reloj y de señales de control para un convertidor vídeo numérico/análogo con memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: Bt438 Bt439 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*55	<p>Generador de un cursor, definible por el usuario, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Bt431 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*57	<p>Circuito programable para la transmisión y la recepción de datos en forma asincrónica (<i>Asynchronous Communication Element</i>), constituido por una memoria de lectura-escritura FIFO (<i>First In/First Out</i>) con una capacidad de almacenamiento de 128 bits y al menos un canal entrada/salida en serie y un canal en paralelo bidireccional, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16C551 16C552 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*58	<p>Circuito comparador de direcciones, en tecnología C-MOS, constituido por una o más memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM), un generador de paridad, un controlador de paridad y uno o más comparadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 65 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 ACT 2151 SN 74 ACT 2154 SN 74 ACT 2158 SN 74 ACT 2152 SN 74 ACT 2156 SN 74 ACT 2159 SN 74 ACT 2153 SN 74 ACT 2157 SN 74 ACT 2160 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*59	<p>Circuito de compresión-descompresión de datos, en tecnología C-MOS, constituido por 2 puertas de acceso directo a memoria (DMA) y un circuito de interfaz microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 28 mm, provista de un máximo de 100 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 1XH4-0301 1XK6-0301</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*61	<p>Elemento de cálculo sin control secuencial interno del programa para la multiplicación o tratamiento de números fijos o de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 42 x 42 mm, provista de un máximo de 144 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADSP 3210 ADSP 3220</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*62	<p>Demodulador-filtro de 8 canales, en tecnología BiMOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 75030</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86 ex 8542 11 98	*63 *09	<p>Detector de humo, operativo para una gama de temperaturas de -20 °C o más, sin exceder de + 60 °C, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 23 mm, provista de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 14467 MC 14471 CS 235 MC 14468 MC 145010 V 24216</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	*64	<p>Explorador y distribuidor de señales, en tecnología C-MOS, constituido por una unidad de extracción de datos y de reloj, una unidad de control, un circuito de eliminación del rebote de contactos, una unidad de control de salida de corriente, un registro de desplazamiento de 17 bits y una unidad de formateo de los datos de salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provista de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 16</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*65	<p>Codificador-decodificador, en tecnología C-MOS, para la conversión de datos en formato NRZ (<i>Non-Return-to Zero</i>) o en formato RLL (<i>Run-Length-Limited</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 61158 CL-SH110 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*67	<p>Filtro digital de fase lineal, en tecnología C-MOS, que permita filtrar periodos de fase en formato serie de 24 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 5322 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*69	<p>Módulo de eco y de reverberación, constituido por un multiplicador-acumulador, 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 4 Kbits y una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 12 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VCS344 VCS909 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*70	<p>Multiplificador-acumulador (MAC), en tecnología C-MOS, con una capacidad de 8 x 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 62 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 1008-A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*71	<p>Circuito de modulación por impulsos codificada adaptables diferenciados (ADPCM), en tecnología C-MOS, para la codificación-decodificación de voz y de datos, con 8 canales independientes con una amplitud de banda de 8 kHz, que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) y en una sola dirección (<i>half duplex</i>) con una velocidad de 32 000 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 38 mm, provista de un máximo de 28 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SC 11360 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*72	<p>Codificador-decodificador de modulación de código de impulsos, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un circuito de muestreo-bloqueo, en un convertidor analógico-numérico, un comparador, un registro de aproximación sucesiva, y una función lógica acoplada a un enlace en dúplex integral (PCM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 29 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 2911 A-1 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 86	*73	<p>Filtro de transmisión-recepción para la modulación de los impulsos codificadas (<i>Pulse Code Modulation/PCM</i>), en tecnología N-MOS (incluida la tecnología H-MOS), para la línea de raccordamiento PCM, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 21 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: D 2912 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 86	*74	<p>Convertidor vídeo simple o triple numérico-analógico con memorias de lectura-escritura de acceso aleatorio (RAMDACs), en tecnología C-MOS, dotado de un registro de paleta de color y de entradas múltiples para elementos de imágenes con multiplexación interno, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 x 39 mm, provista de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 357S0010 357S0012 Bt458 Bt460 Bt462 357S0011 Bt451 Bt459 Bt461 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*75	<p>Emisor-receptor asíncrono universal de 8 canales (octal UART), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 53 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 1TQ1-0202 SCC 2698 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*76	<p>Codificador-decodificador para la conversión de datos en señales en paralelo o en serie, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en una unidad aritmética y lógica (ALU) y en una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 60 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38020 TMS 38021 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*78	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 160 Kbits/s a una distancia de 1 km, constituido por un modulador, un demodulador, memorias tampón de datos, registros de datos de emisión y registros de datos de recepción, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 15 × 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145421 MC145425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*79	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 80 Kbits/s a una distancia de 2 km, constituido por un modulador, un demodulador, dos memorias tampón de datos, un registro de datos de emisión y un registro de datos de recepción, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 29 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145422 MC145426 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*82	<p>Emisor-receptor, en tecnología C-MOS, con un tiempo de propagación no superior a 11 ns, constituido por 2 registros dorso a dorso de 8 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 33 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 29FCT52 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*83	<p>Emisor-receptor, en tecnología BiMOS, para la transmisión bidireccional de datos de 16 bits, con un multiplexor/demultiplexor de direcciones y de datos, cerrojos (<i>latches</i>) de almacenamiento de datos y un circuito de control de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 BCT 2423 SN 74 BCT 2424 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*84	<p>Emisor-receptor, en tecnología BiMOS, para la transmisión multiplexada de direcciones y de datos, con <i>Flip-Flops</i> del tipo D, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 BCT 2420 SN 74 BCT 2425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*87	<p>Circuito para la grabación y la reproducción de la palabra, en tecnología C-MOS, que funciona a una velocidad programable igual o superior a 8 Kbits/segundo, constituido por un amplificador y un convertidor digital-analógico de 10 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 22 mm, provista de un máximo de 67 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: T 6668 TC 8830 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*88	<p>Sensor de efecto Hall, en tecnología BiMOS, que permita la comunicación sobre un bus de 2 hilos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 5 mm, provista de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: UGN 3055U UGS 3055U u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86 ex 8542 11 98	*89 *15	<p>Circuito separador de datos de discos rígidos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8460-2 DP 8460-4 HDC 9226 WD 10 C 21 DP 8460-3 DP 8465 WD 10 C 20 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	*91	<p>Circuito de tratamiento de señales sonoras de la línea del abonado, provisto de 2 procesadores de señales numéricas, de un convertidor analógico-digital y de un convertidor digital-analógico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 7901 AM 7905 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 86	*93	<p>Sintetizador de señales, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un generador de frecuencia, una memoria de 15 tonos instrumentales, un convertidor digital-analógico y un oscilador de cuarzo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 25 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: YM 2413 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*94	<p>Sintetizador de señales digitales, en tecnología C-MOS, consistente en 32 o 48 generadores de frecuencia, un generador de reloj y un generador de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VC 2375 VC 5395 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*95	<p>Sintetizador vocal, en tecnología C-MOS (<i>C-MOS-Phoneme Speech Synthesizer</i>), con una alimentación de intensidad inferior a 10 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CD 54121 N2L CD 54147 N2L CM 54146 N2L SSI 263 CD 54122 N2L CM 54104 CM 54166 N2L CD 54123 N2L CM 54145 N2L SC 01 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*97	<p>Sintetizador programable de señales numéricas, en tecnología C-MOS, para la generación de señales sonoras numéricas con memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 16 Kbits, con una frecuencia de muestreo de 22,257 kHz y 44,1 kHz y dos canales de salida para señales mono o stereo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0053 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 86	*98	<p>Traductor, en tecnología BiMOS, para la conversión a niveles de lógica de acoplamiento de emisores (ECL) o a niveles de lógica transistor-transistor (TTL), que permita el mando de bus y la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY10E383 CY101E383 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), realizada en tecnología bipolar, con una capacidad de almacenamiento de 64 x 9 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 S 09 MBM 93419 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*26	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones no excedan de 13 x 13 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G014 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*27	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 256 x 4 bits y un tiempo de acceso no superior a 8 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 11 x 32 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 10422 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 90	*28	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología TTL, con una capacidad de almacenamiento de 1 Kbit y un tiempo de acceso no superior a 45 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16 x 30 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 93422 93425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*33	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 4 Kbits y un tiempo de acceso no superior a 50 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 11 x 32 mm y provista de un máximo de 24 conexiones, o montada sobre un soporte plástico provisto de un máximo de 26 contactos impresos y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10470 10474 100474 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*34	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G044 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*35	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 16 Kbit y un tiempo de acceso no superior a 15 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 18 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10480 10484 100484 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 90	*40	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 64 Kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10 x 32 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10490 100490 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)																																													
ex 8542 11 90	*71	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología AsGa, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10×10 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 14GD048 14GM048 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0																																													
ex 8542 11 90	*72	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología TTL Schottky, con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17×39 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="496 936 1246 1167"> <tbody> <tr> <td>27 S 12</td> <td>5305</td> <td>5624</td> <td>7053</td> <td>82 S 131</td> </tr> <tr> <td>27 S 13</td> <td>5306</td> <td>6305</td> <td>7058</td> <td>93436</td> </tr> <tr> <td>28 L 22</td> <td>5308</td> <td>6306</td> <td>74 S 570</td> <td>93446</td> </tr> <tr> <td>28 LA 22</td> <td>5309</td> <td>6308</td> <td>74 S 571</td> <td>MB 7115</td> </tr> <tr> <td>28 L2XMFC</td> <td>53 S 240</td> <td>6309</td> <td>76 LS 03</td> <td>MB 7116</td> </tr> <tr> <td>29613</td> <td>53 S 241</td> <td>63 S 240</td> <td>7620</td> <td>MB 7117</td> </tr> <tr> <td>29770</td> <td>54 S 570</td> <td>63 S 241</td> <td>7621</td> <td>MB 7118</td> </tr> <tr> <td>29771</td> <td>54 S 571</td> <td>6335</td> <td>82 S 114</td> <td></td> </tr> <tr> <td>38510</td> <td>5604</td> <td>6336</td> <td>82 S 130</td> <td></td> </tr> </tbody> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	27 S 12	5305	5624	7053	82 S 131	27 S 13	5306	6305	7058	93436	28 L 22	5308	6306	74 S 570	93446	28 LA 22	5309	6308	74 S 571	MB 7115	28 L2XMFC	53 S 240	6309	76 LS 03	MB 7116	29613	53 S 241	63 S 240	7620	MB 7117	29770	54 S 570	63 S 241	7621	MB 7118	29771	54 S 571	6335	82 S 114		38510	5604	6336	82 S 130		0
27 S 12	5305	5624	7053	82 S 131																																												
27 S 13	5306	6305	7058	93436																																												
28 L 22	5308	6306	74 S 570	93446																																												
28 LA 22	5309	6308	74 S 571	MB 7115																																												
28 L2XMFC	53 S 240	6309	76 LS 03	MB 7116																																												
29613	53 S 241	63 S 240	7620	MB 7117																																												
29770	54 S 570	63 S 241	7621	MB 7118																																												
29771	54 S 571	6335	82 S 114																																													
38510	5604	6336	82 S 130																																													
ex 8542 11 90	*73	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología bipolar, con una capacidad de almacenamiento de 16 Kbit y una alimentación de reserva de una intensidad superior o igual a 50 mA e inferior o igual a 80 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14×33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 27 PS 191 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0																																													
ex 8542 11 90	*74	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 32 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17×39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 63 S 3281 AM 27S43 MB 7141 MB 7142 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0																																													

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 91	*02	<p>Microprocesador de 16 bits, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 82 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 29116 SBP 9989 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*01	<p>Dispositivo de lógica programable, en tecnología ECL, no borrable, dotada de registros y de una red de puertas Y (AND) programable, con un máximo de 16 entradas y 8 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 13 × 33 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanumérica siguientes: CY10E301 CY10E302 CY100E301 CY100E302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*03	<p>Dispositivo de lógica programable, en tecnología bipolar, provisto de una red de puertas Y (AND) programable y una red de puertas O (OR) fija, con un máximo de 22 entradas y 12 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 27 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16L4 16L8 16R6 20L8 20R6 22V10 16L6 16R4 16R8 20R4 20R8 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*04	<p>Dispositivo de lógica programable, en tecnología TTL-Schottky, no borrable, provisto de un máximo de 48 funciones Y (AND), de un máximo de 8 funciones O (OR) y de un máximo de 16 entradas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 S 100 FP 54 AS 839 SN 54 LS 333 SN 74 LS 333 82 S 101 FP 54 AS 840 SN 54 LS 334 SN 74 LS 334 93458 FP 74 AS 839 SN 54 LS 335 SN 74 LS 335 93459 FP 74 AS 840 SN 54 LS 336 SN 74 LS 336 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	5

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	*05	<p><i>Flip-Flop</i> triple o séxtuple del tipo D, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13×31 mm, provista de un máximo de 28 conexiones:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100131 F100151 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*06	<p>Puerta O/No-O (OR/NOR) quíntuple, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 13×31 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100102 F100107 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*07	<p>Cerrojo (<i>Latch</i>) séxtuple hexadecimal del tipo D, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13×31 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que compenda, la combinación alfanumérica siguiente: F100150 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*08	<p>Circuito lógico, en tecnología bipolar, que no tenga más de 6 funciones lógicas, una tensión de funcionamiento igual o superior a 11 V pero inferior o igual a 18 V, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8×23 mm, provista de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: FZH 101 A FZH 191 FZJ 121 FZH 111 A FZH 201 FZK 101 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*09	<p>Multiplexor de 12 ó 16 entradas, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13×31 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100163 F100164 F100171 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	*10	<p>Receptor de línea diferencial quíntuple, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provista de un máximo de 28 conexiones y de</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100114 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*11	<p>Contador de 4 fases/registro de desplazamiento de 4 bits, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100136 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*12	<p>Registro de desplazamiento de 8 bits, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100141 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*13	<p>Traductor hexadecimal, en tecnología bipolar, que permita la conversión a niveles en lógica ECL o a niveles en lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas: F100124 F100125 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 95	*34	<p>Circuito de interfaz de bus múltiples (<i>Multiple Bus Buffer</i>), en tecnología Low Power Schottky (LPS), que permita la interfaz entre una unidad de corrección y detección de error, <i>System Data</i> bus, y una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 33 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 2961 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	*39	<p>Circuito integrado monolítico, en tecnología bipolar, para el control de memorias dinámicas de 8 bits (octal), encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 33 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 2965 AM 2966 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*40	<p>Circuito de control, en tecnología bipolar, para el mando de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), que aseguren la función de multiplexor de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 67 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8408 DP 8419 DP 8429 SN 74 S 409 DP 8409 DP 8428 MB 1422 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*41	<p>Circuito de mando, en tecnología AsGa, para el control de diodos laser o de otros diodos emisores de luz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 7 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G075 16G076 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*42	<p>Circuito de control de señales de escritura para unidades de memoria de cinta magnéticas, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 29 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VT 211 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*43	<p>Circuito de control para detectar y corregir errores (ECDU), en tecnología bipolar, en forma de circuito monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 × 68 mm, provista de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 2960 74 AS 632 74 F 630 74 LS 631 54 AS 632 74 AS 634 74 F 631 DP 8400 54 AS 634 74 AS 6364 74 LS 630 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	*44	<p>Circuito de control, en tecnología TTL, para control de la activación de martillos magnéticos de impresión, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 26 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 801379-002 810751-001 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*45	<p>Circuito de control de los desplazamientos y el estado (status and shift control unit), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 57 mm, provista de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 2904 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*46	<p>Circuito de interfaz bus, en tecnología Advanced Schottky (AS) o Advanced Low Power Schottky (ALPS), para la gestión de direcciones en líneas de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 A 203 82 A 204 82 A 303 82 A 304 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*47	<p>Circuito de interfaz bus, en tecnología Advanced Schottky (AS) o Advanced Low Power Schottky (ALSP), para la gestión de los flujos de datos en las líneas de transmisión de señales de la unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 A 205 82 A 305 82 A 436 82 A 442 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos de que concuerden con la presente descripción 	0
ex 8542 11 95	*48	<p>Circuito de interfaz bus, en tecnología bipolar, con registros de 8, 9 o 10 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 34 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 29821 AM 29823 AM 29825 AM 29843 AM 29845 AM 29822 AM 29824 AM 29826 AM 29844 <li style="padding-left: 2em;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	*57	<p>Circuito de control y de interfaz para datos modulados en código «Manchester», en tecnología Schottky, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8×24 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38052 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*58	<p>Circuito de interfaz y de control, en tecnología bipolar, que permita la interfaz de señales entre máquinas de tratamiento de información y el cable coaxial en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13×23 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 8392 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*59	<p>Circuito de interfaz para sincronización del flujo de datos procedentes de una unidad de disco rígido, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16×35 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 8462 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*60	<p>Circuito integrado monolítico analógico-digital, en tecnología bipolar, para señales de interfaz entre la unidad periférica de memoria de discos rígidos y la unidad central de proceso (CPU), encerrado en una cápsula cuyas dimensiones exteriores no superen 15×50 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 581 C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 95	*61	<p>Circuito de interfaz de líneas de abonados (SLIC), en tecnología de aislamiento dieléctrico, con una corriente de línea interna constante programada, constituido por una red de resistencias y un amplificador operacional, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18×39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HC 5502 HC 5504 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 98	*02	<p>Convertidor digital-analógico audio, en tecnología bipolar, con una gama dinámica igual o superior a 96 dB y una tensión de referencia interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PCM 63P u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*03	<p>Circuito de amplificación programable de las señales de un bus de comunicación numérico, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 21 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HS 3182 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*05	<p>Circuito de recuperación para las señales de reloj y datos, en tecnología AsGa, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G040 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*06	<p>Circuito comparador, en tecnología AsGa, para diferencias de fase y de frecuencia para frecuencias de 1 GHz como máximo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G044 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*07	<p>Demodulador para señales con fases alternas, en tecnología bipolar, constituido por un generador de señales de reloj y un convertidor de señales en paralelo a señales en serie, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 28 mm, provista de un máximo de 30 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TA 8662 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 98	*08	<p>Circuito para la decodificación de frecuencias, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XR 2211 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*10	<p>Generador de direcciones de un bloque esclavo, en tecnología bipolar, para la generación de direcciones durante las transferencias de bloque a un bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 11 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SN 74 ALS 2442 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*11	<p>Circuito integrado monolítico de 6 o 8 canales, capaz de generar señales de escritura y lectura, para unidades magnéticas de discos rígidos, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 117 SSI 501 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*12	<p>Circuito para la producción de ondas variables, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: XR 2206 XR 8038 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*13	<p>Emisor-receptor para datos modulados en código Manchester, en tecnología Schottky, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 28 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38051 TMS 38053 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 98	*14	<p>Circuito regenerador de señales moduladas por codificación de impulsos, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provista de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XR C 240 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*16	<p>Circuito de sincronización de datos para unidades de lectura de cintas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 39 mm, provista de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VT 210 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 98	*17	<p>Sincronizador y codificador-decodificador de datos, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 21 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 32D 532 SSI 32D 535 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 20	*10	<p>Amplificador, en forma de circuito integrado monolítico analógico sin encapsular (microplaquitas), cuyas dimensiones exteriores no superen 3 × 3 mm, destinado a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0
ex 8542 19 20	*20	<p>Unidad para la recepción y amplificación de la banda FM, en tecnología bipolar, en forma de circuito integrado monolítico analógico sin encapsular (microplaquitas), cuyas dimensiones exteriores no superen 4 × 6 mm, destinada a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0
ex 8542 19 30	*01	<p>Amplificador, en tecnología AsGa, con un factor de amplificación nominal igual o superior a 18 dB pero sin exceder 30 dB y una gama de frecuencias no superior a 1,9 GHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 7 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G071 16G072 16G074 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 30	*02	<p>Amplificador de microondas, en tecnología bipolar, que presente una ganancia nominal de 18 dB a 0,5 GHz o de 22,5 dB a 1 GHz y de 32,5 a 0,1 GHz o de 26 dB a 1,5 GHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 2 x 4 mm o cuyo diámetro no supere 3 mm, provista de un máximo de 4 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes A-06 A-08 N10 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*03	<p>Amplificador cuádruple, en tecnología C-MOS, con una corriente de entrada que no exceda de 20 pA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LMC 660 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*04	<p>Amplificador programable para la amplificación en una tensión de salida de -9,5 V o más pero sin exceder de +14,5 V o en una corriente de salida no superior a 0,5 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 23 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: EL 2021C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*10	<p>Amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 2 x 4 x 4 mm, provista de un máximo de 10 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: C 05 V 35 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción <p>Este circuito debe ser destinado a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0
ex 8542 19 30	*15	<p>Amplificador con una corriente de entrada inferior o igual a 80 nA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm o cuyo diámetro no supere 10 mm, provista de un máximo de 8 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 30 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: OPA 37 OPA 111 OPA 121 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*25	<p>Amplificador regulable para una gama de frecuencias igual o superior a 10 Hz pero inferior o igual a 30 kHz, con un gano de amplificación superior o igual a 85 dB, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 8 x 19 mm, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: M 5218 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*40	<p>Amplificador de par termoelectrico con sistema de alarma para el control de instrumentos, operativo en una gama de temperatura de 0 a 50 °C, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 594 AD 595 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*60	<p>Amplificador para unidad de disco Winchester, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 7 mm, provista de un máximo de 10 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: A 2480 FC u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	*80	<p>Amplificador con factor de amplificación programable, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 45 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PGA 102 PGA 202 PGA 203 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 50	*10	<p>Regulador de tensión con una corriente de reposo de 75 μA y una tensión de aflojamiento de 380 mV a 100 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 11 mm, provista de un máximo de 8 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LP 2950 LP 2951 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*03	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para el mando de motores de corriente continua, con una tensión de salida inferior o igual 18 V a una corriente de salida inferior o igual a 1,6 A, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 26 mm, provista de un máximo de 10 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BA 6109 BA 6209 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*04	<p>Circuito de control analógico-digital para motores sin escobillas, que permita el control de la velocidad en dirección hacia delante o hacia atrás, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC33033 MC33034 MC33035 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*05	<p>Circuito de control para el control de la tensión de los microprocesadores, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 12 mm, provista de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1231 DS 1232 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 60	*06	<p>Circuito de control de la premagnetización de cintas magnéticas para grabar sonido, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 26 mm, provista de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PC 1297 CA u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 70	*20	<p>Circuito de control y de interfaz, en tecnología C-MOS, para la generación de símbolos gráficos en un tubo catódico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 29 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MN 1297 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*04	<p>Circuito integrado monolítico analógico para la atenuación de ruidos en audio, con una capacidad de atenuación de 14 dB, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 26 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HA 12043 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*05	<p>Circuito codificador-decodificador, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, borrable eléctricamente (E²PROM) con una capacidad de almacenamiento de 32 bits, un amplificador y un oscilador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 20 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AZ 280 TMC3637 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*06	<p>Modulador analógico, en tecnología C-MOS, con una gama dinámica de 123 dB a 375 Hz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consisten en, o que comprenda, la combinación alfanumérica siguiente: CS 5323 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*07	<p>Unidad para la recepción de bandas AM y FM, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXA 1030 P CXA 1240 P u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*08	<p>Línea de retardo para compensación de caídas de señales vídeo (drop out), en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 7×10 mm, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MSM 6965 RS u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*09	<p>Dispositivo de conmutación, en tecnología bipolar, en el campo de señales audio, con una distorsión inferior o igual a 0,005 %, comprendiendo 2 circuitos de control y 2 conmutadores-inversores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8×13 mm, provista de un máximo de 10 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TK 15022 Z u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*10	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para protección de las centrales telefónicas contra sobrecarga, encerrado en una cápsula cuyas dimensiones exteriores no superen 10×11 mm, provista de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 1515 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*12	<p>Generador multifrecuencia de doble tono (DTMF), en tecnología C-MOS, que permita la decodificación de datos binarios de 4 bits y la generación de 16 pares de tono, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10×11 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TP 5088 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*13	<p>Convertidor de frecuencia, para la conversión de frecuencias superiores o iguales a 10,95 GHz pero inferiores o iguales a 12,5 GHz en frecuencias superiores o iguales a 950 MHz pero inferiores o iguales a 1 750 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 mm, provista de un máximo de 6 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 20070C AKD12000 AKD12010 AKD12011 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*14	<p>Convertidor de tensión a frecuencia, que comprenda un amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 10 × 24 mm o cuyo diámetro no supere 11 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VFC32 VFC100 VFC101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*15	<p>Convertidor de corriente a tensión, con una corriente de entrada inferior o igual a 100 µA y una tensión de salida inferior o igual a -10 V, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 32 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ACF 2101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*16	<p>Convertidor medio cuadrático para el cálculo del valor medio cuadrático (RMS) de formas de ondas y la conversión de este valor en corriente directa equivalente o tensión directa equivalente, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 21 mm o cuyo diámetro no supere 18 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 536 A AD 636 AD 637 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*17	<p>Regulador de temperatura, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 × 6 mm o cuyo diámetro no supere 10 mm, provista de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 590 AD 592 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*18	<p>Red de diodos programable, constituida por 14 diodos individuales y un rectificador, en tecnología AsGa, en forma de circuito integrado monolítico analógico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10 × 10 mm, provista de un máximo de 36 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G010 16G011 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	*19	<p>Captador de imagen constituido por una línea de 3 648 células fotosensibles como máximo, por una matriz asociada a registros de desplazamiento, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 43 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LZ 2019 PD 3573 TCD 103 TCD 105 TCD 133 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*21	<p>Circuito de reloj bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), en tecnología C-MOS, con funciones de sincronizador o de multiplicador de frecuencias superiores o iguales a 20 MHz pero inferiores o iguales a 70 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 88915 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*22	<p>Detector para picos de amplitud en señales de lectura-escritura de las unidades de memoria de discos, constituido por un amplificador diferencial con amplificación controlada automáticamente y por un rectificador de precisión de doble alternancia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 12 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ML 8464 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*23	<p>Comparador de tensión, en tecnología de aislamiento dieléctrica, que comprenda un <i>Flip-Flop</i> maestro-esclavo, operativo para una gama de tensiones común de -12 V ó más pero sin exceder de +12 V y una gama de tensiones diferencial de -24 V o más pero sin exceder de +24 V y un tiempo de respuesta no superior a 6 ns, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 11 mm o cuyo diámetro no exceda de 10 mm, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: EL 2019 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 80	*24	<p>Amplificador-comparador, en tecnología bipolar, para la amplificación y la comparación de señales fase-frecuencia de señales de entrada de sensores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 × 8 mm, provista de un máximo de 24 conexiones y de:</p>	

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (continuación)		<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXA 1418 N u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 10	*10	<p>Microprocesador con una capacidad de proceso de 32 bits, en tecnología C-MOS, consistente en un sustrato sobre el que se montan 2 chips, uno compuesto por una unidad central de proceso (CPU) y el otro por una unidad de memoria, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 76 mm, provista de un máximo de 60 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 57-00000 57-19400 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 30	*10	<p>Convertidor analógico-digital de 8 bits, con un tiempo de conversión inferior o igual a 3 microsegundos, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 37 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADC 82 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 30	*20	<p>Convertidor de vídeo digital-analógico (VDAC), con un tiempo de conversión inferior o igual a 10 ns, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 35 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VDAC 0405 H VDAC 0605 H VDAC 0805 H u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 30	*30	<p>Convertidor digital-analógico de 4 canales, cada uno con una capacidad de 12 bits, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 41 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 390 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8542 20 30	*40	<p>Convertidor digital-analógico de 16 bits, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DAC 705 DAC 706 DAC 707 DAC 708 DAC 709 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 50	*10	<p>Amplificador, en forma de circuito integrado híbrido, para la banda de frecuencias de 20 Hz a 20 000 Hz, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 80 mm, provisto de un máximo de 30 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: STK 4041 STK 4151 STK 4201 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 50	*20	<p>Amplificador para una gama nominal de señales igual o superior a 0 pero inferior o igual a 70 kHz con una tensión de aislamiento superior o igual a 750 V y una corriente de pérdida inferior o igual a 1 µA, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 52 mm, provisto de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ISO 100 ISO 102 ISO 106 ISO 120 ISO 121 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 50	*30	<p>Amplificador con factor de amplificación programable, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 45 mm, provisto de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 3606 G u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 80	*20	<p>Unidad de acoplamiento para conexión de abonados telefónicos (<i>Crosspoint Switch</i>) con un mínimo de 4 y un máximo de 12 interruptores, de una tensión de funcionamiento superior o igual a 150 V, en forma de circuito integrado híbrido, encerrada en una cápsula cuyas dimensiones exteriores no superen 41 x 92 mm, provista de un máximo de 94 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 719 904 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 8543 80 80	*91	Sistema de visualización electromagnética, constituido por 7 bobinas electromagnéticas que permiten que la última indicación quede disponible (<i>set state</i>) mediante el magnetismo remanente de los núcleos de las bobinas, y por 7 segmentos giratorios que reflejan la luz, montado cada uno de ellos en una barra magnética, encerrado en un cápsula cuyas dimensiones exteriores no superen 28 x 36 x 50 mm	0
ex 8543 80 80	*94	Amplificador con una tensión de aislamiento igual o superior a 1 500 V y una corriente de fuga no superior a 0,5 µA, constituido por 2 condensadores y 2 circuitos integrados monolíticos sobre un circuito impreso montado sobre un soporte plástico, todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 21 mm, provisto de un máximo de 8 conexiones y de: <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ISO 122 u — otras siglas de identificación relacionadas con amplificadores que concuerden con la presente descripción 	0
ex 8543 80 80	*95	Módulo de reproducción vocal, constituido por un circuito impreso sobre el que se encuentran montados: <ul style="list-style-type: none"> — un sintetizador, en forma de circuito integrado monolítico encerrado en una cápsula, — un altavoz piezoeléctrico o magnético, — 2 ó 3 pilas de alimentación, un conmutador, tres condensadores, y que comprenda o no: <ul style="list-style-type: none"> — una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 1 Mbit o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico encerrado en una cápsula, todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 4 x 60 x 95 mm, provista de un máximo de 24 conexiones y de, <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SPMS u — otras sigla de identificación relacionadas con módulos que concuerden con la presente descripción 	0
ex 8543 80 80	*96	Unidad para el tratamiento digital de imágenes con una velocidad de 1 a 50 imágenes por segundo, una resolución espacial superior o igual a 512 x 512 pixel y una resolución radiométrica de 16 bits, provista de unidades de alimentación y 11 circuitos impresos sobre el que están montados circuitos integrados y otros elementos activos o pasivos, todo ello montado sobre una estructura, destinada a la fabricación de aparatos de cardiagnóstico (a)	0
ex 8544 19 90	*10	Hilo de bobinado, aislado, sin lacar ni barnizar, con un contenido de aluminio superior o igual al 99,5 % en peso y un diámetro total superior o igual a 0,15 mm pero inferior o igual a 0,16 mm	0
ex 9001 10 10	*10	Invertidor de imágenes constituido por un conjunto de fibras ópticas	0
ex 9001 10 90	*10		0
ex 9001 20 00	*10	Producto consistente en una película polarizante reforzada en una o en ambas de sus caras con un material transparente	0
ex 9001 90 90	*10	Lente de Fresnel octogonal, en resina acrílica, sin montar, destinada a ser utilizada en el montaje de retroproyectores (a)	0

Código de la Nomenclatura combinada	TARIC	Designación de la mercancía	Derechos autónomos (%)
ex 9002 11 00	*10	Objetivo regulable de longitud focal igual o superior a 90 mm pero no superior a 180 mm, constituido por 4 a 8 lentes de vidrio o de metacrilato, con un diámetro igual o superior a 120 mm pero no superior a 180 mm, recubiertas al menos por una cara de una capa de fluoruro de magnesio, destinado a la fabricación de aparatos de proyección de vídeo (a)	0
ex 9002 11 00	*20	Objetivo de longitud focal igual o superior a 90 mm pero no superior a 94 mm, constituido por lentes de vidrio o de plástico, con un diámetro igual o superior a 80 mm pero no superior a 90 mm	0
ex 9002 11 00	*30	Objetivo de longitud focal igual o superior a 86 mm pero no superior a 90 mm, constituido por lentes de vidrio o de plástico, con un diámetro igual o superior a 120 mm pero no superior a 180 mm	0
ex 9002 90 91	*10	Espejo óptico, equipado con una lente de Fresnel octogonal, para utilización en el montaje de retroproyectores (a)	0
ex 9013 80 10	*10	Dispositivo de visualización de cristales líquidos (LCD) cuyas dimensiones exteriores sean de: — 18,5 × 52 mm ó — 18,5 × 61 mm ó — 22 × 52 mm ó — 22 × 63 mm ó — 27 × 67 mm ó — 55,8 × 73,7 mm provisto de un máximo de 192 conexiones, constituido por una capa de cristales líquidos, contenido entre 2 láminas de vidrio con un mínimo de 7 y un máximo de 120 cifras o caracteres, destinado a la fabricación de calculadoras (a)	0
ex 9021 30 90	*30	Válvulas cardíacas y sus partes	0
ex 9021 90 10	*10	Auricular para aparatos auditivos encerrado en un cápsula cuyas dimensiones exteriores, sin contar los empalmes, no superen 5 × 6 × 8 mm	0
ex 9110 12 00	*91	Conjunto constituido por un circuito impreso sobre el que están montados como mínimo un resonador de cuarzo, un circuito de reloj y un condensador integrado o no, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9110 90 00	*92	Conjunto formado por un circuito impreso sobre el que está montado un circuito de reloj o un circuito de reloj y un resonador de cuarzo, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9114 90 00	*91		
ex 9110 90 00	*93	Conjunto formado por un circuito impreso sobre el que están montados como mínimo un circuito de reloj, un resonador de cuarzo y un elemento sonoro piezo-eléctrico, de un espesor superior a 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9608 91 00	*10	Puntas, no fibrosas, de materia plástica, para rotuladores, con un canal interno	0
ex 9613 90 00	*20	Mecanismo de encendido piezoeléctrico	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.