

## I

(Actos cuya publicación es una condición para su aplicabilidad)

## REGLAMENTO (CEE) Nº 3544/91 DEL CONSEJO

de 25 de noviembre de 1991

por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común sobre un determinado número de productos industriales (microelectrónica y sectores conexos)

EL CONSEJO DE LAS COMUNIDADES EUROPEAS,

Visto el Tratado constitutivo de la Comunidad Económica Europea y, en particular, su artículo 28,

Vista la propuesta de la Comisión,

Considerando que, para los productos contemplados en el presente Reglamento, la producción es actualmente insuficiente o nula en la Comunidad, y que los productores no pueden, en consecuencia, responder a las necesidades de las industrias usuarias de la Comunidad;

Considerando que es del interés de la Comunidad suspender únicamente los derechos autónomos del arancel aduanero común parcialmente, en determinados casos, en particular, en razón de la existencia de una producción comunitaria, y proceder a la suspensión total en otros casos;

Considerando que, habida cuenta de las dificultades que se presentan, para apreciar de manera rigurosa en un futuro próximo la evolución de la situación económica en los sectores interesados, conviene tomar estas medidas de

suspensión sólo temporalmente, fijando su período de validez en función de los intereses de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

*Artículo 1*

Los derechos autónomos del arancel aduanero común relativos a los productos mencionados en el cuadro del Anexo quedan suspendidos en el nivel indicado frente a cada uno de ellos.

Estas suspensiones serán válidas del 1 de enero al 30 de junio de 1992.

*Artículo 2*

El presente Reglamento entrará en vigor el 1 de enero de 1992.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Bruselas, el 25 de noviembre de 1991.

*Por el Consejo*

*El Presidente*

J. M. M. RITZEN

## ANEXO

Codigo de la Nomenclatura combinada	Designacion de la mercancia	Derechos autónomos (%)
ex 8471 93 50	Unidad de memoria de discos flexibles	0
ex 8471 93 60	Unidad de memoria de cinta magnética para cassetes de una sola bobina	0
ex 8471 99 90	Lector óptico para la lectura de los caracteres alfanuméricos impresos por puntos, y su conversión en señales eléctricas, incluyendo una cabeza lectora que contiene un detector óptico, un amplificador, una lente de enfoque y dos lámparas, unida por uno o dos cables planos a un módulo de control cuyas dimensiones no superen 200 x 220 mm, consistente en un circuito impreso sobre el que van montados como mínimo, un microprocesador, un circuito de reconocimiento de imagen y un convertidor analógico-digital	0
ex 8473 10 10	<p>Elemento de memoria integrada para máquinas de escribir electrónicas, constituido por un circuito impreso provisto de 2 ó 4 memorias estáticas de lectura-escritura de acceso aleatorio (S-RAMs) de una capacidad de almacenamiento de 8 kbit x 8 bit, componentes electrónicos con funciones de mando y pilas para alimentación de la memoria, encerrados en una cápsula provista de conectores, cuyas dimensiones exteriores no superen 11 x 40 x 90 mm y provisto de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MEMOCART</li> <li>u</li> <li>— otras siglas de identificación relacionadas con elementos que concuerden con la presente descripción</li> </ul>	0
ex 8473 30 10	<p>Procesador, en tecnología ECL, constituido por un máximo de 336 circuitos integrados monolíticos, provisto de 4 200 redes lógicas no programadas (<i>Uncommitted Logic Arrays</i>) y de memorias de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento total de 16 kbit, en tecnología ECL, encerrado en una cápsula montado sobre un circuito impreso múltiple situado entre dos placas de refrigeración cuyas dimensiones exteriores totales no superen 148 x 560 x 594 mm y provisto de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 001B - 3035 - H002</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8473 30 10	<p>Unidad aritmética y lógica de una unidad central de proceso (CPU) constituido por un máximo de 9 circuitos impresos cuyas dimensiones exteriores no superen 290 x 310 mm, sobre cada uno de los cuales, se montan un máximo de 121 redes de puertas programadas (Gate Arrays) o 121 memorias de lectura-escritura de acceso aleatorio (RAM) o una combinación de estos dos tipos de circuitos, en tecnología ECL, estando encerrado el conjunto en un cuadro cuyas dimensiones no superen 501 x 596 x 611 mm, con función de cápsula que asegure las conexiones entre los circuitos impresos y provisto de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CO1B 2675 E 500    CO1B 2675 H 501    CO1B 2675 H 503 CO1B 2675 H 500    CO1B 2675 H 502    CO1B 2675 H 504</li> <li>u</li> <li>— otras siglas de identificación relacionadas con montajes que concuerden con la presente descripción</li> </ul>	0
ex 8473 30 90	Cabeza magnética de ferrita, en tecnología Winchester, para equipos periféricos con memoria de discos rígidos, que permita una grabación con densidad superior o igual a 10 pistas por mm, incluso montada sobre brazos portadores	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8473 30 90	<p>Conjunto de lectura-escritura para unidades de discos rígidos, compuesto por cabezas magnéticas en tecnología Winchester de ferrita, montadas sobre un brazo portadore, unido por un circuito impreso flexible con un console metálico sobre el que van montados:</p> <ul style="list-style-type: none"> <li>— un circuito impreso flexible sobre el que van montado un amplificador para señales lectura-escritura, en forma de circuito integrado,</li> <li>— un portador para un circuito impreso</li> </ul>	0
ex 8473 30 90	Cabeza de impresión con válvula de chorro de tinta	0
ex 8473 30 90	<p>Memoria de burbujas magnéticas con una capacidad de almacenamiento no superior a 4 Mbit, encerrada en una cápsula cuyas dimensiones exteriores no superen 43 x 44 mm, provista de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  7110      FBM 54 DB      BDL 0133      BDN 0151      MBM 2556  7114-1    FBM 64 DA      BDL 0134      MBM 2011  u</li> <li>— otras siglas de identificación relacionadas con memorias que concuerden con la presente descripción</li> </ul>	0
ex 8473 30 90	Unidad de mando para discos magnetoópticos de un diámetro exterior de 13,34 cm (5,25 inch)	0
ex 8473 30 90	Unidad de mando para unidades de memorias de cintas audionuméricas	0
ex 8473 40 90	Cabeza de impresión térmica, en tecnología de película fina o gruesa, constituida por un circuito impreso con al menos un condensador de tántalo y un condensador electrolítico, contenido en un soporte metálico con un conector, peines impresores y un disipador de calor, presentada con los correspondientes rodillos y soportes	0
ex 8483 10 90	Arboles para generadores y turbinas, fundidos en una pieza, forjados y desbastados, con un peso unitario superior a 215 t	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuya par no exceda de 0,20 Nm, provisto de brida de fijación de 77 mm de diámetro, mandril de precisión de 44 mm de diámetro, con rotor externo igual o superior a 55 mm de diámetro, bobinado de cuatro fases, velocidad nominal de 3 600 revoluciones/minuto, tensión de alimentación de 12 V ± 10 %, con cables y conectores	0
ex 8501 10 99	Motor híbrido de paso a paso, con ángulo de paso de 0,9 grados y de 400 pasos por revolución, secuencia de rotación de 2 ó 4 fases con bobinado de tipo bipolar, que comprenda un rotor y un estator laminado encerrado entre 2 placas de sección cuadrada inferior o igual a 40 mm por lado, provisto de un árbol que lo atraviesa de parte a parte y de hilos eléctricos con conectores	0
ex 8501 10 99	Motor híbrido de paso a paso, con ángulo de paso de 0,9 grados y de 400 pasos por revolución, secuencia de rotación de 2 fases con bobinado de tipo bipolar que comprenda un rotor y un estator encerrado en un cilindro de un diámetro inferior o igual a 47 mm, de un espesor inferior o igual a 14 mm, provisto de un árbol atravesando de lado a lado de salida unico y de cables con conectores	0
ex 8501 10 99	Motor híbrido de paso a paso, con ángulo de paso de 0,9 grados, 400 pasos por revolución, secuencia de rotación de 2 fases con bobinado de tipo bipolar, que comprenda un rotor y un estator laminado encerrado entra 2 placas de sección cuadrada inferior o igual a 40 mm por lado, un tacómetro incorporado de 2 ó 3 fases, encerrado en un casquete de un diámetro inferior o igual a 35 mm, y de cables conectores independientes para la salida del motor y la salida del tacómetro, cuyas dimensiones no superen 40 x 40 x 62 mm, el árbol inclusive	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8501 10 99	Motor de paso a paso bipolar de corriente continua, de un solo estator, de una potencia de 37,5 W o menos, ángulo de paso de 180°, 2 pasos por revolución, secuencia de rotación de 2 fases con bobinado unipolar, par de rotación superior o igual a $0,1 \times 10^{-6}$ Nm pero superior o igual a $0,1 \times 10^{-4}$ Nm y tensión de alimentación inferior o igual a 3 V	0
ex 8501 10 99	Motor de paso a paso, híbrido, con ángulo de paso de 0,9 grados y 400 pasos por revolución, secuencia de rotación de 2 fases con bobinado de tipo bipolar, que comprenda un rotor, un estator laminado encerrado entre 2 bridas, una de ellas de sección cuadrada inferior o igual a 40 mm de lado, y la otra, situada en el frente, de perfil moldeado y provista de dos salientes con ojales de fijación, un tacómetro incorporado de 2 ó 3 fases, encerrado en un casquete de un diámetro inferior o igual a 35 mm, y cables y conectores independientes para las salidas del motor y del tacómetro, con dimensiones no superen $40 \times 40 \times 62$ mm incluido el árbol, pero excluidos los salientes de la brida frontal	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,20 Nm, provisto de brida de fijación de 74 mm de diámetro, mandril de 40 mm de diámetro, velocidad nominal de 3 600 revoluciones/minuto, tensión de alimentación de $12 \text{ V} \pm 10 \%$ , cables y conectores	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,018 Nm, provisto de brida de fijación de 35 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de $12 \text{ V} \pm 10 \%$	0
ex 8501 10 99	Motor paso a paso de tipo híbrido, con ángulo de paso de 1,8 grados, 200 pasos por revolución, de 4 fases con bobinado unipolar, formado por un rotor, un estator laminado encerrado entre 2 placas de sección cuadrada con lado no superior a 42 mm, dotado de un árbol atravesando de lado a lado montado sobre recipientes de lubricación automática, cables y conectores	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,030 Nm, provisto de brida de fijación de 34 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de $12 \text{ V} \pm 10 \%$	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyas par no exceda de 0,018 Nm, provisto de brida de fijación de 26 mm de diámetro, mandril de precisión de 20 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de $12 \text{ V} \pm 10 \%$	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,018 Nm, provisto de brida de fijación de 58 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de $12 \text{ V} \pm 10 \%$	0
ex 8504 40 94	Rectificador estático consistente en una combinación en cascada de 7 diodos, para voltajes de salida superior o igual a 40 kV C.A. con una corriente de carga superior o igual a 3 mA	0
ex 8504 40 98	Convertidor de corriente continua en corriente continua, provisto de diodos no montados en cascada, con una tensión de entrada no superior a 72 V, encerrado en una cápsula con un máximo de 16 conexiones	0
ex 8506 19 19	Pila de litio-yodo cuyas dimensiones no superen $9 \times 23 \times 45$ mm, de una tensión inferior o igual a 2,8 V	0
ex 8506 19 19	Unidad constituida por un máximo de 2 baterías de litio encerrada en un soporte para circuitos impresos, provisto de un máximo de 32 conexiones y incorporan un circuito de control	0
ex 8506 19 99	Pila seca de carbón/cinc cuya tensión superior o igual a 5,5 V pero inferior o igual a 6,5 V; cuyas dimensiones no superen $5 \times 90 \times 110$ mm, destinada a ser incorporadas en los chasis de películas para los aparatos de fotografía con revelado instantáneo (a)	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8517 90 81	Conjunto para aparatos telefónicos, constituido por un micrófono, un circuito de protección y un enchufe de conexión de 4 ramas, montado en un circuito impreso cuyas dimensiones no superen 22 x 40 mm	0
ex 8517 90 98	Cabeza de impresión térmica de 1 728 puntos, en tecnología de capa gruesa o fina, constituida por un sustrato cerámico con elementos calentadores, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 x 37 x 240 mm	0
ex 8517 90 98	Conjunto constituido por: — un tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 100 mm pero sin exceder de 110 mm y provisto de una bobina de desviación y por — un circuito impreso sobre el que están montados una unidad de desviación, un amplificador video y un transformador, todo ello montado sobre un chasis, destinado a la fabricación de aparatos de videotelefono (a)	0
ex 8518 90 00	Placa macho de una sola pieza, de acero recalcado en frio, en forma de disco provisto por un lado de un cilindro, destinada a la fabricación de altavoces (a)	0
ex 8522 90 91	Unidad óptica constituido por un diodo láser provisto de un fotodiodo, que emite una luz de longitud de onda nominal de 780 nm, encerrado en una cápsula cuyo diámetro exterior no supere 10 mm y cuya altura no supere 9 mm, provisto de un máximo de 10 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LDGU LT 022 u — otras siglas de identificación relacionadas con unidades ópticas que concuerden con la presente descripción	0
ex 8522 90 99	Mecanismo simple para aparatos de casetes, de una altura que no exceda de 53 mm, destinado a la fabricación de aparatos de registro y de reproducción de sonido (a)	0
ex 8522 90 99	Mecanismo de accionamiento para un dispositivo de grabación y de reproducción de sonido sobre cinta magnética de cassette, destinado a la fabricación de contestadores telefónicos (a)	0
ex 8523 20 10	Discos magnéticos rígidos prelubricados, tratados al óxido, con una coercitividad superior o igual a 300 Oersted/Oe	0
ex 8523 20 10	Disco magnético rígido con película fina metálica de coercitividad superior a 600 Oersted/Oe, y de diámetro exterior inferior o igual a 231 mm	0
ex 8529 10 70	Conjunto de filtrado cerámico, compuesto por 2 filtros cerámicos y un resonador cerámico para una frecuencia de 10,7 MHz ± 30 kHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 10 mm	0
ex 8529 10 70	Filtro cerámico para frecuencias superior o igual a 4,5 MHz pero inferior o igual a 6,6 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 24 mm	0
ex 8529 90 70	Módulo de control de acceso, constituido por: — dos circuitos integrados, que tengan las funciones de autorización de acceso, de derivación de las palabras de control, asegurando la protección de datos y de interfaz, — un circuito integrado, provisto de una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, — un circuito integrado, provisto de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 8 Kbits, — componentes discretos activos y pasivos,	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8529 90 70 (cont.)	— una pila de litio montado sobre un circuito impreso cuyas dimensiones exteriores no excedan de 103 × 103 mm, destinado a la fabricación de receptores de difusión por satélite (a)	0
ex 8529 90 70	Módulo de tratamiento de señales, compuesto por un circuito impreso sobre el cual están montados, al menos: — un microprocesador de señales de vídeo, — un microprocesador de señales de deflexión, — un microprocesador de teletexto, — una unidad de codificación-decodificación de vídeo, destinado a la fabricación de receptores digitales de televisión en color (a)	0
ex 8529 90 98	Dispositivo constituido de toma de imagen de transferencia de carga de interlínea y de un filtro, cuyas dimensiones no superen 43 × 59 mm	0
ex 8531 20 90	Conjunto constituido por 15 diodos emisores de luz (LEDs), compuesto por semiconductores a base de arseniuros de galio y de aluminio y a base de fosfuro de galio, encerrado en una cápsula metálica cilíndrica de diámetro no superior a 26 mm, provista de un máximo de 4 conexiones	0
ex 8531 20 90	Conjunto constituido por 50 diodos emisores de luz (LEDs), compuesto por semiconductores a base de arseniuros de galio y de aluminio y a base de fosfuro de galio, encerrado en una cápsula metálica cilíndrica de diámetro no superior a 53 mm, provisto de un máximo de 3 hilos de conexión	0
ex 8531 20 90	Indicador digital consistente en un cuadro de circuito impreso, cuyas dimensiones no superen 35 × 90 mm y en una única fila de caracteres que no sean inferiores a tres, compuesto por diodos de cuerpos sólidos luminosos fabricados a base de galio semiconductor y montados sobre el cuadro. Cada carácter comprende un máximo de 8 segmentos con punto decimal o sin él. La fila de caracteres está recubierta de una película de protección de plástico	0
ex 8531 20 90	Dispositivo de visualización monocromo de cristal líquido (LCD), constituido por una capa de cristal líquido insertada entre dos placas o láminas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8531 20 90	Dispositivo de visualización de cristal líquido (LCD) con 7 segmentos, constituido por una capa de cristal líquido incluida entre 2 placas u hojas de vidrio con 16 cifras y 9 símbolos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8531 20 90	Dispositivo de visualización de cristal líquido (LCD) por matriz de puntos, constituido por una capa de cristal líquido incluida entre 2 placas u hojas de vidrio con 423 puntos (en 7 líneas, 60 columnas y 3 símbolos), montado sobre un circuito impreso provista de componentes electrónicos con función de mando y/o de control	0
ex 8531 80 90	Dispositivo de visualización por plasma de corriente continua	0
ex 8532 29 00	Condensador de oro con una capacidad nominal de 100 mF, con un voltaje de salida de 5,5 V, y una corriente de pérdida no superiores a 100 micro A, encerrado en una cápsula cilíndrica con una altura inferior a 8 mm y un diámetro inferior o igual a 14 mm	0
ex 8532 30 10	Condensador variable con aislamiento dieléctrico en materia plástica, con una capacidad inferior o igual a 2 × 335 pF en la parte AM y inferior o igual a 2 × 20 pF en la parte FM, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 24 mm	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8532 30 90	Condensador ajustable en forma de una pastilla circular cuyas diámetro no supere 2,5 mm y de un espesor que no supere 3 mm, provista de una cabeza de tornillo en el centro y de 2 conexiones y de una capacidad superior o igual a 5 pF pero inferior o igual a 30 pF, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 8533 29 00	Dispositivo constituido por una resistencia fija con un coeficiente de temperatura positivo, con una resistencia nominal de corriente continua de 19,6 Ohm a 20 °C, una resistencia de aislamiento superior a 1 MegaOhm, para la protección de centralitas telefónicas contra aumentos de tensión de larga duración no superiores a 1 000 V, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 48 mm, provisto de un máximo de 16 conexiones y de: — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 20793 — otras siglas de identificación relacionadas con resistencias fijas que concuerden con la presente descripción	0
ex 8534 00 11 ex 8534 00 19	Circuito impreso en una sola cara cuyas dimensiones no superen 30 x 30 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 8534 00 11	Circuito impreso múltiple, constituido por 24 capas, incluida 5 capas dotadas de pistas insertadas, de triazina de bismaleimida, cuyas dimensiones exteriores no superen 64 x 65 mm	0
ex 8534 00 19	Circuito impreso por una sola cara, cada uno con no más de 268 pistas conductoras, sobre una cinta plástica provista de perforaciones de arrastre en los 2 bordes y que tenga una anchura inferior o igual a 35 mm y un espesor inferior o igual a 0,26 mm	0
ex 8534 00 19	Circuito impreso por una o dos caras (monocapa o bicapa) sobre sustrato cerámico, constituido por elementos conductores y contactos, con dimensiones que no superen 36 x 36 mm, provisto de un máximo de 304 conexiones	0
ex 8534 00 90	Circuito impreso por una o las dos caras de un soporte cerámico, constituido por elementos conductores, por contactos y por resistencias, que incorporan conexiones aisladas por capas vitrificadas, cuyas dimensiones no superen 37 x 37 mm, provisto de un máximo de 320 conexiones	0
ex 8535 90 00	Casquillo para tubos de rayos catódicos	0
ex 8536 41 10 ex 8536 41 90 ex 8536 49 00	Relé térmico contenido en una bombilla de cristal herméticamente cerrada cuya altura no supere 35 mm, con exclusión de los hilos, y cuyo coeficiente de pérdida no supere $10^{-6}$ cm <sup>3</sup> de helio por segundo bajo 1 bar a una temperatura comprendida entre 0 y 160 °C, destinado a ser montado sobre compresores para equipos frigoríficos (a)	0
ex 8536 50 19 ex 8536 50 90	Interruptor de láminas en forma de una cápsula de vidrio que contenga un máximo de 3 contactos eléctricos, fijados sobre varillas metálicas, y una pequeña cantidad de mercurio	0
ex 8538 90 90	Parte de un fusible electrotérmico, consistente en un hilo de cobre revestido de estaño e incorporado a una cápsula cilíndrica cuyas dimensiones exteriores no superen 5 x 48 mm	0
ex 8540 11 10	Tubo catódico de color, provisto de una máscara de rendija (slot-mask), con cañones electrónicos colocados uno al lado del otro (tecnología en línea) y una diagonal de pantalla no inferior a 12 cm y no superior a 26 cm	0
ex 8540 12 10	Tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 150 mm pero sin exceder de 155 mm, una tensión anódica igual o superior a 25 kV pero no superior a 32 kV	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8540 20 90	Fotomultiplicador constituido por un tubo fotocatódico con 9 dinodos, sensible a la luz de longitud de onda superior o igual a 160 nm pero inferior o igual a 930 nm, con un diámetro inferior o igual a 14 mm y una altura inferior o igual a 94 mm	0
ex 8540 30 10 ex 8540 30 90	Tubo catódico con memoria ( <i>Direct View Storage Tube</i> ) para la reproducción de datos alfanuméricos y analógicos, provisto de un dispositivo de barrido que permita la lectura de las imágenes formadas	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares ( <i>dot mask</i> ), con cañones de electrones dispuestos en triángulo (tecnología delta) y una diagonal de pantalla no inferior a 66 cm	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares ( <i>dot mask</i> ), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i> ), con una distancia entre los puntos de color inferior a 0,45 mm, con una diagonal de la pantalla superior a 54 cm, con un ángulo de desviación en diagonal inferior o igual a 90° y con errores de convergencia en los ángulos inferior o igual a 0,8 mm	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares ( <i>dot mask</i> ), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i> ), con una distancia entre los puntos de color inferior a 0,45 mm y provisto de un sistema de absorción de las vibraciones vinculado de manera insoluble al tubo ( <i>potting-system</i> )	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares ( <i>dot mask</i> ), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i> ), con una distancia entre los puntos de color inferior a 0,45 mm y sin pantalla magnética interna	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares ( <i>dot mask</i> ), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i> ), con una distancia entre los puntos de color inferior a 0,45 mm y con diagonal de la pantalla inferior o igual a 54 cm	0
ex 8540 30 90	Tubo catódico monocromo de pantalla plana con una diagonal de pantalla no inferior a 142 y no superior a 230 mm, una luminiscencia de 300 ó más, pero no superior a 2 000 lumen, un poder de resolución de 0,06 ó más, pero no superior a 0,1 mm, fósforos del tipo P1 ó P22 ó P53 ó P55 ó P56, una tensión anódica superior a 34 kV, una tensión de focalización superior a 7 kV y una corriente catódica de 3 mA como mínimo	0
ex 8540 89 11	Indicador en forma de un tubo que consiste en una cápsula de vidrio montada sobre un cuadro cuyas dimensiones, con exclusión del cable, no superen 300 x 350 mm. El tubo contiene una o algunas filas de caracteres o líneas dispuestas en filas. Cada uno de los caracteres o líneas se compone de elementos fluorescentes o fosforescentes. Estos elementos están montados sobre un soporte metalizado recubierto de sustancias fluorescentes o de sales fosforescentes que se iluminan cuando están sometidas a un bombardeo de electrones	0
ex 8540 91 00	Bobina de desviación para tubos catódicos con una frecuencia de operación superior o igual a 31 250 Hz pero inferior o igual a 64 000 Hz, provista de un imán de 4 polos	0
ex 8540 91 00	Cañón de electrones destinado a la fabricación de tubos catódicos monocromos con una diagonal de la pantalla superior o igual a 7,6 cm pero inferior o igual a 30,5 cm (a)	0
ex 8540 99 00	Anodo, cátodo o dispositivo de salida, destinado a la fabricación de magnetrones de la subpartida 8540 41 00 (a)	0
ex 8541 10 91	Diodo de silicio rectificador de potencia, en tecnología planar con un tiempo de restablecimiento inferior a 100 ns con una tensión de bloqueo inferior o igual a 200 V y una corriente directa media superior o igual a 2,5 A, encerrado en una cápsula plana cuyas dimensiones exteriores superen 3 x 9 x 9 mm pero no superen 5 x 11 x 17 mm	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8541 10 99	Diodos de germanio con filamento de oro de tensión de paso inferior o igual a 1 V, para 5 mA	0
ex 8541 10 99	<p>Diodo de silicio de capacidad variable, capaz de variarla al menos 10 veces en relación con su valor inicial en tanto que la tensión de servicio aplicada a los bornes varía de 2 V o más sin exceder de 10 V, y con una capacidad igual o superior a 96 pF pero inferior o igual a 144 pF a 2 V, encerrado en una cápsula cilíndrica cuyo diámetro no exceda de 3 mm y cuyo altura no exceda de 8 mm, provisto de un máximo de 2 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MV 1404</li> <li>u</li> <li>— otras siglas de identificación relacionadas con diodos que concuerden con la presente descripción</li> </ul>	0
ex 8541 21 90	Transistor de electrones de alta movilidad (HEMT) para frecuencias de 2 GHz ó más pero sin exceder de 20 GHz, con una potencia de disipación no superior a 180 mW, encerrado en una cápsula de un diámetro no superior a 3 mm, provisto de un máximo de 4 conexiones	0
ex 8541 21 90	Transistor de efecto de campo (FET) para frecuencias de 2 GHz ó más pero no superior a 16 GHz, con una potencia de disipación no superior a 225 mW, encerrado en una cápsula de un diámetro no superior a 3 mm, provisto de un máximo de 4 conexiones	0
ex 8541 29 90	<p>Transistor con una potencia superior o igual a 150 W para una tensión superior o igual a 160 V y con una frecuencia de corte superior o igual a 20 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 22 x 37 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 2 SA 1170    2 SA 1494    2 SC 2921 2 SA 1215    2 SC 2774    2 SC 3858</li> <li>u</li> <li>— otras siglas de identificación relacionadas con transistores de potencia que concuerden con la presente descripción</li> </ul>	0
ex 8541 29 90	<p>Transistor de silicio con potencia superior o igual a 1 000 W y factor de amplificación superior o igual a 5,25 db a una frecuencia superior o igual a 1 025 MHz pero inferior o igual a 1 150 MHz, contenido en una cápsula cuyas dimensiones no superen 11 x 36 mm, provisto de un máximo de 4 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SD 1543</li> <li>u</li> <li>— otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción</li> </ul>	0
ex 8541 40 10	Diodo emisor de luz que opera a una longitud de onda nominal de 710 nm, compuesto a base de galio-arsénico-fósforo (GaAsP), en forma de circuito integrado monolítico presentado en forma de microplaquita, destinado a la fabricación de optoacopladores (a)	0
ex 8541 40 91	Módulo constituido por no más de 5 células solares, en tecnología de capa fina, sobre un sustrato de dimensiones exteriores que no superen 18 x 70 mm	0
ex 8541 60 00	Cristal piezoeléctrico que oscile a una frecuencia de 32 768 Hz, encerrada en una cápsula cilíndrica cuya longitud no supere 8,2 mm y cuyo diámetro no supere 3,2 mm, destinado a la fabricación de productos del capítulo 91 (a)	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8541 60 00	Cristal cerámico piezoeléctrico polarizado, que oscile con frecuencias superior o igual a 500 kHz pero inferior o igual a 12 500 kHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 15 mm, provisto de un máximo de 3 conexiones	0
ex 8542 11 05	Circuito de control y de mando de dispositivos de visualización de cristal líquido (LCD) de matriz de puntos, en tecnología C-MOS, provisto de un generador de caracteres, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular (microplaquitas), destinado a la fabricación de módulos de visualización de cristal líquido (LCD) (a)	0
ex 8542 11 05	Circuito de mando para dispositivos de visualización de cristal líquido (LCD), en tecnología C-MOS, con un mínimo de 40 canales de salida, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular, para la fabricación de módulos de dispositivos de visualización de cristal líquido (LCD) (a)	0
ex 8542 11 12	Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 64 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 x 24 mm, provista de un máximo de 18 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: KM 4164    MN 4264    TMS 4164    TMS 4416 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 12	Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 256 bit y un tiempo de acceso que no exceda de 150 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 34 mm, provista de un máximo de 24 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HB 50562    KM 41257    MB 81464    PD 41256    TMS 4256 HM 50256    MSM 4256    MSM 4256    PD 41464    TMS 4464 HM 50464    MSM4464    MSM 4464    TMM 41256 KM 41256    MB 81256    PD 41254    TMM 41464 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	8
ex 8542 11 12	Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula, cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 53 C 256    53 C 466    P 51 C 256 53 C 258    MB 81 C 258    P 51 C 259 53 C 464    MB 81 C 466    TC 51832 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 12	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), de doble puerta, con registro de datos y control de salida de lectura secuencial, con una capacidad de almacenamiento de 256 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 13 x 39 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M5M 4 C 264    MB 81461    PD 41264    TMS 4461</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 14	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), con una capacidad de almacenamiento de 1 Mbit, con entradas/salidas separadas y registros de desplazamiento en serie (<i>Field Memories</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 x 54 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 521000</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 14	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), de doble o triple puerta, con registro de datos y control de lectura de salida secuencial, con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 51 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: TC 524256    TC 528128    MT 42 C 4256    TMS 44 C 251 TC 524257    M5M 442256    MT 43 C 4257 TC 528126    MB 81 C 4251    MT 43 C 4258</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 16	<p>Memoria pseudoestática de lectura-escritura de acceso aleatorio (PS-RAM), en tecnología C-MOS, con capacidad de almacenamiento de 4 Mbit y un tiempo de acceso de 100 ns, constituida por un generador de impulsos de reloj y un circuito de control de refresco, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 22 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HM 658512</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul> <p>Este PS-RAM debe ser destinado a la fabricación de ordenadores portátiles, que puedan funcionar sin fuente de energía externa (a)</p>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), realizada en tecnología C-MOS, con una capacidad de almacenamiento de 16 x 4 bit y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 x 21 mm, provista de un máximo de 16 conexiones y de:</p>	

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY27S03 CY54S189 CY7C189 CY27S07 CY74S189 CY7C190</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 256 bit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 24 mm, provisto de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2210 X 2443 X 2444</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluida la tecnología H-MOS) con una capacidad de almacenamiento de 256 x 4 bit y un tiempo de acceso no superior a 25 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 9122-25 91 L 22-25</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 256 x 4 bit y un tiempo máximo de acceso de 60 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C122 CY7C123 CY93422 CY93L422 P4C 422</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2001 X 2201 A X 2212</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 2 kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2002 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 4 kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2004 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura, de acceso aleatorio (S/RAM), con una capacidad de almacenamiento de 1 kbit x 4 bit y un tiempo de acceso no superior a 25 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 x 32 mm, provisto de un mínimo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 9150-20    CY 7 C 150-15 AM 9150-25    CY 7 C 150-25 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluyendo H-MOS), con una capacidad de almacenamiento de 8 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 4098 4801 8103 8114 PD 421 4118 8104 8112 8185 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerto, en tecnología C-MOS, con una capacidad de almacenamiento de 1 kbit x 8 bit y un tiempo de acceso no superior a 55 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 6,2 mm, provista de un máximo de 52 conexiones y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C130    CY7C131    CY7C140    CY7C141</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 16 kbit, provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 40 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1220 Y    MK 48 Z 02</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerta, en tecnología C-MOS, con una capacidad de almacenamiento de 2 kbit × 8 bit y un tiempo de acceso no superior a 55 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 × 62 mm, provisto de un máximo de 52 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C132    CY7C136    CY7C142    CY7C146</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones máximas no superen 18 × 63 mm, provista de un máximo de 48 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: IDT 7134    TC 5532</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerta, en tecnología BiMOS, con una capacidad de almacenamiento de 32 kbit y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 29 × 62 mm, provista de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B134    CY7B1342    CY7B135    CY7B138</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 21	<p>Memoria estática de lectura-escritura con acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de almacenamiento de 64 kbit y fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 x 42 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4010 DS 1225 Y</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 4 kbit x 16 bit y un tiempo de acceso no superior a 55 ns, constituida por un registro-tampón de dirección de 12 bit y por circuitos de control, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 53 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IDT71586S</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 21	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), de doble puerta, en tecnología BiMOS, con una capacidad de almacenamiento de 64 kbit y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CY7B144</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), con una capacidad de almacenamiento de 72 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B180 CY7B181</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 144 bit y un tiempo de acceso no superior a 30 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 21 mm, provisto de un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 55187 TC 55188</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), no volátil, en tecnología C-MOS, con una capacidad de memoria de 256 kbit y fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 4011 DS 1230</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), asíncrona, en tecnología C-MOS, con una capacidad de almacenamiento de 16 kbit x 16 bit, con exclusión de memoria cache estática de lectura-escritura de acceso aleatorio (S-Cache-RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 21 mm, provisto de un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MCM 62995 - 17 MCM 62995 - 20</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 32 kbit x 8 bit y un tiempo de acceso superior a 55 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HM 62256 HY 62C256 MB 84256 PD 43256 TC 55257</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 23	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología BiMOS, con una capacidad de almacenamiento de 256 kbit y un tiempo de acceso no superior de 20 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 x 38 mm, con un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B153 CY7B155 HM 6709 A MCM 6709 CY7B154 CY7B156 MCN 6708</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 25	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 288 kbit y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 41 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 55329</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 25	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (<i>S-Cache-RAM</i>), en tecnología BiMOS, con una capacidad de almacenamiento de 288 kbit y un tiempo de acceso no superior a 21 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 17 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B173    CY7B174</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 25	<p>Memoria estática de lectura-escritura de acceso aleatorio (<i>S-RAM</i>), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 44 mm, con un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXK581020    CY7C108    MSM 51004    TC 55B4256 CY7C101    CY7C109    MSM 51008    TC 55B4257 CY7C102    HM 621100A    MCM 6228    TC 55B8128 CY7C106    HM 624256    MT 5C1008 CY7C107    HM 624257    TC 551001</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 31	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una alimentación de reserva inferior o igual a 0,03 mA, de una capacidad de almacenamiento de 256 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 50 mm, provista de un máximo de 54 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HN 61256    HN 613256    MB 83256</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7
ex 8542 11 31	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HN 62301 P    MB 83 1000    TC 53 1000 P IMP 23101    MB 83 1124    TC 53 1001</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7
ex 8542 11 31	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 8 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 54 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 538200</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 31	<p>Memoria exclusivamente de lectura, no programable (ROM), en tecnología C-MOS, con una capacidad de almacenamiento de 16 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 54 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 5316200</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 42	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 16 kbit, y un tiempo de acceso no superior de 65 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 245 W    CY 7C 291 W</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 42	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 32 kbit, un tiempo de acceso no superior a 45 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 x 39 mm, provisto en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 27 CX 321    27 CX 322</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 42	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 64 kbit y un tiempo de acceso no superior a 65 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 261 W    CY 7C 263 W    CY 7C 268 W    CY 7C 269 W</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 42 ex 8542 11 59	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) o no borrrable (PROM), con una capacidad de almacenamiento de 128 kbit y un tiempo de acceso no superior a 100 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 42 ex 8542 11 59 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 251    CY 7C 254</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 42 ex 8542 11 59	<p>Memoria exclusivamente de lectura, programable, borrrable mediante rayos ultravioleta (EPROM) e no borrrable (PROM), con una capacidad de almacenamiento de 256 kbit y un tiempo de acceso no superior a 99 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no supereren 17 × 39 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 271    CY 7C 274    CY 7C 277    CY 7C 279</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 44 ex 8542 11 59	<p>Memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioleta (EPROM), o no borrrable (PROM), con una capacidad de almacenamiento de 1 Mbit y un tiempo de acceso no superior a 35 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 × 53 mm, provista o no en la cara superior de una ventana de cuarzo, con un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B201    CY7B210    CY7B211</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 44	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se puede borrrar eléctricamente (<i>Flash E<sup>2</sup>PROM</i>), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provisto de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 48 F 010</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 46	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrrar eléctricamente (<i>Flash E<sup>2</sup>PROM</i>), con una capacidad de almacenamiento de 2 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provisto de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 28F020</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 50	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 16 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no supereren 17 × 42 mm, provisto de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  24 C 16    28 C 17    52 B 13    X 2816  28 C 16    38 C 16    AM 2817</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 64 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  28 C 64        HN 58C65        X 2864 A  AM 2864 BE    MBM 28 C 65</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 128 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:  X 28128 A</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 256 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 × 42 mm, provista de un máximo de 32 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:  28256    28 C 256    48 C 256</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 50	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 52 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:  AT 28C1024</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 59	<p>Memoria tampón de datos/direcciones, para el almacenamiento de los datos de una unidad central de proceso (CPU), de un bus sistema y de un bus memoria o para el almacenamiento de las direcciones de un bus sistema, de un bus local y de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), constituido por 2 circuitos de detección de errores de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una las combinaciones alfanuméricas siguientes: GC 102 HT 102</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria tampón de doble línea (<i>Double Row Buffer</i>, DRB), con registros de desplazamiento y memorias de lectura-escritura de acceso aleatorio (RAMs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no supereren 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CRT 9212</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria tampón para escritura (<i>Write buffer</i>), en tecnología C-MOS, con una organización de 4 x 16 bit, consistente en 8 bit para las llamadas y 8 bit para los datos y 4 bit de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 79 R 2020 A 79 R 3020 R 2020/16</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 64 x 8 ó 64 x 9 bit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 38 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C408A CY7C409A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), con una capacidad de almacenamiento de 7 280 ó 9 080 bit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 36 mm, provista de un máximo de 28 patillas conexión y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 41101 PD 41102 PD 42101 PD 42102</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 59	<p>Memoria de lectura-escritura FIFO (<i>First In, First Out</i>) en tecnología C-MOS, con una capacidad de almacenamiento de 512 x 9 bit y un tiempo de acceso no superior a 40 ns, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 x 43 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  CY7C420 - 20    CY7C420 - 40    CY7C421 - 30    CY7C451  CY7C421 - 25    CY7C421 - 20    CY7C421 - 40  CY7C420 - 30    CY7C421 - 25    CY7C441</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria de lectura-escritura FIFO (<i>First In, First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 18 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 43 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  CY7C428    CY7C429    CY7C439    CY7C443    CY7C453</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 72 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  CY7C460    CY7C470</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria estática de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 144 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  CY7C462    CY7C472</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 288 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  CY7C464    CY7C474</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 59	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), con una capacidad de almacenamiento de 16 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 7 C 245    7 C 291    7 C 292    HM 6616</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), en tecnología C-MOS, con una capacidad de almacenamiento de 36 288 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 16 x 16 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XC 1736</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 59	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), con una capacidad de almacenamiento de 64 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 44 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C261    CY7C264    CY7C269    MB7144    XC 1764 CY7C263    CY7C268    MB7143    MB71C44    XC 1765</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67	<p>Coprocador, en tecnología C-MOS, que permita la interfaz múltiple entre un bus de sistema paralelo y unidades centrales de proceso (CPUs) de 8, 16 ó 32 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 x 41 mm, provista de un máximo de 149 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82389    82C389</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67	<p>Unidad central de proceso (CPU), en tecnología N-MOS (incluida la tecnología H-MOS), constituida por 4 memorias de servicio con unas capacidades de almacenamiento 8 x 8 bit, 16 x 16 bit, 16 x 20 bit y 32 x 32 bit, un registro de 8 bit, un registro de 12 bit, un registro de 16 bit y dos registros de 20 bit, un contador de 5 bit y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LSI - 604041855</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																				
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67 ex 8542 11 68	<p>Coprocador matemático que trabaja con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 x 53 mm, provisto de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="422 436 1061 582"> <tr> <td>3171</td> <td>80387</td> <td>MC 68882</td> <td>TX 32081 W</td> </tr> <tr> <td>74 ACT 8847</td> <td>8087</td> <td>NCR 32020</td> <td>WTL 3167</td> </tr> <tr> <td>79 R 2010</td> <td>80C287</td> <td>NS 32081</td> <td></td> </tr> <tr> <td>79 R 3010</td> <td>CY 7C 602</td> <td>NS 32381</td> <td></td> </tr> <tr> <td>80287</td> <td>MC 68881</td> <td>R 2010/16</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	3171	80387	MC 68882	TX 32081 W	74 ACT 8847	8087	NCR 32020	WTL 3167	79 R 2010	80C287	NS 32081		79 R 3010	CY 7C 602	NS 32381		80287	MC 68881	R 2010/16		0
3171	80387	MC 68882	TX 32081 W																			
74 ACT 8847	8087	NCR 32020	WTL 3167																			
79 R 2010	80C287	NS 32081																				
79 R 3010	CY 7C 602	NS 32381																				
80287	MC 68881	R 2010/16																				
ex 8542 11 62 ex 8542 11 64 ex 8542 11 67 ex 8542 11 68	<p>Coprocador de textos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provisto de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>C 82730</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 62	<p>Microprocesador de 8 bit, en tecnología N-MOS (incluida la tecnología H-MOS), para la codificación/decodificación de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 53 mm, provisto de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>8294    Z 8068    Z 9518</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 62	<p>Microprocesador de 8 bit, en tecnología C-MOS, consistente en una unidad central de proceso (CPU), una unidad de control de la memoria (MMU), un controlador de acceso directo a memoria (DMA) de 2 canales, un temporizador programable de 16 bit a 2 canales, un generador de estado de espera, una unidad de interfaz a 2 canales asíncronas para la comunicación en serie (ASCI), una unidad de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 62 mm, provisto de un máximo de 80 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes:</p> <p>HD 64 A 180    HD 64 B 180    Z 64180</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 62	<p>Microprocesador de 8 bit, en tecnología C-MOS, constituido por un circuito de modulación de las señales de grabación, un circuito de demodulación de las señales de reproducción, un circuito de código de corrección de errores (ECC), un convertidor analógico-digital/digital-analógico, un circuito de interfaz de memoria estática de lectura-escritura de acceso aleatorio (S-RAM), un circuito entrada-salida para la interfaz de un microcontrolador o microordenador, un circuito entrada-salida para la interfaz de un sistema audio y de un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 100 conexiones y de:</p>																					

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 62 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, la siguiente combinación alfanumérica: CXD2601 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 62 ex 8542 11 64	<p>Microprocesador multiprotocolo de 8 ó 16 bit, en tecnología C-MOS, constituido por una unidad central de proceso (CPU), un circuito de control de acceso directo a memoria, un circuito de control de interrupciones, una memoria de lectura-escritura de acceso aleatorio de doble puerto (<i>Dual Port RAM</i>) de una capacidad de almacenamiento de 9 216 bit, tres temporizadores, un procesador de comunicación y tres circuitos de control de comunicación serie y simultánea en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36 × 36 mm, provisto de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 68302 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 64	<p>Microprocesador de 8 bit, en tecnología N-MOS (incluida la tecnología H-MOS), con estructura interna de 16 bit, consistente en una unidad central de proceso (CPU), un generador de ritmo, 2 canales DMA autónomos, un controlador de interrupciones programable, 3 temporizadores de 16 bit programables, una memoria programable y una lógica para selección de circuito periférico, un generador de estado de espera y una unidad de control de bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80188 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 64	<p>Microprocesador de 8 bit, en tecnología C-MOS, con estructura interna de 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 60 mm, provisto de un máximo de 120 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MB 89T713    MB 89T715 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 64	<p>Microprocesador de 10 bit, para la decodificación de datos textuales, en tecnología C-MOS, compuesta por un preprocesador para la conversión de datos de serie a paralelo, un procesador de visualización vídeo, un controlador del acceso a memoria, una memoria de visualización y un circuito de interfaz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 37 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: CF 70064    CF 70095    CF 72301    CF 72305A u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por una unidad central de proceso (CPU), un reloj, dos canales independientes de acceso directo a la memoria (DMA), un controlador programable de interrupciones, tres relojes programables de 16 bit, una memoria programable, una lógica para selección de circuito periférico y un generador programable de estado de espera con una unidad de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80186 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por una unidad central de proceso (CPU), un unidad de control de la memoria (MMU) y un sistema interno de explotación en direcciones reales o virtuales (OSOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80286 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	10
ex 8542 11 64	<p>Microprocesador de comunicación de 16 bit, en tecnología N-MOS, que contenga una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 22 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 60 mm, provista de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38010 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU), un multiplicador y acumulador (MAC), una unidad de desfase aritmético y lógico (<i>Shifter</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 35 x 35 mm, provista de un máximo de 101 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 2100 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología C-MOS, constituido por una unidad aritmética y lógica de datos, una unidad de generación de direcciones, 3 bus de datos de 16 bit, 3 bus de direcciones de 16 bit y un circuito de control de programas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 132 conexiones y de :</p>	

Codigo de la Nomenclatura combinada	Designacion de la mercancia	Derechos autónomos (%)
ex 8542 11 64 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56116    DSP 56156</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología C-MOS, constituido por una unidad de multiplicación y de acumulación, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con capacidad de almacenamiento de 256 x 24 bit, una memoria estática de lectura-escritura de acceso aleatorio de 256 x 16 bit, un generador de direcciones, un circuito de interfaz serie en cascada y un circuito de interfaz paralelo asíncrono, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56200    XSP 56200</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología C-MOS, constituido por una unidad central de proceso (CPU) y un bus externo de datos de 8 ó 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 54 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 80 C 186    80 C 196    Z 70108 80 C 188    80 C 296    Z 70116</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 64	<p>Microprocesador de 16 bit, en tecnología C-MOS, constituido por una unidad central de proceso (CPU), una unidad de control de la memoria (MMU), una memoria cache de 2 kbit, 3 temporizadores de 16 bit, un emisor-receptor asíncrono universal completo de 2 canales (duplex UART) y 4 canales DMA, en forma de circuito integrado monolítico, encerrado en cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Z 280</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 64	<p>Procesador de comunicación de 16 bit, en tecnología C-MOS, que contenga un codificador-decodificador para la conversión de datos en señales transmisibles en serie o en paralelo, en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provista de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 380 C 16</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 67	<p>Coprocador de 32 bit, en tecnología C-MOS, para una red local, constituido por una unidad de interfaz de datos, una unidad de interfaz bus, un circuito de control de acceso directo a memoria (DMA) y memorias de lectura-escritura FIFO (<i>First In/First Out</i>) con capacidad de almacenamiento de 1 536 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 63 x 63 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente:               <ul style="list-style-type: none"> <li>82596</li> <li>u</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	<p>Microprocesador de 32 bit, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 38 x 38 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <ul style="list-style-type: none"> <li>CPU 04041871    NCR 32000    NS 32032    NS 32332</li> <li>u</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	<p>Microprocesador de 32 bit, en tecnología C-MOS, constituido por una unidad aritmética de coma flotante con 4 registros de 80 bit, 36 registros de 32 bit, una memoria cache con capacidad de almacenamiento de 4 kbit y un controlador de interrupciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 37 x 37 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <ul style="list-style-type: none"> <li>80960KB</li> <li>u</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	<p>Microprocesador de 32 bit, constituido por una o más memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total no superior de 48 kbit y una unidad aritmética de 32 bit de coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 35 x 35 mm, provisto de un máximo de 164 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <ul style="list-style-type: none"> <li>DSP 32 C</li> <li>u</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 67	<p>Microprocesador de 32 bit, en tecnología C-MOS, constituido por una unidad aritmética y lógica binaria, una unidad aritmética y lógica de coma flotante, una unidad aritmética y lógica decimal, una unidad de control de almacenamiento, una unidad de gestión de la memoria virtual y registros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provisto de un máximo de 223 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente:               <ul style="list-style-type: none"> <li>78201441</li> <li>u</li> </ul> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 67	<p>Microprocesador de 32 bit, en tecnología C-MOS, con bus externo de datos de 32 bit y bus externo de direcciones de 32 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="343 421 933 533"> <tr> <td>486</td> <td>79 R 3000</td> <td>MC 68020</td> <td>NS 32C 032</td> </tr> <tr> <td>80386</td> <td>AM 29000</td> <td>MC 68030</td> <td>R 2000/16</td> </tr> <tr> <td>80486</td> <td>CY7C601</td> <td>MC 68040</td> <td></td> </tr> <tr> <td>79 R 2000 A</td> <td>L 64801</td> <td>NS 32532</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	486	79 R 3000	MC 68020	NS 32C 032	80386	AM 29000	MC 68030	R 2000/16	80486	CY7C601	MC 68040		79 R 2000 A	L 64801	NS 32532		0
486	79 R 3000	MC 68020	NS 32C 032															
80386	AM 29000	MC 68030	R 2000/16															
80486	CY7C601	MC 68040																
79 R 2000 A	L 64801	NS 32532																
ex 8542 11 67	<p>Microprocesador de 32 bit, en tecnología C-MOS, con bus externo de datos de 16 bit y bus externo de direcciones de 24 bit, con una capacidad de direccionamiento de memoria virtual de 64 terabytes, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p>80386 SX</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																
ex 8542 11 67	<p>Microprocesador de 32 bit, en tecnología C-MOS, combinado con un circuito de control bus, un circuito de control de memoria, un circuito de control de memoria <i>cache</i> y con un memoria <i>cache</i> con una capacidad de almacenamiento que no exceda de 512 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 38 mm, provisto de un máximo de 227 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p>80386 SL</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																
ex 8542 11 67	<p>Microprocesador de 16 bit, con una unidad aritmética y lógica (ALU) de 32 bit, provisto de memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 8,5 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p>TMS 32020</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																
ex 8542 11 68	<p>Microprocesador de 64 bit, en tecnología C-MOS en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 168 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: <p>80860</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	<p>Microcontrolador o microordenador de 4 bit, en tecnología C-MOS, con funciones de piloto para dispositivos de visualización de cristales líquidos (LCD), con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 12 kbit y con una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 160 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 18 mm, provisto de un máximo de 60 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MSM 58421 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 4 bit, en tecnología C-MOS, con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 2 kbit x 8 bit, un generador multifrecuencia de doble tono (DTMF), una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 kbit y/o una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 512 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provisto de un máximo de 42 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: T 6978    TCM 8301    TCM 8302 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 4 bit, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento igual o superior a 10 kbit pero inferior o igual a 16 kbit y con una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 1 536 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provisto de un máximo de 67 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 44750    TMP 47 C 200    TMP 47 C 220    TMP 47 C 221 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 4 bit, en tecnología C-MOS, con una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento no superior a 8 kbit x 8 bit, un generador multifrecuencia de doble tono (DTMF), memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total inferior o igual a 4 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 60 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMP 47 C 452    TMP 47 C 855    TMP 47 P 855 TMP 47 C 456    TMP 47 C 858 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																																				
ex 8542 11 71 ex 8542 11 91	<p>Microcontrolador o microordenador de 4 bit, con una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no superior a 128 kbit y con una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 5 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 60 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="336 544 1005 869"> <tr> <td>CD 3200 a 3299</td> <td>HD 614042</td> <td>TMC 1500 a 1599</td> </tr> <tr> <td>HD 38800</td> <td>HD 614080</td> <td>TMC 1980 a 1999</td> </tr> <tr> <td>HD 38820</td> <td>MN 1584531</td> <td>TMP 47 C 1670</td> </tr> <tr> <td>HD 404189</td> <td>SMC 6214</td> <td>TMP 47 C 670</td> </tr> <tr> <td>HD 404608</td> <td>SMC 6215</td> <td>TMP 47 P 1670</td> </tr> <tr> <td>HD 4074608</td> <td>SMC 6234</td> <td>TMP 47 P 860 E</td> </tr> <tr> <td>HD 44796</td> <td>SMC 6266</td> <td>TP 0310 a 03299</td> </tr> <tr> <td>HD 44800</td> <td>SMC 62 L 34</td> <td>TP 0450 a 04599</td> </tr> <tr> <td>HD 44801</td> <td>T 7767 BS</td> <td>TP 0480 a 04899</td> </tr> <tr> <td>HD 44820</td> <td>TMC 0270 a 0279</td> <td>TP 0500 a 05999</td> </tr> <tr> <td>HD 44840</td> <td>TMC 0500 a 0599</td> <td>TSS 200</td> </tr> <tr> <td>HD 44860</td> <td>TMC 0980 a 0989</td> <td>TSS 400</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	CD 3200 a 3299	HD 614042	TMC 1500 a 1599	HD 38800	HD 614080	TMC 1980 a 1999	HD 38820	MN 1584531	TMP 47 C 1670	HD 404189	SMC 6214	TMP 47 C 670	HD 404608	SMC 6215	TMP 47 P 1670	HD 4074608	SMC 6234	TMP 47 P 860 E	HD 44796	SMC 6266	TP 0310 a 03299	HD 44800	SMC 62 L 34	TP 0450 a 04599	HD 44801	T 7767 BS	TP 0480 a 04899	HD 44820	TMC 0270 a 0279	TP 0500 a 05999	HD 44840	TMC 0500 a 0599	TSS 200	HD 44860	TMC 0980 a 0989	TSS 400	0
CD 3200 a 3299	HD 614042	TMC 1500 a 1599																																				
HD 38800	HD 614080	TMC 1980 a 1999																																				
HD 38820	MN 1584531	TMP 47 C 1670																																				
HD 404189	SMC 6214	TMP 47 C 670																																				
HD 404608	SMC 6215	TMP 47 P 1670																																				
HD 4074608	SMC 6234	TMP 47 P 860 E																																				
HD 44796	SMC 6266	TP 0310 a 03299																																				
HD 44800	SMC 62 L 34	TP 0450 a 04599																																				
HD 44801	T 7767 BS	TP 0480 a 04899																																				
HD 44820	TMC 0270 a 0279	TP 0500 a 05999																																				
HD 44840	TMC 0500 a 0599	TSS 200																																				
HD 44860	TMC 0980 a 0989	TSS 400																																				
ex 8542 11 71	<p>Microcontrolador o microordenador de 4 bit, en tecnología C-MOS, compuesto de una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) con una capacidad de almacenamiento igual o superior a 160 kbit, así como de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 4 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 20 x 60 mm, provisto de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="336 1361 805 1395"> <tr> <td>HD 404019</td> <td>HD 404919</td> <td>HD 4074019</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	HD 404019	HD 404919	HD 4074019	0																																	
HD 404019	HD 404919	HD 4074019																																				
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología N-MOS (incluyendo H-MOS) constituido por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 14 432, de 30 016 o de 30 208 bit, por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 832 bit o de 896 bit, por una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 920 bit, de 1 528 bit o de 1 728 bit, en forma de circuito integrado monolítico, encerrado en un cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="336 1944 837 1977"> <tr> <td>MC 68705P3</td> <td>MC 68705R3</td> <td>MC 68705S3</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	MC 68705P3	MC 68705R3	MC 68705S3	0																																	
MC 68705P3	MC 68705R3	MC 68705S3																																				

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, constituido con una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 32 kbit, y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 53 mm, provista en la cara superior de una ventana de cuarzo, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 7742 8751</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit con funciones de interfaz universal periférico, en tecnología N-MOS (incluida la tecnología H-MOS), provisto de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior de 2 kbit, una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 16 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 53 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 8042 8742</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, dotado de arquitectura de registro a registro, en tecnología C-MOS, constituido por:</p> <ul style="list-style-type: none"> <li>— una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento no superior a 4 kbit,</li> <li>— una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, borrable con rayos ultravioleta (EPROM), o por una memoria exclusivamente de lectura, programable, borrable electricamente (E<sup>2</sup>PROM) con capacidad de almacenamiento no superior a 128 kbit</li> </ul> <p>y que comprenda o no:</p> <ul style="list-style-type: none"> <li>— una memoria exclusivamente de lectura, programable, borrable electricamente (E<sup>2</sup>PROM) con capacidad de almacenamiento no superior a 4 kbit,</li> </ul> <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 370C010 370C052 370C156 370C310 370C352 370C756 370C032 370C056 370C250 370C332 370C356 370C810 370C050 370C150 370C256 370C350 370C732 370C850</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 256 bit, una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 16 kbit, una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM) con capacidad de almacenamiento de 2 kbit, un generador de reloj, un temporizador de 4 bit, un circuito de interfaz de comunicación en serie y un convertidor numérico-analógico de 14 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 29 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HD 401220 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con capacidad de almacenamiento igual o superior a 60 kbit pero inferior o igual a 128 kbit, y por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento no superior a 3 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 54 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 87C51FB 87C54 MC68HC705C8 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 16 kbit, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 kbit y una memoria de exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM) con una capacidad de almacenamiento de 640 bit, más una parte analógica constituida por conversores bidireccionales de 8 bit (ADC/DAC), un multiplexor analógico y amplificadores programables para controlar el nivel de la señales analógicas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 26 mm, provisto de un máximo de 100 pastillas de conexión y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DAPC u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 kbit, por una memoria exclusivamente de lectura, programable, no borrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 64 kbit, y por un canal de entrada y salida seriado de comunicación multiprotocolo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 52 × 63 mm, provisto de un máximo de 68 conexiones y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 71 (cont.)	<ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 77 C 82    80 C 152</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 kbit, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 96 kbit, una memoria cebadora exclusivamente de lectura, no programable (<i>Bootstrap</i> ROM) con una capacidad de almacenamiento de 1 536 bit, una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E<sup>2</sup>PROM) con una capacidad de almacenamiento de 4 kbit y de un convertidor analógico-digital de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 20 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 68HC11E9</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 192 kbit, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4,5 kbit y un coprocesador aritmético, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 21 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXP80524</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 3 kbit, bien por una memoria exclusivamente de lectura, no programable (ROM), bien por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 128 kbit, un convertidor analógico/digital y un convertidor digital/analógico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 58 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 37450E8    M 37450M8</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos <sup>(6)</sup>
ex 8542 11 71	<p>Microcontrolador o microordenador de 8 bit con la función de interfaz periférico universal, provisto de una unidad central de proceso (CPU), una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 kbit, una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 2 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 53 mm, provisto en la cara superior de una ventana de cuarzo, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: D 8742 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 73	<p>Microcontrolador o microordenador de 16 bit, en tecnología N-MOS (incluida la tecnología H-MOS), que contiene al menos una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 510 x 13 bit o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 512 x 13 bit, y una memoria de lectura y escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: PD 7720 PD 77 P 20 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 73	<p>Microcontrolador o microordenador de 8 bit, con estructura interna de 16 bit, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) o por una memoria exclusivamente de lectura, programable, no borrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no inferior a 64 kbit o por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no inferior a 2 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 60 mm, provisto de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MB 89713 MB 89715 MB 89P713 MB 89P715 MB 89W715 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 73	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, con estructura interna de 16 bit, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 2 kbit, 20 puertas de entrada-salida, una puerta de entrada comparadora, 2 canales sincrónicos de tasa de transferencia programable, un controlador de interrupciones, 2 canales de acceso directo a memoria (DMA) y 2 contadores de 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 70320 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 73	<p>Microcontrolador o microordenador de 8 bit, en tecnología C-MOS, constituido por una unidad aritmética y lógica de 16 bit, una memoria exclusivamente de lectura, no programable (ROM) de una capacidad de almacenamiento de 128 kbit, una memoria de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 2 kbit, un convertidor analógico-numérico de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 42 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 78C14 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 73	<p>Microcontrolador o microordenador de 16 bit, constituido por una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento no superior de 128 kbit, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 6 kbit, un convertidor analógico-digital con muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 8396 8397 8796 83C196 83C198 87C196 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 73	<p>Microcontrolador o microordenador de 16 bit, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU), un multiplicador y acumulador (MAC), una unidad de desfase aritmético y lógico (<i>Shifter</i>), una memoria estática de lectura-escritura de acceso aleatorio con una capacidad de almacenamiento de 48 kbit, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 kbit y un temporizador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 2101 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 74	<p>Microcontrolador o microordenador de 24 bit, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no inferior a 60 kbit y memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad total no inferior a 12 kbit, de una unidad aritmética de 24 bit con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 x 40 mm, provisto de un máximo de 135 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MB 86220 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 74	<p>Microcontrolador o microordenador de 16 bit, con una unidad aritmética y lógica (ALU) de 32 bit, constituido por memorias de lectura-escritura de acceso aleatorio (RAMs) con capacidad de almacenamiento total inferior o igual a 160 kbit, de memoria exclusivamente de lectura, no programable (ROM) o de memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con capacidad de almacenamiento inferior o igual a 128 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 54 mm, provisto de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <p>320 10    320 C 10    320 C 17    320 C 50    320 E 15  320 11    320 C 15    320 C 25    320 C 51    320 E 17</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 74	<p>Microcontrolador o microordenador de 32 bit, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por 24 registros de 32 bit y una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 2 kbit y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 x 24 mm, provisto de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>HGC 6127</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 74	<p>Microprocesador o microordenador de 32 bit, constituido por una o más memorias de escritura-lectura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total no superior a 48 kbit, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no superior de 128 kbit, de una unidad aritmética de 32 bit con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 45 x 53 mm, provisto de un máximo de 208 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>DSP 32    MB 86232</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 74	<p>Microcontrolador o microordenador de 32 bit, en tecnología C-MOS, provisto de 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con capacidad de almacenamiento total de 64 kbit, y de memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 128 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 69 x 74 mm, provisto de un máximo de 325 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>320 C 30    320 C 40</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 74	<p>Microcontrolador o microordenador de 32 bit, en tecnología C-MOS, constituido por un módulo de integración de sistemas heterogéneos (SIM), con un registro de configuración, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 16 kbit, una unidad de proceso de tiempos (TPU) con 16 canales independientes programables, un circuito de interfaz periférico en serie y un circuito de interfaz de comunicación en serie, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 29 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en o que comprenda la combinación alfanumérica siguiente: MC 68332 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 75	<p>Microcontrolador o microordenador de 56 bit, en tecnología C-MOS, constituido por 4 bus bidireccionales de 24 bit, 3 memorias exclusivamente de lectura, no programables (ROMs) de una capacidad de almacenamiento total de 12,75 kbit o 102 kbit y por 2 Ω 3 memorias de lectura-escritura de acceso aleatorio (RAMs) de una capacidad de almacenamiento total de 12 kbit o 24 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56000    DSP 56001 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 75	<p>Microcontrolador o microordenador de 96 bit, que trabaje con coma flotante y con doble puerta, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 32 kbit y 2 memorias de lectura-escritura de acceso aleatorio (RAMs) cada una con capacidad de almacenamiento de 16 kbit, una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 2 kbit y 2 memorias exclusivamente de lectura, no programables (ROMs) cada una con capacidad de almacenamiento de 16 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 48 mm, provisto de un máximo de 223 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DSP 96002 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 77	<p>Red de puertas metálicas semiadaptadas (gate arrays), en tecnología C-MOS, operando con una tensión de alimentación de 12 V, con un mínimo de 637 funciones de 2 entradas, cuya red contenga un código digital producido por un haz de electrones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 29 mm, provisto de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FB 215 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 77	<p>Red de puertas programadas para el control de la escritura y la memoria de un sistema de video, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 451    82 C 452    84 C 451    PVGA    WD90C00</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 80	<p>Dispositivo de lógica programable, en tecnología C-MOS, provista de una red de puertas Y (AND) programable y de una red de puertas O (OR) fija con registros o sin ellos, con un máximo de 32 entradas y 12 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16 P 8    C 16 L 8    C 16 R 6    C 20 G 10 16 RP 4    C 16 R 4    C 16 R 8    C 22 V 10</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 80	<p>Dispositivo de lógica programable, en tecnología BiMOS, provisto de una red de puertas Y (AND) programable, con 384, 768 ó 6 400 puertas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 38 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7B326    CY7B336    CY7B337    CY7B338    CY7B339</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 80	<p>Dispositivo de lógica programable, en tecnología C-MOS, no borrable o borrable con rayos ultravioletas, que comprenda un mínimo de 500 puertas lógicas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 85 x 124 mm, provista o no en la cara superior de una ventana de cuarzo, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16 L8 - W    CY7C330    CY7C344    EP 630    EPM 5032 16 R4 - W    CY7C331    CY7C345    EP 910    EPM 5064 16 R6 - W    CY7C332    CY7C361    EP 1800    EPM 5128 16 R8 - W    CY7C342    EP 600    EP 1810    EPM 5130 22 V10 - W    CY7C343    EP 610    EP 1830    EPM 5192</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 80	<p>Dispositivo de lógica programable, en tecnología C-MOS, no volátil, constituida por un máximo de 2 000 puertas, con un máximo de 69 entradas/salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ACT 1010    ACT 1020</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)						
ex 8542 11 82 ex 8542 11 95	<p>Circuito integrado monolítico analógico-numérico, capaz de controlar motores sin escobillas manteniendo constante su velocidad, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 25 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="438 414 917 470" style="margin-left: 20px;"> <tr> <td>MGA 3015 A</td> <td>UC 1633</td> <td>UC 3633</td> </tr> <tr> <td>SSI 590</td> <td>UC 1634</td> <td>UC 3634</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	MGA 3015 A	UC 1633	UC 3633	SSI 590	UC 1634	UC 3634	0
MGA 3015 A	UC 1633	UC 3633						
SSI 590	UC 1634	UC 3634						
ex 8542 11 82	<p>Circuito de gestión y control de memoria tampón, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="438 784 957 840" style="margin-left: 20px;"> <tr> <td>82 C 325</td> <td>WD 11 C 00-22</td> <td>WD 83 C 580</td> </tr> <tr> <td>1TU9-0301</td> <td>WD 12 C 00-22</td> <td>WD 83 C 583</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	82 C 325	WD 11 C 00-22	WD 83 C 580	1TU9-0301	WD 12 C 00-22	WD 83 C 583	0
82 C 325	WD 11 C 00-22	WD 83 C 580						
1TU9-0301	WD 12 C 00-22	WD 83 C 583						
ex 8542 11 82	<p>Circuito de control y de gestión de memoria tampón, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">WD 1015</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0						
ex 8542 11 82	<p>Circuito lógico, en tecnología N-MOS (incluida la tecnología H-MOS), que permita detectar y corregir errores múltiples que procedan de una línea de discos magnéticos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="438 1523 790 1556" style="margin-left: 20px;"> <tr> <td>AM 9520</td> <td>AM 9521</td> <td>Z 8065</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	AM 9520	AM 9521	Z 8065	0			
AM 9520	AM 9521	Z 8065						
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, que permita el control de un bus de sistema, de una memoria estática o dinámica de lectura-escritura de acceso aleatorio (S-RAM o D-RAM) y de acceso directo a memoria a 4 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">OTI 031</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0						

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 82	<p>Circuito de control bus, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 x 41 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:               <table data-bbox="343 414 901 526" style="margin-left: 20px;"> <tr> <td>82308</td> <td>82 C 88</td> <td>CA 91C014</td> <td>TACT 83443</td> </tr> <tr> <td>82309</td> <td>82 C 211</td> <td>GC 181</td> <td>VIC 068</td> </tr> <tr> <td>82355</td> <td>82 C 288</td> <td>L1A 4601</td> <td>VL 82 C 331</td> </tr> <tr> <td>82358</td> <td>82 C 301</td> <td>MSM 6307</td> <td>VL 86 C 410</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	82308	82 C 88	CA 91C014	TACT 83443	82309	82 C 211	GC 181	VIC 068	82355	82 C 288	L1A 4601	VL 82 C 331	82358	82 C 301	MSM 6307	VL 86 C 410	0
82308	82 C 88	CA 91C014	TACT 83443															
82309	82 C 211	GC 181	VIC 068															
82355	82 C 288	L1A 4601	VL 82 C 331															
82358	82 C 301	MSM 6307	VL 86 C 410															
ex 8542 11 82	<p>Circuito de control para bus sistemas y periféricos y para la generación de señales de reloj (<i>System Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">82C101</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																
ex 8542 11 82	<p>Circuito lógico de control y de gestión de pantalla catódica monocroma (MDC, <i>Monochrome Display Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 30 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">M 50452</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																
ex 8542 11 82	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube controller/CRTC</i>), en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 62 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">AM 8052</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0																
ex 8542 11 82	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 62 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="343 1926 869 1960" style="margin-left: 20px;"> <tr> <td>82 C 434</td> <td>MB 89321</td> <td>MB 89322</td> <td>V 5363</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	82 C 434	MB 89321	MB 89322	V 5363	0												
82 C 434	MB 89321	MB 89322	V 5363															

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de control vídeo para la gestión de pantallas catódicas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 62 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 453    CRT 97 C 11    WD 90 C 10 CRT 9007    VL 86 C 310    WD 90 C 11</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción:</li> </ul>	0
ex 8542 11 82	<p>Circuito de control para tubos de rayos catódicos y para dispositivos de visualización de cristales líquidos (Controlador CRT y LCD) en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 425    CL - GD6410    V 6355 - DJ</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de mando para pantallas de cristal líquido (LCD-driver), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 20 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 44100    HD 66100    MSM 5259    MSM 5299    SED 1600 HD 44780    LC 7582    MSM 5298    MSM 5839    SED 1610</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Elemento de control de visualización y de generación de caracteres, en tecnología C-MOS, con dispositivo de visualización en pantalla de cristales líquidos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 x 26 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 61830    LH 5821</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control para pantallas de símbolos gráficos (<i>Graphic Display Controllers</i>, GDC), en tecnología N/MOS (incluido la tecnología H/MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 x 52 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82720    Z 7220 A</li> <li>u</li> <li>— otras siglas relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Controlador de gráficos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 144 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 431    82 C 435    82 C 441    OTI 067    PEGA</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Elemento de control para la selección de colores, en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 52 mm, provista de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 433</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Circuito para el control de la escritura y la memoria de un sistema de vídeo (<i>Video Controller</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 52 mm, provisto de un máximo de 128 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AVGA1</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Circuito programable de control de visualización (<i>Advanced Video Display Controller, AVDC</i>), en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 55 mm, provista de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SCN 2674</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 82	<p>Unidad de mando de redes locales que permita resolver conflictos de utilización, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 63 x 63 mm, provisto de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82586    AM 7990    MB 86950    WD 83 C 603 82588    COM 9026    WD 80 C 24    WD 83 C 690 82590    DP 8390    WD 83 C 503 82592    DP 83932    WD 83 C 510</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de control, operativo a 12 MHz, en tecnología C-MOS, constituido por un reloj de intervalos programables, un generador de señales de reloj, dos unidades de mando DMA y una unidad de dirección a redes de memoria (Memory mapper), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 x 30 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente:               <p style="margin-left: 20px;">82231</p> <p style="margin-left: 20px;">u</p> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito con bus multimaster, en tecnología C/MOS, para el control del canal local en sistemas de proceso de datos de 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 x 30 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes:               <p style="margin-left: 20px;">82303    82304    82306</p> <p style="margin-left: 20px;">u</p> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, para el control de la secuencia de direcciones de 4 bit, para la ejecución de las instrucciones en una memoria microprogramada, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <p style="margin-left: 20px;">CY2909    CY2911    CY7C909    CY7C911</p> <p style="margin-left: 20px;">u</p> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de acceso directo a memoria, de 7 canales programables, en tecnología C-MOS, provisto de 2 controladores de interrupciones programables de 8 canales, 5 contadores/relojes programables de 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 32 x 32 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente:               <p style="margin-left: 20px;">82357</p> <p style="margin-left: 20px;">u</p> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de 4 canales, en tecnología C-MOS, capaz de mantener una tracción constante de los electroimanes, con diodos incorporados y memoria de 4 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 22 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">UCN 5813</p> <p style="margin-left: 20px;">u</p> </li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de control de 8 canales, en tecnología C-MOS, capaz de mantener una tracción constante de los electroimanes, con diodos incorporados y memoria de 8 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 28 mm, provisto de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5801</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito integrado monolítico, con un mínimo de 16 elementos análogos de conmutación, en tecnología C-MOS, para señales de baja frecuencia y con una banda de frecuencias igual o superior a 20 Hz pero inferior o igual a 20 000 Hz, capaz de recibir señales de hasta 3 V con una distorsión no superior al 0,05 % a 1 V en toda la banda de frecuencias, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 40 mm, provisto de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 9164 N    TC 9177 P    TC 9184 P</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, para la gestión de ciclos asíncronos de una unidad central de proceso (CPU) de 32 bit, de una unidad de mando DMA y de un bus multifuncional, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 321</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, constituido por dos circuitos de control de acceso directo a memoria (DMA), dos circuitos de control de interrupciones, un temporizador-contador y una unidad para direccionar redes de memoria (<i>Memory Mapper</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C206    82C316    GC 101 SX    HT 101 SX</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control y de gestión, que comprenda dos circuitos de control del acceso directo a memoria (DMA), dos circuitos de control de interrupciones, dos circuitos de control de puerto serie, un circuito de control puerto paralelo y un circuito de gestión de alimentación, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 x 39 mm, provisto de un máximo de 196 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82360SL</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, que permita aplicar un protocolo de señalización para la interfaz de buses maestros y buses esclavos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74ACT2440    SN 74ACT2441</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, para el control de un canal local y de una unidad central de proceso (CPU), capaz de generar ciclos para red videográfica (<i>Video Graphic Array</i>, VGA) y para memoria, que comprenda un circuito de acceso directo a memoria (DMA) y de refresco de memoria, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C221</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, que permita el control y el interfaz de las señales entre una unidad central de proceso (CPU), memoria e interfaz entrada/salida, constituido por circuitos de refresco de las memorias dinámicas de lectura-escritura de acceso aleatorio (DRAM), de decodificación de direcciones, de generación de señales de reloj y de gestión de las señales de interrupción de transferencia de datos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0602</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, para la multiplexación del bus de dirección de una unidad central de proceso (CPU), compuesto por 41 circuitos de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 103</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de gestión de la memoria (MMU), en tecnología N-MOS (incluida la tecnología H-MOS), capaz de dirigir una memoria de un máximo de 4 Gbyte, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 82 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 0404 1872    NS 32082    TX 32082 W 68451        NS 32382</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de gestión de la memoria (MMU), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 53 x 53 mm, provisto de un máximo de 244 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C604    CY7C605    MC 68851</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 10 MHz y con un acceso memoria vídeo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 222</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 16 MHz y con un acceso memoria de 32 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 302</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control y de gestión de memoria <i>cache</i>, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 39 x 39 mm, provista de un máximo de 196 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82385    82395    82485    A 38202    T 9490</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de acceso directo a memoria (DMA), que incorpore detección y control del enfriamiento de las memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VC 2730-000 1 C</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de control, para el control de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) con la función de multiplexor de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 × 63 mm, provisto de un máximo de 196 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82359 82 C 08 THCT 4502 VL 4502</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología C-MOS, que permita el direccionamiento de memoria por página (<i>page mode operation</i>) y el tratamiento simultáneo (<i>interleaving</i>) de las memorias separadas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 × 33 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 113 HT 113 VL82C320</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, que consta de un tampón de dirección para los bits de direcciones altas, un decodificador de memoria y un circuito de control de un altavoz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C102</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de datos de entrada-salida, en tecnología N-MOS (incluida la tecnología H-MOS), provista de un reloj, con una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 128 × 8 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 54 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 6532 CO 10750</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito para el control del flujo de datos/instrucciones, procedentes de la unidad central de proces (CPU), de las entradas/salidas y de la memoria central, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36 × 36 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CIM 1456</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 82	<p>Circuito de control para la transmisión de datos entre la memoria dinámica y equipos periféricos (<i>DMA Transfer Controller</i>, denominado «DTC»), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 × 63 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:               <table data-bbox="347 443 991 495" style="margin-left: 20px;"> <tr> <td>82307</td> <td>82 C 223</td> <td>HD 68450</td> <td>WE 32104</td> <td>Z 9516</td> </tr> <tr> <td>82380</td> <td>GC 183</td> <td>L1A 4599</td> <td>Z 8516</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerde con la presente descripción</li> </ul>	82307	82 C 223	HD 68450	WE 32104	Z 9516	82380	GC 183	L1A 4599	Z 8516		0		
82307	82 C 223	HD 68450	WE 32104	Z 9516										
82380	GC 183	L1A 4599	Z 8516											
ex 8542 11 82	<p>Circuito de control de motores de corriente continua, en tecnología C-MOS, constituido por un circuito controlador de la tensión de alimentación, un circuito para el almacenamiento y la decodificación de direcciones y el multiplexado de datos, un convertidor numérico/analógico de 8 bit y 5 amplificadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 17 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="347 864 528 887" style="margin-left: 20px;"> <tr> <td>GC 27</td> <td>GC 45</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	GC 27	GC 45	0										
GC 27	GC 45													
ex 8542 11 82	<p>Circuito de control de disquetes flexibles (<i>Floppy disc controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 62 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="347 1200 807 1256" style="margin-left: 20px;"> <tr> <td>FE 2100</td> <td>L 1 A 0519</td> <td>OTI 033</td> </tr> <tr> <td>G 70360-33</td> <td>MB 89311</td> <td>WD 16 C 92</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	FE 2100	L 1 A 0519	OTI 033	G 70360-33	MB 89311	WD 16 C 92	0						
FE 2100	L 1 A 0519	OTI 033												
G 70360-33	MB 89311	WD 16 C 92												
ex 8542 11 82	<p>Circuito de control para discos rígidos (HDC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 53 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:               <table data-bbox="347 1570 895 1648" style="margin-left: 20px;"> <tr> <td>1454-001</td> <td>HDC 9234</td> <td>WD 1010</td> <td>WD 5011</td> </tr> <tr> <td>ADS 10C00</td> <td>PD 7261</td> <td>WD 2010</td> <td>WD 42C22</td> </tr> <tr> <td>HDC 9224</td> <td>PD 7262</td> <td>WD 5010</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	1454-001	HDC 9234	WD 1010	WD 5011	ADS 10C00	PD 7261	WD 2010	WD 42C22	HDC 9224	PD 7262	WD 5010		0
1454-001	HDC 9234	WD 1010	WD 5011											
ADS 10C00	PD 7261	WD 2010	WD 42C22											
HDC 9224	PD 7262	WD 5010												
ex 8542 11 82	<p>Circuito lógico, en tecnología N-MOS (incluida la tecnología H-MOS), que permita detectar y corregir errores de 1 bit y detectar todos los errores de 2 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente:               <table data-bbox="347 1984 392 2007" style="margin-left: 20px;"> <tr> <td>8206</td> </tr> </table> </li> <li>u</li> </ul>	8206												
8206														

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82 (cont.)	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 82	<p>Unidad de interpolación para el control de las funciones geométricas (<i>Interpolation Pulse Generator</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: KM 3701 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Circuito de control lógico, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por un registro de 7 bit, tres contadores, un multiplexor, circuitos secuenciales y combinatorios que efectúen operaciones de control, una lógica de decodificación, una lógica de diagnosis y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provisto de un máximo de 64 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MIC 0482 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Circuito de control para microprograma, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2910    CY 7C 910 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, para el multiplexado de líneas de datos de un microprocesador a un bus de datos de sistema, un bus de datos periférico y un bus de datos de memoria, constituido por un bus de datos de 16 bit, seis multiplexadores de 8 bit, 40 circuitos de control bus provistos de tampones y un codificador/decodificador de paridad de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C104 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 82	<p>Circuito de control multiprotocolo para la transmisión en serie de datos, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 2652    MC 68652    SCN 2652    SCN 68652 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Circuito de control para el control de la tensión de alimentación constante de 60 V / 500 mA, en forma de circuito integrado monolítico, en tecnología C-MOS, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5816 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control, en tecnología C-MOS, para el control de la tensión de las memorias de lectura-escritura de acceso aleatorio (RAMs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BQ 2201    BQ 2202    BQ 2204    BQ 2502    BQ 2503    DS 1210 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de secuencias, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por un registro de 32 bit, tres registros de 16 bit, una memoria de trabajo con una capacidad de almacenamiento de 16 x 16 bit, una memoria LIFO con una capacidad de almacenamiento de 7 x 17 bit, un circuito de adición, una lógica de decodificación, un lógica de prioridad, una lógica de diagnosis, un multiplexor de 16 bit, un contador de 8 bit y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 x 82 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CSS 0484 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de secuencias para procesadores de imágenes, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 50 x 50 mm, provisto de un máximo de 145 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XL 8236 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de secuencia de datos entre unidades magnéticas de disco duro y la unidad de control de la memoria central, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 54 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AIC 010    AIC 610 L    OMTI 505    CL SH260    CL SH350 AIC 100    AIC 6190    CL SH250    CL SH265 u</li> <li>— ente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 82	<p>Unidad de control para la transmisión de datos en serie (<i>Serial Communication Controllers</i>), con 2 canales independientes de 2 direcciones con una capacidad igual o superior a 1,6 Mbit/s y no superior a 4 Mbit/s, en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 62 mm, provista de un máximo de 52 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 72001    SCN 68562    Z 80 C 30    Z 85 C 30    Z 85 C 35</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control para la comunicación en serie o paralela, en tecnología C-MOS, constituido por dos emisores/receptores asíncronos universales (UARTs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C605    82C606</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control de servomecanismos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: KM 3702</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control temporal (<i>Timing Control Unit</i>) provisto de 2 contactos de fase para la unidad central de proceso (CPU) y unidad de control de la memoria (MMU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NS 32201    NS 32 C 201</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 82	<p>Circuito de control para la transmisión universal asincrónica y la separación de datos e interfaz para unidades periféricas, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 27 x 27 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 607</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	<p>Circuito de interfaz bus, en tecnología C-MOS, que permita la interfaz entre direcciones/datos de 8 ó 16 bit de un bus periférico o de un bus memoria y direcciones/datos de 32 bit de un bus de una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 x 28 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 133</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz bus, en tecnología C-MOS, para el control de líneas de comunicación que comprenda un bus numérico, dos receptores independientes y un emisor constituido por una memoria FIFO (<i>First In/First Out</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 52 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HS 3282</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz bus, con una velocidad programable de los datos, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38030</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz bus, en tecnología C-MOS, para la transmisión síncrona/asíncrona de datos entre un microprocesador y circuitos de control, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AIC 6250    ESP 226    FAS 226 ESP 216    FAS 216    FAS 236</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz bus, en tecnología C-MOS, para el control de gráficos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBI</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	<p>Circuito de interfaz bus, en tecnología C-MOS, para la gestión del flujo de datos de entrada/salida en las líneas de señales, con 4 emisores-receptores independientes, un circuito de 4 puertas NO Y (NAND) de 2 entradas, un circuito de 4 puertas Y (AND) de 2 entradas, 1 circuito separador, 1 circuito flip-flop, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3030 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de control de interfaz Bus, con funciones de adaptador entre unidad central de proceso (CPU) y circuitos de pilotajes exteriores, en forma de circuito integrado monolítico, incerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 63 mm, provisto de un máximo de 68 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NCR 5380    NCR 53 C 80    WD 33 C 92 NCR 5381    NCR 53 C 90    WD 33 C 93 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de interfaz programable para la transferencia de datos (EPCI), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 2661    68661 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84 ex 8542 11 95	<p>Interfaz en serie que permita ejecutar las funciones de codificación y decodificación de datos y las funciones de mando conexas en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 8002    82501    AM 7991    COM 91 C 32 8023    82 C 501    COM 9032 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de interfaz de un decodificador de datos textuales, en tecnología C-MOS, que permita segmentar datos, regenerar el reloj y separar la sincronización, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 25 mm, provisto de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CF 72303    CF 72306 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	<p>Circuito de interfaz, en tecnología C-MOS, para señales entre una unidad periférica de memoria de disco duro y la unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 53 x 62 mm, provisto de un máximo de 80 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> <li>AIC 560 L</li> <li>DP 8466</li> <li>OMTI 5080 (OMTI 20508)</li> </ul> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz para caudalímetro, en tecnología BiMOS, constituido por 16 amplificadores, 3 convertidores numérico-analógicos, un convertidor analógico-numérico, filtros, un circuito de muestreo-bloqueo, un oscilador, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito interfaz de serie para un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> <li>AD75027</li> </ul> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz, en tecnología C-MOS, para un teclado con una matriz capacitiva, que permita el barrido y la detección matricial, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 52 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: <ul style="list-style-type: none"> <li>22 - 00958 - 000</li> </ul> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz entre microprocesadores con un bus de 32 bit y unidades periféricas con un bus de 16 bit y controlador de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 x 30 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: <ul style="list-style-type: none"> <li>82335</li> </ul> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de interfaz, en tecnología C-MOS, que permita la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un registro de paleta de colores, y la generación de direcciones de memoria local y de señales de control del microprocesador gráfico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 132 conexiones y de:</p>	

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34092 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, constituido por uno o dos circuitos de control de acceso directo memoria (DMA), uno o dos circuitos controladores de interrupción y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provista de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C100 82C300 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de control y de interfaz para el control de un flujo bidireccional de datos/direcciones de 32 bit entre diversos buses, que permite trabajar en modo de datos con control de paridad, en modo de datos sin control de paridad y en modo de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provisto de un máximo de 120 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82352 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, para el control de la comunicación de datos entre un circuito de interfaz bus sistema y unidades periféricas, que comprenda una puerta de interfaz sistema, una puerta de microprocesador y una puerta de acceso directo a memoria (DMA), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provisto de un máximo de 100 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 1TU1-0301 1TV3-0301 1TV4-0301 1TU2-0301 1TV3-0302 1TV4-0302 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la recepción, el tratamiento y la transmisión de datos de abonado en una red digital, y que comprenda una unidad de interfaz de línea, un multiplexor, un procesador audio, un controlador de enlace de datos, un circuito de interfaz microprocesador y un oscilador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 79C32A u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	<p>Circuito de interfaz y de control, en tecnología C-MOS, para el interfaz y el control de secuencia de datos entre una maquina automática para tratamiento de información y una unidad de discos rígidos, que comprenda un circuito de mando de doble entrada por memoria tampón, un circuito de control de secuencia, un circuito de interfaz microprocesador y un circuito de interfaz bus con circuitos de mando de 24 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AIC - 6060    SSI 32C260</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control de unidad de discos flexibles y de la velocidad de transmisión de datos, en tecnología C-MOS, que realiza las funciones de separación de datos, precompensación de señales de escritura, interfaz con una unidad central de proceso (CPU) y la generación de señales de reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 62 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82077    DP 8473    WD 37C65    WD 57C65</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la interfaz entre una memoria dinámica de lectura-escritura de acceso aleatorio y un canal local y una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provisto de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 182    L5A 6031</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, que asegure las funciones de controlador de interrupciones, de refresco de memoria dinámica de lectura-escritura de acceso aleatorio, de controlador de una puerta de entrada/salida paralela y de decodificador de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC186    L1A4982</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita el control de un teclado y de un dispositivo de punteado (denominado «ratón»), constituido por dos controladores de comunicación en serie, un controlador de una entrada-salida paralela de dos direcciones, un controlador de interrupciones y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 21 mm, provista de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: OTI - 032</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	<p>Circuito de control y de interfaz para unidad central de proceso (CPU Controller), en tecnología C-MOS, dotado de una unidad de control para la restauración de memorias, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3010</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, para una unidad central de proceso (CPU) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 x 28 mm, provisto de un máximo de 160 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 132</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un bus de expansión de una máquina automática de tratamiento de información, con un controlador de secuencias, una unidad para direccionar redes de direcciones (Address Mapper), una unidad para direccionar redes de datos (Data Mapper), con registros, un controlador de visualización y un circuito de arbitraje de acceso, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 132 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34096</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz entre un microprocesador de 32 bit y un coprocesador de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 54 x 54 mm, provisto de un máximo de 299 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7 C 608    I. 64802</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, operativo a 12 MHz, en tecnología C-MOS, constituido por un generador de señales de reloj, un circuito de control bus para un microprocesador, un reloj, dos controladores de interrupción programable y un circuito de interfaz para un coprocesador numérico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provista de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82230</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por 2 circuitos de control de interrupciones, tres temporizadores-contadores de 16 bit programables, un reloj de tiempo real y un circuito de interfaz de un microprocesador numérico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 28 mm, provisto de un máximo de 120 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 82303 PB</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por circuitos de mando de 48 mA, registros, un circuito de interfaz de acceso directo a memoria (DMA) de 18 bit, un bus microprocesador de 8 bit, un circuito de generación y de verificación de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NCR 53C94    NCR 53C95    NCR 53C96</li> <li>u</li> <li>— otra sigla de identificación relacionada con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 84	<p>Circuito de control y de interfaz de tubos catódicos, en tecnología C-MOS, que permita el control de las modalidades gráficas EGA y VGA, la interfaz entre un microprocesador gráfico, memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) y un registro de paleta de colores, y la generación de señales de reloj y la multiplexación de datos de pixels, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 34098</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden a la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Unidad aritmética y lógica (ALU) de 16 bit, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 x 83 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C9101    CY7C9115    CY7C9116    CY7C9117</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Unidad aritmética y lógica (ALU), en tecnología C-MOS, con una capacidad de 32 bit, para procesador de imágenes, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 50 x 50 mm, provisto de un máximo de 145 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XL 8237</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Unidad aritmética y lógica (ALU) de 4 bit, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones no superen 29 x 83 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2901    CY7C 901</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Unidad aritmética y lógica (ALU), en tecnología N-MOS (incluida la tecnología H-MOS), constituida por un registro de 32 bit, un registro de 24 bit, un registro de 4 bit, doce registros de 1 bit, dos memorias de servicio con una capacidad de almacenamiento de 16 x 24 bit, circuitos que efectúen operaciones aritméticas y lógicas, una lógica de decodificación, una lógica de detección y de gestión de errores, un contador de 8 bit, y un reloj, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 23 x 82 mm, provisto de un máximo de 64 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ALU 0486</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Amplificador tampón/de línea de 8 bit (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 9,5 ns, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT240    74FCT241    74FCT244    74FCT540    74FCT541</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito comparador de identidad, en tecnología C-MOS, con tiempo de propagación no superior a 7,2 ns, que permita la comparación bit a bit de 2 palabras de no más de 8 bit cada una, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 74FCT521</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p><i>Latch</i> transparente de 8 bit (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 12 ns, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT373    74FCT533    74FCT573</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p><i>Latch</i> interfaz bus de 8, 9 ó 10 bit, en tecnología C-MOS, que presente un tiempo de propagación no superior a 20 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 33 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT841    74FCT843    74FCT844    74FCT845</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Registro de 8 bit (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 11 ns, constituido de 8 <i>Flip-Flop</i> del tipo D, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT374    74FCT534    74FCT574</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Emisor-receptor bidireccional de 8 bit (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 11 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 74FCT245    74FCT645</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Convertidor analógico-digital, en tecnología C-MOS, que permite el mando de un dispositivo de visualización de 3,5 cifras de cristal líquido (LCD) o de diodos emisores de luz (LED), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICL 7106    ICL 7116    ICL 7126    ICL 7137 ICL 7107    ICL 7117    ICL 7136    MAX 136</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Convertidor analógico-digital de 7 canales, con una capacidad de 15 bit por canal, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 x 18 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MAX 133</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Convertidor paralelo analógico-digital de 8 bit, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: IDT 75C48    IDT 75C58    MP 7683    MP 7684</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86 ex 8542 11 98	<p>Convertidor analógico-digital de 12 bit, que incorpora una tensión de referencia y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 55 mm, provisto de un máximo de 60 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 574 A    TSC7109</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Convertidor analógico-digital de 16, 18 o 20 bit, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 x 54 mm, provista de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CS 5016    CS 5317    CS 5337    CS 5503 CS 5101    CS 5326    CS 5338    CS 5505 CS 5102    CS 5327    CS 5339    CS 5506 CS 5116    CS 5328    CS 5346    CS 5507 CS 5126    CS 5329    CS 5349    CS 5508 CS 5316    CS 5336    CS 5501    DSP 56ADC16</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito integrado monolítico que permita la conversión de señales analógicas en señales digitales, conteniendo amplificadores, convertidores digitales-analógicos o analógicos-digitales con una tensión de voltaje de 12 V ± 10 %, así como un interfaz digital en serie con un emisor-receptor asíncrono, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 75002</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Convertidor digital-analógico audio, en tecnología C-MOS, con una gama dinámica igual o superior a 93 db y una tensión de referencia interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 38 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 4328</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Convertidor digital-analógico de 8 bit, en tecnología C-MOS, que permita la compensación doble de palabras de 8 bit y la multiplicación a cuadrante 4, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DAC 0830    DAC 0831    DAC 0832</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Convertidor digital-analógico de 12 bit cuádruple, en tecnología BiMOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 40 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 664</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito reloj, en tecnología C-MOS, compuesto por un contador de reloj de 64 bit, un registro de estado de 64 bit, un oscilador, un circuito de lógica de control para los ciclos de lectura y escritura, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 59 mm, provisto de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TOD 0815</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito reloj, en tecnología C-MOS, con emisión de sonido, incluso con contador horario, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 7910    SVM 5530</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul> <p>Este circuito debe ser destinado a la fabricación de productos del capítulo 91 (a)</p>	0
ex 8542 11 86	<p>Circuito reloj-calendario, provisto de un oscilador de cristales de cuarzo, de registros cronometradores independientes y de un temporizador, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 33 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 58274    MM 58167    MM 58174 A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Circuito reloj- calendario, en tecnología C-MOS, provisto de un generador programable para interrupciones periódicas y para ondas rectangulares y de una memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 400 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 146818</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito lógico para generar señales de reloj y controlar microprocesadores (<i>Clock Generator and Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 24 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, las combinaciones alfanuméricas siguientes: 82 C 284    82 C 84</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Generador de reloj para un controlador gráfico, en forma de circuito integrado monolítico, en tecnología C-MOS, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 27 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICS 1394    PCLK 1    PCLK 2    WD90C61</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Generador de reloj, en tecnología C-MOS, para la generación de señales de reloj y de señales de control para un convertidor video numérico/analógico con memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: Br438    Br439</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Generador de un cursor, definible por el usuario, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Br431</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Circuito programable para la transmisión y la recepción de datos en forma asíncrona (<i>Asynchronous Communication Element</i>), constituido por una memoria de lectura-escritura FIFO (<i>First in/First out</i>) con capacidad de almacenamiento de 128 bit y al menos un canal entrada/salida en serie y un canal en paralelo bidireccional, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16C551 16C552</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito comparador de direcciones, en tecnología C-MOS, constituido por una o más memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM), un generador de paridad, un controlador de paridad y uno a más comparadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 65 mm, provisto de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 ACT 2151 SN 74 ACT 2154 SN 74 ACT 2158 SN 74 ACT 2152 SN 74 ACT 2156 SN 74 ACT 2159 SN 74 ACT 2153 SN 74 ACT 2157 SN 74 ACT 2160</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito de compresión-descompresión de datos, en tecnología C-MOS, constituido por 2 puertas de acceso directo a memoria (DMA), un circuito de interfaz de memoria estática de lectura-escritura de acceso aleatorio (S-RAM) y un circuito de interfaz microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 28 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1XH4 - 0301</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito de compresión/descompresión de imagen, en tecnología C-MOS, que permita la conversión en tiempo real de los componentes de color de RGB en YUV, constituido por un circuito de interfaz bus video, una unidad de compresión/descompresión del flujo de datos de pixel y un circuito de interfaz bus de un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 x 45 mm, provisto de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CL 550</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Elemento de cálculo sin control secuencial interno del programa para la multiplicación o tratamiento de números fijos o de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 42 x 42 mm, provisto de un máximo de 144 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADSP 3210 ADSP 3220</li> <li>u</li> </ul>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86 (cont.)	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 86	<p>Demodulador-filtro de 8 canales, en tecnología BiMOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provisto de un máximo de 44 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 75030</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86 ex 8542 11 98	<p>Detector de humo, operativo para una gama de temperaturas de -20 °C o más, sin exceder de +60 °C, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 23 mm, provisto de un máximo de 18 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 14467    MC 14471    CS 235 MC 14468    MC 145010    V 24216</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	<p>Explorador y distribuidor de señales, en tecnología C-MOS, constituido por una unidad de extracción de datos y de reloj, una unidad de control, un circuito de eliminación del rebote de contactos, una unidad de control de salida de corriente, un registro de desfase de 17 bit y una unidad de formateo de los datos de salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 54 mm, provisto de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 16</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	<p>Codificador-decodificador, en tecnología C-MOS, para la conversión de datos en formato NRZ (<i>Non-Return-to Zero</i>) o en formato RLL (<i>Run-Length-Limited</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 61158    CL-SH110</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	<p>Codificador-decodificador que utilice el código <i>Manchester</i> (MED) para la transmisión de datos en flujo continuo, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provisto de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HD 6409</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Filtro digital de fase lineal, en tecnología C-MOS, que permita filtrar periodos de fase en formato serie de 24 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 5322 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i>), para transmisión de datos por línea telefónica simultáneamente en ambas direcciones (<i>full duplex</i>), con una velocidad de 2 400 bit por segundo, y para transmisión en una sola dirección (<i>half duplex</i>) de imágenes estáticas (<i>facsimile telegraphy</i>), con una velocidad de 4 800 u 9 600 bit por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 37 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SC 11046 SC 11054 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Módulo de eco y de reverberación, constituido por un multiplicador-acumulador, 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total de 4 kbit y una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 12 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VC5344 VC5909 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Multiplicador-acumulador (MAC), en tecnología C-MOS, de una capacidad de 8 x 8 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 62 mm, provisto de un máximo de 48 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 1008 - A u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito de modulación por impulsos codificada adaptables diferenciados (ADPCM), en tecnología C-MOS, para la codificación-decodificación de voz y de datos, con 8 canales independientes con una amplitud de banda de 8 kHz, que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) y en una sola dirección (<i>half duplex</i>) a una velocidad de 32 000 bit por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 38 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SC 11360 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Codificador-decodificador de modulación de código de impulsos, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un circuito de muestreo-bloqueo, en un convertidor analógico-numérico, un comparador, un registro de aproximación sucesiva, y una función lógica acoplada a un enlace en dúplex integral (PCM), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 29 mm, provisto de un máximo de 22 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 2911 A - 1 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 86	<p>Filtro de transmisión-recepción para la modulación de los impulsos codificados (<i>Pulse Code Modulation/PCM</i>), en tecnología N-MOS (incluida la tecnología H-MOS), para la línea de raccordamiento PCM, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 21 mm, provisto de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: D 2912 A u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 86	<p>Convertidor video simple o triple numérico-analógico con memorias de lectura-escritura de acceso aleatorio (RAMDACs), en tecnología C-MOS, dotado de un registro de paleta de color y de entradas múltiples para elementos de imágenes con multiplexación interno, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 39 x 39 mm, provista de un máximo de 132 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 357S0010 357S0012 Br458 Br460 Br462 357S0011 Br451 Br459 Br461 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	<p>Emisor-receptor asíncrono universal de 8 canales (octal UART), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 32 x 53 mm, provista de un máximo de 84 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 1TQ1 - 0202 SCC 2698 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 86	<p>Codificador-decodificador para la conversión de datos en señales en paralelo o en serie, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en una unidad aritmética y lógica (ALU) y en una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 kbit, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 60 mm, provisto de un máximo de 48 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38020 TMS 38021 u</p> <p>— otras siglas de identificación relacionada con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Emisor-receptor asincrónico universal de 2 canales (DUART), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 53 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 2681 PC 87310</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Emisor-receptor sincrónico universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 160 kbit/s a una distancia de 1 km, constituido por un modulador, un demodulador, memorias tampón de datos, registros de datos de emisión y registros de datos de recepción, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones no superen 15 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145421 MC145425</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Emisor-receptor sincrónico universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 80 kbit/s a una distancia de 2 km, constituido por un modulador, un demodulador, dos memorias tampón de datos, un registro de datos de emisión y un registro de datos de recepción, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 29 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145422 MC145426</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Emisor-receptor, en tecnología C-MOS, con un tiempo de propagación no superior a 11 ns, constituido por 2 registros dorso a dorso, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 9 x 33 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 29FCT52</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Emisor-receptor, en tecnología BiMOS, para la transmisión bidireccional de datos de 16 bit, con un multiplexor/demultiplexor de direcciones y de datos, <i>latches</i> de almacenamiento de datos y un circuito de control de 8 bit, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 BCT 2423 SN 74 BCT 2424</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Emisor-receptor, en tecnología BiMOS, para la transmisión multiplexada de direcciones y de datos, con <i>Flip-Flops</i> del tipo D, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 100 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 BCT 2420    SN 74 BCT 2425</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito para la grabación y la reproducción de la palabra, que funciona a una velocidad programable igual o superior a 8 kbit/segundo, constituido por un amplificador y un convertidor digital-analógico de 10 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 22 mm, provisto de un máximo de 67 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: T 6668    TC 8830</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Sensor de efecto Hall, en tecnología BiMOS, que permita la comunicación sobre un bus de 2 hilos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 x 5 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: UGN 3055U    UGS 3055U</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86 ex 8542 11 98	<p>Circuito separador de discos duros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 37 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8460-2    DP 8460-4    HDC 9226    WD 10 C 21 DP 8460-3    DP 8465    WD 10 C 20</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Circuito para la producción y control de secuencias temporales para una memoria en pantalla catódica (secuenciador), en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 52 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 432</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Circuito de tratamiento de señales sonoras de la línea del abonado, provisto de 2 procesadores de señales numéricas, de un convertidor analógico-digital y de un convertidor digital-analógico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 7901    AM 7905</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7
ex 8542 11 86	<p>Sintetizador de señales numéricas (<i>Digital Signal Synthesizer</i>), en tecnología C-MOS, con 1 generador de frecuencia que produce 1 sonido y capacidad de emisión de un sonido, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 25 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UMC 3511 A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Sintetizador de señales, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un generador de frecuencia, una memoria de 15 tonos instrumentales, un convertidor analógico-digital y un oscilador de cuarzo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 25 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: YM 2413</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Sintetizador de señales digitales, en tecnología C-MOS, con 32 o 48 generadores de frecuencia, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VC 2375    VC 5395</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Sintetizador vocal, en tecnología C-MOS (<i>C-MOS-Phoneme Speech Synthesizer</i>), con una alimentación de intensidad inferior a 10 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CD 54121 N2L    CD 54147 N2L    CM 54146 N2L    SSI 263 CD 54122 N2L    CM 54104    CM 54166 N2L CD 54123 N2L    CM 54145 N2L    SC 01</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 86	<p>Sintetizador programable de señales numéricas (<i>Programmable Digital Signal Synthesizer</i>), en tecnología C-MOS, con 13 generadores de frecuencia que producen cada uno 5 sonidos como máximo, y capacidad de emisión de hasta 65 sonidos, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 50 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DPS 6401</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Sintetizador programable de señales numéricas, para la generación de señales sonoras numéricas con memoria de lectura-escritura de acceso aleatorio (RAM) de capacidad de almacenamiento de 16 kbit, con una frecuencia de muestreo de 22,257 kHz y 44,1 kHz y dos canales de salida para señales mono o stereo, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 18 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0053</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 86	<p>Traductor, en tecnología BiMOS, para la conversión a niveles de lógica de acoplamiento de emisores (ECL) o a niveles de lógica transistor-transistor (TTL), que permita el mando de bus y la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY10E383    CY10I383</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), realizada en tecnología bipolar, con una capacidad de almacenamiento de 64 x 9 bit, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 16 x 40 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 S 09    MBM 93419</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento de 1 kbit, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones no excedan de 13 x 13 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G014</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designacion de la mercancia	Derechos autónomos (%)
ex 8542 11 90	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 256 x 4 bit, y un tiempo de acceso no superior a 8 ns, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 32 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numerica siguiente: 10422 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología TTL, con una capacidad de almacenamiento de 1 kbit y un tiempo de acceso no superior a 45 ns, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 16 x 30 mm, provista de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 93422    93425 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 4 kbit y un tiempo de acceso no superior a 50 ns, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 11 x 32 mm y provista de un máximo de 24 conexiones, o montado sobre un soporte plástico provisto de un máximo de 26 contactos impresos y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10470    10474    100474 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología AsGa, con una capacidad de almacenamiento de 4 kbit, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G044 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 16 kbit y un tiempo de acceso no superior a 15 ns, en forma de circuito integrado monolítico, encerrada en una capsula cuyas dimensiones exteriores no superen 18 x 37 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10480    10484    100484 u</li> </ul>	

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																																													
ex 8542 11 90 (cont.)	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0																																													
ex 8542 11 90	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), en tecnología ECL, con una capacidad de almacenamiento de 64 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10 x 32 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10490 100490 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																													
ex 8542 11 90	<p>Memoria de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología TTL, con una capacidad de almacenamiento de 256 bit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 7 x 20 mm, provisto de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 67 L 401 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																													
ex 8542 11 90	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), en tecnología AsGa, con una capacidad de almacenamiento de 4 kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 10 mm, provista de un máximo de 40 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 14GD048 14GM048 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																																													
ex 8542 11 90	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), en tecnología TTL Schottky, con una capacidad de almacenamiento de 2 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="411 1715 1018 1953"> <tbody> <tr> <td>27 S 12</td> <td>5305</td> <td>5624</td> <td>7053</td> <td>82 S 131</td> </tr> <tr> <td>27 S 13</td> <td>5306</td> <td>6305</td> <td>7058</td> <td>93436</td> </tr> <tr> <td>28 L 22</td> <td>5308</td> <td>6306</td> <td>74 S 570</td> <td>93446</td> </tr> <tr> <td>28 LA 22</td> <td>5309</td> <td>6308</td> <td>74 S 571</td> <td>MB 7115</td> </tr> <tr> <td>28 L2XMFC</td> <td>53 S 240</td> <td>6309</td> <td>76 LS 03</td> <td>MB 7116</td> </tr> <tr> <td>29613</td> <td>53 S 241</td> <td>63 S 240</td> <td>7620</td> <td>MB 7117</td> </tr> <tr> <td>29770</td> <td>54 S 570</td> <td>63 S 241</td> <td>7621</td> <td>MB 7118</td> </tr> <tr> <td>29771</td> <td>54 S 571</td> <td>6335</td> <td>82 S 114</td> <td></td> </tr> <tr> <td>38510</td> <td>5604</td> <td>6336</td> <td>82 S 130</td> <td></td> </tr> </tbody> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	27 S 12	5305	5624	7053	82 S 131	27 S 13	5306	6305	7058	93436	28 L 22	5308	6306	74 S 570	93446	28 LA 22	5309	6308	74 S 571	MB 7115	28 L2XMFC	53 S 240	6309	76 LS 03	MB 7116	29613	53 S 241	63 S 240	7620	MB 7117	29770	54 S 570	63 S 241	7621	MB 7118	29771	54 S 571	6335	82 S 114		38510	5604	6336	82 S 130		0
27 S 12	5305	5624	7053	82 S 131																																											
27 S 13	5306	6305	7058	93436																																											
28 L 22	5308	6306	74 S 570	93446																																											
28 LA 22	5309	6308	74 S 571	MB 7115																																											
28 L2XMFC	53 S 240	6309	76 LS 03	MB 7116																																											
29613	53 S 241	63 S 240	7620	MB 7117																																											
29770	54 S 570	63 S 241	7621	MB 7118																																											
29771	54 S 571	6335	82 S 114																																												
38510	5604	6336	82 S 130																																												

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 90	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología bipolar, con una capacidad de almacenamiento de 16 kbit y una alimentación de reserva de una intensidad superior o igual a 50 mA e inferior o igual a 80 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 33 mm, provista de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 27 PS 191 A</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 90	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 32 kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 63 S 3281    AM 27543    MB 7141    MB 7142</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 91	<p>Microprocesador de 16 bit, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 82 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 29116    SBP 9989</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Dispositivo de lógica programable, en tecnología ECL, no borrrable, dotada de registros y de una red de puertas Y (AND) programable, con un máximo de 16 entradas y 8 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 13 x 33 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY10E301    CY10E302    CY100E301    CY100E302</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Secuenciador programable, no borrrable, en tecnología bipolar, dotado de un máximo de 48 funciones Y (AND), un registro de estado de 6 bit y un registro de salida de 8 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 S 105</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autonomos (%)
ex 8542 11 95	<p>Dispositivo de logica programable, en tecnologia bipolar, provisto de una red de puertas Y (AND) programable y una red de puertas O (OR) fija, con un máximo de 10 entradas y 8 salidas, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 12 x 27 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16L4    16L6    16L8    16R4    16R6    16R8</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Dispositivo de logica programable, en tecnologia TTL-Schottky, no borrable, provisto de un máximo de 48 funciones Y (AND), de un máximo de 8 funciones O (OR) y de un máximo de 16 entradas, en forma de circuito integrado monolitico, encerrada en una capsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 S 100            FP 54 AS 839    SN 54 LS 333    SN 74 LS 333 82 S 101            FP 54 AS 840    SN 54 LS 334    SN 74 LS 334 93458                FP 74 AS 839    SN 54 LS 335    SN 74 LS 335 93459                FP 74 AS 840    SN 54 LS 336    SN 74 LS 336</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	5
ex 8542 11 95	<p><i>Flip-Flop</i> triple o séxtuple del tipo D, en tecnologia bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100131    F100151</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Puerta O/No-O (OR/NOR) quintuple, en tecnologia bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100102    F100107</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p><i>Latch</i> séxtuple hexadecimal del tipo D, en tecnologia bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100150</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	<p>Circuito lógico, en tecnología bipolar, que no tenga mas de 6 funciones lógicas, una tensión de funcionamiento igual o superior a 11 V pero inferior o igual a 18 V, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 x 23 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  FZH 101 A    FZH 191    FZJ 121  FZH 111 A    FZH 201    FZK 101</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Multiplexor de 12 o 16 entradas, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:  F100163    F100164    F100171</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Receptor de línea diferencial quintuple, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:  F100114</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Contador de 4 fases/registro de desplazamiento de 4 bit, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:  F100136</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Registro de desplazamiento de 8 bit, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:  F100141</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	<p>Traductor hexadecimal, en tecnología bipolar, que permita la conversión a niveles en lógica ECL o a niveles en lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 31 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas: F100124 F100125</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito, en tecnología Advanced Low Power Schottky (ALPS), para el control asíncrono de líneas de señales (bus) y la conversión de los bus locales en bus multiplexados, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 37 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 68452</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito de control para tubos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 55 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SCB 2675</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito de interfaz de bus múltiples (<i>Multiple Bus Buffer</i>), en tecnología Low Power Schottky (LPS), que permita la interconexión entre una unidad de corrección y detección de error, <i>System Data bus</i>, y una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 33 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 2961</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito integrado monolítico a 4 canales, con tecnología bipolar, para el control de lectura y escritura de cabezas magnéticas de unidad con disco rígido, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 19 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SSI 510</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 95	<p>Circuito de control de 6 canales, en tecnología bipolar, para el control de señales de escritura-lectura de cabezas magnéticas que forman parte de unidades de disco duro, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 x 19 mm, provista de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 32R522 - 6    SSI 32R522R - 6</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito integrado monolítico, en tecnología bipolar, para el control de memorias dinámicas octales de 8 bit, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 2965    AM 2966</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito de control, en tecnología bipolar, para el mando de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), que aseguren la función de multiplexor de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 67 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8408    DP 8419    DP 8429    SN 74 S 409 DP 8409    DP 8428    MB 1422</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito de mando, en tecnología AsGa, para el control de diodos laser o de otros diodos emisores de luz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 7 mm, provista de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G075    16G076</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 95	<p>Circuito de control de señales de escritura para unidades de memoria de cinta magnéticas, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 29 mm, provisto de un máximo de 22 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VT 211</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 95	<p>Circuito de control para detectar y corregir errores (ECDU), en tecnología bipolar, en forma de circuito monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 x 68 mm, provisto de un máximo de 208 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:               <table data-bbox="422 414 1029 504" style="margin-left: 20px;"> <tr> <td>2960</td> <td>74 AS 632</td> <td>74 F 630</td> <td>74 LS 631</td> </tr> <tr> <td>54 AS 632</td> <td>74 AS 634</td> <td>74 F 631</td> <td>DP 8400</td> </tr> <tr> <td>54 AS 634</td> <td>74 AS 6364</td> <td>74 LS 630</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	2960	74 AS 632	74 F 630	74 LS 631	54 AS 632	74 AS 634	74 F 631	DP 8400	54 AS 634	74 AS 6364	74 LS 630		0
2960	74 AS 632	74 F 630	74 LS 631											
54 AS 632	74 AS 634	74 F 631	DP 8400											
54 AS 634	74 AS 6364	74 LS 630												
ex 8542 11 95	<p>Circuito de control, en tecnología TTL, para control de la activación de martillos magnéticos de impresión, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 26 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes:               <table data-bbox="422 806 742 840" style="margin-left: 20px;"> <tr> <td>801379-002</td> <td>810751-001</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	801379-002	810751-001	0										
801379-002	810751-001													
ex 8542 11 95	<p>Circuito de control de los desfases y el estado (status and shift control unit), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 57 mm, provisto de un máximo de 42 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <table data-bbox="422 1153 518 1187" style="margin-left: 20px;"> <tr> <td>AM 2904</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	AM 2904	0											
AM 2904														
ex 8542 11 95	<p>Circuito de interfaz bus, en tecnología Advanced Schottky (AS) o Advanced Low Power Schottky (ALPS), para la gestión de instrucciones en las líneas de transferencia de señales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="422 1523 933 1556" style="margin-left: 20px;"> <tr> <td>82 A 203</td> <td>82 A 204</td> <td>82 A 303</td> <td>82 A 304</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	82 A 203	82 A 204	82 A 303	82 A 304	0								
82 A 203	82 A 204	82 A 303	82 A 304											
ex 8542 11 95	<p>Circuito de interfaz bus, en tecnología Advanced Schottky (AS) o Advanced Low Power Schottky (ALSP), para la gestión de los flujos de datos en las líneas de transmisión de señales de la unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provisto de un máximo de 68 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="422 1915 933 1948" style="margin-left: 20px;"> <tr> <td>82 A 205</td> <td>82 A 305</td> <td>82 A 436</td> <td>82 A 442</td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	82 A 205	82 A 305	82 A 436	82 A 442	0								
82 A 205	82 A 305	82 A 436	82 A 442											

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)										
ex 8542 11 95	<p>Circuito de interfaz bus, en tecnología bipolar, con registros de 8 A 10 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 34 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:               <table data-bbox="343 425 1117 481" style="margin-left: 20px;"> <tr> <td>AM 29821</td> <td>AM 29823</td> <td>AM 29825</td> <td>AM 29843</td> <td>AM 29845</td> </tr> <tr> <td>AM 29822</td> <td>AM 29824</td> <td>AM 29826</td> <td>AM 29844</td> <td></td> </tr> </table> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	AM 29821	AM 29823	AM 29825	AM 29843	AM 29845	AM 29822	AM 29824	AM 29826	AM 29844		0
AM 29821	AM 29823	AM 29825	AM 29843	AM 29845								
AM 29822	AM 29824	AM 29826	AM 29844									
ex 8542 11 95	<p>Circuito de control y de interfaz para datos modulados en código «Manchester», en tecnología Schottky, en forma de circuito integrado monolítico, en una cápsula cuyas dimensiones exteriores no superen 8 x 24 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">TMS 38052</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0										
ex 8542 11 95	<p>Circuito de interfaz y de control, en tecnología bipolar, que permita la interfaz de señales entre máquinas de tratamiento de información y el cable coaxial en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 23 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">DP 8392</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0										
ex 8542 11 95	<p>Circuito de interfaz para sincronización del flujo de datos procedentes de una unidad de disco rígido, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 35 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">DP 8462</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0										
ex 8542 11 95	<p>Circuito integrado monolítico analógico-digital, en tecnología bipolar, para señales de interfaz entre la unidad periférica de memoria de discos rígidos y la unidad central de proceso (CPU), encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 50 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:               <p style="margin-left: 20px;">AD 581 C</p> </li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0										

Codigo de la Nomenclatura combinada	Designacion de la mercancia	Derechos autonomos (%)
ex 8542 11 95	<p>Circuito de interfaz de lineas de abonados (SLIC), en tecnologia de aislamiento dielectrico, con una corriente de linea interna constante programada constituido por una red de resistencias y un amplificador operacional, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 39 mm, provisto de un maximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, una de las combinaciones alfanumericas siguientes: HC 5502    HC 5504</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 98	<p>Convertidor digital-analogico audio, en tecnologia bipolar, con una gama dinamica igual o superior a 96 db y una tension de referencia interna, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 16 x 37 mm, provisto de un maximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: PCM 63P</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 98	<p>Circuito de amplificacion programable de las senales de un bus numerico, en tecnologia bipolar, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 17 x 21 mm, provisto de un maximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: HS 3182</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 98	<p>Circuito integrado monolitico para discos rigidos, capaz de amplificar y convertir las senales de lectura y escritura y de convertir las senales de escritura, para unidades magneticos de disco rigido, encerrado en una capsula cuyas dimensiones exteriores no superen 19 x 38 mm, provisto de un maximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: SSI 540    SSI 541</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0
ex 8542 11 98	<p>Circuito de recuperacion para las senales de reloj y datos, en tecnologia AsGa, en forma de circuito integrado monolitico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un maximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: 16G040</li> <li>u</li> <li>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos %
ex 8542 11 98	<p>Circuito comparador, en tecnología AsGa, para diferencias de fase y de frecuencia para frecuencias de 1 GHz como máximo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G044</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Demodulador para señales con fases alternas, en tecnología bipolar, constituido por un generador de señales de reloj y un convertidor de señales en paralelo a señales en serie, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 x 28 mm, provisto de un máximo de 30 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TA 8662</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Circuito para la decodificación de frecuencias, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 21 mm, provisto de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XR 2211</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Generador de direcciones de un bloque esclavo, en tecnología bipolar, para la generación de direcciones durante las transferencias de bloque a un bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 x 11 mm, provisto de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SN 74 ALS 2442</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Circuito integrado monolítico de 6 o de 8 canales, capaz de generar señales de escritura y lectura, para unidades magnéticas de discos rígidos, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 40 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 7    SSI 501</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 98	<p>Circuito para la producción de ondas variables, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 21 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: XR 2206    XR 8038</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Emisor-receptor para datos modulados en código Manchester, en tecnología Schottky, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 18 x 28 mm, provisto de un máximo de 44 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38051    TMS 38053</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Circuito regenerador de señales moduladas por codificación de impulsos, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 21 mm, provisto de un máximo de 16 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XR C 240</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Circuito de sincronización de datos para sistemas de lectura de cintas, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 15 x 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VT 210</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 11 98	<p>Sincronizador y codificador-decodificador de datos, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una capsula cuyas dimensiones exteriores no superen 13 x 21 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 32D 532    SSI 32D 535</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 20	<p>Amplificador, en forma de circuito integrado monolítico analógico, cuyas dimensiones exteriores no superen 3 x 3 mm, destinado a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0

Codigo de la Nomenclatura combinada	Designacion de la mercancia	Derechos autonomos %
ex 8542 19 20	Unidad para la recepcion y amplificacion de la banda FM, en tecnologia bipolar, en forma de circuito integrado monolitico analogico, presentado en forma de microplaquita cuyas dimensiones no superen 4 x 6 mm, destinada a la fabricacion de productos de la subpartida 9021 40 00 (a)	0
ex 8542 19 30	<p>Amplificador, en tecnologia AsGa, con un factor de amplificacion nominal igual o superior a 18 db B pero sin exceder 30 db B y una gama de frecuencias no superior a 1,9 GHz, en forma de circuito integrado monolitico analogico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 7 mm, provista de un maximo de 18 conexiones y de:</p> <p>— una sigla de identificacion consistente en, o que comprenda, una de las combinaciones alfanumericas siguientes: 16G071 16G072 16G074</p> <p>u</p> <p>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</p>	0
ex 8542 19 30	<p>Amplificador de microondas, en tecnologia bipolar, que presente una ganancia nominal de 18 db a 0,5 GHz o de 22,5 db a 1 GHz y de 32,5 a 0,1 GHz o de 26 db a 1,5 GHz, en forma de circuito integrado monolitico analogico, encerrado en una capsula cuyas dimensiones exteriores no superen 2 x 4 mm o cuyo diametro no supere 3 mm, provisto de un maximo de 4 conexiones y de:</p> <p>— una sigla de identificacion consistente en, o que comprenda, una de las combinaciones alfanumericas siguientes A-06 A-08 N10</p> <p>u</p> <p>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</p>	0
ex 8542 19 30	<p>Amplificador cuadruple, en tecnologia C-MOS, con una corriente de entrada que no exceda de 20 pA, en forma de circuito integrado monolitico analogico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un maximo de 14 conexiones y de:</p> <p>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: LMC 660</p> <p>u</p> <p>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</p>	0
ex 8542 19 30	<p>Amplificador programable para la amplificacion en una tension de salida de -9,5 V o más pero sin exceder de +14,5 V o en una corriente de salida no superior a 0,5 A, en forma de circuito integrado monolitico analogico, encerrado en una capsula cuyas dimensiones exteriores no superen 9 x 23 mm, provisto de un maximo de 18 conexiones y de:</p> <p>— una sigla de identificacion consistente en, o que comprenda, la combinacion alfanumerica siguiente: EL 2021C</p> <p>u</p> <p>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</p>	0
ex 8542 19 30	<p>Amplificador, en forma de circuito integrado monolitico analogico, encerrado en una capsula cuyas dimensiones exteriores no superen 2 x 4 x 4 mm, provisto de un maximo de 10 conexiones y de:</p> <p>— una sigla de identificacion consistente en, o que comprenda, una de las combinaciones alfanumericas siguientes: C 05 V 35</p> <p>u</p> <p>— otras siglas de identificacion relacionadas con circuitos que concuerden con la presente descripcion</p> <p>Este circuito debe ser destinado a la fabricacion de productos de la subpartida 9021 40 00 (a)</p>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autonomos %
ex 8542 19 30	<p>Amplificador con una corriente de entrada inferior o igual a 80 nA, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 11 mm o cuyo diametro no supere 10 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: OPA 37    OPA 111    OPA 121</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	<p>Amplificador regulable para una gama de frecuencias igual o superior a 10 Hz pero inferior o igual a 30 kHz, con amplificación superior o igual a 85 db, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones no superen 8 x 19 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: M 5218</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	<p>Amplificador de par termoelectrico con sistema de alarma para el control de instrumentos, operativo en una gama de temperatura de 0 a 50 °C, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 20 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 594    AD 595</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	<p>Amplificador para unidad de disco Winchester, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 7 mm, provisto de un máximo de 10 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: A 2480 FC</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 30	<p>Amplificador con factor de amplificación programable, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 45 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PGA 102    PGA 202    PGA 203</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 50	<p>Regulador de tensión con una corriente de reposo de 75 µA y una tensión de salida de 380 mV a 100 mA, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 11 mm, provista de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LP 2950    LP 2951</li> <li>u</li> </ul>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 50 (cont.)	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 19 60	Circuito integrado monolítico analógico, en tecnología bipolar, para el mando de motores lineales o con brazos rotativos, con una tensión de salida inferior o igual a 45 V a una corriente de salida inferior o igual a 2,5 A, encerrado en una capsula cuyas dimensiones no superen 17 x 33 mm, provisto de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: EL 2007    PBL 3717    PBL 3771 EL 2017    PBL 3770    PBL 3772 u	0
ex 8542 19 60	Circuito integrado monolítico analógico, en tecnología C-MOS, para el control de la velocidad de motores lineales o rotativos y para el posicionado de las cabezas magnéticas, encerrado en una capsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 28 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: A 2460    A 2461 u	0
ex 8542 19 60	Circuito integrado monolítico analógico, en tecnología bipolar, para el mando de motores de corriente continua, con una tensión de salida inferior o igual 18 V a una corriente de salida inferior o igual a 1,6 A, encerrado en una capsula cuyas dimensiones exteriores no superen 9 x 26 mm, provisto de un máximo de 10 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BA 6109    BA 6209 u	0
ex 8542 19 60	Circuito de control analógico-digital para motores sin escobillas, que permita el control de la velocidad en dirección hacia delante o hacia atrás, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 33 mm, provista de un máximo de 24 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC33033    MC33034    MC33035 u	0
ex 8542 19 60	Circuito de control para el control de la tensión de los microprocesadores, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 12 mm, provisto de un máximo de 16 conexiones y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones siguientes: DS 1231    DS 1232 u	0
	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 60	<p>Circuito de control de la premagnetización de cintas magnéticas de audiofrecuencia, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 26 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PC 1297 CA</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 60	<p>Circuito integrado monolítico analógico de 2 canales para la regulación del volumen y el balance entre los canales, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 22 mm, provisto de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 51523 PBM 3910</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 70	<p>Circuito de control y de interfaz, en tecnología C-MOS, para la generación de símbolos gráficos en un tubo catódico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 29 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MN 1297</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Procesador de señales de lectura para unidades de disco, en tecnología bipolar, en forma de circuito integrado analógico monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 13 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VM 443</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Unidad de filtro, en tecnología C-MOS, para señales de frecuencias igual o superior a 300 Hz pero inferior o igual a 3 000 Hz, constituido por un elemento emisor-receptor, un convertidor analógico-digital, un generador multifrecuencia de doble tono (DTMF) y de un registro de interfaz para una unidad central de proceso (CPU), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 21 mm, provisto de un máximo de 60 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: STC 9130 F</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80	<p>Circuito de muestreo-bloqueo de 4 canales, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 25 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 31412</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Circuito integrado monolítico analógico para la atenuación de ruidos en audio, con una capacidad de atenuación de 14 db, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 26 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HA 12043</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Circuito codificador-decodificador, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, borrable eléctricamente (E<sup>2</sup>PROM) con una capacidad de almacenamiento de 32 bit, un amplificador y un oscilador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AZ 280    TMC3637</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Modulador analógico, en tecnología C-MOS, con una gama dinámica de 123 db a 375 Hz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consisten en, o que comprenda, la combinación alfanumérica siguiente: CS 5323</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Unidad para la recepción de bandas AM y FM, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 37 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXA 1030 P    CXA 1240 P</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	7

Codigo de la Nomenclatura combinada	Designacion de la mercancia	Derechos autónomos (%)
ex 8542 19 80	<p>Línea de retardo para compensación de caídas de señales video (drop out), en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 7 x 10 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MSM 6965 RS</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Dispositivo de conmutación, en tecnología bipolar, en el campo de señales de radio, con una distorsión inferior o igual a 0,005 %, comprendiendo 2 circuitos de control y 2 conmutadores-inversores, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 13 mm, provisto de un máximo de 10 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TK 15022 Z</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para protección de las centrales telefónicas contra sobrecarga, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 11 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 1515</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Generador de frecuencia, en tecnología bipolar, con una tensión de funcionamiento igual o superior a 40 V pero inferior o igual a 130 V de corriente alterna, ambos inclusive, que genera señales que oscilan entre las frecuencias de 512 Hz y 640 Hz (<math>\pm 22\%</math>) a una frecuencia de 10 Hz, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 9 x 11 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 155</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Generador multifrecuencia de doble tono (DTMF), en tecnología C-MOS, que permita la decodificación de datos binarios de 4 bit y la generación de 16 pares de tono, en forma de circuito integrado monolítico analógico, encerrado en una capsula cuyas dimensiones exteriores no superen 10 x 11 mm, provisto de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TP 5088</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autonomos (%)
ex 8542 19 80	<p>Convertidor de frecuencia, para la conversión de frecuencias superiores o iguales a 10,95 GHz pero inferiores o iguales a 12,5 GHz en frecuencias superiores o iguales a 950 MHz pero inferiores o iguales a 1 750 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 10 mm, provisto de un máximo de 6 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 20070C AKD12000 AKD12010 AKD12011</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Convertidor de tensión a frecuencia, que comprenda un amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 10 x 24 mm o cuyo diámetro no exceda de 11 mm, provista de un máximo de 20 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VFC32 VFC100 VFC101</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Convertidor de corriente a tensión, con una corriente de entrada inferior o igual a 100 µA y una tensión de salida inferior o igual a -10 V, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 32 mm, provisto de un máximo de 24 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ACF 2101</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Convertidor medio cuadrático para el cálculo del valor medio cuadrático (RMS) de formas de ondas y la conversión de este valor en corriente directa equivalente ou tensión directa equivalente, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 21 mm o cuyo diámetro no exceda de 18 mm, provista de un máximo de 14 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 536 A AD 636 AD 637</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Regulador de temperatura, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 6 mm o cuyo diámetro no supere 10 mm, provisto de un máximo de 3 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 590 AD 592</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 19 80	<p>Red de diodos programable, constituida por 14 diodos individuales y un rectificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 10 mm, provista de un máximo de 36 conexiones y de:</p>	

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G010 16G011</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Captador de imagen constituido por una línea de 3 648 células fotosensibles como máximo, por una matriz asociada a un registro de desfase, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 43 mm, provisto de un máximo de 22 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LZ 2019 PD 3573 TCD 103 TCD 105 TCD 133</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Captador de imagen de transferencia de carga de interlínea, constituido por no menos de 250 000 y no más de 291 000 células fotosensibles, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 32 mm, provisto de un máximo de 20 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICX 018 ICX 021</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Circuito de reloj bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>), en tecnología C-MOS, con funciones de sincronizador o de multiplicador de frecuencias superiores o iguales a 20 MHz pero inferiores o iguales a 70 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provisto de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 88915</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Detector para picos de amplitud en señales de lectura-escritura de las unidades de memoria de discos, constituido por un amplificador diferencial con amplificación controlada automáticamente y por un rectificador de precisión de doble alternancia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 12 mm, provista de un máximo de 28 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ML 8464</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Comparador de tensión, en tecnología de aislamiento dieléctrica, que comprenda un <i>Flip-Flop</i> maestro-esclavo, operativo para una gama de tensiones común de -12 V ó más pero sin exceder de +12 V y una gama de tensiones diferencial de -24 V ó más pero sin exceder de +24 V y un tiempo de respuesta no superior a 6 ns, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 11 mm o cuyo diámetro no exceda de 10 mm, provisto de un máximo de 8 conexiones y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 80 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: EL 2019 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Amplificador-comparador, en tecnología bipolar, para la amplificación y la comparación de señales fase-frecuencia de señales de entrada de sensores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 8 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CXA 1418 N u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 80	<p>Puente semi-rectificador, constituido por 2 transistores de efecto de campo, en tecnología MOS (MOSFETs), que permita el mando de las cargas inductivas o capacitivas de tensión nominal de 50 V y corriente nominal de 2 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 x 11 mm, provisto de un máximo de 16 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Si9950DY u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 10	<p>Microprocesador de 32 bit, en tecnología C-MOS, consistente en un sustrato sobre el que se montan 2 chips compuestos por una unidad central de proceso (CPU) y una unidad de memoria, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 76 mm, provisto de un máximo de 60 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 57 - 00000      57 - 19400 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 30	<p>Convertidor analógico-digital de 8 bit, con un tiempo de conversión inferior o igual a 3 microsegundos, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 x 37 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADC 82 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 20 30	<p>Convertidor de vídeo digital-analógico (VDAC), con un tiempo de conversión inferior o igual a 10 ns, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 35 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VDAC 0405 H      VDAC 0605 H      VDAC 0805 H u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 20 30	<p>Convertidor digital-analógico de 4 canales, cada uno con una capacidad de 12 bit, en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 21 x 41 mm, provisto de un máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 390</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 30	<p>Convertidor digital-analógico de 16 bit, en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 16 x 39 mm, provisto de una máximo de 28 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DAC 705    DAC 706    DAC 707    DAC 708    DAC 709</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 50	<p>Amplificador, en forma de circuito integrado híbrido, para la banda de frecuencias de 20 Hz a 20 000 Hz, encerrado en una capsula cuyas dimensiones exteriores no superen 45 x 80 mm, provisto de un máximo de 30 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: STK 4041    STK 4151    STK 4201</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 50	<p>Amplificador para una gama nominal de señales igual o superior a 0 pero inferior o igual a 70 kHz con una tensión de aislamiento superior o igual a 750 V y una corriente de pérdida inferior o igual a 1 µA, en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 16 x 52 mm, provisto de un máximo de 18 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ISO 100    ISO 102    ISO 106    ISO 120    ISO 121</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 50	<p>Amplificador con factor de amplificación programable, en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 30 x 45 mm, provisto de un máximo de 32 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 3606 G</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8542 20 80	<p>Circuito para la demodulación de señales y la atenuación del ruido, en forma de circuito integrado híbrido, encerrado en una capsula cuyas dimensiones exteriores no superen 8 x 44 mm, provisto de un máximo de 21 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: STK 3400</li> <li>u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0

Codigo de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 20 80	<p>Unidad de acoplamiento para conexión de abonados telefónicos (<i>Crosspoint Switch</i>) con un mínimo de 4 y un máximo de 12 interruptores, de un voltaje superior o igual a 150 V, en forma de circuito integrado híbrido, encerrada en una cápsula cuyas dimensiones exteriores no superen 41 x 92 mm, provista de un máximo de 94 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 719 904 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8543 80 80	<p>Sistema de visualización electromagnética, constituido por 7 bobinas electromagnéticas que permiten que la última indicación quede disponible (<i>set state</i>) mediante el magnetismo remanente de los núcleos de las bobinas, y por 7 segmentos giratorios que reflejan la luz, montado cada uno de ellos en una base magnética, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 x 36 x 50 mm</p>	0
ex 8543 80 80	<p>Modulador para una gama de frecuencias igual o superior a 0,5 MHz pero inferior o igual a 5 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 x 74 mm</p>	0
ex 8543 80 80	<p>Circuito optoelectrónico compuesto de uno o varios diodos emisores de luz y de un fotodiode con circuito de amplificación y circuito integrado de puertas lógicas o de uno o varios diodos emisores de luz y de uno o varios fotodiodos con circuito de amplificación, encerrado en una cápsula plástica, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HC PL 2400 HC PL 2730 u</li> <li>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</li> </ul>	0
ex 8543 80 80	<p>Amplificador con una tensión de aislamiento igual o superior a 1 500 V y una corriente de fuga no superior a 0,5 µA, constituido por 2 condensadores y 2 circuitos integrados monolíticos sobre un circuito impreso montado sobre un soporte plástico, todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 21 mm, provisto de un máximo de 8 conexiones y de:</p> <ul style="list-style-type: none"> <li>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ISO 122 u</li> <li>— otras siglas de identificación relacionadas con amplificadores que concuerden con la presente descripción</li> </ul>	0
ex 8543 80 80	<p>Módulo de reproducción vocal, constituido por un circuito impreso sobre el que se encuentran montados:</p> <ul style="list-style-type: none"> <li>— un sintetizador, en forma de circuito integrado monolítico encerrado en una cápsula,</li> <li>— un altavoz piezoeléctrico o magnético,</li> <li>— 2 ó 3 pilas de alimentación, un conmutador, tres condensadores,</li> </ul> <p>y que comprenda o no:</p> <ul style="list-style-type: none"> <li>— una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 1 Mbit o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento de 128 kbit, en forma de circuito integrado monolítico encerrado en una cápsula,</li> </ul> <p>todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 4 x 60 x 95 mm, provista de un máximo de 24 conexiones y de,</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8543 80 80 (cont.)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SPMS u</p> <p>— otras sigla de identificación relacionadas con módulos que concuerden con la presente descripción</p>	0
ex 8543 80 80	<p>Unidad para el tratamiento digital de imágenes con una velocidad de 1 a 50 imágenes por segundo, una resolución espacial superior o igual a 512 x 512 pixel y una resolución radiométrica de 16 bit, provista de unidades de alimentación y 11 circuitos impresos sobre el que están montados circuitos integrados y otros elementos activos o pasivos, todo ello montado sobre una estructura, destinada a la fabricación de aparatos de cardiagnóstico (a)</p>	0
ex 8544 19 90	<p>Hilo de bobinado, aislado, sin lacar ni barnizar, con un contenido de aluminio superior o igual al 99,5 % en peso y un diámetro total superior o igual a 0,15 mm pero inferior o igual a 0,16 mm</p>	0
ex 8548 00 00	<p>Circuito reloj-calendario, constituido por una pila de litio, un resonador de cuarzo y un circuito integrado monolítico, en tecnología C-MOS, formado por un generador programable para interrupciones periódicas y para ondas rectangulares y por una memoria estática de lectura-escritura de acceso aleatorio, todo encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 34 mm, provisto de un máximo de 24 conexiones y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1287 DS 1387 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8548 00 00	<p>Detector de imágenes por contacto, constituido por una línea de 1 728 o más pero sin exceder de 2 048 puntos fotosensibles y una línea de diodos emisores de luz, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 x 22 x 273 mm</p>	0
ex 9001 10 10 ex 9001 10 90	<p>Invertidor de imágenes constituido por un conjunto de fibras ópticas</p>	0
ex 9001 20 00	<p>Producto consistente en una película polarizante reforzada en una o en ambas de sus caras con un material transparente</p>	0
ex 9001 90 90	<p>Lente de Fresnel octogonal, en resina acrílica, sin montar, destinada a ser utilizada en el montaje de retroproyectores (a)</p>	0
ex 9002 11 00	<p>Objetivo regulable de longitud focal igual o superior a 90 mm pero no superior a 180 mm, constituido por 4 a 8 lentes de vidrio o de metacrilato, con un diámetro igual o superior a 120 mm pero no superior a 180 mm, recubiertas al menos por una cara de una capa de fluoruro de magnesio, destinado a la fabricación de aparatos de proyección de video (a)</p>	0
ex 9002 11 00	<p>Objetivo de longitud focal igual o superior a 90 mm pero no superior a 94 mm, constituido por lentes de vidrio o de plástico, con un diámetro igual o superior a 80 mm pero no superior a 90 mm</p>	0
ex 9002 11 00	<p>Objetivo de longitud focal igual o superior a 77 mm pero no superior a 81 mm, constituido por lentes de vidrio o de plástico, con un diámetro igual o superior a 120 mm pero no superior a 180 mm</p>	0
ex 9002 90 91	<p>Espejo óptico, equipado con una lente de Fresnel octogonal, para utilización en el montaje de retroproyectores (a)</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 9013 80 10	Dispositivo de visualización de cristales líquidos (LCD) cuyas dimensiones exteriores sean de: — 18,5 x 52 mm ó — 18,5 x 61 mm ó — 22 x 52 mm ó — 22 x 63 mm ó — 27 x 67 mm ó — 55,8 x 73,7 mm provisto de un máximo de 192 conexiones, constituido por una capa de cristales líquidos, contenido entre 2 láminas de vidrio con un mínimo de 7 y un máximo de 120 cifras o caracteres, destinado a la fabricación de calculadoras (a)	0
ex 9021 30 90	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior inferior o igual a 6 mm	3,1
ex 9021 30 90	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior superior a 6 mm pero inferior o igual a 8 mm	0
ex 9021 30 90	Válvulas cardíacas y sus partes	0
ex 9021 90 10	Auricular para aparatos auditivos encerrado en un cápsula cuyas dimensiones exteriores, sin contar los empalmes, no superen 5 x 6 x 8 mm	0
ex 9110 12 00	Conjunto constituido por un circuito impreso sobre el que están montados como mínimo un resonador de cuarzo, un circuito de reloj y un condensador integrado o no, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9110 90 00 ex 9114 90 00	Conjunto formado por un circuito impreso sobre el que está montado un circuito de reloj o un circuito de reloj con resonador de cuarzo, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9110 90 00	Conjunto formado por un circuito impreso sobre el que se colocan como mínimo un circuito de reloj, un resonador de cuarzo y un elemento sonoro piezo-eléctrico, de un grosor superior a 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9608 91 00	Puntas, no fibrosas, de materia plástica, para rotuladores, con un canal interno	0
ex 9613 90 00	Mecanismo de encendido piezoeléctrico	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.