

I

(Actos cuya publicación es una condición para su aplicabilidad)

REGLAMENTO (CEE) Nº 1810/91 DEL CONSEJO

de 31 de mayo de 1991

por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común sobre un determinado número de productos industriales (microelectrónica y sectores conexos)

EL CONSEJO DE LAS COMUNIDADES EUROPEAS,

Visto el Tratado constitutivo de la Comunidad Económica Europea y, en particular, su artículo 28,

Vista la propuesta de la Comisión,

Considerando que, para los productos objeto del presente Reglamento, la producción es actualmente insuficiente o nula en la Comunidad y que los productores no pueden, en consecuencia, responder a las necesidades de la industrias usuarias de la Comunidad;

Considerando que es del interés de la Comunidad suspender únicamente los derechos autónomos del arancel aduanero común parcialmente, en determinados casos, en particular, en razón de la existencia de una producción comunitaria, y proceder a la suspensión total en los demás casos;

Considerando que, habida cuenta las dificultades que se presentan, para apreciar de manera rigurosa en un futuro próximo la evolución de la situación económica en los sectores interesados, conviene tomar estas medidas de sus-

pensión sólo temporalmente, fijando su período de validez en función de los intereses de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

Artículo 1

Los derechos autónomos del arancel aduanero común relativos a los productos enumerados en los cuadros que figuran en los Anexos quedarán suspendidos en el nivel indicado frente a cada uno de ellos.

Estas suspensiones serán válidas:

- del 1 de julio al 30 de septiembre de 1991 para los productos mencionados en el cuadro que figura en el Anexo I,
- del 1 de julio al 31 de diciembre de 1991 para los productos mencionados en el cuadro que figura en el Anexo II.

Artículo 2

El presente Reglamento entrará en vigor el 1 de julio de 1991.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Bruselas, el 31 de mayo de 1991.

Por el Consejo

El presidente

A. BODRY

ANEXO I

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, que se puede borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 512 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provisto de un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 48 F 512 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provisto de un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 48 F 010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria <i>flash</i> exclusivamente de lectura, programable, que se pueda borrar eléctricamente (<i>Flash</i> E²PROM), con una capacidad de almacenamiento de 2 Mbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 42 mm, provisto de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 28F020 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

BILAG II

KN-kode	Varebeskrivelse	Autonom toldsats (%)
ex 8471 93 50	Pladelagerenheder	0
ex 8471 93 60	Digitale båndlagerenheder	0
ex 8471 93 60	Magnetbåndlagerenheder til magnetbåndkassetter med en spole	0
ex 8471 99 90	Optisk detektor til at læse alfanumeriske punkt matrix karakterer og omdanne dem til elektriske signaler, bestående af et læsehoved indeholdende en optisk detektor, en forstærker, en fokuseringslinse og to lamper, forbundet ved en eller to flade kabler til et centralt modul, hvis dimensioner ikke overstiger 200 × 220 mm, og som består af en trykt kredsløbsplade, hvorpå er monteret en mikroprocessor, et billedgengivelseskredsløb og en analog/digital konverter	0
ex 8473 10 00	Integreret hukommelsesenhed til elektroniske skrivemaskiner bestående af et trykt kredsløb med 2 eller 4 statiske Random Access Memories (S-RAMs), hver med en lagerkapacitet på 8 K × 8 bits, elektroniske styrekomponenter og batterier til lagerets drift, anbragt i en kassette, hvis ydre dimensioner ikke overstiger 11 × 40 × 90 mm, udstyret med forbindelsesled, og — et identifikationsmærke bestående af eller indeholdende følgende bogstavkombination: MEMOCART eller — andre identifikationsmærker vedrørende anordninger, som opfylder ovennævnte beskrivelse	0
ex 8473 30 00	Magnetiske ferrithoveder til ydre pladelagre, fremstillet ved Winchester teknologi, med bærearmer samt udstyret med magnetiske hoveder og i stand til at registrere med en tæthed på 10 spor pr.mm og derover	0
ex 8473 30 00	Hoveder til trykning med en trykventil til blæk	0
ex 8473 30 00	Processor, fremstillet ved ECL teknologi, bestående af højst 336 monolitisk integrerede kredsløb, indeholdende 4 200 ikke-programmerbare logiske arrays (Uncommitted Logic Arrays) og Random Access Memories (RAMs) med en samlede lagerkapacitet på 16 K-bits, anbragt i en indkapsling, monteret på begge sider af en multipel printplade anbragt mellem to afkølede plader, hvis samlede ydre dimensioner ikke overstiger 148 × 560 × 594 mm, og forsynet med: — et identifikationsmærke bestående af eller indeholdende følgende tal- og bogstavkombination: 001B—3035—H002 eller — andre identifikationsmærker vedrørende anordninger, som opfylder ovennævnte beskrivelse	0
ex 8473 30 00	Magnetiske boblelagre med en lagerkapacitet på 4 M-bits og derunder, anbragt i en indkapsling, hvis ydre dimensioner ikke overstiger 43 × 44 mm, forsynet med højst 42 tilledninger eller kontaktflader, og — et identifikationsmærke bestående af eller indeholdende en af følgende tal- eller tal- og bogstavkombinationer: 7110 FBM 64 DA BDN 0151 7114—1 BDL 0133 MBM 2011 FBM 54 DB BDL 0134 MBM 2256 eller — andre identifikationsmærker vedrørende anordninger, som opfylder ovennævnte beskrivelse	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8473 30 00	<p>Unidad aritmética y lógica de una unidad central de proceso (CPU) constituido por un máximo de 9 circuitos impresos cuyas dimensiones exteriores no superen 90 × 310 mm, sobre cada uno de los cuales, se montan un máximo de 121 redes de puertas programadas (Gate Arrays) o 121 memorias de lectura-escritura de acceso aleatorio (RAM) o una combinación de estos dos tipos de circuitos en tecnología ECL, estando encerrado el conjunto en un cuadro cuyas dimensiones no superen 501 × 596 × 611 mm, con función de cápsula que asegure las conexiones entre los circuitos impresos y provistos de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>CO1B 2675 E 500 CO1B 2675 H 500 CO1B 2675 H 501 CO1B 2675 H 502 CO1B 2675 H 503 CO1B 2675 H 504</p> <p>u</p> <p>— otras siglas de identificación relacionadas con montajes que concuerden con la presente descripción</p>	0
ex 8473 40 00	<p>Cabezas de impresión térmica, en tecnología de película fina o gruesa, constituidas por un circuito impreso con al menos un condensador de tántalo y un condensador electrolítico, contenidos en un soporte metálico con un conector, peines impresores y un disparador de calor, presentadas con los correspondientes rodillos y soportes</p>	0
ex 8501 10 99	<p>Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,030 Nm, provisto de brida de fijación de 34 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V +/- 10 %</p>	0
ex 8501 10 99	<p>Motor de corriente continua, sin escobillas, cuyas par no exceda de 0,018 Nm, provisto de brida de fijación de 26 mm de diámetro, mandril de precisión de 20 mm de diámetro, con roto interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V +/- 10 %</p>	0
ex 8501 10 99	<p>Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,018 Nm, provisto de brida de fijación de 58 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V +/- 10 %</p>	0
ex 8501 10 99	<p>Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,018 Nm, provisto de brida de fijación de 35 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V +/- 10 %</p>	0
ex 8501 10 99	<p>Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,20 Nm, provisto de brida de fijación de 74 mm de diámetro, mandril de 40 mm de diámetro, velocidad nominal de 3 600 revoluciones/minuto, tensión de alimentación de 12 V +/- 10 %, cables y conectores</p>	0
ex 8501 10 99	<p>Motor de corriente continua, sin escobillas, cuya par no exceda de 0,20 Nm, provisto de brida de fijación de 77 mm de diámetro, mandril de precisión de 44 mm de diámetro, con rotor externo igual o superior a 55 mm de diámetro, bobinado de cuatro fases, velocidad nominal de 3 600 revoluciones/minuto, tensión de alimentación de 12 V +/- 10 %, con cables y conectores</p>	0
ex 8501 10 99	<p>Motor paso a paso de tipo híbrido, con ángulo de paso de 1,8 grados, 200 pasos por revolución, de 4 fases con bobinado unipolar, formado por un rotor, un estator laminado encerrado entre 2 placas de sección cuadrada con lado no superior a 42 mm, dotado de un árbol atravesando de lado a lado montado sobre recipientes de lubricación automática, cables y conectores</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8501 10 99	Motor híbrido de paso a paso, con ángulo de paso de 0,9 grados y de 400 pasos por revolución, secuencia de rotación de 2 ó 4 fases con bobinado de tipo bipolar, que comprenda un rotor y un estator laminado encerrado entre 2 placas de sección cuadrada inferior o igual a 40 mm por lado, provisto de un árbol que lo atraviesa de parte a parte y de hilos eléctricos con conectores	0
ex 8501 10 99	Motor híbrido de paso a paso, con ángulo de paso de 0,9 grados y de 400 pasos por revolución, secuencia de rotación de 2 fases con bobinado de tipo bipolar que comprenda un rotor y un estator encerrado en un cilindro de un diámetro inferior o igual a 47 mm, de un espesor inferior o igual a 14 mm, provisto de un árbol atravesando de lado a lado de salida unico y de cables con conectores	0
ex 8501 10 99	Motor híbrido de paso a paso, con ángulo de paso de 0,9 grados, 400 pasos por revolución, secuencia de rotación de 2 fases con bobinado de tipo bipolar, que comprenda un rotor y un estator laminado encerrado entre 2 placas de sección cuadrada inferior o igual a 40 mm por lado, un tacómetro incorporado de 2 ó 3 fases, encerrado en un casquete de un diámetro inferior o igual a 35 mm, y de cables conectores independientes para la salida del motor y la salida del tacómetro, cuyas dimensiones no superen 40 x 40 x 62 mm, el árbol inclusive	0
ex 8501 10 99	Motor de paso a paso, híbrido, con ángulo de paso de 0,9 grados y 400 pasos por revolución, secuencia de rotación de 2 fases con bobinado de tipo bipolar, que comprenda un rotor, un estator laminado encerrado entre 2 bridas, una de ellas de sección cuadrada inferior o igual a 40 mm de lado, y la otra, situada en el frente, de perfil moldeado y provista de dos salientes con ojales de fijación, un tacómetro incorporado de 2 ó 3 fases, encerrado en un casquete de un diámetro inferior o igual a 35 mm, y cables y conectores independientes para las salidas del motor y del tacómetro, con dimensiones no superen 40 x 40 x 62 mm incluido el árbol, pero excluidos los salientes de la brida frontal	0
ex 8501 10 99	Motores paso a paso bipolares de corriente continua, de un solo estator, de una potencia de 37,5 W o menos, ángulo de paso de 180 grados, 2 pasos por revolución, secuencia de rotación de 2 fases con bobinado unipolar, par de rotación superior o igual a $0,1 \times 10^{-6}$ Nm pero superior o igual a $0,1 \times 10^{-4}$ Nm y tensión de alimentación inferior o igual a 3 V	0
ex 8504 40 94	Rectificador estático consistente en una combinación en cascada de 7 diodos, para voltajes de salida superior o igual a 40 kV C.A. con una corriente de carga superior o igual a 3 mA	0
ex 8506 19 10	Pilas de litio-yodo cuyas dimensiones no superen 9 x 23 x 45 mm, de una tensión inferior o igual a 2,8 V	0
ex 8506 19 10	Unidad constituida por un máximo de 2 baterías de litio encerrada en un soporte para circuitos impresos, provisto de un máximo de 32 patillas de conexión y incorporan un circuito de control	0
ex 8506 19 90	Pilas secas de carbón/cinc cuya tensión superior o igual a 5,5 V pero inferior o igual a 6,5 V; cuyas dimensiones no superen 5 x 90 x 110 mm, destinadas a ser incorporadas en los chasis de películas para los aparatos de fotografía con revelado instantáneo (a)	0
ex 8517 90 91	Conjunto para aparatos telefónicos, constituido por un micrófono, un circuito de protección y un enchufe de conexión de 4 ramas, montado en un circuito impreso cuyas dimensiones no superen 22 x 40 mm	0
ex 8518 90 00	Placa macho de una sola pieza, de acero recalcado en frio, en forma de disco provisto por un lado de un cilindro, destinada a la fabricación de altavoces (a)	0
ex 8520 20 00 ex 8522 90 99	Mecanismo de accionamiento para un dispositivo de grabación y de reproducción de sonido sobre cinta magnética de cassette, destinado a la fabricación de contestadores telefónicos (a)	0
ex 8520 31 90 ex 8522 90 99	Mecanismo simple para aparatos de casetes, de una altura que no exceda de 53 mm, destinado a la fabricación de aparatos de registro y de reproducción de sonido (a)	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8522 90 91	<p>Unidad óptica constituido por un diodo láser provisto de un fotodiodo, que emite una luz de longitud de onda nominal de 780 nm, encerrado en una cápsula cuyo diámetro exterior no supere 10 mm y cuya altura no supere 9 mm, provisto de un máximo de 10 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LDGU LT 022 u — otras siglas de identificación relacionadas con unidades ópticas que concuerden con la presente descripción 	0
ex 8523 20 10	Discos magnéticos rígidos prelubricados, tratados al óxido, con una coercitividad superior o igual a 300 Oersted/Oe	0
ex 8523 20 10	Disco magnético rígido con película fina metálica de coercitividad superior de 600 Oersted/Oe, diámetro exterior superior o igual a 88 mm pero inferior o igual a 231 mm	0
ex 8529 10 70	Filtro cerámico para frecuencias superior o igual a 4,5 MHz pero inferior o igual a 6,6 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 24 mm	0
ex 8529 10 70	Conjunto de filtrado cerámico compuesto por 2 filtros cerámicos con 3 patillas de conexión y un resonador cerámico con 2 patillas de conexión, para una frecuencia de 10,7 MHz +/- 30 KHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 10 mm	0
ex 8529 90 99	<p>Módulo de control de acceso, constituido por:</p> <ul style="list-style-type: none"> — dos circuitos integrados, que tengan las funciones de autorización de acceso, de derivación de las palabras de control, asegurando la protección de datos y de interfaz, — un circuito integrado, provisto de una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, — un circuito integrado, provisto de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 8 Kbits, — componentes discretos activos y pasivos, — una pila de litio <p>montado sobre un circuito impreso cuyas dimensiones exteriores no excedan de 103 × 103 mm, destinado a la fabricación de receptores de difusión por satélite (a)</p>	0
ex 8529 90 99	Dispositivo constituido de toma de imagen de transferencia de carga de interlínea y de un filtro, cuyas dimensiones no superen 43 × 59 mm	0
ex 8531 20 90	Dispositivo de visualización monocromo de cristal líquido (LCD), constituido por una capa de cristal líquido insertada entre dos placas o láminas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8531 20 90	Dispositivo de visualización de cristal líquido (LCD) con 7 segmentos, constituido por una capa de cristal líquido incluida entre 2 placas u hojas de vidrio con 16 cifras y 9 símbolos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8531 20 90	Dispositivo de visualización de cristal líquido (LCD) por matriz de puntos, constituido por una capa de cristal líquido incluida entre 2 placas u hojas de vidrio con 423 puntos (en 7 líneas, 60 columnas y 3 símbolos), montado sobre un circuito impreso provista de componentes electrónicos con función de mando y/o de control	0
ex 8531 20 90	Conjunto constituido por 15 diodos emisores de luz (LEDs), compuesto por semiconductores a base de arseniuros de galio y de aluminio y a base de fosforo de galio, encerrado en una cápsula metálica cilíndrica de diámetro no superior a 26 mm, provista de un máximo de 4 patillas de conexión	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8531 20 90	Conjunto constituido por 50 diodos emisores de luz (LEDs), compuesto por semiconductores a base de arseniuros de galio y de aluminio y a base de fosfuro de galio, encerrado en una cápsula metálica cilíndrica de diámetro no superior a 53 mm, provisto de un máximo de 3 hilos de conexión	0
ex 8531 20 90	Indicadores digitales consistentes en un cuadro de circuito impreso, cuyas dimensiones no superen 35 × 90 mm y en una única fila de caracteres que no sean inferiores a tres, compuestos por diodos de cuerpos sólidos luminosos fabricados a base de galio semiconductor y montados sobre el cuadro. Cada carácter comprende un máximo de 8 segmentos con punto decimal o sin él. La fila de caracteres está recubierta de una película de protección de plástico	0
ex 8531 80 90	Dispositivo de visualización por plasma	0
ex 8532 29 00	Condensador de oro con una capacidad nominal de 100 mF, con un voltaje de salida de 5,5 V, y una corriente de pérdida no superiores a 100 micro A, encerrado en una cápsula cilíndrica con una altura inferior a 8 mm y un diámetro inferior o igual a 14 mm	0
ex 8532 30 10	Condensador variable con aislamiento dieléctrico en materia plástica, con una capacidad inferior o igual a 2 × 335 pF en la parte AM y inferior o igual a 2 × 20 pF en la parte FM, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 24 mm	0
ex 8532 30 90	Condensador ajustable en forma de una pastilla circular cuyo diámetro no supere 2,5 mm y de un espesor que no supere 3 mm, provista de una cabeza de tornillo en el centro y de 2 patillas de conexión y de una capacidad superior o igual a 5 pF pero inferior o igual a 30 pF, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 8533 29 00	Dispositivo constituido por una resistencia fija con un coeficiente de temperatura positivo, con una resistencia nominal de corriente continua de 19,6 Ohm a 20 C, una resistencia de aislamiento superior a 1 MegaOhm, para la protección de centralitas telefónicas contra aumentos de tensión de larga duración no superiores a 1 000 V, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 48 mm, provisto de un máximo de 16 patillas de conexión y de: — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 20793 u — otras siglas de identificación relacionadas con resistencias fijas que concuerden con la presente descripción	0
ex 8533 40 10	Potenciómetro de cursor con una o dos bandas de resistencia y una carrera de cursor de 20 mm, encerrado en una cápsula provisto de un máximo de 8 patillas de conexión	0
ex 8534 00 11	Circuito impreso en una sola cara cuyas dimensiones no superen 30 × 30 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 8534 00 19		
ex 8534 00 19	Circuitos impresos por una sola cara, cada uno con no más de 268 pistas conductoras, sobre una cinta plástica provista de perforaciones de arrastre en los 2 bordes y que tenga una anchura inferior o igual a 35 mm y un espesor inferior o igual a 0,26 mm	0
ex 8534 00 19	Circuito impreso por una o dos caras (monocapa o bicapa) sobre sustrato cerámico, constituido por elementos conductores y contactos, con dimensiones que no superen 36 × 36 mm, provisto de un máximo de 304 patillas de conexión	0
ex 8534 00 90	Circuito impreso por una o las dos caras de un soporte cerámico, constituido por elementos conductores, por contactos y por resistencias, que incorporan puntos de contacto aislados por capas vitrificadas, cuyas dimensiones no superen 37 × 37 mm, provisto de un máximo de 320 patillas de conexión	0
ex 8535 90 00	Casquillos para tubos de rayos catódicos	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8536 41 10 ex 8536 41 90 ex 8536 49 00	Relé térmico contenido en una bombilla de cristal herméticamente cerrada cuya altura no supere 35 mm, con exclusión de los hilos, y cuyo coeficiente de pérdida no supere 10^{-6} cm ³ de helio por segundo bajo 1 bar a una temperatura comprendida entre 0 y 160 °C, destinado a ser montado sobre compresores para equipos frigoríficos (a)	0
ex 8536 50 00	Interruptor de láminas en forma de una cápsula de vidrio que contenga un máximo de 3 contactos eléctricos, fijados sobre varillas metálicas, y una pequeña cantidad de mercurio	0
ex 8540 11 10	Tubos catódicos de color, provistos de una máscara de rendija (<i>slit-mask</i>), con cañones electrónicos colocados uno al lado del otro (tecnología en línea), una distancia entre bandas del mismo color no superior a 0,47 mm y presentando las características siguientes: — una diagonal de pantalla no inferior a 12 cm y no superior a 16 cm — un ángulo de desviación en diagonal no superior a 55°	0
ex 8540 11 10	Tubo catódico de color, provisto de una máscara de rendija, con cañones de electrones colocados un al lado del otro (tecnología <i>in-line</i>), una distancia entre bandas del mismo color inferior o igual a 0,47 mm y presentando las características siguientes: — una diagonal de la pantalla superior o igual a 22 cm pero inferior o igual a 26 cm — un ángulo de desviación en diagonal inferior o igual a 76°	0
ex 8540 12 10	Tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 150 mm pero sin exceder de 155 mm, una tensión anódica igual o superior a 25 kV pero no superior a 32 kV	0
ex 8540 20 90	Fotomultiplicador constituido por un tubo fotocatódico con 9 dinodos, sensible a la luz de longitud de onda superior o igual a 160 nm pero inferior o igual a 930 nm, con un diámetro inferior o igual a 14 mm y una altura inferior o igual a 94 mm	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con una distancia entre los puntos de color inferior a 0,45 mm, con una diagonal de la pantalla superior a 54 cm, con un ángulo de desviación en diagonal inferior o igual a 90° y con errores de convergencia en los ángulos inferior o igual a 0,8 mm	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforado con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con una distancia entre los puntos de color inferior a 0,45 mm y provisto de un sistema de absorción de las vibraciones vinculado de manera indisoluble al tubo (<i>potting-system</i>)	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con una distancia entre los puntos de color inferior a 0,45 mm y sin pantalla magnética interna	0
ex 8540 30 10	Tubo catódico de color provisto de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología <i>in-line</i>), con una distancia entre los puntos de color inferior a 0,45 mm y con diagonal de la pantalla inferior o igual a 54 cm	0
ex 8540 30 10	Tubos catódicos de color provistos de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos en triángulo (tecnología delta), una distancia entre los puntos de color inferior a 0,65 mm y con una diagonal de pantalla que mida como mínimo 66 cm	0
ex 8540 30 10 ex 8540 30 90	Tubos catódicos con memoria (<i>Direct View Storage Tube</i>) para la reproducción de datos alfanuméricos y analógicos, provistos de un dispositivo de barrido que permita la lectura de las imágenes	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8540 30 90	Tubos catódicos monocromos de pantalla plana con una diagonal de pantalla no inferior a 142 y no superior a 230 mm, una luminiscencia de 300 ó más, pero no superior a 2 000 lumen, un poder de resolución de 0,06 ó más, pero no superior a 0,1 mm, fósforos del tipo P1 ó P22 ó P53 ó P55 ó P56, una tensión anódica superior a 34 kV, una tensión de focalización superior a 7 kV y una corriente catódica de 3 mA como mínimo	0
ex 8540 89 11	Indicadores en forma de un tubo que consiste en una cápsula de vidrio montada sobre un cuadro cuyas dimensiones, con exclusión del cable, no superen 300 × 350 mm. El tubo contiene una o algunas filas de caracteres o líneas dispuestas en filas. Cada uno de los caracteres o líneas se compone de elementos fluorescentes o fosforescentes. Estos elementos están montados sobre un soporte metalizado recubierto de sustancias fluorescentes o de sales fosforescentes que se iluminan cuando están sometidas a un bombardeo de electrones	0
ex 8540 91 00	Cañones de electrones destinados a la fabricación de tubos catódicos monocromos con una diagonal de la pantalla superior o igual a 7,6 cm pero inferior o igual a 30,5 cm (a)	0
ex 8540 91 00	Bobina de desviación para tubos catódicos con una frecuencia de operación superior o igual a 31 250 Hz pero inferior o igual a 64 000 Hz, provista de un imán de 4 polos	0
ex 8540 99 00	Anodo, cátodo o dispositivo de salida, destinado a la fabricación de magnetrones de la subpartida 8540 41 00 (a)	0
ex 8541 10 91	Diodos de silicio rectificadores de potencia, en tecnología planar con un tiempo de restablecimiento inferior a 100 nanosegundos con una tensión de bloqueo inferior o igual a 200 V y una corriente directa media superior o igual a 2,5 A, encerrado en una cápsula plana cuyas dimensiones exteriores superen 3 × 9 × 9 mm pero no superen 5 × 11 × 17 mm	0
ex 8541 10 99	<p>Diodo de silicio de capacidad variable, capaz de variarla al menos 10 veces en relación con su valor inicial en tanto que la tensión de servicio aplicada a los bornes varía de 2 V o más sin exceder de 10 V, y con una capacidad igual o superior a 96 pF pero inferior o igual a 144 pF a 2 V, encerrado en una cápsula cilíndrica cuyo diámetro no exceda de 3 mm y cuyo altura no exceda de 8 mm, provisto de un máximo de 2 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MV 1404 u — otras siglas de identificación relacionadas con diodos que concuerden con la presente descripción 	0
ex 8541 10 99	Diodos de germanio con filamento de oro de tensión de paso inferior o igual a 1 V, para 5 mA	0
ex 8541 21 90	Transistor de electrones de alta movilidad (HEMT) para frecuencias de 2 GHz ó más pero sin exceder de 20 GHz, con una potencia de disipación no superior a 180 mW, encerrado en una cápsula de un diámetro no superior a 3 mm, provisto de un máximo de 4 patillas de conexión	0
ex 8541 21 90	Transistor de efecto de campo (FET) para frecuencias de 2 GHz ó más pero no superior a 16 GHz, con una potencia de disipación no superior a 225 mW, encerrado en una cápsula de un diámetro no superior a 3 mm, provisto de un máximo de 4 patillas de conexión	0
ex 8541 29 90	<p>Transistor de silicio con potencia de salida no inferior a 1 000 W y factor de amplificación no superior a 5,25 dB a una frecuencia de 1 025 MHz ó más, pero no superior a 1 150 MHz, contenido en una cápsula cuyas dimensiones no superen 11 × 36 mm, provisto de un máximo de 4 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SD 1543 u — otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																				
ex 8541 29 90	<p>Transistor con una potencia superior o igual a 150 W para una tensión superior o igual a 160 V y con una frecuencia de corte superior o igual a 20 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 22 × 37 mm, provisto de un máximo de 3 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="432 506 767 584"> <tr> <td>2 SA 1170</td> <td>2 SC 2774</td> </tr> <tr> <td>2 SA 1215</td> <td>2 SC 2921</td> </tr> <tr> <td>2 SA 1494</td> <td>2 SC 3858</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con transistores de potencia que concuerden con la presente descripción</p>	2 SA 1170	2 SC 2774	2 SA 1215	2 SC 2921	2 SA 1494	2 SC 3858	0														
2 SA 1170	2 SC 2774																					
2 SA 1215	2 SC 2921																					
2 SA 1494	2 SC 3858																					
ex 8541 40 10	<p>Diode emisor de luz que opera a una longitud de onda nominal de 710 nm, compuesto a base de galio-arsénico-fósforo (GaAsP), en forma de circuito integrado monolítico presentado en forma de microplaquita, destinado a la fabricación de optoacopladores (a)</p>	0																				
ex 8541 40 91	<p>Módulo constituido por no más de 5 células solares, en tecnología de capa fina, sobre un sustrato de dimensiones exteriores que no superen 18 × 70 mm</p>	0																				
ex 8541 60 00	<p>Cristal piezoeléctrico que oscile a una frecuencia de 32 768 Hz, encerrada en una cápsula cilíndrica cuya longitud no supere 8,2 mm y cuyo diámetro no supere 3,2 mm, destinado a la fabricación de productos del capítulo 91 (a)</p>	0																				
ex 8541 60 00	<p>Cristal cerámico piezoeléctrico polarizado, que oscile con frecuencias superior o igual a 500 KHz pero inferior o igual a 12 500 KHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 15 mm, provisto de un máximo de 3 patillas de conexión</p>	0																				
ex 8542 11 30	<p>Circuito de control y de mando de dispositivos de visualización de cristal líquido (LCD) de matriz de puntos, en tecnología C-MOS, provisto de un generador de caracteres, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular (microplaquitas), destinado a la fabricación de módulos de visualización de cristales líquidos (a)</p>	0																				
ex 8542 11 30	<p>Circuito de mando para dispositivos de visualización de cristal líquido (LCD), en tecnología C-MOS, con un mínimo de 40 canales de salida, con una tensión de excitación superior a 10 V, en forma de circuito integrado monolítico sin encapsular, para la fabricación de módulos de dispositivos de visualización de cristales líquidos (a)</p>	0																				
ex 8542 11 41	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 256 bits y un tiempo de acceso que no exceda de 150 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 34 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="432 1715 1177 1843"> <tr> <td>HB 50562</td> <td>MSM 4256</td> <td>MSM 4464</td> <td>TMM 41464</td> </tr> <tr> <td>HM 50256</td> <td>MSM 4464</td> <td>PD 41254</td> <td>TMS 4256</td> </tr> <tr> <td>HM 50464</td> <td>MB 81256</td> <td>PD 41256</td> <td>TMS 4464</td> </tr> <tr> <td>KM 41256</td> <td>MB 81464</td> <td>PD 41464</td> <td></td> </tr> <tr> <td>KM 41257</td> <td>MSM 4256</td> <td>TMM 41256</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	HB 50562	MSM 4256	MSM 4464	TMM 41464	HM 50256	MSM 4464	PD 41254	TMS 4256	HM 50464	MB 81256	PD 41256	TMS 4464	KM 41256	MB 81464	PD 41464		KM 41257	MSM 4256	TMM 41256		8
HB 50562	MSM 4256	MSM 4464	TMM 41464																			
HM 50256	MSM 4464	PD 41254	TMS 4256																			
HM 50464	MB 81256	PD 41256	TMS 4464																			
KM 41256	MB 81464	PD 41464																				
KM 41257	MSM 4256	TMM 41256																				
ex 8542 11 41	<p>Memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología N-MOS (incluida la tecnología H-MOS) (N/H-MOS-D-RAM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 × 24 mm, provista de un máximo de 18 patillas de conexión y de:</p>																					

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)									
ex 8542 11 41 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>KM 4164 MN 4264 TMS 4164 TMS 4416</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0									
ex 8542 11 41	<p>Memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-D-RAM), con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula, cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="347 835 914 913"> <tr> <td>53 C 256</td> <td>53 C 466</td> <td>P 51 C 256</td> </tr> <tr> <td>53 C 258</td> <td>MB 81 C 258</td> <td>P 51 C 259</td> </tr> <tr> <td>53 C 464</td> <td>MB 81 C 466</td> <td>TC 51832</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	53 C 256	53 C 466	P 51 C 256	53 C 258	MB 81 C 258	P 51 C 259	53 C 464	MB 81 C 466	TC 51832	0
53 C 256	53 C 466	P 51 C 256									
53 C 258	MB 81 C 258	P 51 C 259									
53 C 464	MB 81 C 466	TC 51832									
ex 8542 11 41	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM) Dual Port, en tecnología MOS, con registro de datos y control de salida de lectura secuencial, con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 13 × 39 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>M5 M 4 C 264 MB 81461 PD 41264 TMS 4461</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0									
ex 8542 11 43	<p>Memoria dinámica de lectura-escritura de acceso aleatorio Dual Port (D-RAM) en tecnología MOS con registro de datos y control de lectura de salida secuencial, con una capacidad de almacenamiento de 1 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 × 51 mm, provista de un máximo de 40 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="347 1709 722 1809"> <tr> <td>TC 524256</td> <td>M5M 442256</td> </tr> <tr> <td>TC 524257</td> <td>MB 81 C 4251</td> </tr> <tr> <td>TC 528126</td> <td>TMS 44 C 251</td> </tr> <tr> <td>TC 528128</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	TC 524256	M5M 442256	TC 524257	MB 81 C 4251	TC 528126	TMS 44 C 251	TC 528128		0	
TC 524256	M5M 442256										
TC 524257	MB 81 C 4251										
TC 528126	TMS 44 C 251										
TC 528128											
ex 8542 11 43	<p>Memoria de lectura-escritura de acceso aleatorio (RAM), con una capacidad de almacenamiento de 1 Mbit, con entradas/salidas separadas y registros de desplazamiento en serie (<i>Field Memories</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 × 54 mm, provisto de un máximo de 40 patillas de conexión y de:</p>										

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 43 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 521000</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 43	<p>Memoria pseudoestática de lectura-escritura de acceso aleatorio (PS-RAM), en tecnología C-MOS, con capacidad de almacenamiento de 4 Mbits y un tiempo de acceso de 100 nanosegundos, constituida por un generador de impulsos de reloj y un circuito de control de refresco, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 22 mm, provisto de un máximo de 32 patillas de conexión y de :</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HM 658 128</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p> <p>Este PS-RAM debe ser destinado a la fabricación de ordenadores portátiles, que puedan funcionar sin fuente de energía externa (a)</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 256 × 4 bits y un tiempo máximo de acceso de 60 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 × 33 mm, provista de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C122 CY7C123 CY 93422 CY93L422 P4C 422</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluida la tecnología H-MOS) con una capacidad de almacenamiento de 256 × 4 bits y un tiempo de acceso no superior a 25 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 9122—25 91 L 22—25</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 256 × 4 bits, y un tiempo de acceso no superior a 8 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 32 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 10422</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, en tecnología TTL (TTL-S-RAM), con una capacidad de almacenamiento de 1 Kbit, con un tiempo de acceso no superior a 45 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16 × 30 mm, provista de un máximo de 22 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 93422 93425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 Kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 33 mm, provisto de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: X 2001 X 2201 A X 2212 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 2 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura, de acceso aleatorio (S/RAM), en tecnología MOS, con una capacidad de almacenamiento de 1 K × 4 bits y un tiempo de acceso no superior a 25 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 × 32 mm, provisto de un mínimo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 9150—20 AM 9150—25 CY 7 C 150—15 CY 7 C 150—25 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 4 Kbits, con un tiempo de acceso no superior a 50 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 32 mm y provista de un máximo de 24 patillas de conexión, o montado sobre un soporte plástico provisto de un máximo de 26 contactos impresos y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10470 10474 100474 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 4 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2004 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluyendo H-MOS), con una capacidad de almacenamiento de 8 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 4008 8112 4118 8114 4801 8185 8104 PD 421 8108 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, de doble puerto, en tecnología C-MOS, con una capacidad de almacenamiento de 1 K × 8 bits y un tiempo de acceso no superior a 55 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 62 mm, provista de un máximo de 52 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C130 CY7C131 CY7C140 CY7C141 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio no volátil, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 16 Kbits, provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 40 mm, provista de un máximo de 28 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1220 Y MK 48 Z 02 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 16 Kbit y un tiempo de acceso no superior a 15 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 18 × 37 mm, provista de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10480 10484 100484 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio de doble puerta, en tecnología C-MOS, con una capacidad de almacenamiento de 2 K × 8 bits y un tiempo de acceso no superior a 55 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 × 62 mm, provisto de un máximo de 52 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C132 CY7C136 CY7C142 CY7C146 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 32 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones máximas no superen 18 × 39 mm, provista de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 5532 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática no volátil de lectura-escritura con acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 64 Kbit y fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 × 42 mm, provista de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DS 1225 Y u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 64 Kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10 × 32 mm, provista de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10490 100490 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología GaAs, con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no excedan de 13 × 13 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G014 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología GaAs, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G044 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria cache estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS, con una capacidad de almacenamiento de 4 K × 16 bits y un tiempo de acceso no superior a 55 nanosegundos, constituida por un registro-tampón de dirección de 12 bits y por circuitos de control, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 53 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IDT71586S u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, realizada en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 16 × 4 bits y un tiempo de acceso no superior a 35 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 9 × 21 mm, provista de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY27S03 CY74S189 CY27S07 CY7C189 CY54S189 CY7C190 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, realizada en tecnología bipolar (S-RAM bipolar), con una capacidad de almacenamiento de 64×9 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16×40 mm, provista de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> 82 S 09 MBM 93419 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 256 bits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 8×24 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> X 2210 X 2443 X 2444 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 52	<p>Memoria <i>cache</i> estática de lectura-escritura de acceso aleatorio (S-<i>Cache</i>-Ram), en tecnología C-MOS, con una capacidad de almacenamiento de 144 Bits y un tiempo de acceso no superior a 30 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21×21 mm, provisto de un máximo de 52 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> TC 55187 TC 55188 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 52	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de $32 K \times 8$ bits y un tiempo de acceso superior al 55 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17×39 mm, provista de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> HM 62256 HY 62C256 MB 84256 PD 43256 TC 55257 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 52	<p>Memoria no volátil, compuesta de memoria estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de memoria de 256 Kbits y fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19×40 mm, con un máximo de 28 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 52 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DS 1230 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 53	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología C-MOS), con una capacidad de almacenamiento de 288 Kbits y un tiempo de acceso no superior a 40 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 41 mm, provisto de un máximo de 32 patillas de conexión o puntos de contacto y puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 55329 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 61	<p>Memoria exclusivamente de lectura, no programable, en tecnología C-MOS (C-MOS-ROM), con una alimentación de reserva inferior o igual a 0,03 mA, de una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 50 mm, provista de un máximo de 54 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HN 61256 HN 613256 MB 83256 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 61	<p>Memoria exclusivamente de lectura, no programable, en tecnología C-MOS (C-MOS-ROM), con una capacidad de almacenamiento de 1 Mbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 43 mm, provista de un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HN 62301 P TC 53 1000 P IMP 23101 TC 53 1001 MB 83 1000 MB 83 1124 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 63	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 32 Kbits, un tiempo de acceso no superior a 45 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 × 39 mm, provisto en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 27 CX 321 27 CX 322 <li style="padding-left: 20px;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 63	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 16 Kbits, y un tiempo de acceso no superior de 65 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 245 W CY 7C 291 W u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 63	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 64 Kbits y un tiempo de acceso no superior a 65 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista en la cara superior de una ventana de cuarzo y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 261 W CY 7C 263 W CY 7C 268 W CY 7C 269 W u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 63 ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, borrable mediante rayos ultravioleta (EPROM) o no borrable (PROM), con una capacidad de almacenamiento de 128 Kbits y un tiempo de acceso no superior a 100 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista o no en la cara superior de una ventana de cuarzo, con un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7 C 251 CY 7. C 254 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 63 ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, borrable mediante rayos ultravioleta (EPROM) e no borrable (PROM), con una capacidad de almacenamiento de 256 Kbits y un tiempo de acceso no superior a 100 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista o no en la cara superior de una ventana de cuarzo, con un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7C 271 CY 7C 274 CY 7C 277 CY 7C 279 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, borrable eléctricamente (E²PROM), con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 13 mm, provista de un máximo de 8 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X24C01 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no supereren 17 × 42 mm, provisto de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 24 C 16 52 B 13 28 C 16 AM 2817 28 C 17 X 2816 38 C 16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 28 C 64 MBM 28 C 65 52 B 33 MCM 2864 52 B 33 H X 2864 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 28128 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), con una capacidad de almacenamiento de 256 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 19 × 42 mm, provista de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 28256 28 C 256 48 C 256 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 76	<p>Memoria tampón para escritura (<i>Write buffer</i>), en tecnología C-MOS, con una organización de 4×16 bits, consistente en 8 bits para las llamadas y 8 bits para los datos y 4 bits de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31×31 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> 79 R 2020 A 79 R 3020 R 2020/16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria tampón de doble línea (<i>Double Row Buffer, DRB</i>), con registros de desplazamiento y memorias de lectura-escritura de acceso aleatorio (RAMs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17×39 mm, con un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> CRT 9212 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria estática de lectura-escritura FIFO (<i>first in/first out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 64×8 ó 64×9 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12×38 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> CY7C408A CY7C409A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria dinámica de lectura y escritura FIFO (<i>First In, First Out</i>), en tecnología TTL, con una capacidad de almacenamiento de 256 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7×20 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> 67 L 401 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria dinámica de lectura-escritura FIFO (<i>First In/First Out</i>), en tecnología MOS, con una capacidad de almacenamiento de 7 280 ó 9 080 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12×36 mm, provista de un máximo de 28 patillas conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> PD 41101 PD 41102 PD 42101 PD 42102 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																																																
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 44 mm, provisto de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="422 510 758 645"> <tr><td>CY7C261</td><td>MB7143</td></tr> <tr><td>CY7C263</td><td>MB7144</td></tr> <tr><td>CY7C264</td><td>MB71C44</td></tr> <tr><td>CY7C268</td><td>XC 1764</td></tr> <tr><td>CY7C269</td><td>XC 1765</td></tr> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	CY7C261	MB7143	CY7C263	MB7144	CY7C264	MB71C44	CY7C268	XC 1764	CY7C269	XC 1765	0																																						
CY7C261	MB7143																																																	
CY7C263	MB7144																																																	
CY7C264	MB71C44																																																	
CY7C268	XC 1764																																																	
CY7C269	XC 1765																																																	
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología C-MOS, con una capacidad de almacenamiento de 36 288 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 16 × 16 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <table data-bbox="422 958 518 987"> <tr><td>XC 1736</td></tr> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	XC 1736	0																																															
XC 1736																																																		
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología GaAs, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 10 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="422 1301 518 1352"> <tr><td>14GD048</td></tr> <tr><td>14GM048</td></tr> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	14GD048	14GM048	0																																														
14GD048																																																		
14GM048																																																		
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología TTL Schottky, con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="422 1675 853 1980"> <tr><td>27 S 12</td><td>5609</td><td>63 S 241</td><td>82 S 131</td></tr> <tr><td>27 S 13</td><td>53 S 240</td><td>6335</td><td>93436</td></tr> <tr><td>28 L 22</td><td>53 S 241</td><td>6336</td><td>93446</td></tr> <tr><td>28 LA 22</td><td>54 S 570</td><td>7053</td><td>MB 7115</td></tr> <tr><td>28 L2XMFC54 S 571</td><td>7058</td><td>MB 7116</td><td></td></tr> <tr><td>29613</td><td>5604</td><td>74 S 570</td><td>MB 7117</td></tr> <tr><td>29770</td><td>5624</td><td>74 S 571</td><td>MB 7118</td></tr> <tr><td>29771</td><td>6305</td><td>76 LS 03</td><td></td></tr> <tr><td>38510</td><td>6306</td><td>7620</td><td></td></tr> <tr><td>5305</td><td>6308</td><td>7621</td><td></td></tr> <tr><td>5306</td><td>6309</td><td>82 S 114</td><td></td></tr> <tr><td>5308</td><td>63 S 240</td><td>82 S 130</td><td></td></tr> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	27 S 12	5609	63 S 241	82 S 131	27 S 13	53 S 240	6335	93436	28 L 22	53 S 241	6336	93446	28 LA 22	54 S 570	7053	MB 7115	28 L2XMFC54 S 571	7058	MB 7116		29613	5604	74 S 570	MB 7117	29770	5624	74 S 571	MB 7118	29771	6305	76 LS 03		38510	6306	7620		5305	6308	7621		5306	6309	82 S 114		5308	63 S 240	82 S 130		0
27 S 12	5609	63 S 241	82 S 131																																															
27 S 13	53 S 240	6335	93436																																															
28 L 22	53 S 241	6336	93446																																															
28 LA 22	54 S 570	7053	MB 7115																																															
28 L2XMFC54 S 571	7058	MB 7116																																																
29613	5604	74 S 570	MB 7117																																															
29770	5624	74 S 571	MB 7118																																															
29771	6305	76 LS 03																																																
38510	6306	7620																																																
5305	6308	7621																																																
5306	6309	82 S 114																																																
5308	63 S 240	82 S 130																																																

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), en tecnología MOS, con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrada en un cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>7 C 245 7 C 291 7 C 292 HM 6616</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 16 Kbit, en tecnología bipolar, con una alimentación de reserva de una intensidad superior o igual a 50 mA e inferior o igual a 80 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 33 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>27 PS 191 A</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 32 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provista de un máximo de 32 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>63 S 3281 AM 27S43 MB 7141 MB 7142</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 76	<p>Memoria tampón de datos/direcciones, para el almacenamiento de los datos de una unidad central de proceso (CPU), de un bus sistema y de un bus memoria o para el almacenamiento de las direcciones de un bus sistema, de un bus local y de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), constituido por 2 circuitos de detección de errores de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una las combinaciones alfanuméricas siguientes:</p> <p>GC 102 HT 102</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 81	<p>Microordenador monochip de 4 bits, en tecnología C-MOS, con funciones de piloto para dispositivos de visualización de cristales líquidos (LCD), con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 12 Kbits y con una memoria de</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 81 (continuación)	<p>lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 160 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 18 mm, provisto de un máximo de 60 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MSM 58421 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip de 4 bits, en tecnología C-MOS, con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 2 K × 8 bits, un generador de multifrecuencia (DTMF), una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit y/o una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 512 bits, en forma de circuito-integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 54 mm, provisto de un máximo de 42 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: T 6978 TCM 8301 TCM 8302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU) de 4 bits, con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento igual o superior a 10 Kbits pero inferior o igual a 16 Kbits y con una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento inferior o igual a 1 536 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 54 mm, provisto de un máximo de 67 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 44750 TMP 47 C 200 TMP 47 C 220 TMP 47 C 221 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip de 4 bits, en tecnología C-MOS, con una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento no superior a 8 K × 8 bits, un generador de multifrecuencia (DTMF), memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total inferior o igual a 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 60 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMP 47 C 452 TMP 47 C 456 TMP 47 C 855 TMP 47 C 858 TMP 47 P 855 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																																				
ex 8542 11 81	<p>Microordenador monochip de 4 bits, con una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no superior a 128 Kbits y con una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 5 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 60 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="347 629 981 936" style="width: 100%; border: none;"> <tr> <td>CD 3200 a 3299</td> <td>HD 614042</td> <td>TMC 1500 a 1599</td> </tr> <tr> <td>HD 38800</td> <td>HD 614080</td> <td>TMC 1980 a 1999</td> </tr> <tr> <td>HD 38820</td> <td>MN 1584531</td> <td>TMP 47 C 1670</td> </tr> <tr> <td>HD 404189</td> <td>SMC 6214</td> <td>TMP 47 C 670</td> </tr> <tr> <td>HD 404608</td> <td>SMC 6215</td> <td>TMP 47 P 1670</td> </tr> <tr> <td>HD 4074608</td> <td>SMC 6234</td> <td>TMP 47 P 860 E</td> </tr> <tr> <td>HD 44796</td> <td>SMC 6266</td> <td>TP 0310 a 03299</td> </tr> <tr> <td>HD 44800</td> <td>SMC 62 L 34</td> <td>TP 0450 a 04599</td> </tr> <tr> <td>HD 44801</td> <td>T 7767 BS</td> <td>TP 0480 a 04899</td> </tr> <tr> <td>HD 44820</td> <td>TMC 0270 a 0279</td> <td>TP 0500 a 05999</td> </tr> <tr> <td>HD 44840</td> <td>TMC 0500 a 0599</td> <td>TSS 200</td> </tr> <tr> <td>HD 44860</td> <td>TMC 0980 a 0989</td> <td>TSS 400</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	CD 3200 a 3299	HD 614042	TMC 1500 a 1599	HD 38800	HD 614080	TMC 1980 a 1999	HD 38820	MN 1584531	TMP 47 C 1670	HD 404189	SMC 6214	TMP 47 C 670	HD 404608	SMC 6215	TMP 47 P 1670	HD 4074608	SMC 6234	TMP 47 P 860 E	HD 44796	SMC 6266	TP 0310 a 03299	HD 44800	SMC 62 L 34	TP 0450 a 04599	HD 44801	T 7767 BS	TP 0480 a 04899	HD 44820	TMC 0270 a 0279	TP 0500 a 05999	HD 44840	TMC 0500 a 0599	TSS 200	HD 44860	TMC 0980 a 0989	TSS 400	0
CD 3200 a 3299	HD 614042	TMC 1500 a 1599																																				
HD 38800	HD 614080	TMC 1980 a 1999																																				
HD 38820	MN 1584531	TMP 47 C 1670																																				
HD 404189	SMC 6214	TMP 47 C 670																																				
HD 404608	SMC 6215	TMP 47 P 1670																																				
HD 4074608	SMC 6234	TMP 47 P 860 E																																				
HD 44796	SMC 6266	TP 0310 a 03299																																				
HD 44800	SMC 62 L 34	TP 0450 a 04599																																				
HD 44801	T 7767 BS	TP 0480 a 04899																																				
HD 44820	TMC 0270 a 0279	TP 0500 a 05999																																				
HD 44840	TMC 0500 a 0599	TSS 200																																				
HD 44860	TMC 0980 a 0989	TSS 400																																				
ex 8542 11 81	<p>Microordenador monochip de 4 bits, en tecnología C-MOS, compuesto de una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) con una capacidad de almacenamiento igual o superior a 160 Kbits, así como de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 20 × 60 mm, provisto de un máximo de 64 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="347 1375 470 1451" style="width: 100%; border: none;"> <tr> <td>HD 404019</td> </tr> <tr> <td>HD 404919</td> </tr> <tr> <td>HD 4074019</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	HD 404019	HD 404919	HD 4074019	0																																	
HD 404019																																						
HD 404919																																						
HD 4074019																																						
ex 8542 11 81	<p>Microordenador de 8 bits, en tecnología N-MOS (incluyendo H-MOS) constituido por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 14 432, de 30 016 o de 30 208 bits, por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 832 bits u de 896 bits, por una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 920 bits, de 1 528 bits u de 1 728 bits, en forma de circuito integrado monolítico, encerrado en un cápsula cuyas dimensiones exteriores no superen 18 × 54 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="347 1917 470 1993" style="width: 100%; border: none;"> <tr> <td>MC 68705P3</td> </tr> <tr> <td>MC 68705R3</td> </tr> <tr> <td>MC 68705S3</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	MC 68705P3	MC 68705R3	MC 68705S3	0																																	
MC 68705P3																																						
MC 68705R3																																						
MC 68705S3																																						

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																		
ex 8542 11 81	<p>Microordenador de 8 bits, dotado de arquitectura de registro a registro, en tecnología C-MOS, constituido por:</p> <ul style="list-style-type: none"> — una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento no superior a 4 Kbits, — una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, borrrable con rayos ultravioleta (EPROM), o por una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con capacidad de almacenamiento no superior a 128 Kbits <p>y que comprenda o no:</p> <ul style="list-style-type: none"> — una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con capacidad de almacenamiento no superior a 4 Kbits, <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="440 815 986 969" style="margin-left: 40px;"> <tbody> <tr> <td>370C010</td> <td>370C156</td> <td>370C352</td> </tr> <tr> <td>370C032</td> <td>370C250</td> <td>370C356</td> </tr> <tr> <td>370C050</td> <td>370C256</td> <td>370C732</td> </tr> <tr> <td>370C052</td> <td>370C310</td> <td>370C756</td> </tr> <tr> <td>370C056</td> <td>370C332</td> <td>370C810</td> </tr> <tr> <td>370C150</td> <td>370C350</td> <td>370C850</td> </tr> </tbody> </table> <p style="margin-left: 40px;">u</p> <ul style="list-style-type: none"> — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	370C010	370C156	370C352	370C032	370C250	370C356	370C050	370C256	370C732	370C052	370C310	370C756	370C056	370C332	370C810	370C150	370C350	370C850	0
370C010	370C156	370C352																		
370C032	370C250	370C356																		
370C050	370C256	370C732																		
370C052	370C310	370C756																		
370C056	370C332	370C810																		
370C150	370C350	370C850																		
ex 8542 11 81	<p>Microordenador de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 256 bits, una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 16 Kbits, una memoria exclusivamente de lectura, programable, que se pueda borrrar eléctricamente (E²PROM) con capacidad de almacenamiento de 2 Kbits, un generador de reloj, un temporizador de 4 bits, un circuito de interfaz de comunicación en serie y un convertidor numérico-analógico de 14 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 29 mm, provisto de un máximo de 28 patillas de conexión y de :</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p style="margin-left: 40px;">HD 401220</p> <p style="margin-left: 40px;">u</p> <ul style="list-style-type: none"> — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0																		
ex 8542 11 81	<p>Microordenador monochip de 8 bits con la función de interfaz periférico universal, en tecnología MOS, provisto de una unidad central de proceso (CPU), una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, una memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 53 mm, provisto en la cara superior de una ventana de cuarzo, con un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <p style="margin-left: 40px;">D 8742</p> <p style="margin-left: 40px;">u</p> <ul style="list-style-type: none"> — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0																		

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 81	<p>Microordenador monochip de 8 bits, constituido con una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 32 Kbits, y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 53 mm, provista en la cara superior de una ventana de cuarzo, con un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 7742 8751 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador de 8 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con capacidad de almacenamiento igual o superior a 60 Kbits pero inferior o igual a 128 Kbits, y por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento no superior a 3 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 54 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 87C51FB MC68HC705C8 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip de 8 bits, en tecnología C-MOS, con una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 16 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 2 Kbits y una memoria de exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM) con una capacidad de almacenamiento de 640 bits, más una parte analógica constituida por conversores bidireccionales de 8 bits (ADC/DAC), un multiplexor analógico y amplificadores programables para controlar el nivel de la señales analógicas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 26 mm, provisto de un máximo de 100 pastillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DAPC u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip de 8 bits con funciones de interfaz universal periférico, en tecnología N-MOS (incluida la tecnología H-MOS), provisto de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior de 2 Kbits, una memoria exclusivamente de lectura, no programable (ROM) o de una memoria exclusivamente de lectura, programable, no borrrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 81 (continuación)	<p>exteriores no superen 17 × 53 mm, provista de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 8042 8742 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip de 8 bits, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o de una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 64 Kbits, y por un canal de entrada y salida seriado de comunicación multiprotocolo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 52 × 63 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 77 C 82 80 C 152 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microprocesador con 8 bits, en tecnología N-MOS (incluida la tecnología H-MOS) para la codificación/decodificación de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 53 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 8294 Z 8068 Z 9518 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microprocesador de 8 bits, en tecnología C-MOS, consistente en una unidad central de proceso (CPU), una unidad de control de la memoria (MMU), un controlador de acceso directo a memoria (DMA) de 2 canales, un temporizador programable de 16 bit a 2 canales, un generador de estado de espera, una unidad de interfaz a 2 canales asíncronas para la comunicación en serie (ASCII), una unidad de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 62 mm, provisto de un máximo de 80 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes: HD 64 A 180 HD 64 B 180 Z 64180 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83	<p>Microordenador monochip de 8 bits, con arquitectura interna de 16 bits, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) o por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 81 ex 8542 11 83 (continuación)	<p>capacidad de almacenamiento no inferior a 64 Kbits o por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no inferior a 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 60 mm, provisto de un máximo de 120 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MB 89713 MB 89715 MB 89P713 MB 89P715 MB 89W715 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83	<p>Microprocesador de 8 bits, con arquitectura interna de 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 60 mm, provisto de un máximo de 120 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MB 89T713 MB 89T715 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83	<p>Microordenador de 8 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica de 16 bits, una memoria exclusivamente de lectura, no programable (ROM) de una capacidad de almacenamiento de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 2 Kbits, un convertidor analógico-numérico de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 42 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 78C14 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83	<p>Microprocesador multiprotocolo de 8 ó 16 bits, en tecnología C-MOS, constituido por una unidad central de proceso (CPU), un circuito de control de acceso directo a memoria, un circuito de control de interrupciones, una memoria de lectura-escritura de acceso aleatorio de doble puerto (<i>Dual Port RAM</i>) de una capacidad de almacenamiento de 9 216 bits, tres temporizadores, un procesador de comunicación y tres circuitos de control de comunicación serie y simultánea en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36 × 36 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 68302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 81 ex 8542 11 83	<p>Microordenador monochip de 8 bits, en tecnología C-MOS, con estructura interna de 16 bits, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 2 Kbits, 20 puertas de entrada-salida, una puerta de entrada comparadora, 2 canales síncronos de tasa de transferencia programable, un controlador de interrupciones, 2 canales de acceso directo a memoria (DMA) y 2 controladores de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 70320 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83	<p>Microprocesador de 8 bits provisto de una arquitectura interna de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en una unidad central de proceso (CPU), un generador de ritmo, 2 canales DMA autónomos, un controlador de interrupciones programable, 3 temporizadores de 16 bits programables, una memoria programable y una lógica para selección de circuito periférico, un generador de estado de espera y una unidad de control de bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80188 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85	<p>Coprocador, en tecnología C-MOS, que permita la interfaz múltiple entre un bus de sistema paralelo y unidades centrales de proceso (CPUs) de 8, 16 ó 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 × 41 mm, provista de un máximo de 149 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82389 82C389 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85	<p>Unidad central de tratamiento (CPU), en tecnología N-MOS (incluida la tecnología H-MOS), constituida por 4 memorias de servicio con unas capacidades de almacenamiento 8 × 8 bits, 16 × 16 bits, 16 × 20 bits y 32 × 32 bits, un registro de 8 bits, un registro de 12 bits, un registro de 16 bits y dos registros de 20 bits, un contador de 5 bits y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 25 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LSI-604041855 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85 ex 8542 11 87	<p>Coprocador matemático que trabaja con coma flotante, en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 × 53 mm, provisto de un máximo de 208 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85 ex 8542 11 87 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table border="0"> <tr> <td>74 ACT 8847</td> <td>MC 68882</td> </tr> <tr> <td>79 R 2010</td> <td>NCR 32020</td> </tr> <tr> <td>79 R 3010</td> <td>NS 32081</td> </tr> <tr> <td>80287</td> <td>NS 32381</td> </tr> <tr> <td>80387</td> <td>R 2010/16</td> </tr> <tr> <td>8087</td> <td>TX 32081 W</td> </tr> <tr> <td>80C287</td> <td>WTL 3167</td> </tr> <tr> <td>MC 68881</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	74 ACT 8847	MC 68882	79 R 2010	NCR 32020	79 R 3010	NS 32081	80287	NS 32381	80387	R 2010/16	8087	TX 32081 W	80C287	WTL 3167	MC 68881		0
74 ACT 8847	MC 68882																	
79 R 2010	NCR 32020																	
79 R 3010	NS 32081																	
80287	NS 32381																	
80387	R 2010/16																	
8087	TX 32081 W																	
80C287	WTL 3167																	
MC 68881																		
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85 ex 8542 11 87	<p>Coprocesador de textos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 25 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>C 82730</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 83	<p>Microordenador de 16 bits, constituido por una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM) o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioletas (EPROM) con una capacidad de almacenamiento no superior de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 4 Kbits, un convertidor analógico-digital con muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 × 40 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <p>8397 83C196 83C198 87C196</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 83	<p>Microordenador monochip de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), que contiene al menos una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 510 × 13 bits o una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 512 × 13 bits, con una memoria de lectura y escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 16 × 37 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes:</p> <p>PD 7720 PD 77 P 20</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU), un multiplicador y acumulador (MAC), una unidad de desfase aritmético y lógico (<i>Shifter</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 35 × 35 mm, provista de un máximo de 101 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 2100 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica de datos, una unidad de generación de direcciones, 3 bus de datos de 16 bits, 3 bus de direcciones de 16 bits y un circuito de control de programas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 36 mm, provisto de un máximo de 132 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56116 DSP 56156 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología C-MOS, constituido por una unidad de multiplicación y de acumulación, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con capacidad de almacenamiento de 256 × 24 bits, una memoria estática de lectura-escritura de acceso aleatorio de 256 × 16 bits, un generador de direcciones, un circuito de interfaz serie en cascada y un circuito de interfaz paralelo asíncrono, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 37 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56200 XSP 56200 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 82 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 29116 SBP 9989 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología C-MOS, consistente en una unidad central de proceso (CPU), un bus externo de datos de 8 ó 16 bit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 54 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 80 C 188 Z 70108 Z 70116 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología C-MOS, consistente en una unidad central de proceso (CPU), una unidad de control de la memoria (MMU), una memoria cache de 2 Kbits, 3 temporizadores de 16 bits, un emisor-receptor asíncrono universal completo de 2 canales (duplex UART), y 4 canales DMA, en forma de circuito integrado monolítico, encerrado en cápsula cuyas dimensiones exteriores no superen 26 × 26 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Z 280 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por una unidad central de proceso (CPU), un reloj, dos canales independientes de acceso directo a la memoria (DMA), un controlador programable de interrupciones, tres relojes programables de 16 bits, una memoria programable y un generador programable de estado de espera con una unidad de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80186 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por una unidad central de proceso (CPU), una unidad de control de la memoria (MMU) y un sistema interno de explotación en direcciones reales o virtuales (OSOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, con un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80286 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	10
ex 8542 11 83	<p>Procesador de comunicación de 16 bits, en tecnología C-MOS, que contenga un codificador-decodificador para la conversión de datos en señales transmisibles en serie o en paralelo, en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 28 mm, provista de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 380 C 16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microprocesador de comunicación de 16 bits, en tecnología N-MOS, que contenga una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 22 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 60 mm, provista de un máximo de 48 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 83	<p>Microordenador de 16 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU), un multiplicador y acumulador (MAC), una unidad de desfase aritmético y lógico (<i>Shifter</i>), una memoria estática de lectura-escritura de acceso aleatorio con una capacidad de almacenamiento de 48 Kbits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits y un temporizador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 2101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83 ex 8542 11 85	<p>Microordenador de 16 bits, con una unidad aritmética y lógica (ALU) de 32 bits, en tecnología MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento no superior a 9 Kbits, de memoria exclusivamente de lectura, no programable (ROM) o de memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con capacidad de almacenamiento no superior a 64 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 × 54 mm, provisto de un máximo de 68 patillas o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 320 10 320 C 17 320 11 320 C 25 320 C 10 320 E 15 320 C 15 320 E 17 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83 ex 8542 11 85	<p>Microprocesador de 16 bits, con una unidad aritmética y lógica (ALU) de 32 bits, en tecnología MOS, provisto de memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 8,5 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 × 29 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 32020 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 85	<p>Microordenador monochip de 24 bits, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no inferior a 60 Kbits y memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad total no inferior a 12 Kbits, de una unidad aritmética de 24 bits con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 × 40 mm, provisto de un máximo de 135 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MB 86220 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)															
ex 8542 11 85	<p>Coprocesador de 32 bits, en tecnología C-MOS, para una red local, constituido por una unidad de interfaz de datos, una unidad de interfaz bus, un circuito de control de acceso directo a memoria (DMA) y memorias de lectura-escritura FIFO (<i>First In/First Out</i>) con capacidad de almacenamiento de 1 536 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 63 × 63 mm, provisto de un máximo de 132 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82596 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología C-MOS, constituido por una unidad aritmética de coma flotante con 4 registros de 80 bits, 36 registros de 32 bits, una memoria cache con capacidad de almacenamiento de 4 Kbits y un controlador de interrupciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 37 × 37 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 80960KB u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica binaria, una unidad aritmética y lógica de coma flotante, una unidad aritmética y lógica decimal, una unidad de control de almacenamiento, una unidad de gestión de la memoria virtual y registros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 × 48 mm, provisto de un máximo de 223 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 78201441 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología C-MOS, con bus externo de datos de 32 bits y bus externo de direcciones de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 × 48 mm, provisto de un máximo de 208 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="359 1594 925 1724"> <tbody> <tr> <td>486</td> <td>AM 29000</td> <td>MC 68040</td> </tr> <tr> <td>80386</td> <td>CY7C601</td> <td>NS 32532</td> </tr> <tr> <td>80486</td> <td>L 64801</td> <td>NS 32C032</td> </tr> <tr> <td>79 R 2000 A</td> <td>MC 68020</td> <td>R 2000/16</td> </tr> <tr> <td>79 R 3000</td> <td>MC 68030</td> <td></td> </tr> </tbody> </table> <ul style="list-style-type: none"> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	486	AM 29000	MC 68040	80386	CY7C601	NS 32532	80486	L 64801	NS 32C032	79 R 2000 A	MC 68020	R 2000/16	79 R 3000	MC 68030		0
486	AM 29000	MC 68040															
80386	CY7C601	NS 32532															
80486	L 64801	NS 32C032															
79 R 2000 A	MC 68020	R 2000/16															
79 R 3000	MC 68030																
ex 8542 11 85	<p>Microordenador monochip de 32 bits, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por 24 registros de 32 bits y una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 2 Kbits y una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 × 24 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 																

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 85 (continuación)	<p>HGC 6127</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 85	<p>Microordenador de 32 bits, constituido por una o más memorias de escritura-lectura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total no superior a 48 Kbits, una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no superior de 128 Kbits, de una unidad aritmética de 32 bits con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 45 × 53 mm, provisto de un máximo de 208 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>DSP 32</p> <p>MB 86232</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 85	<p>Microprocesador de 32 bits, constituido por una o más memorias de lectura-escritura de acceso aleatorio (RAMs) con una capacidad de almacenamiento total no superior de 48 Kbits y una unidad aritmética de 32 bits de coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 35 × 35 mm, provisto de un máximo de 164 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>DSP 32 C</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 85	<p>Microordenador monochip de 32 bits, en tecnología C-MOS, provisto de 2 memorias de lectura-escritura de acceso aleatorio (RAMs) con capacidad de almacenamiento total de 64 Kbits, y de memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 28 mm, provisto de un máximo de 100 patillas o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>320 C 30</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología C-MOS, con bus exterior de datos de 16 bits y bus exterior de direcciones de 24 bits, con una capacidad de direccionamiento de memoria virtual de 64 terabytes, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>80386 SX</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología C-MOS, combinado con un circuito de control bus, un circuito de control de memoria, un circuito de control de memoria <i>cache</i> y con un memoria <i>cache</i> con una capacidad de almacenamiento que no exceda de 512 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 × 38 mm, provisto de un máximo de 227 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 80386 SL u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 38 × 38 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CPU 04041871 NCR 32000 NS 32032 NS 32332 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 87	<p>Microordenador monochip de 56 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) de una capacidad de almacenamiento de 12 Kbits y por una memoria de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 12 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 138 × 138 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP 56000 DSP 56001 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 87	<p>Microprocesador de 64 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 × 45 mm, provisto de un máximo de 168 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80860 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 87	<p>Microordenador de 96 bits, que trabaje con coma flotante y con doble puerta, en tecnología C-MOS, constituido por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 32 Kbits y 2 memorias de lectura-escritura de acceso aleatorio (RAMs) cada una con capacidad de almacenamiento de 16 Kbits, una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 2 Kbits y 2 memorias exclusivamente de lectura, no programables (ROMs) cada una con capacidad de almacenamiento de 16 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 × 48 mm, provisto de un máximo de 223 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 87 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DSP 96002</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Elemento de control lógico, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por un registro de 7 bits, tres contadores, un multiplexor, circuitos secuenciales y combinatorios que efectúen operaciones de control, una lógica de decodificación, una lógica de diagnosis y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 × 82 mm, provisto de un máximo de 64 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MIC 0482</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Circuito lógico, en tecnología N-MOS (incluida la tecnología H-MOS), que permita detectar y corregir errores de 1 bit y detectar todos los errores de 2 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 68 puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 8206</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Circuito lógico, en tecnología N-MOS (incluida la tecnología H-MOS), que permita detectar y corregir errores múltiples que procedan de una línea de discos magnéticos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 54 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 9520 AM 9521 Z 8065</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Elemento para detectar y corregir errores (ECDU), en tecnología bipolar, en forma de circuito monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 × 68 mm, provisto de un máximo de 208 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="427 1827 756 1980"> <tr> <td>2960</td> <td>74 F 630</td> </tr> <tr> <td>54 AS 632</td> <td>74 F 631</td> </tr> <tr> <td>54 AS 632</td> <td>74 LS 630</td> </tr> <tr> <td>74 AS 632</td> <td>74 LS 631</td> </tr> <tr> <td>74 AS 634</td> <td>DP 8400</td> </tr> <tr> <td>74 AS 6364</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	2960	74 F 630	54 AS 632	74 F 631	54 AS 632	74 LS 630	74 AS 632	74 LS 631	74 AS 634	DP 8400	74 AS 6364		0
2960	74 F 630													
54 AS 632	74 F 631													
54 AS 632	74 LS 630													
74 AS 632	74 LS 631													
74 AS 634	DP 8400													
74 AS 6364														

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control, operativo a 12 MHz, en tecnología C-MOS, constituido por un reloj de intervalos programables, un generador de señales de reloj, dos unidades de mando DMA y una unidad de dirección a redes de memoria (Memory mapper), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 × 30 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: <ul style="list-style-type: none"> 82231 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito con bus multimaster, en tecnología C/MOS, para el control del canal local en sistemas de proceso de datos de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 × 30 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: <ul style="list-style-type: none"> 82303 82304 82306 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de disquetes flexibles (<i>Floppy disc controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 62 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> FE 2100 G 70360—33 L 1 A 0519 MB 89311 OTI 033 WD 16 C 92 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de secuencia de datos entre unidades magnéticas de disco duro y la unidad de control de la memoria central, en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 54 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> AIC 010 CL SH250 AIC 100 CL SH260 AIC 610 L CL SH265 AIC 6190 CL SH350 OMTI 505 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control para discos rígidos, en tecnología MOS (MOS-HDC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 53 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <ul style="list-style-type: none"> 1454—001 WD 1010 HDC 9224 WD 2010 HDC 9234 WD 5010 PD 7261 WD 5011 PD 7262 WD 42C22 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito integrado monolítico a 4 canales, con tecnología bipolar, para el control de lectura y escritura de cabezas magnéticas de unidad con disco rígido, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 19 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> SSI 510 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de seis canales, en tecnología bipolar, para el control de señales de escritura-lectura de cabezas magnéticas que forman parte de unidades de disco duro, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 × 19 mm, provista de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> SSI 32R522—6 SSI 32R522R—6 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de acceso directo a memoria, de 7 canales programables, en tecnología C-MOS, provisto de 2 controladores de interrupciones programables de 8 canales, 5 contadores/relojes programables de 16 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 32 × 32 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: <ul style="list-style-type: none"> 82357 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de acceso directo a memoria (DMA), que incorpore detección y control del enfriamiento de las memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 32 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> VC 2730—000 1 C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de gestión y control de memoria tampón, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 160 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> 82 C 325 1TU9—0301 WD 11 C 00—22 WD 12 C 00—22 WD 83 C 580 WD 83 C 583 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Elemento de control y de gestión de memoria tampón, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> WD 1015 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, en tecnología MOS, para el control de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs) con la función de multiplexor de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 63 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> 82 C 08 THCT 4502 VL 4502 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, en tecnología bipolar, para el mando de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), que aseguren la función de multiplexor de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 67 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> DP 8408 DP 8429 DP 8409 MB 1422 DP 8419 SN 74 S 409 DP 8428 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de gestión de la memoria (MMU), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 53 × 53 mm, provisto de un máximo de 244 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C604 CY7C605 MC 68851 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de gestión de la memoria (MMU), en tecnología N-MOS (incluida la tecnología H-MOS), capaz de dirigir una memoria de un máximo de 4 gigabytes, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 82 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 0404 1872 68451 NS 32082 NS 32382 TX 32082 W u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Unidad de control de datos de entrada-salida, en tecnología N-MOS (incluida la tecnología H-MOS), provista de un reloj, con una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 128 × 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 54 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 6532 CO 10750 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Elemento de control de secuencias, en tecnología N-MOS (incluida la tecnología H-MOS), constituido por un registro de 32 bits, tres registros de 16 bits, una memoria de trabajo con una capacidad de almacenamiento de 16 × 16 bits, una memoria LIFO con una capacidad de almacenamiento de 7 × 17 bits, un circuito de adición, una lógica de decodificación, una lógica de prioridad, una lógica de diagnosis, un multiplexor de 16 bits, un contador de 8 bits y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 23 × 82 mm, provisto de un máximo de 64 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CSS 0484 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de secuencias para procesadores de imágenes, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 50 × 50 mm, provisto de un máximo de 145 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																		
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XL 8236</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																		
ex 8542 11 92	<p>Elemento capaz de controlar los desfases y el estado (status and shift control unit), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 57 mm, provisto de un máximo de 42 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 2904</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																		
ex 8542 11 92	<p>Circuito, en tecnología de débil potencia Schottky (ALPS), para el control asíncrono de líneas de señales (bus) y la conversión de los bus locales en bus multiplexados, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 37 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 68452</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																		
ex 8542 11 92	<p>Unidad de mando de redes locales que permita resolver conflictos de utilización, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 63 × 63 mm, provisto de un máximo de 88 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="363 1308 983 1464"> <tr> <td>8001</td> <td>AM 7990</td> <td>WD 2840</td> </tr> <tr> <td>8003</td> <td>COM 9026</td> <td>WD 80 C 24</td> </tr> <tr> <td>82586</td> <td>DP 8390</td> <td>WD 83 C 503</td> </tr> <tr> <td>82588</td> <td>MB 86950</td> <td>WD 83 C 510</td> </tr> <tr> <td>82590</td> <td>MCM 68590</td> <td>WD 83 C 603</td> </tr> <tr> <td>82 592</td> <td></td> <td>WD 83 C C 690</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	8001	AM 7990	WD 2840	8003	COM 9026	WD 80 C 24	82586	DP 8390	WD 83 C 503	82588	MB 86950	WD 83 C 510	82590	MCM 68590	WD 83 C 603	82 592		WD 83 C C 690	0
8001	AM 7990	WD 2840																		
8003	COM 9026	WD 80 C 24																		
82586	DP 8390	WD 83 C 503																		
82588	MB 86950	WD 83 C 510																		
82590	MCM 68590	WD 83 C 603																		
82 592		WD 83 C C 690																		
ex 8542 11 92	<p>Circuito de control multiprotocolo para la transmisión en serie de datos, en forma de circuito integrado monolítico, en tecnología N-MOS (incluida la tecnología H-MOS), encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 54 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 2652 MC 68652 SCN 2652 SCN 68652</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																		
ex 8542 11 92	<p>Circuito de control para la transmisión universal asíncrona y la separación de datos e interfaz para unidades periféricas, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 27 × 27 mm, provisto de un máximo de 80 patillas de conexión o puntos de contacto y de:</p>																			

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 607 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Unidades de control para la transmisión de datos en serie (<i>Serial Communication Controllers</i>), en tecnología MOS, con 2 canales independientes de 2 direcciones con una capacidad igual o superior a 1,6 Mbit/s y no superior a 4 Mbit/s, en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 62 mm, provista de un máximo de 52 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 72001 SNC 68562 Z 80 C 30 Z 85 C 30 Z 85 C 35 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito para el control del flujo de datos/instrucciones, procedentes de la unidad central de proces (CPU), de las entradas/salidas y de la memoria central, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de un circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36 × 36 mm, provisto de un máximo de 132 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CIM 1456 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de mando, en tecnología GaAs, para el control de diodos laser o de otros diodos emisores de luz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 7 mm, provista de un máximo de 18 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G075 16G076 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control vídeo para la gestión de pantallas catódicas, en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 × 62 mm, provisto de un máximo de 160 patillas de conexión o puntos de contactos y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 453 CRT 9007 CRT 97 C 11 VL 86 C 310 WD 90 C 10 WD 90 C 11 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito lógico de control y de gestión de pantalla catódica monocroma (MDC, <i>Monochrome Display Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 30 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: M 50452 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 62 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 434 MB 89321 MB 89322 V 6363 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube controller/CRTC</i>), en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 62 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 8052 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para tubos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 55 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SCB 2675 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para tubos de rayos catódicos y para dispositivos de visualización de cristales líquidos (Controlador CRT y LCD), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 425 V 6355—DJ u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 92	<p>Circuito de mando para pantallas de cristal líquido (LCD-driver), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 20 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="435 483 991 584"> <tr> <td>HD 44100</td> <td>MSM 5259</td> <td>SED 1600</td> </tr> <tr> <td>HD 44780</td> <td>MSM 5298</td> <td>SED 1610</td> </tr> <tr> <td>HD 66100</td> <td>MSM 5299</td> <td></td> </tr> <tr> <td>LC 7582</td> <td>MSM 5839</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	HD 44100	MSM 5259	SED 1600	HD 44780	MSM 5298	SED 1610	HD 66100	MSM 5299		LC 7582	MSM 5839		0
HD 44100	MSM 5259	SED 1600												
HD 44780	MSM 5298	SED 1610												
HD 66100	MSM 5299													
LC 7582	MSM 5839													
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para el control de un canal local y de una unidad central de proceso (CPU), capaz de generar ciclos para red videográfica (VGA-Video Graphic Array) y para memoria, que comprenda un circuito de acceso directo a memoria (DMA) y de refresco de memoria, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 25 mm, provista de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>82C221</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Elemento de control de visualización y de generación de caracteres, en tecnología C-MOS, con dispositivo de visualización en pantalla de cristales líquidos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 24 x 26 mm, provisto de un máximo de 80 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>HD 61830 LH 5821</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Unidad de interpolación para el control de las funciones geométricas (<i>Interpolation Pulse Generator</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>KM 3701</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Controlador de gráficos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>82 C 431 82 C 435 82 C 441 PEGA</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control para pantallas de símbolos gráficos (<i>Graphic Display Controllers, GDC</i>), en tecnología N/MOS (incluido la tecnología H/MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 × 52 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82720 Z 7220 A u — otras siglas relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito para el control de la escritura y la memoria de un sistema de vídeo (<i>Video Controller</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 52 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 38301-A L1 A 2099 PVC-2 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Unidad programable de control de visualización (<i>Advanced Video Display Controller, AVDC</i>), en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 55 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SCN 2674 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 92	<p>Elemento de control para la selección de colores, en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 52 mm, provista de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 433 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito integrado monolítico, con un mínimo de 16 elementos análogos de conmutación, en tecnología C-MOS, para señales de baja frecuencia y con una banda de frecuencias igual o superior a 20 Hz pero inferior o igual a 20 000 Hz, capaz de recibir señales de hasta 3 V con una distorsión no superior al 0,05 % a 1 V en toda la banda de frecuencias, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 40 mm, provisto de un máximo de 42 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TC 9164 N TC 9177 P TC 9184 P u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control de motores de corriente continua, en tecnología C-MOS, constituido por un circuito controlador de la tensión de alimentación, un circuito para el almacenamiento y la decodificación de direcciones y el multiplexado de datos; un convertidor numérico/análogo de 8 bits y 5 amplificadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 17 mm, provisto de un máximo de 44 pastillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 27 GC 45 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito integrado monolítico analógico-numérico, capaz de controlar motores sin escobillas manteniendo constante su velocidad, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 25 mm, provisto de un máximo de 20 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MGA 3015 A SSI 590 UC 1633 UC 1634 UC 3633 UC 3634 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para el control de la tensión de alimentación constante de 60 V / 500 mA, en forma de circuito integrado monolítico, en tecnología C-MOS, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5816 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Elemento de control de servomecanismos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: KM 3702 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Elemento de control de 4 canales, en tecnología C-MOS, capaz de mantener una tracción constante de los electroimanes, con diodos incorporados y memoria de 4 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 22 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5813 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Elemento de control de 8 canales, en tecnología C-MOS, capaz de mantener una tracción constante de los electroimanes, con diodos incorporados y memoria de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 28 mm, provisto de un máximo de 22 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5801 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Elemento de control, en tecnología TTL, para control de la activación de martillos magnéticos de impresión, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 26 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 801379—002 810751—001 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito integrado monolítico, en tecnología bipolar, para el control de memorias dinámicas octales de 8 bits, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 33 mm, provisto de un máximo de 20 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 2965 AM 2966 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control temporal (<i>Timing Control Unit</i>) provisto de 2 contactos de fase para la unidad central de proceso (CPU) y unidad de control de la memoria (MMU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 33 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NS 32201 NS 32 C 201 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de señales de escritura para unidades de memoria de cinta magnéticas, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 29 mm, provisto de un máximo de 22 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VT 211 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control y de gestión de memoria <i>cache</i>, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 39 x 39 mm, provista de un máximo de 196 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82385 82395 A 38202 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para la gestión de ciclos asíncronos de una unidad central de proceso (CPU) de 32 bits, de una unidad de mando DMA y de un bus multifuncional, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 x 31 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 321 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, que permita el control de un bus de sistema, de una memoria estática o dinámica de lectura-escritura de acceso aleatorio (S-RAM o D-RAM) y de acceso directo a memoria a 4 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 21 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: OTI 031 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología C-MOS, que permita el direccionamiento de memoria por página (<i>page mode operation</i>) y el tratamiento simultáneo (<i>interleaving</i>) de las memorias separadas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provista de un máximo de 160 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 113 HT 113 VL82C320 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control bus, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 x 41 mm, provisto de un máximo de 208 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82308 82 C 88 GC 181 VIC 068 82309 82 C 211 L1 A 4601 VL 82 C 331 82355 82 C 288 MSM 6307 VL 86 C 410 82358 82 C 301 TACT 83443 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control para bus sistemas y periféricos y para la generación de señales de reloj (<i>System Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, que consta de un tampón de dirección para los bits de direcciones altas, un decodificador de memoria y un circuito de control de un altavoz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C102 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 16 MHz y con un acceso memoria de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 36 mm, provisto de un máximo de 144 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 10 MHz y con un acceso memoria vídeo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 36 mm, provisto de un máximo de 144 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 222 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para microprograma, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 54 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2910 CY 7C 910 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, para el control de la secuencia de direcciones de 4 bits, para la ejecución de las instrucciones en una memoria microprogramada, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 38 mm, provisto de un máximo de 28 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY2909 CY2911 CY7C909 CY7C911 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control, que permita el control y el interfaz de las señales entre una unidad central de proceso (CPU), memoria e interfaz entrada/salida, constituido por circuitos de refresco de las memorias dinámicas de lectura-escritura de acceso aleatorio (DRAM), de decodificación de direcciones, de generación de señales de reloj y de gestión de las señales de interrupción de transferencia de datos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0602 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control para la transmisión de datos entre la memoria dinámica y equipos periféricos (DMA Transfer Controller, denominado «DTC»), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 × 63 mm, provisto de un máximo de 160 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82307 L1A 4599 82380 WE 32104 82 C 223 Z 8516 GC 183 Z 9516 HD 68450 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerde con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control para el control de la tensión de las memorias de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 12 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DS 1210 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para la multiplexación del bus de dirección de una unidad central de proceso (CPU), compuesto por 41 circuitos de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 103 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control para la comunicación en serie o paralela, en tecnología C-MOS, constituido por dos emisores/receptores asíncronos universales (UARTs), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 x 26 mm, provista de un máximo de 80 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82C605 82C606 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para el multiplexado de líneas de datos de un microprocesador a un bus de datos de sistema, un bus de datos periférico y un bus de datos de memoria, constituido por un bus de datos de 16 bits, seis multiplexadores de 8 bits, 40 circuitos de control bus provistos de tampónes y un codificador/decodificador de paridad de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 32 mm, provista de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C104 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, constituido por un generador de señales de reloj, dos circuitos de control de acceso directo a memoria (DMA), dos circuitos de control de interrupciones, un temporizador-contador programable y una unidad para direccionar redes de memoria (<i>Memory Mapper</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 x 33 mm, provisto de un máximo de 160 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 101 SX HT 101 SX u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control y de gestión, que comprenda dos circuitos de control del acceso directo a memoria (DMA), dos circuitos de control de interrupciones, dos circuitos de control de puerto serie, un circuito de control puerto paralelo y un circuito de gestión del alimentación, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 38 mm, provisto de un máximo de 196 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82360SL u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Red de puertas programadas para el control de la escritura y la memoria de un sistema de vídeo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 144 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>82 C 451 82 C 452 84 C 451 PVGA WD90C00</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita el control de un teclado y de un dispositivo de punteado (denominado «ratón»), constituido por dos controladores de comunicación en serie, un controlador de una entrada-salida paralela de dos direcciones, un controlador de interrupciones y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 21 mm, provista de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>OTI—032</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la interfaz entre una memoria dinámica de lectura-escritura de acceso aleatorio y un canal local y una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 × 33 mm, provisto de un máximo de 120 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>GC 182 LSA 6031</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de interfaz de líneas de abonados (SLIC), en tecnología de aislamiento dieléctrico, con una corriente de línea interna constante programada constituido por una red de resistencias y un amplificador operacional, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>HC 5502 HC 5504</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, constituido por uno o dos circuitos de control de acceso directo memoria (DMA), uno o dos circuitos controladores de interrupción y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 32 mm, provista de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>82C100 82C300</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Circuito de interfaz bus, para la transmisión síncrona/asíncrona de datos entre un microprocesador y circuitos de control, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ESP 216 ESP 226 AIC 6250 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, para una unidad central de proceso (CPU) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 × 28 mm, provisto de un máximo de 160 patillas o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 132 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología C-MOS, que permita la interfaz entre direcciones/datos de 8 ó 16 bits de un bus periférico o de un bus memoria y direcciones/datos de 32 bits de un bus de una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 × 28 mm, provisto de un máximo de 160 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 133 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, que asegure las funciones de controlador de interrupciones, de refresco de memoria dinámica de lectura-escritura de acceso aleatorio, de controlador de una puerta de entrada/salida paralela y de decodificador de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 × 33 mm, provista de un máximo de 160 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC186 L1A4982 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz para unidad central de proceso (CPU Controller), en tecnología C-MOS, dotado de una unidad de control para la restauración de memorias, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto, y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Circuito de control y de interfaz entre un microprocesador de 32 bits y un coprocesador de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 54 × 54 mm, provisto de un máximo de 299 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 7 C 608 L 64802 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz, operativo a 12 MHz, en tecnología C-MOS, constituido por un generador de señales de reloj, un circuito de control bus para un microprocesador, un reloj, dos controladores de interrupción programable y un circuito de interfaz para un coprocesador numérico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82230 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control de interfaz Bus, en tecnología MOS, con funciones de adaptador entre unidad central de proceso (CPU) y circuitos de pilotajes exteriores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 63 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: NCR 5380 WD 33 C 92 NCR 5381 WD 33 C 93 NCR 53 C 80 NCR 53 C 90 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz para datos modulados en código Manchester, en tecnología Schottky, en forma de circuito integrado monolítico, en una cápsula cuyas dimensiones exteriores no superen 8 × 24 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38052 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, con una velocidad programable de los datos, en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 28 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TMS 38030 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Unidad de comunicación para conexión (EPCI) entre un microprocesador y un canal de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 2661 68661 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz y de control, en tecnología bipolar, que permita la interfaz de señales entre máquinas de tratamiento de información y el cable coaxial en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 23 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 8392 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz entre microprocesadores con un bus de 32 bits y unidades periféricas con un bus de 16 bits y controlador de memorias dinámicas de lectura-escritura de acceso aleatorio (D-RAMs), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 30 × 30 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82335 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Interfaz para sincronización del flujo de datos procedentes de una unidad de disco duro, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 35 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DP 8462 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito integrado monolítico analógico-digital, en tecnología bipolar, para señales de interfaz entre la unidad periférica de memoria de discos rígidos y la unidad central de proceso (CPU), encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 50 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 581 C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Circuito de control de unidad de discos flexibles y de la velocidad de transmisión de datos, en tecnología C-MOS, que realiza las funciones de separación de datos, precompensación de señales de escritura, interfaz con una unidad central de proceso (CPU) y la generación de señales de reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 62 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82077 DP 8473 WD 37C65 WD 57C65 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz, en tecnología C-MOS, para señales entre una unidad periférica de memoria de disco duro y la unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 53 × 62 mm, provisto de un máximo de 80 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AIC 560 L DP 8466 OMTI 5080 (OMTI 20508) OMTI 5090 (OMTI 20509) WD 11 C 00—17 WD 14 C 00—17 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Interfaz en serie que permita ejecutar las funciones de codificación y decodificación de datos y las funciones de mando conexas en una red local, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 33 mm, provisto de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 8002 AM 7991 8023 AM 7992 82501 COM 9032 82 C 501 COM 91 C 32 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología C-MOS, para el control de líneas de comunicación que comprenda un bus numérico, dos receptores independientes y un emisor constituido por una memoria FIFO (<i>First In/First Out</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 52 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HS 3282 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología C-MOS, para el control de gráficos, en forma de circuito integrado monolítico, encerrado en un cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PBI u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología bipolar, con registros a 8, 9 a 10 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 34 mm, provisto de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 29821 AM 29826 AM 29822 AM 29843 AM 29823 AM 29844 AM 29824 AM 29845 AM 29825 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz de bus múltiple (<i>Multiple Bus Buffer</i>), en tecnología Low Power Schottky, que permita la interconexión entre una unidad de corrección y detección de error, <i>System Databus</i>, y una memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 33 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 2961 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología AS o ALPS, para la gestión de instrucciones en las líneas de transferencia de señales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 26 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 A 203 82 A 204 82 A 303 82 A 304 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología AS o ALPS, para la gestión de los flujos de datos en las líneas de transmisión de señales de la unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 26 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 A 205 82 A 305 82 A 436 82 A 442 u — otras siglas de identificación relacionadas con circuitos de que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología C-MOS, para la gestión de las direcciones en las líneas de señales, con un circuito de 4 puertas AND de 2 entradas, 2 circuitos separadores, 2 circuitos de transferencia de latch, 4 transmisores-receptores independientes, 1 memoria exclusivamente de lectura, programable, no borrable (PROM) con una capacidad de almacenamiento de 256×4 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31×31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3020 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz para caudalímetro, en tecnología BiMOS, constituido por 16 amplificadores, 3 convertidores numérico-analógicos, un convertidor analógico-numérico, filtros, un circuito de muestreo-bloqueo, un oscilador, un circuito bucle enganchado en fase (<i>Phase Locked Loop/PLL</i>) y un circuito interfaz de serie para un microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25×25 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD75027 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología C-MOS, para la gestión del flujo de datos de entrada/salida en las líneas de señales, con 4 emisores-receptores independientes, un circuito de 4 puertas NAND de 2 entradas, un circuito de 4 puertas AND de 2 entradas, 1 circuito separador, 1 circuito flip-flop, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31×31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FE 3030 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz para el control de un flujo bidireccional de datos/direcciones de 32 bits entre diversos buses, que permite trabajar en modo de datos con control de paridad, en modo de datos sin control de paridad y en modo de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33×33 mm, provisto de un máximo de 120 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82352 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, constituido por 2 circuitos de control de interrupciones, tres temporizadores-contadores de 16 bits programables, un reloj de tiempo real y un circuito de interfaz de un microprocesador numérico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 28×28 mm, provisto de un máximo de 120 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TACT 82303 PB</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Unidad aritmética y lógica (ALU) de 4 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 29 × 83 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2901 CY7C 901</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Unidad aritmética y lógica (ALU) de 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 × 83 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C9101 CY7C9115 CY7C9116 CY7C9117</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Unidad aritmética y lógica (ALU), en tecnología N-MOS (incluida la tecnología H-MOS), constituida por un registro de 32 bits, un registro de 24 bits, un registro de 4 bits, doce registros de 1 bit, dos memorias de servicio con una capacidad de almacenamiento de 16 × 24 bits, circuitos que efectúen operaciones aritméticas y lógicas, una lógica de decodificación, una lógica de diagnosis, un contador de 8 bits, y un reloj, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 23 × 82 mm, provisto de un máximo de 64 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ALU 0486</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Unidad aritmética y lógica (ALU), en tecnología C-MOS, con una capacidad de 32 bits, para procesador de imágenes, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 50 × 50 mm, provisto de un máximo de 145 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XL 8237</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Puerta O/No-O (OR/NOR) quintuple, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 94 (continuación)	<p>— na sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100102 F100107 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Traductor hexadecimal, en tecnología bipolar, que permita la conversión a niveles en lógica ECL o a niveles en lógica transistor-transistor (TTL), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas: F100124 F100125 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p><i>Flip-Flop</i> triple o séxtuple del tipo D, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100131 F100151 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p><i>Latch</i> séxtuple hexadecimal del tipo D, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que compenda, la combinación alfanumérica siguiente: F100150 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Multiplexor de 12 ó 16 entradas, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: F100163 F100164 F100171 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Receptor de línea diferencial quintuple, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 94 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100114</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Contador de 4 fases/registro de desplazamiento de 4 bits, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100136</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Registro de desplazamiento de 8 bits, en tecnología bipolar, con entradas/salidas en lógica ECL, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 31 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: F100141</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Circuito lógico, en tecnología bipolar, que no tenga más de 6 funciones lógicas, una tensión de funcionamiento igual o superior a 11 V pero inferior o igual a 18 V, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 × 23 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: FZH 101 A FZH 201 FZH 111 A FZJ 121 FZH 191 FZK 101</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Red de puertas metálicas programadas (gate arrays), no programable por el usuario, en tecnología C-MOS, operando con una tensión de alimentación de 12 V, con un mínimo de 637 funciones de 2 entradas, cuya red contenga un código digital producido por un haz de electrones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 29 mm, provisto de un máximo de 22 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: FB 215</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 94	<p>Red lógica programable (PLA), parcialmente programable por el usuario, en tecnología C-MOS, provista de una red AND programable y de una red OR fija con registros o sin ellos, con un máximo de 32 entradas y 12 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																				
ex 8542 11 94 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="406 414 742 526"> <tr> <td>16 P 8</td> <td>C 16 R 6</td> </tr> <tr> <td>16 RP 4</td> <td>C 16 R 8</td> </tr> <tr> <td>C 16 L 8</td> <td>C 20 G 10</td> </tr> <tr> <td>C 16 R 4</td> <td>C 22 V 10</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	16 P 8	C 16 R 6	16 RP 4	C 16 R 8	C 16 L 8	C 20 G 10	C 16 R 4	C 22 V 10	0												
16 P 8	C 16 R 6																					
16 RP 4	C 16 R 8																					
C 16 L 8	C 20 G 10																					
C 16 R 4	C 22 V 10																					
ex 8542 11 94	<p>Red lógica programable por el usuario (PLD), en tecnología ECL, no borrable, dotada de registros y de una red AND programable, con un máximo de 16 entradas y 8 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 13 × 33 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>CY10E301 CY10E302 CY100E301 CY100E302</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 94	<p>Red de puertas no volátil, programable por el usuario, en tecnología C-MOS, constituida por un máximo de 2 000 puertas, con un máximo de 69 entradas/salidas, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 84 puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>ACT 1010 ACT 1020</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7																				
ex 8542 11 94	<p>Red lógica programable, no borrable o borrable con rayos ultravioletas, en tecnología C-MOS, que comprenda un mínimo de 500 puertas lógicas, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 65 × 124 mm, provista o no de una ventana de cuarzo en su parte superior, de un máximo de 72 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="406 1657 1181 1803"> <tr> <td>16 L8—W</td> <td>CY7C330</td> <td>CY7C344</td> <td>EP 1800</td> </tr> <tr> <td>16 R4—W</td> <td>CY7C331</td> <td>CY7C345</td> <td>EP 1810</td> </tr> <tr> <td>16 R6—W</td> <td>CY7C332</td> <td>EP 600</td> <td></td> </tr> <tr> <td>16 R8—W</td> <td>CY7C342</td> <td>EP 610</td> <td></td> </tr> <tr> <td>22 V10—W</td> <td>CY7C343</td> <td>EP 910</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	16 L8—W	CY7C330	CY7C344	EP 1800	16 R4—W	CY7C331	CY7C345	EP 1810	16 R6—W	CY7C332	EP 600		16 R8—W	CY7C342	EP 610		22 V10—W	CY7C343	EP 910		0
16 L8—W	CY7C330	CY7C344	EP 1800																			
16 R4—W	CY7C331	CY7C345	EP 1810																			
16 R6—W	CY7C332	EP 600																				
16 R8—W	CY7C342	EP 610																				
22 V10—W	CY7C343	EP 910																				
ex 8542 11 94	<p>Red lógica que el usuario pueda programar (FPLA), que no se pueda borrar, en tecnología TTL-Schottky, provisto de un máximo de 48 funciones AND, de un máximo de 8 funciones OR y de un máximo de 16 entradas, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 28 patillas de conexión y de:</p>																					

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 94 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="400 383 767 595"> <tr><td>82 S 100</td><td>SN 54 LS 333</td></tr> <tr><td>82 S 101</td><td>SN 54 LS 334</td></tr> <tr><td>93458</td><td>SN 54 LS 335</td></tr> <tr><td>93459</td><td>SN 54 LS 336</td></tr> <tr><td>FP 54 AS 839</td><td>SN 74 LS 333</td></tr> <tr><td>FP 54 AS 840</td><td>SN 74 LS 334</td></tr> <tr><td>FP 74 AS 839</td><td>SN 74 LS 335</td></tr> <tr><td>FP 74 AS 840</td><td>SN 74 LS 336</td></tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82 S 100	SN 54 LS 333	82 S 101	SN 54 LS 334	93458	SN 54 LS 335	93459	SN 54 LS 336	FP 54 AS 839	SN 74 LS 333	FP 54 AS 840	SN 74 LS 334	FP 74 AS 839	SN 74 LS 335	FP 74 AS 840	SN 74 LS 336	5
82 S 100	SN 54 LS 333																	
82 S 101	SN 54 LS 334																	
93458	SN 54 LS 335																	
93459	SN 54 LS 336																	
FP 54 AS 839	SN 74 LS 333																	
FP 54 AS 840	SN 74 LS 334																	
FP 74 AS 839	SN 74 LS 335																	
FP 74 AS 840	SN 74 LS 336																	
ex 8542 11 94	<p>Secuenciador programable por el usuario, no borrable, en tecnología bipolar, dotado de un máximo de 48 funciones AND, un registro de estado de 6 bits y un registro de salida de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>82 S 105</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 94	<p>Circuito comparador de identidad, en tecnología C-MOS, con tiempo de propagación no superior a 7,2 nanosegundos, que permita la comparación bit a bit de 2 palabras de no más de 8 bits cada una, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 27 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>74FCT521</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 94	<p>Amplificador tampón/de línea de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 9,5 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 27 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>74FCT240</p> <p>74FCT241</p> <p>74FCT244</p> <p>74FCT540</p> <p>74FCT541</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 94	<p>Emisor-receptor bidireccional de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 11 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 27 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>74FCT245</p> <p>74FCT645</p> <p>u</p>																	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 94 (continuación)	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 94	<p><i>Latch</i> transparente de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 12 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 27 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>74FCT373 74FCT533 74FCT573</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Registro de 8 bits (octal), en tecnología C-MOS, que presente un tiempo de propagación no superior a 11 nanosegundos, constituido de 8 <i>Flip-Flop</i> del tipo D, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 27 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>74FCT374 74FCT534 74FCT574</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 94	<p>Registro <i>latch</i> interfaz bus de 8, 9 ó 10 bits, en tecnología C-MOS, que presente un tiempo de propagación no superior a 20 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 33 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>74FCT841 74FCT843 74FCT844 74FCT845</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 99	<p>Circuito lógico para generar señales de reloj y controlar microprocesadores (<i>Clock Generator and Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 24 mm, provisto de un máximo de 20 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, las combinaciones alfanuméricas siguientes:</p> <p>82 C 284 82 C 84</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 99	<p>Generador de reloj para un controlador gráfico, en forma de circuito integrado monolítico, en tecnología C-MOS, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 20 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PCLK 1 PCLK 2 WD90C61 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito de sincronización de datos para sistemas de lectura de cintas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VT 210 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Elemento de cálculo sin control secuencial interno del programa para la multiplicación o tratamiento de números fijos o de coma flotante, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 42 × 42 mm, provisto de un máximo de 144 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ADSP 3210 ADSP 3220 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Acumulador-multiplicador (MAC), en tecnología C-MOS, de una capacidad de 8 × 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 62 mm, provisto de un máximo de 48 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 1008-A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito separador de discos duros, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 37 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DP 8460—2 HDC 9226 DP 8460—3 WD 10 C 20 DP 8460—4 WD 10 C 21 DP 8465 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Circuito comparador, en tecnología GaAs, para diferencias de fase y de frecuencia para frecuencias de 1 GHz como máximo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G044 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito comparador de direcciones, en tecnología C-MOS, constituido por una o más memorias estáticas de lectura-escritura de acceso aleatorio (S-RAM), un generador de paridad, un controlador de paridad y uno a más comparadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 x 65 mm, provisto de un máximo de 48 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SN 74 ACT 2151 SN 74 ACT 2157 SN 74 ACT 2152 SN 74 ACT 2158 SN 74 ACT 2153 SN 74 ACT 2159 SN 74 ACT 2154 SN 74 ACT 2160 SN 74 ACT 2156 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Generador de un cursor, definible por el usuario, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 8 x 33 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Bt431 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Generador de reloj, en tecnología C-MOS, para la generación de señales de reloj y de señales de control para un convertidor video numérico/analógico con memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: Bt438 Bt439 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito integrado monolítico de 6 o de 8 canales, capaz de generar señales de escritura y lectura, para unidades magnéticas de discos rígidos, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 117 SSI 501 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Emisor-receptor asíncrono universal de 2 canales (DUART), en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 53 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 2681 PC 87310 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Emisor-receptor asíncrono universal de 8 canales (octal UART), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 53 mm, provista de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 1TQ1—0202 SCC 2698 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito programable para la transmisión y la recepción de datos en forma asíncrona (<i>Asynchronous Communication Element</i>), constituido por una memoria de lectura-escritura FIFO (<i>First in/First out</i>) con capacidad de almacenamiento de 128 bits y al menos un canal entrada/salida en serie y un canal en paralelo bidireccional, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 26 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16C551 16C552 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 80 Kbits/s a una distancia de 2 km, constituido por un modulador, un demodulador, dos memorias tampón de datos, un registro de datos de emisión y un registro de datos de recepción, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 29 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145422 MC145426 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 160 Kbits/s a una distancia de 1 km, constituido por un modulador, un demodulador, memorias tampón de datos, registros de datos de emisión y registros de datos de recepción, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 15 × 33 mm, provista de un máximo de 24 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145421 MC145425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Emisor-receptor para datos modulados en código Manchester, en tecnología Schottky, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 28 mm, provisto de un máximo de 22 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38051 TMS 38053 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Elemento para la producción y control de secuencias temporales para una memoria en pantalla catódica (secuenciador), en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 52 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 432 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i>), para transmisión de datos por línea telefónica simultáneamente en ambas direcciones (<i>full duplex</i>), con una velocidad de 2 400 bits por segundo, y para transmisión en una sola dirección (<i>half duplex</i>) de imágenes estáticas (<i>facsimile telegraphy</i>), con una velocidad de 4 800 u 9 600 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 37 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SC 11046 SC 11054 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito de modulación por impulsos codificada adaptativos diferenciados (ADPCM), en tecnología C-MOS, para la codificación-decodificación de voz y de datos, con 8 canales independientes con una amplitud de banda de 8 kHz, que permita la transmisión simultánea de datos en dos direcciones (<i>full duplex</i>) y en una sola dirección (<i>half duplex</i>) a una velocidad de 32 000 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 38 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SC 11360 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Demodulador-filtro de 8 canales, en tecnología BiMOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 18 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 75030 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Demodulador para señales con fases alternas, en tecnología bipolar, constituido por un generador de señales de reloj y un convertidor de señales en paralelo a señales en serie, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 28 mm, provisto de un máximo de 30 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TA 8662 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito para la decodificación de frecuencias, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provisto de un máximo de 14 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XR 2211 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Codificador-decodificador, en tecnología C-MOS, para la conversión de datos en formato NRZ (<i>Non-Return-to Zero</i>) o en formato RLL (<i>Run-Length-Limited</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 12 mm, provista de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 61158 CL-SH110 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Codificador-decodificador que utilice el código <i>Manchester</i> (MED) para la transmisión de datos en flujo continuo, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 33 mm, provisto de un máximo de 20 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HD 6409 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Codificador-decodificador para la conversión de datos en señales en paralelo o en serie, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en una unidad aritmética y lógica (ALU) y en una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 128 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 60 mm, provisto de un máximo de 48 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: TMS 38020 TMS 38021 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Sincronizador y codificador-decodificador de datos, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SSI 532 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Codificador-decodificador de modulación de código de impulsos, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un circuito de muestreo-bloqueo, en un convertidor analógico-numérico, un comparador, un registro de aproximación sucesiva, y una función lógica acoplada a un enlace en dúplex integral (PCM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 29 mm, provisto de un máximo de 22 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 2911 A-1 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 99	<p>Elemento de tratamiento de señales sonoras de la línea del abonado, provisto de 2 procesadores de señales numéricas, de un convertidor analógico-digital y de un convertidor digital-analógico, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AM 7901 AM 7905 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 99	<p>Circuito integrado monolítico que permita la conversión de señales analógicas en señales digitales, conteniendo amplificadores, convertidores digitales-analógicos y analógicos-digitales con una tensión de voltaje de 12 V +/- 10 %, así como un interfaz digital en serie con un emisor-receptor asíncrono, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 18 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)								
ex 8542 11 99 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 75002 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0								
ex 8542 11 99	<p>Convertidor digital-analógico de 12 bits cuádruple, en tecnología BiMOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 40 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 664 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0								
ex 8542 11 99	<p>Convertidor video simple o triple numérico-analógico de 8 bits con memorias de lectura-escritura de acceso aleatorio (RAMDACs), en tecnología C-MOS, dotado de un registro de paleta de color y de entradas múltiples para elementos de imágenes con multiplexación interno, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 39 x 39 mm, provista de un máximo de 132 patillas de conexión o puntos de contactos y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="389 1070 676 1173"> <tr> <td>357S0010</td> <td>Bt459</td> </tr> <tr> <td>357S0011</td> <td>Bt460</td> </tr> <tr> <td>357S0012</td> <td>Bt461</td> </tr> <tr> <td>Bt458</td> <td>Bt432</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	357S0010	Bt459	357S0011	Bt460	357S0012	Bt461	Bt458	Bt432	0
357S0010	Bt459									
357S0011	Bt460									
357S0012	Bt461									
Bt458	Bt432									
ex 8542 11 99	<p>Convertidor analógico-digital, en tecnología C-MOS, que permite el mando de un dispositivo de visualización de 3,5 cifras de cristal líquido (LCD) o de diodos emisores de luz (LED), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 54 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="389 1485 708 1588"> <tr> <td>ICL 7106</td> <td>ICL 7126</td> </tr> <tr> <td>ICL 7107</td> <td>ICL 7136</td> </tr> <tr> <td>ICL 7116</td> <td>ICL 7137</td> </tr> <tr> <td>ICL 7117</td> <td>MAX 136</td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	ICL 7106	ICL 7126	ICL 7107	ICL 7136	ICL 7116	ICL 7137	ICL 7117	MAX 136	0
ICL 7106	ICL 7126									
ICL 7107	ICL 7136									
ICL 7116	ICL 7137									
ICL 7117	MAX 136									
ex 8542 11 99	<p>Convertidor paralelo analógico-digital de 8 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 39 mm, provista de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>IDT 75C48 IDT 75C58 MP 7683 MP 7684 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0								

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Convertidor analógico-digital de 12 bits, que incorpora una tensión de referencia y un reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 55 mm, provisto de un máximo de 60 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 574 A TSC7109 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Convertidor analógico-digital de 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 × 54 mm, provista de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CS 5016 CS Z 5116 CS Z 5126 CS Z 5316 DSP 56ADC16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Convertidor analógico-digital de 7 canales, con una capacidad de 15 bits por canal, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 18 × 18 mm, provista de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MAX 133 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Filtro de transmisión-recepción para la modulación de los impulsos codificadas (<i>Pulse Code Modulation/PCM</i>), en tecnología N-MOS (incluida la tecnología H-MOS), para la línea de raccordamente PCM, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: D 2912 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 11 99	<p>Explorador y distribuidor de señales, en tecnología C-MOS, constituido por una unidad de extracción de datos y de reloj, una unidad de control, un circuito de eliminación del rebote de contactos, una unidad de control de salida de corriente, un registro de desfase de 17 bits y una unidad de formateo de los datos de salida, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 54 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Circuito de recuperación para las señales de reloj y datos, en tecnología GaAs, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G040 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito reloj/calendario, en tecnología C-MOS, provisto de un generador programable para interrupciones periódicas y para ondas rectangulares y de una memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 400 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 33 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 146818 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito reloj-calendario, provisto de un oscilador de cristales de cuarzo, de registros cronometradores independientes y de un temporizador, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 33 mm, provisto de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 58274 MM 58167 MM 58174 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Elemento reloj, en tecnología C-MOS, con emisión de sonido, incluso con contador horario, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 33 mm, provisto de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 7190 SVM 5530 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción <p>Este circuito debe ser destinado a la fabricación de productos del capítulo 91 (a)</p>	0
ex 8542 11 99	<p>Circuito reloj, en tecnología C-MOS, compuesto por un contador de reloj de 64 bits, un registro de estado de 64 bits, un oscilador, un circuito de lógica de control para los ciclos de lectura y escritura, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 59 mm, provisto de un máximo de 48 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TOD 0815 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Circuito para la producción de ondas variables, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: XR 2206 XR 8038 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Sintetizador programable de señales numéricas, para la generación de señales sonoras numéricas con memoria de lectura-escritura de acceso aleatorio (RAM) de capacidad de almacenamiento de 16 Kbits, con una frecuencia de muestreo de 22,257 KHz y 44,1 KHz y dos canales de salida para señales mono o stereo, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 18 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0053 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Sintetizador de señales numéricas (<i>Digital Signal Synthesizer</i>), en tecnología C-MOS, con 1 generador de frecuencia que produce 1 sonido y capacidad de emisión de un sonido, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 25 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UMC 3511 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Sintetizador programable de señales numéricas (<i>Programmable Digital Signal Synthesizer</i>), en tecnología C-MOS, con 13 generadores de frecuencia que producen cada uno 5 sonidos como máximo, y capacidad de emisión de hasta 65 sonidos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 50 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DPS 6401 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Sintetizador de señales, en tecnología N-MOS (incluida la tecnología H-MOS), consistente en un generador de frecuencia, una memoria de 15 tonos instrumentales, un convertidor analógico-digital y un oscilador de cuarzo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 25 mm, provisto de un máximo de 18 patillas de conexión, y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: YM 2413 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 99	<p>Sintetizador vocal, en tecnología C-MOS (<i>C-MOS-Phoneme Speech Synthesizer</i>), con una alimentación de intensidad inferior a 10 mA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="391 510 917 616" style="margin-left: 20px;"> <tr> <td>CD 54121 N2 L</td> <td>CM 54104</td> <td>SC 01</td> </tr> <tr> <td>CD 54122 N2 L</td> <td>CM 54145 N2 L</td> <td>SSI 263</td> </tr> <tr> <td>CD 54123 N2 L</td> <td>CM 54146 N2 L</td> <td></td> </tr> <tr> <td>CD 54174 N2 L</td> <td>CM 54166 N2 L</td> <td></td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	CD 54121 N2 L	CM 54104	SC 01	CD 54122 N2 L	CM 54145 N2 L	SSI 263	CD 54123 N2 L	CM 54146 N2 L		CD 54174 N2 L	CM 54166 N2 L		0
CD 54121 N2 L	CM 54104	SC 01												
CD 54122 N2 L	CM 54145 N2 L	SSI 263												
CD 54123 N2 L	CM 54146 N2 L													
CD 54174 N2 L	CM 54166 N2 L													
ex 8542 11 99	<p>Circuito integrado monolítico para discos rígidos, capaz de amplificar y convertir las señales de lectura y escritura y de convertir las señales de escritura, para unidades magnéticas de disco rígido, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 38 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> SSI 540 SSI 541 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												
ex 8542 11 99	<p>Elemento de amplificación programable de las señales de un bus numérico, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 21 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> HS 3182 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												
ex 8542 11 99	<p>Elemento regenerador de señales moduladas por codificación de impulsos, en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 21 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> XR C 240 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												
ex 8542 11 99	<p>Circuito para la grabación y la reproducción de la palabra, que funciona a una velocidad programable igual o superior a 8 Kbits/segundo, constituido por un amplificador y un convertidor digital-analógico de 10 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 22 mm, provisto de un máximo de 67 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> T 6668 TC 8830 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0												

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Sensor de efecto Hall, en tecnología BiMOS, que permita la comunicación sobre un bus de 2 hilos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 5 × 5 mm, provisto de un máximo de 3 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: UGN 3055U UGS 3055U u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Circuito de compresión-descompresión de datos, en tecnología C-MOS, constituido por 2 puertas de acceso directo a memoria (DMA), un circuito de interfaz de memoria estática de lectura-escritura de acceso aleatorio (S-RAM) y un circuito de interfaz microprocesador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 28 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 1XH4—0301 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Detector de humo, operativo para una gama de temperaturas de —20 C o más, sin exceder de + 60 C, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 23 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 14467 CS 235 MC 14468 V 24216 MC 14471 MC 145010 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 20	<p>Amplificador, en forma de circuito integrado monolítico analógico, cuyas dimensiones exteriores no superen 3 × 3 mm, destinado a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0
ex 8542 19 20	<p>Unidad para la recepción y amplificación de la banda FM, en tecnología bipolar, en forma de circuito integrado monolítico analógico, presentado en forma de microplaquita cuyas dimensiones no superen 4 × 6 mm, destinada a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0
ex 8542 19 30	<p>Amplificador de microondas, en tecnología bipolar, que presente una ganancia nominal de 18 dB a 500 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 2 × 4 mm, provisto de un máximo de 4 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente A-06 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 30	<p>Amplificador cuádruple, en tecnología C-MOS, con una corriente de entrada que no exceda de 20 pA, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 20 mm, provisto de un máximo de 14 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: LMC 660 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificador, en tecnología GaAs, con un factor de amplificación nominal igual o superior a 18 dB pero sin exceder 30 dB y una gama de frecuencias no superior a 1,9 GHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 x 7 mm, provista de un máximo de 18 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G071 16G072 16G074 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 2 x 4 x 4 mm, provisto de un máximo de 10 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: C 05 V 35 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción <p>Este circuito debe ser destinado a la fabricación de productos de la subpartida 9021 40 00 (a)</p>	0
ex 8542 19 30	<p>Amplificador con una corriente de entrada inferior o igual a 80 nanoamperios, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 x 11 mm o cuyo diámetro no supere 10 mm, provisto de un máximo de 8 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: OPA 37 OPA 111 OPA 121 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificadores para una gama de frecuencias igual o superior a 10 Hz pero inferior o igual a 30 KHz, con amplificación superior o igual a 85 dB, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 8 x 19 mm, provisto de un máximo de 8 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: M 5218 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 30	<p>Amplificador para unidad de disco Winchester, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7×7 mm, provisto de un máximo de 10 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: A 2480 FC u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificador con factor de amplificación programable, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30×45 mm, provisto de un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PGA 102 PGA 202 PGA 203 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificador de par termoeléctrico con sistema de alarma para el control de instrumentos, operativo en una gama de temperatura de 0 a 50 C, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8×20 mm, provista de un máximo de 14 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 594 AD 595 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificador programable para la amplificación en una tensión de salida de $-9,5$ V o más pero sin exceder de $+14,5$ V o en una corriente de salida no superior a 0,5 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9×23 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: EL 2021C u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 50	<p>Regulador de tensión con una corriente de reposo de 75 micro A y una tensión de salida de 380 mV a 100 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7×11 mm, provista de un máximo de 8 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LP 2950 LP 2951 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 70	<p>Circuito de control y de interfaz, en tecnología C-MOS, para la generación de símbolos gráficos en un tubo catódico, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 29 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MN 1297 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Procesador de señales de lectura para unidades de disco, en tecnología bipolar, en forma de circuito integrado analógico monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 13 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VM 443 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Unidad de filtro, en tecnología C-MOS, para señales de frecuencias igual o superior a 300 Hz pero inferior o igual a 3 000 Hz, constituido por un elemento emisor-receptor, un convertidor analógico-digital, un generador de multifrecuencia (DTMF) y de un registro de interfaz para una unidad central de proceso (CPU), en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 21 mm, provisto de un máximo de 60 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: STC 9130 F u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito de muestreo-bloqueo de 4 canales, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 25 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 31412 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito de control de la premagnetización de cintas magnéticas de audiofrecuencia, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 26 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PC 1297 CA u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90	<p>Circuito integrado monolítico analógico para la atenuación de ruidos en audio, con una capacidad de atenuación de 14 dB, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 26 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: HA 12043 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Unidad para la recepción de bandas AM y FM, en tecnología bipolar, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 37 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CXA 1030 P CXA 1240 P u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7
ex 8542 19 90	<p>Circuito integrado monolítico analógico de 2 canales para la regulación del volumen y el balance entre los canales, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 22 mm, provisto de un máximo de 14 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: M 51523 PBM 3910 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Línea de retardo para compensación de caídas de señales vídeo (drop out), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 10 mm, provisto de un máximo de 8 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MSM 6965 RS u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Dispositivo de conmutación, en tecnología bipolar, en el campo de señales de radio, con una distorsión inferior o igual a 0,005 %, comprendiendo 2 circuitos de control y 2 conmutadores-inversores, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 13 mm, provisto de un máximo de 10 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TK 15022 Z u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para protección de las centrales telefónicas contra sobrecarga, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 11 mm, provisto de un máximo de 3 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 1515 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Generador de frecuencia, en tecnología bipolar, con una tensión de funcionamiento igual o superior a 40 V pero inferior o igual a 130 V de corriente alterna, ambos inclusive, que genera señales que oscilan entre las frecuencias de 512 Hz y 640 Hz (+/-22 %) a una frecuencia de 10 Hz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 11 mm, provisto de un máximo de 8 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: QMV 155 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Regulador de temperatura, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 × 6 mm o cuyo diámetro no supere 10 mm, provisto de un máximo de 3 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 590 AD 592 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito de control analógico-numérico para motores sin escobillas, que permita el control de la velocidad en dirección hacia delante o hacia atrás, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 33 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC33033 MC33034 MC33035 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para el mando de motores lineales o con brazos rotativos, con una tensión de salida inferior o igual a 45 V a una corriente de salida inferior o igual a 2,5 A, encerrado en una cápsula cuyas dimensiones no superen 17 × 33 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: EL 2007 PBL 3717 PBL 3771 EL 2017 PBL 3770 PBL 3772 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para el mando de motores de corriente continua, con una tensión de salida inferior o igual 18 V a una corriente de salida inferior o igual a 1,6 A, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 26 mm, provisto de un máximo de 10 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: BA 6109 BA 6209 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Circuito integrado monolítico analógico, en tecnología C-MOS, para el control de la velocidad de motores lineales o rotativos y para el posicionado de las cabezas magnéticas, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 38 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: A 2460 A 2461 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Red de diodos programable, constituida por 14 diodos individuales y un rectificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 10 mm, provista de un máximo de 36 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G010 16G011 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Captador de imagen constituido por una línea de 3 648 células fotosensibles como máximo, por una matriz asociada a un registro de desfase, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 43 mm, provisto de un máximo de 22 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: PD 3573 TCD 103 TCD 105 TCD 133 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Captador de imagen de transferencia de carga de interlínea, constituido por no menos de 250 000 y no más de 291 000 células fotosensibles, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 32 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ICX 018 ICX 021 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90	<p>Circuito codificador-decodificador, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, borrable eléctricamente (E²PROM) con una capacidad de almacenamiento de 32 bits, un amplificador y un oscilador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 20 mm, provista de un máximo de 14 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AZ 280 TMC3637 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Convertidor de frecuencia, para la conversión de frecuencias superiores o iguales a 10,95 GHz pero inferiores o iguales a 12,5 GHz en frecuencias superiores o iguales a 950 MHz pero inferiores o iguales a 1 750 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas o diámetro no supere 10 mm, provisto de un máximo de 6 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 20070C AKD12000 AKD12010 AKD12011 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito de control para el control de la tensión de los microprocesadores, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 12 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones siguientes: DS 1231 DS 1232 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Convertidor de tensión a frecuencia, que comprenda un amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 10 × 24 mm o cuyo diámetro no exceda de 11 mm, provista de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VFC32 VFC100 VFC101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Detector para picos de amplitud en señales de lectura-escritura de las unidades de memoria de discos, constituido por un amplificador diferencial con amplificación controlada automáticamente y por un rectificador de precisión de doble alternancia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 × 12 mm, provista de un máximo de 28 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ML 8464 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Convertidor medio cuadrático para el cálculo del valor medio cuadrático (RMS) de formas de ondas y la conversión de este valor en corriente directa equivalente ou tensión directa equivalente, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 21 mm o cuyo diámetro no exceda de 18 mm, provista de un máximo de 14 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AD 536 A AD 636 AD 637 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Comparador de tensión, en tecnología de aislamiento dieléctrica, que comprenda un <i>Flip-Flop</i> maestro-esclavo, operativo para una gamma de tensiones común de -12 V ó más pero sin exceder de +12 V y una gama de tensiones diferencial de -24 V o más pero sin exceder de +24 V y un tiempo de respuesta no superior a 6 nanosegundos, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 11 mm o cuyo diámetro no exceda de 10 mm, provisto de un máximo de 8 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: EL 2019 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Puente semi-rectificador, constituido por 2 transistores de efecto de campo, en tecnología MOS (MOSFETs), que permita el mando de las cargas inductivas o capacitivas de tensión nominal de 50 V y corriente nominal de 2 A, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 6 × 11 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Si9950DY u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 10	<p>Microprocesador de 32 bits, en tecnología C-MOS, consistente en un sustrato sobre el que se montan 2 chips compuestos por una unidad central de proceso (CPU) y una unidad de memoria, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 × 76 mm, provisto de un máximo de 60 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 57—00000 57—19400 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 20 50	<p>Amplificador, en forma de circuito integrado híbrido, para la banda de frecuencias de 20 Hz a 20 000 Hz, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 × 80 mm, provisto de un máximo de 30 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> STK 4041 STK 4151 STK 4201 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 50	<p>Amplificador con factor de amplificación programable, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 45 mm, provisto de un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> 3606 G u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 50	<p>Amplificador para una gama nominal de señales igual o superior a 0 pero inferior o igual a 70 kHz con una tensión de aislamiento superior o igual a 750 V y una corriente de pérdida inferior o igual a 1 µA, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 × 52 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> ISO 100 ISO 102 ISO 106 ISO 120 ISO 121 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 90	<p>Convertidor digital-analógico de 16 bits, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de una máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> DAC 705 DAC 706 DAC 707 DAC 708 DAC 709 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 90	<p>Convertidor de vídeo digital-analógico (VDAC), con un tiempo de conversión inferior o igual a 10 nanosegundos, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 35 mm, provisto de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> VDAC 0405 H VDAC 0605 H VDAC 0805 H u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 20 90	<p>Convertidor digital-analógico de 4 canales, cada uno con una capacidad de 12 bits, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 41 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 390 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 90	<p>Circuito para la demodulación de señales y la atenuación del ruido, en forma de circuito integrado híbrido, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 44 mm, provisto de un máximo de 21 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: STK 3400 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 20 90	<p>Unidad de acoplamiento para conexión de abonados telefónicos (<i>Crosspoint Switch</i>) con un mínimo de 4 y un máximo de 12 interruptores, de un voltaje superior o igual a 150 V, en forma de circuito integrado híbrido, encerrada en una cápsula cuyas dimensiones exteriores no superen 41 × 92 mm, provista de un máximo de 94 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 719 904 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8543 80 80	<p>Circuito optoelectrónico compuesto de uno o varios diodos emisores de luz y de un fotodiode con circuito de amplificación y circuito integrado de puertas lógicas o de uno o varios diodos emisores de luz y de uno o varios fotodiodos con circuito de amplificación, encerrado en una cápsula plástica, provisto de un máximo de 8 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HC PL 2400 HC PL 2730 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8543 80 80	<p>Sistema de visualización electromagnética, constituido por 7 bobinas electromagnéticas que permiten que la última indicación quede disponible (<i>set state</i>) mediante el magnetismo remanente de los núcleos de las bobinas, y por 7 segmentos giratorios que reflejan la luz, montado cada uno de ellos en una barra magnética, encerrado en una cápsula cuyas dimensiones exteriores no superen 28 × 36 × 50 mm</p>	0
ex 8543 80 80	<p>Modulador operativo para una gama de frecuencias igual o superior a 0,5 MHz pero inferior o igual a 5 MHz, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 × 74 mm</p>	0
ex 8543 80 80	<p>Amplificador con una tensión de aislamiento igual o superior a 1 500 V y una corriente de fuga no superior a 0,5 microamperios, constituido por 2 condensadores y 2 circuitos integrados monolíticos sobre un circuito impreso montado sobre un soporte plástico, todo ello encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 21 mm, provisto de un máximo de 8 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8543 80 80 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ISO 122 u — otras siglas de identificación relacionadas con amplificadores que concuerden con la presente descripción 	0
ex 8544 19 90	Hilo de bobinado, aislado, sin lacar ni barnizar, con un contenido de aluminio superior o igual al 99,5 % en peso y un diámetro total superior o igual a 0,15 mm pero inferior o igual a 0,16 mm	0
ex 8548 00 00	<p>Circuito reloj/calendario, constituido por una pila de litio, un resonador de cuarzo y un circuito integrado monolítico, en tecnología C-MOS, formado por un generador programable para interrupciones periódicas y para ondas rectangulares y por una memoria estática de lectura-escritura de acceso aleatorio, todo encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 34 mm, provisto de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1287 DS 1387 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 9001 10 10 ex 9001 10 90	Invertidor de imágenes constituido por un conjunto de fibras ópticas	0
ex 9001 20 00	Producto consistente en una película polarizante reforzada en una o en ambas de sus caras con un material transparente	0
ex 9001 90 90	Lente de Fresnel octogonal, en resina acrílica, sin montar, destinada a ser utilizada en el montaje de retroproyectores (a)	0
ex 9002 11 00	Objetivo no regulable de longitud focal igual o superior a 90 mm pero no superior a 94 mm, constituido por lentes bien en vidrio, o bien en material plástico, con un diámetro igual o superior a 80 mm pero no superior a 90 mm	0
ex 9002 11 00	Objetivo regulable de longitud focal igual o superior a 90 mm pero no superior a 180 mm, constituido por 4 a 8 lentes de vidrio o de metacrilato, con un diámetro igual o superior a 120 mm pero no superior a 180 mm, recubiertas al menos por una cara de una capa de fluoruro de magnesio, destinado a la fabricación de aparatos de proyección de vídeo (a)	0
ex 9002 90 91	Espejo óptico, equipado con una lente de Fresnel octogonal, para utilización en el montaje de retroproyectores (a)	0
ex 9013 80 00	<p>Dispositivo de visualización de cristales líquidos (LCD) cuyas dimensiones exteriores sean de:</p> <ul style="list-style-type: none"> — 18,5 x 52 mm ó — 18,5 x 61 mm ó — 22 x 52 mm ó — 22 x 63 mm ó — 27 x 67 mm ó — 55,8 x 73,7 mm <p>provisto de un máximo de 192 patillas de conexión, constituido por una capa de cristales líquidos, contenido entre 2 láminas de vidrio con un mínimo de 7 y un máximo de 32 cifras o caracteres, destinado a la fabricación de calculadoras (a)</p>	0
ex 9021 30 90	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior inferior o igual a 6 mm	3,1
ex 9021 30 90	Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior superior a 6 mm pero inferior o igual a 8 mm	0
ex 9021 30 90	Válvulas cardíacas y sus partes	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 9021 90 10	Auriculare para aparatos auditivos encerrado en un cápsula cuyas dimensiones exteriores, sin contar los empalmes, no superen $5 \times 6 \times 8$ mm	0
ex 9110 12 00	Conjunto constituido por un circuito impreso sobre el que están montados como mínimo un resonador de cuarzo, un circuito de reloj y un condensador integrado o no, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9110 90 00	Conjunto formado por un circuito impreso sobre el que se colocan como mínimo un circuito de reloj, un resonador de cuarzo y un elemento sonoro piezo-eléctrico, de un grosor superior a 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9110 90 00 ex 9114 90 00	Conjunto formado por un circuito impreso sobre el que está montado un circuito de reloj o un circuito de reloj con resonador de cuarzo, cuyo espesor no exceda de 5 mm, destinado a la fabricación de productos del capítulo 91 (a)	0
ex 9608 91 00	Puntas, no fibrosas, de materia plástica, para rotuladores, con un canal interno	0
ex 9613 90 00	Mecanismo de encendido piezoeléctrico	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.