

I

(Actos cuya publicación es una condición para su aplicabilidad)

REGLAMENTO (CEE) Nº 3521/90 DEL CONSEJO

de 19 de noviembre de 1990

por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común sobre un determinado número de productos industriales (microelectrónica y sectores conexos)

EL CONSEJO DE LAS COMUNIDADES EUROPEAS,

Visto el Tratado constitutivo de la Comunidad Económica Europea y, en particular, su artículo 28,

Vista la propuesta de la Comisión,

Considerando que, para los productos contemplados en el presente Reglamento, la producción es actualmente insuficiente o nula en la Comunidad, y que los productores no pueden, en consecuencia, responder a las necesidades de las industrias usuarias de la Comunidad;

Considerando que es del interés de la Comunidad suspender únicamente los derechos autónomos del arancel aduanero común parcialmente, en determinados casos, en particular, en razón de la existencia de una producción comunitaria, y proceder a la suspensión total en otros casos;

Considerando que, habida cuenta de las dificultades que se presentan, para apreciar de manera rigurosa en un futuro próximo la evolución de la situación económica en los sectores interesados, conviene tomar estas medidas de suspensión sólo temporalmente, fijando su período de validez en función de los intereses de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

Artículo 1

Los derechos autónomos del arancel aduanero común relativos a los productos mencionados en el cuadro del Anexo quedan suspendidos en el nivel indicado frente a cada uno de ellos.

Estas suspensiones serán válidas del 1 de enero al 30 de junio de 1991.

Artículo 2

El presente Reglamento entrará en vigor el 1 de enero de 1991.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Bruselas, el 19 de noviembre de 1990.

Por el Consejo

El Presidente

G. CARLI

ANEXO

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8471 93 50	Unidades de memoria de discos flexibles destinadas a la fabricación y a la reparación de productos de las partidas nºs 8469, 8471 y 8517 (a)	0
ex 8471 93 60	Unidades de memoria de bandas audionuméricas (DAT) destinadas a la fabricación y reparación de productos de las partidas nºs 8469 y 8471 (a)	0
ex 8471 93 60	Unidad de memoria de cinta magnética para casetes de una sola bobina, para la fabricación y reparación de productos de la partida nº 8471 (a)	0
ex 8473 30 00	<p>Procesador, en tecnología ECL, constituido por un máximo de 336 circuitos integrados monolíticos, provisto de 4 200 redes lógicas no programadas (<i>Uncommitted Logic Arrays</i>) y de memorias de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 16 Kbits, en tecnología ECL, encerrado en una cápsula montado sobre un circuito impreso múltiple situado entre dos placas de refrigeración cuyas dimensiones exteriores totales no superen 148 × 560 × 594 mm y provisto de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 001B—3035—H002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8473 30 00	Cabeza de impresión con válvula de chorro de tinta	0
ex 8473 30 00	Cabeza de impresión por matriz de puntos con un diámetro de agujas de 0,20 mm	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,030 Nm, provisto de brida de fijación de 34 mm de diámetro, mandril de precisión de 25 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V +/- 10 %	0
ex 8501 10 99	Motor de corriente continua, sin escobillas, cuyo par no exceda de 0,018 Nm, provisto de brida de fijación de 26 mm de diámetro, mandril de precisión de 20 mm de diámetro, con rotor interno, bobinado de tres fases, velocidad nominal de 3 600 revoluciones/minuto y tensión de alimentación de 12 V +/- 10 %	0
ex 8518 90 00	Placa macho de una sola pieza, de acero recalcado en frío, en forma de disco provisto por un lado de un cilindro, destinada a la fabricación de altavoces (a)	0
ex 8520 31 90 ex 8522 90 99	Mecanismo simple de accionamiento para dispositivo de registro y de reproducción de sonido para casetes de cinta magnética, de una altura que no exceda de 53 mm	0
ex 8520 31 90 ex 8522 90 99	Mecanismo doble de accionamiento para un dispositivo de grabación y de reproducción de sonido sobre cinta magnética de cassette	0
ex 8529 90 99	<p>Módulo de control de acceso, constituido por:</p> <ul style="list-style-type: none"> — dos circuitos integrados, que tengan las funciones de autorización de acceso, de derivación de las palabras de control, asegurando la protección de datos y de interfaz, — un circuito integrado, provisto de una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, — un circuito integrado, provisto de una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 8 Kbits, — componentes discretos activos y pasivos, — una pila de litio <p>montado sobre un circuito impreso cuyas dimensiones exteriores no excedan de 103 × 103 mm, destinado a la fabricación de receptores de difusión por satélite (a)</p>	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8531 20 90	Dispositivo de visualización monocromo de cristales líquidos (LCD), constituido por una capa de cristal líquido insertada entre dos placas o láminas de vidrio con 256 000 puntos (en 400 líneas y 640 columnas), cada punto controlado por un transistor, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando o de control	0
ex 8531 20 90	Dispositivo de visualización monocromo de cristales líquidos (LCD), constituido por una capa de cristal líquido insertada entre dos placas o láminas de vidrio con 256 000 o más puntos, montado sobre un circuito impreso provisto de componentes electrónicos con función de mando y/o de control	0
ex 8534 00 11 ex 8534 00 19	Circuito impreso en una sola cara cuyas dimensiones no superen 30 × 30 mm, destinado a la fabricación de productos del capítulo 91 (2)	0
ex 8534 00 90	Circuito impreso por una o las dos caras de un soporte cerámico, constituido por elementos conductores, por contactos y por resistencias, que incorporan puntos de contacto aislados por capas vitrificadas, cuyas dimensiones no son inferiores a 28 × 28 mm y no superan 37 × 37 mm, provisto de un máximo de 320 patillas de conexión	0
ex 8540 11 10	Tubos catódicos de color, provistos de una máscara de rendija (slit-mask), con cañones electrónicos colocados uno al lado del otro (tecnología en línea), una distancia entre bandas del mismo color no superior a 0,47 mm y presentando las características siguientes: — una diagonal de pantalla no inferior a 12 cm y no superior a 16 cm — un ángulo de desviación en diagonal no superior a 55°	0
ex 8540 12 10	Tubo catódico monocromo de pantalla plana, con una diagonal de la pantalla igual o superior a 150 mm pero sin exceder de 155 mm, una tensión anódica igual o superior a 25 kV pero no superior a 32 kV	0
ex 8540 30 10	Tubos catódicos de color provistos de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos los unos junto a los otros (tecnología in-line), con una distancia entre los puntos de color inferior a 0,45 mm y que presenten una de las características siguientes: — una diagonal de pantalla, superior o igual a 42 cm, un ángulo de desviación en diagonal de un máximo de 90°, con defectos de convergencia en los ángulos que no superen los 0,8 mm — provistos de un sistema de absorción de las vibraciones vinculado de manera insoluble a los tubos (<i>potting-system</i>) — sin pantalla magnética interna	0
ex 8540 30 10	Tubo catódico de color, provisto de una máscara perforada con agujeros circulares (<i>dot mask</i>), con cañones de electrones colocados uno al lado del otro (tecnología in-line), una distancia entre los puntos de color inferior a 0,40 mm, una diagonal de la pantalla no superior a 29 cm, un ángulo de desviación en diagonal de 90° como máximo, con errores de convergencia en los ángulos que no excedan de 0,8 mm	0
ex 8540 30 10	Tubos catódicos de color provistos de una máscara perforada con orificios circulares (<i>dot mask</i>), con cañones de electrones dispuestos en triángulo (técnica delta), una distancia entre los puntos de color inferior a 0,65 mm y con una diagonal de pantalla que mida como mínimo 66 cm	0
ex 8540 30 90	Tubos catódicos monocromos de pantalla plana con una diagonal de pantalla no inferior a 142 y no superior a 230 mm, una luminiscencia de 300 ó más, pero no superior a 2 000 lumen, un poder de resolución de 0,06 ó más, pero no superior a 0,1 mm, fósforos del tipo P1 ó P22 ó P53 ó P55 ó P56, una tensión anódica superior a 34 kV, una tensión de focalización superior a 7 kV y una corriente catódica de 3 mA como mínimo	0
ex 8540 99 00	Anodo, cátodo o dispositivo de salida, destinado a la fabricación de magnetrones de la subpartida 8540 41 00 (2)	0
ex 8541 21 90	Transistor de electrones de alta movilidad (HEMT) para frecuencias de 2 GHz ó más pero sin exceder de 20 GHz, con una potencia de disipación no superior a 180 mW, encerrado en una cápsula de un diámetro no superior a 3 mm, provisto de un máximo de 4 patillas de conexión	0

(2) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																				
ex 8541 21 90	Transistor de efecto de campo (FET) para frecuencias de 2 GHz ó más pero no superior a 16 GHz, con una potencia de disipación no superior a 225 mW, encerrado en una cápsula de un diámetro no superior a 3 mm, provisto de un máximo de 4 patillas de conexión	0																				
ex 8541 29 90	<p>Transistor de silicio con potencia de salida no inferior a 1 000 W y factor de amplificación no superior a 5,25 dB a una frecuencia de 1 025 MHz ó más, pero no superior a 1 150 MHz, contenido en una cápsula cuyas dimensiones no superen 11 × 36 mm, provisto de un máximo de 4 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SD 1543 u</p> <p>— otras siglas de identificación relacionadas con dispositivos que concuerden con la presente descripción</p>	0																				
ex 8541 40 10	Diode emisor de luz que opera a una longitud de onda nominal de 710 nm, compuesto a base de galio-arsénico-fósforo (GaAsP), en forma de circuito integrado monolítico presentado en forma de microplaquita, destinado a la fabricación de optoacopladores ⁽²⁾	0																				
ex 8541 40 10	Conjunto constituido por 15 diodos emisores de luz (LEDs), compuesto por semiconductores a base de arseniuros de galio y de aluminio y a base de fosforo de galio, encerrado en una cápsula metálica cilíndrica de diámetro no superior a 26 mm, provista de un máximo de 4 patillas de conexión	0																				
ex 8541 40 10	Conjunto constituido por 50 diodos emisores de luz (LEDs), compuesto por semiconductores a base de arseniuros de galio y de aluminio y a base de fosforo de galio, encerrado en una cápsula metálica cilíndrica de diámetro no superior a 53 mm, provisto de un máximo de 3 hilos de conexión	0																				
ex 8541 40 91	Módulo constituido por no más de 5 células solares, en tecnología de capa fina, sobre un sustrato de dimensiones exteriores que no superen 18 × 70 mm	0																				
ex 8542 11 41	<p>Memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología N-MOS (incluida la tecnología H-MOS), con una capacidad de almacenamiento de 256 bits y un tiempo de acceso que no exceda de 150 ns, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 34 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="440 1532 1262 1659"> <tbody> <tr> <td>HB 50562</td> <td>MSM 4256</td> <td>MSM 4464</td> <td>TMM 41464</td> </tr> <tr> <td>HM 50256</td> <td>M5M 4464</td> <td>PD 41254</td> <td>TMS 4256</td> </tr> <tr> <td>HM 50464</td> <td>MB 81256</td> <td>PD 41256</td> <td>TMS 4464</td> </tr> <tr> <td>KM 41256</td> <td>MB 81464</td> <td>PD 41464</td> <td></td> </tr> <tr> <td>KM 41257</td> <td>MSM 4256</td> <td>TMM 41256</td> <td></td> </tr> </tbody> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	HB 50562	MSM 4256	MSM 4464	TMM 41464	HM 50256	M5M 4464	PD 41254	TMS 4256	HM 50464	MB 81256	PD 41256	TMS 4464	KM 41256	MB 81464	PD 41464		KM 41257	MSM 4256	TMM 41256		8
HB 50562	MSM 4256	MSM 4464	TMM 41464																			
HM 50256	M5M 4464	PD 41254	TMS 4256																			
HM 50464	MB 81256	PD 41256	TMS 4464																			
KM 41256	MB 81464	PD 41464																				
KM 41257	MSM 4256	TMM 41256																				
ex 8542 11 43	<p>Memoria dinámica de lectura-escritura de acceso aleatorio Dual Port (D-RAM) en tecnología MOS con registro de datos y control de lectura de salida secuencial, con una capacidad de almacenamiento de 1 Mbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 14 × 51 mm, provista de un máximo de 40 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda una de las combinaciones alfanuméricas siguientes:</p>																					

(2) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 43 (continuación)	TC 524256 MSM 442256 TC 524257 MB 81 C 4251 TC 528126 TMS 44 C 251 TC 528128 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11.51	Memoria estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 256×4 bits y un tiempo máximo de acceso de 60 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12×33 mm, provista de un máximo de 24 patillas de conexión o puntos de contactos y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C122 CY7C123 CY 93422 CY93L422 P4C 422 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 51	Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluida la tecnología H-MOS) con una capacidad de almacenamiento de 256×4 bits y un tiempo de acceso no superior a 25 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 17×39 mm, provista de un máximo de 24 patillas de conexión y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 9122—25 91 L 22—25 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 51	Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 256×4 bits, y un tiempo de acceso no superior a 8 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11×32 mm, provista de un máximo de 24 patillas de conexión y de: — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 10422 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 51	Memoria estática de lectura-escritura de acceso aleatorio, en tecnología TTL (TTL-S-RAM), con una capacidad de almacenamiento de 1 Kbit, con un tiempo de acceso no superior a 45 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 16×30 mm, provista de un máximo de 22 patillas de conexión y de: — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 93422 93425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 1 Kbit superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 33 mm, provisto de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> X 2001 X 2201 A X 2212 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 2 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: <ul style="list-style-type: none"> X 2002 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura, de acceso aleatorio (S/RAM), en tecnología MOS, con una capacidad de almacenamiento de 1 K × 4 bits y un tiempo de acceso no superior a 25 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8 × 32 mm, provisto de un mínimo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> AM 9150—20 AM 9150—25 CY 7 C 150—15 CY 7 C 150—25 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 4 Kbits, con un tiempo de acceso no superior a 50 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 11 × 32 mm y provista de un máximo de 24 patillas de conexión, o montado sobre un soporte plástico provisto de un máximo de 26 contactos impresos y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: <ul style="list-style-type: none"> 10470 10474 100474 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Circuito integrado monolítico constituido por una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 4 Kbits superpuesta, bit a bit, a una memoria exclusivamente de lectura, programable, que se pueda borrar eléctricamente (E²PROM), encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X 2004 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología N-MOS (incluyendo H-MOS), con una capacidad de almacenamiento de 8 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provista de un máximo de 24 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 4008 8112 4118 8114 4801 8185 8104 PD 421 8108 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, de doble puerto, en tecnología C-MOS, con una capacidad de almacenamiento de 1 K × 8 bits y un tiempo de acceso no superior a 55 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 62 mm, provista de un máximo de 52 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C130 CY7C131 CY7C140 CY7C141 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio no volátil, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 16 Kbits, provista de una fuente de energía interna, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 40 mm, provista de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1220 Y MK 48 Z 02 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	7
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 16 Kbit y un tiempo de acceso no superior a 15 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 18 × 37 mm, provista de un máximo de 28 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10480 10484 100484 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio de doble puerta, en tecnología C-MOS, con una capacidad de almacenamiento de 2 K × 8 bits y un tiempo de acceso no superior a 55 nanosegundos, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 21 × 62 mm, provisto de un máximo de 52 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C132 CY7C136 CY7C142 CY7C146 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-S-RAM), con una capacidad de almacenamiento de 32 Kbits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones máximas no superen 18 × 39 mm, provista de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: TC 5532 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática no volátil de lectura-escritura con acceso aleatorio (S-RAM), en tecnología C-MOS, con una capacidad de almacenamiento de 64 Kbit y fuente de energía interna, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 20 × 42 mm, provista de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DS 1225 Y u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria de lectura-escritura de acceso aleatorio, en tecnología ECL (ECL-RAM), con una capacidad de almacenamiento de 64 Kbit, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 10 × 32 mm, provista de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas siguientes: 10490 100490 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología GaAs, con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no excedan de 13 × 13 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G014 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria estática de lectura-escritura de acceso aleatorio (S-RAM), en tecnología GaAs, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 12G044 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 51	<p>Memoria cache estática de lectura-escritura de acceso aleatorio, en tecnología C-MOS, con una capacidad de almacenamiento de 4 K × 16 bits y un tiempo de acceso no superior a 55 nanosegundos, constituida por un registro-tampón de dirección de 12 bits y por circuitos de control, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 53 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: IDT71586S u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 63	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), con una capacidad de almacenamiento de 32 Kbits, un tiempo de acceso no superior a 45 nanosegundos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 × 39 mm, dotado de una ventana de cuarzo en la cara superior y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 27 CX 321 27 CX 322 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 65 ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), o no borrrable (PROM), con una capacidad de almacenamiento de 512 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 × 42 mm, provista o no en la cara superior de una ventana de cuarzo, con un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en o que comprenda, la combinación alfanumérica siguiente: AT27C512 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 65 ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM), o no borrrable (PROM), con una capacidad de almacenamiento de 1 Megabit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 17 × 44 mm, provista o no en la cara superior de una ventana de cuarzo, con un máximo de 32 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AT27C010 M5M 27C101 MBM 27C1001 PD 27C1001 TC 571000 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 72	<p>Memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM), con una capacidad de almacenamiento de 1 Kbit, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 13 mm, provista de un máximo de 8 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: X24C01 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria tampón para escritura (<i>Write buffer</i>), en tecnología C-MOS, con una organización de 4 × 16 bits, consistente en 8 bits para las llamadas y 8 bits para los datos y 4 bits de paridad, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 79 R 2020 A 79 R 3020 R 2020/16 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria estática de lectura-escritura FIFO (<i>first in/first out</i>), en tecnología C-MOS, con una capacidad de almacenamiento de 64 × 8 ó 64 × 9 bits, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 12 × 38 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C408A CY7C409A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrrable (PROM), con una capacidad de almacenamiento de 64 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 44 mm, provisto de un máximo de 32 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 76 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XC 1764 XC 1765 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), en tecnología C-MOS, con una capacidad de almacenamiento de 36 288 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 16 × 16 mm, provisto de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: XC 1736 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 76	<p>Memoria exclusivamente de lectura, programable, no borrable (PROM), en tecnología GaAs, con una capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 10 mm, provista de un máximo de 40 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 14GD048 14GM048 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenadores monochip de 4 bits, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) o una memoria exclusivamente de lectura, programable, no borrable (PROM), con una capacidad de almacenamiento no superior a 80 Kbits, y por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no superior a 5 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 21 × 21 mm, provista de un máximo de 80 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HD 404608 HD 4074608 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81	<p>Microordenador monochip de 8 bits, en tecnología N-MOS (incluyendo H-MOS) constituido por una memoria exclusivamente de lectura, programable, que se pueda borrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento de 30 208 bits, por una memoria de lectura-escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 896 bits, por una memoria exclusivamente de lectura, no programable (ROM) con capacidad de almacenamiento de 1 528 bits, por un temporizador de 8 bits, un oscilador y un convertidor analógico/digital de 4 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 54 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																		
ex 8542 11 81 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC68705R3 <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0																		
ex 8542 11 81	<p>Microordenador de 8 bits, dotado de arquitectura de registro a registro, en tecnología C-MOS, constituido por:</p> <ul style="list-style-type: none"> — una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento no superior a 4 Kbits, — una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, borrrable con rayos ultravioleta (EPROM), o por una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con capacidad de almacenamiento no superior a 128 Kbits <p>y que comprenda o no:</p> <ul style="list-style-type: none"> — una memoria exclusivamente de lectura, programable, borrrable eléctricamente (E²PROM) con capacidad de almacenamiento no superior a 4 Kbits, <p>en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" style="margin-left: 20px;"> <tr> <td>370C010</td> <td>370C156</td> <td>370C352</td> </tr> <tr> <td>370C032</td> <td>370C250</td> <td>370C356</td> </tr> <tr> <td>370C050</td> <td>370C256</td> <td>370C732</td> </tr> <tr> <td>370C052</td> <td>370C310</td> <td>370C756</td> </tr> <tr> <td>370C056</td> <td>370C332</td> <td>370C810</td> </tr> <tr> <td>370C150</td> <td>370C350</td> <td>370C850</td> </tr> </table> <ul style="list-style-type: none"> <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	370C010	370C156	370C352	370C032	370C250	370C356	370C050	370C256	370C732	370C052	370C310	370C756	370C056	370C332	370C810	370C150	370C350	370C850	0
370C010	370C156	370C352																		
370C032	370C250	370C356																		
370C050	370C256	370C732																		
370C052	370C310	370C756																		
370C056	370C332	370C810																		
370C150	370C350	370C850																		
ex 8542 11 81 ex 8542 11 83	<p>Microordenador monochip de 8 bits, con arquitectura interna de 16 bits, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) o por una memoria exclusivamente de lectura, programable, no borrrable (PROM) o por una memoria exclusivamente de lectura, programable, que se pueda borrrar mediante rayos ultravioleta (EPROM) con una capacidad de almacenamiento no inferior a 64 Kbits o por una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento no inferior a 2 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 60 mm, provisto de un máximo de 120 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" style="margin-left: 20px;"> <tr> <td>MB 89713</td> </tr> <tr> <td>MB 89715</td> </tr> <tr> <td>MB 89P713</td> </tr> <tr> <td>MB 89P715</td> </tr> <tr> <td>MB 89W715</td> </tr> </table> <ul style="list-style-type: none"> <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	MB 89713	MB 89715	MB 89P713	MB 89P715	MB 89W715	0													
MB 89713																				
MB 89715																				
MB 89P713																				
MB 89P715																				
MB 89W715																				
ex 8542 11 81 ex 8542 11 83	<p>Microprocesador de 8 bits, con arquitectura interna de 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 × 60 mm, provisto de un máximo de 120 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table border="0" style="margin-left: 20px;"> <tr> <td>MB 89T713</td> </tr> <tr> <td>MB 89T715</td> </tr> </table> <ul style="list-style-type: none"> <li style="text-align: center;">u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	MB 89T713	MB 89T715	0																
MB 89T713																				
MB 89T715																				

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 81 ex 8542 11 83	<p>Microordenador de 8 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica de 16 bits, una memoria exclusivamente de lectura, no programable (ROM) de una capacidad de almacenamiento de 128 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 2 Kbits, un convertidor analógico-numérico de 8 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 42 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: PD 78C14 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85 ex 8542 11 87	<p>Coprocador matemático que trabaja con coma flotante, en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 46 × 53 mm, provisto de un máximo de 208 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 74 ACT 8847 MC 68882 79 R 2010 NCR 32020 79 R 3010 NS 32381 80387 R 2010/16 MC 68881 WTL 3167 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83	<p>Microprocesador multiprotocolo de 8 ó 16 bits, en tecnología C-MOS, constituido por una unidad central de proceso (CPU), un circuito de control de acceso directo a memoria, un circuito de control de interrupciones, una memoria de lectura-escritura de acceso aleatorio de doble puerto (<i>Dual Port RAM</i>) de una capacidad de almacenamiento de 9 216 bits, tres temporizadores, un procesador de comunicación y tres circuitos de control de comunicación serie y simultánea en dos direcciones (<i>full duplex</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 36 × 36 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 68302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 81 ex 8542 11 83 ex 8542 11 85	<p>Coprocador, en tecnología C-MOS, que permita la interfaz múltiple entre un bus de sistema paralelo y unidades centrales de proceso (CPUs) de 8, 16 ó 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 × 41 mm, provista de un máximo de 149 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82389 82C389 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 83	<p>Microordenador monochip de 16 bits, constituido por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento de 64 Kbits, una memoria de lectura-escritura de acceso aleatorio (RAM) con una capacidad de almacenamiento de 2 Kbits, un convertidor digital/analógico con muestreo-bloqueo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 × 40 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)															
ex 8542 11 83 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 8397 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 83	<p>Microprocesador de 16 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU), un multiplicador y acumulador (MAC), una unidad de desfase aritmético y lógico (<i>Shifter</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 35 × 35 mm, provista de un máximo de 101 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 2100 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 83	<p>Microordenador de 16 bits, en tecnología C-MOS, constituido por una unidad aritmética y lógica (ALU), un multiplicador y acumulador (MAC), una unidad de desfase aritmético y lógico (<i>Shifter</i>), una memoria estática de lectura-escritura de acceso aleatorio con una capacidad de almacenamiento de 48 Kbits, una memoria estática de lectura-escritura de acceso aleatorio (S-RAM) con una capacidad de almacenamiento de 16 Kbits y un temporizador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ADSP 2101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 85	<p>Microordenador monochip de 24 bits, en tecnología C-MOS, compuesto por una memoria exclusivamente de lectura, no programable (ROM) con una capacidad de almacenamiento no inferior a 60 Kbits y memorias de lectura-escritura de acceso aleatorio (RAM) con una capacidad total no inferior a 12 Kbits, de una unidad aritmética de 24 bits con coma flotante, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 40 × 40 mm, provisto de un máximo de 135 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MB 86220 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0															
ex 8542 11 85	<p>Microprocesador de 32 bits, en tecnología C-MOS, con bus externo de datos de 32 bits y bus externo de direcciones de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 48 × 48 mm, provisto de un máximo de 208 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: <table data-bbox="432 1895 1007 2029" style="margin-left: 20px;"> <tbody> <tr> <td>486</td> <td>AM 29000</td> <td>MC 68040</td> </tr> <tr> <td>80386</td> <td>CY7C601</td> <td>NS 32532</td> </tr> <tr> <td>80486</td> <td>L 64801</td> <td>NS 32C 032</td> </tr> <tr> <td>79 R 2000 A</td> <td>MC 68020</td> <td>R 2000/16</td> </tr> <tr> <td>79 R 3000</td> <td>MC 68030</td> <td></td> </tr> </tbody> </table> <ul style="list-style-type: none"> u 	486	AM 29000	MC 68040	80386	CY7C601	NS 32532	80486	L 64801	NS 32C 032	79 R 2000 A	MC 68020	R 2000/16	79 R 3000	MC 68030		
486	AM 29000	MC 68040															
80386	CY7C601	NS 32532															
80486	L 64801	NS 32C 032															
79 R 2000 A	MC 68020	R 2000/16															
79 R 3000	MC 68030																

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 85 (continuación)	— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción	0
ex 8542 11 87	<p>Microordenador monochip de 56 bits, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, no programable (ROM) de una capacidad de almacenamiento de 12 Kbits y por una memoria de lectura-escritura de acceso aleatorio (RAM) de una capacidad de almacenamiento de 12 Kbits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 138 × 138 mm, provisto de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DSP56000 DSP56001 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 87	<p>Microprocesador de 64 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 45 × 45 mm, provisto de un máximo de 168 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 80860 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de mando, en tecnología GaAs, para el control de diodos laser o de otros diodos emisores de luz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 7 mm, provista de un máximo de 18 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G075 16G076 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control y de gestión de memoria cache, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 38 × 38 mm, provista de un máximo de 132 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación numérica siguiente: 82385 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para la gestión de ciclos asíncronos de una unidad central de proceso (CPU) de 32 bits, de una unidad de mando DMA y de un bus multifuncional, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 × 31 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 321 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, que permita el control de un bus de sistema, de una memoria estática o dinámica de lectura-escritura de acceso aleatorio (S-RAM o D-RAM) y de acceso directo a memoria a 4 canales, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 20 × 21 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: OTI 031 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>circuito de control de motores de corriente continua, en tecnología C-MOS, constituido por un circuito controlador de la tensión de alimentación, un circuito para el almacenamiento y la decodificación de direcciones y el multiplexado de datos, un convertidor numérico/análogo de 8 bits y 5 amplificadores, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 17 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 27 GC 45 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de disquetes flexibles (<i>Floppy disc controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 62 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: FE 2100 G 70360—33 L 1 A 0519 MB 89311 OTI 033 WD 16 C 92 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio, en tecnología C-MOS, que permita el direccionamiento de memoria por página (<i>page mode operation</i>) y el tratamiento simultáneo (<i>interleaving</i>) de las memorias separadas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 × 29 mm, provista de un máximo de 160 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: VL82C320 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control BUS en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 41 × 41 mm, provisto de un máximo de 160 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table border="0" data-bbox="347 398 1157 504"> <tr> <td>82308</td> <td>82 C 88</td> <td>GC 181</td> <td>VL 82 C 331</td> </tr> <tr> <td>82309</td> <td>82 C 211</td> <td>L1A 4601</td> <td>VL 86 C 410</td> </tr> <tr> <td>82355</td> <td>82 C 288</td> <td>MSM 6307</td> <td></td> </tr> <tr> <td>82358</td> <td>82 C 301</td> <td>VIC 068</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	82308	82 C 88	GC 181	VL 82 C 331	82309	82 C 211	L1A 4601	VL 86 C 410	82355	82 C 288	MSM 6307		82358	82 C 301	VIC 068		0
82308	82 C 88	GC 181	VL 82 C 331															
82309	82 C 211	L1A 4601	VL 86 C 410															
82355	82 C 288	MSM 6307																
82358	82 C 301	VIC 068																
ex 8542 11 92	<p>Circuito de control de impresora, con entradas y salidas paralelas, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provisto de un máximo de 44 patillas conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>PPC—1</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 92	<p>Circuito de control para bus sistemas y periféricos y para la generación de señales de reloj (<i>System Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>82C101</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 92	<p>Circuito de control de memoria dinámica de lectura-escritura de acceso aleatorio (D-RAM), en tecnología C-MOS, que consta de un tampón de dirección para los bits de direcciones altas, un decodificador de memoria y un circuito de control de un altavoz, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 x 31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>82C102</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 92	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 16 MHz y con un acceso memoria de 32 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 144 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>82 C 302</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																
ex 8542 11 92	<p>Circuito de control de memoria, en tecnología C-MOS, que funciona a una frecuencia de reloj no inferior a 10 MHz y con un acceso memoria vídeo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 36 x 36 mm, provisto de un máximo de 144 patillas de conexión y de:</p>																	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 222 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control para microprograma, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 x 54 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2910 CY 7C 910 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, que permita el control y el interfaz de las señales entre una unidad central de proceso (CPU), memoria e interfaz entrada/salida, constituido por circuitos de refresco de las memorias dinámicas de lectura-escritura de acceso aleatorio (DRAM), de decodificación de direcciones, de generación de señales de reloj y de gestión de las señales de interrupción de transferencia de datos, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 30 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0602 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de secuencia de datos entre unidades magnéticas de disco duro y la unidad de control de la memoria central, en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 x 54 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AIC 010 CL SH250 15Q E AIC 100 CL SH260 15PC C OMTI 505 CL SH260 15QC D u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control, para el control de la secuencia de direcciones de 4 bits, para la ejecución de las instrucciones en una memoria microprogramada, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 x 38 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY2909 CY2911 CY7C909 CY7C911 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)										
ex 8542 11 92	<p>Circuito de control para la transmisión de datos entre la memoria dinámica y equipos periféricos (<i>DMA Transfer Controller</i>, denominado «DTC»), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 38 x 63 mm, provisto de un máximo de 160 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes:</p> <table data-bbox="347 521 683 651"> <tr> <td>82307</td> <td>L1A 4599</td> </tr> <tr> <td>82380</td> <td>WE 32104</td> </tr> <tr> <td>82 C 223</td> <td>Z 8516</td> </tr> <tr> <td>GC 183</td> <td>Z 9516</td> </tr> <tr> <td>HD 68450</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerde con la presente descripción</p>	82307	L1A 4599	82380	WE 32104	82 C 223	Z 8516	GC 183	Z 9516	HD 68450		0
82307	L1A 4599											
82380	WE 32104											
82 C 223	Z 8516											
GC 183	Z 9516											
HD 68450												
ex 8542 11 92	<p>Circuito de control vídeo para la gestión de pantallas catódicas, en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 62 mm, provisto de un máximo de 132 patillas de conexión o puntos de contactos y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>CRT 9007 CRT 97 C 11 VL 86 C 310 WD 90 C 10</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0										
ex 8542 11 92	<p>Circuito lógico de control y de gestión de pantalla catódica monocroma (<i>MDC, Monochrome Display Controller</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 30 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente:</p> <p>M 50452</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0										
ex 8542 11 92	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología C-MOS, en forma de circuito monolítico integrado, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 x 62 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <p>82 C 434 MB 89321 MB 89322 V 6363</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0										
ex 8542 11 92	<p>Circuito de control para tubos de rayos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología N-MOS (incluida la tecnología H-MOS), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 x 62 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p>											

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)												
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AM 8052</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Circuito de control para tubos catódicos (<i>Cathode Ray Tube Controller/CRTC</i>), en tecnología bipolar, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15 × 55 mm, provisto de un máximo de 40 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SCB 2675</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Circuito de control para tubos de rayos catódicos y para dispositivos de visualización de cristales líquidos (<i>Controlador CRT y LCD</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 82 C 425 V 6355—DJ</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Circuito de mando para pantallas de cristal líquido (<i>LCD-driver</i>), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 20 mm, provisto de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="427 1395 991 1503"> <tr> <td>HD 44100</td> <td>MSM 5259</td> <td>SED 1600</td> </tr> <tr> <td>HD 44780</td> <td>MSM 5298</td> <td>SED 1610</td> </tr> <tr> <td>HD 66100</td> <td>MSM 5299</td> <td></td> </tr> <tr> <td>LC 7582</td> <td>MSM 5839</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	HD 44100	MSM 5259	SED 1600	HD 44780	MSM 5298	SED 1610	HD 66100	MSM 5299		LC 7582	MSM 5839		0
HD 44100	MSM 5259	SED 1600												
HD 44780	MSM 5298	SED 1610												
HD 66100	MSM 5299													
LC 7582	MSM 5839													
ex 8542 11 92	<p>Circuito de control para el control de la tensión de las memorias de lectura-escritura de acceso aleatorio (<i>RAM</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 12 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: DS 1210</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0												
ex 8542 11 92	<p>Circuito integrado monolítico analógico-numérico, capaz de controlar motores sin escobillas manteniendo constante su velocidad, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 × 25 mm, provisto de un máximo de 20 patillas de conexión y de:</p>													

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MGA 3015 A SSI 590 UC 1633 UC 1634 UC 3633 UC 3634 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control para el control de la tensión de alimentación constante de 60 V / 500 mA, en forma de circuito integrado monolítico, en tecnología C-MOS, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: UCN 5816 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para la multiplexación del bus de dirección de una unidad central de proceso (CPU), compuesto por 41 circuitos de control bus, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 C 103 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para el control de un canal local y de una unidad central de proceso (CPU), capaz de generar ciclos para red videográfica (VGA-Video Graphic Array) y para memoria, que comprenda un circuito de acceso directo a memoria (DMA) y de refresco de memoria, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 25 × 25 mm, provista de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C221 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 92	<p>Circuito de control para la comunicación en serie o paralela, en tecnología C-MOS, constituido por dos emisores/receptores asíncronos universales (UARTs) y un reloj de tiempo real, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 26 mm, provista de un máximo de 80 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C606 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 92	<p>Circuito de control, en tecnología C-MOS, para el multiplexado de líneas de datos de un microprocesador a un bus de datos de sistema, un bus de datos periférico y un bus de datos de memoria, constituido por un bus de datos de 16 bits, seis multiplexadores de 8 bits, 40 circuitos de control bus provistos de tampónes y un codificador/decodificador de paridad de datos, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32×32 mm, provista de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C104 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 92	<p>Circuito de control de seis canales, en tecnología bipolar, para el control de señales de escritura-lectura de cabezas magnéticas que forman parte de unidades de disco duro, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 8×19 mm, provista de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SSI 32R522—6 SSI 32R522R—6 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control de unidad de discos flexibles y de la velocidad de transmisión de datos, en tecnología C-MOS, que realiza las funciones de separación de datos, precompensación de señales de escritura, interfaz con una unidad central de proceso (CPU) y la generación de señales de reloj, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26×62 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones numéricas o alfanuméricas siguientes: 82077 DP 8473 WD 37C65 WD 57C65 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita el control de un teclado y de un dispositivo de punteado (denominado «ratón»), constituido por dos controladores de comunicación en serie, un controlador de una entrada-salida paralela de dos direcciones, un controlador de interrupciones y un temporizador/contador, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 15×21 mm, provista de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: OTI—032 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, que permita la interfaz entre una memoria dinámica de lectura-escritura de acceso aleatorio y un canal local y una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33×33 mm, provisto de un máximo de 120 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC 182 LSA 6031 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de interfaz de líneas de abonados (SLIC), en tecnología de aislamiento dieléctrico, con una corriente de línea interna constante programada constituido por una red de resistencias y un amplificador operacional, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: HC 5502 HC 5504 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, constituido por uno o dos circuitos de control de acceso directo memoria (DMA), uno o dos circuitos controladores de interrupción y un contador programable, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 32 mm, provista de un máximo de 100 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82C100 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de interfaz bus para la gestión de las direcciones/datos de 8, 16 ó 32 bits entre una unidad central de proceso (CPU) y unidades periféricas, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 344 S 0606 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 93	<p>Circuito de interfaz bus, para la transmisión síncrona/asíncrona de datos entre un microprocesador y circuitos de control, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 31 × 31 mm, provisto de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: ESP 216 ESP 226 AIC 6250 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 93	<p>Circuito de control y de interfaz, en tecnología C-MOS, para una unidad central de proceso (CPU) y una memoria de lectura-escritura de acceso aleatorio (RAM), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 × 28 mm, provisto de un máximo de 160 patillas o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 132 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de interfaz bus, en tecnología C-MOS, que permita la interfaz entre direcciones/datos de 8 ó 16 bits de un bus periférico o de un bus memoria y direcciones/datos de 32 bits de un bus de una unidad central de proceso (CPU), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 28 × 28 mm, provisto de un máximo de 160 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: GC 133 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 93	<p>Circuito de control y de interfaz bus, en tecnología C-MOS, que asegure las funciones de controlador de interrupciones, de refresco de memoria dinámica de lectura-escritura de acceso aleatorio, de controlador de una puerta de entrada/salida paralela y de decodificador de direcciones, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 33 × 33 mm, provista de un máximo de 160 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: GC186 L1A4982 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 94	<p>Unidad aritmética y lógica (ALU) de 4 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 29 × 83 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY 2901 CY7C 901 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 94	<p>Unidad aritmética y lógica (ALU) de 16 bits, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 29 × 83 mm, provisto de un máximo de 68 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: CY7C9101 CY7C9115 CY7C9116 CY7C9117 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)								
ex 8542 11 94	<p>Red lógica programable (PLA), parcialmente programable por el usuario, en tecnología C-MOS, provista de una red AND programable y de una red OR fija con registros o sin ellos, con un máximo de 32 entradas y 12 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 19 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <table data-bbox="341 544 671 645" style="margin-left: 20px;"> <tr> <td>16 P 8</td> <td>C 16 R 6</td> </tr> <tr> <td>16 RP 4</td> <td>C 16 R 8</td> </tr> <tr> <td>C 16 L 8</td> <td>C 20 G 10</td> </tr> <tr> <td>C 16 R 4</td> <td>C 22 V 10</td> </tr> </table> u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	16 P 8	C 16 R 6	16 RP 4	C 16 R 8	C 16 L 8	C 20 G 10	C 16 R 4	C 22 V 10	0
16 P 8	C 16 R 6									
16 RP 4	C 16 R 8									
C 16 L 8	C 20 G 10									
C 16 R 4	C 22 V 10									
ex 8542 11 94	<p>Red lógica programable por el usuario (PLD), en tecnología ECL, no borrable, dotada de registros y de una red AND programable, con un máximo de 16 entradas y 8 salidas, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 13 × 33 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanumérica siguientes: <ul style="list-style-type: none"> CY10E301 CY10E302 CY100E301 CY100E302 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0								
ex 8542 11 94	<p>Red lógica de células (LCA) provista de un máximo de 1 800 puertas, programable y que se pueda borrar eléctricamente, en tecnología C-MOS, en forma de circuito integrado monolítico encerrado en una cápsula cuyas dimensiones exteriores no superen 31 × 62 mm, provista de un máximo de 84 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> XC 2018 XC 2064 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0								
ex 8542 11 94	<p>Red de puertas no volátil, programable por el usuario, en tecnología C-MOS, constituida por un máximo de 2 000 puertas, con un máximo de 69 entradas/salidas, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 30 × 30 mm, provista de un máximo de 84 puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: <ul style="list-style-type: none"> ACT 1010 ACT 1020 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	7								
ex 8542 11 94	<p>Secuenciador programable por el usuario, no borrable, en tecnología bipolar, dotado de un máximo de 48 funciones AND, un registro de estado de 6 bits y un registro de salida de 8 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 39 mm, provisto de un máximo de 28 patillas de conexión y de:</p>									

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)																				
ex 8542 11 94 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 82 S 105</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 94	<p>Red lógica programable, borrable o no con rayos ultravioletas, en tecnología C-MOS, que comprenda un mínimo de 500 puertas lógicas, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 65 × 124 mm, provista o no de una ventana de cuarzo en su parte superior, de un máximo de 72 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes:</p> <table data-bbox="443 801 1219 931"> <tr> <td>16 L8—W</td> <td>CY7C330</td> <td>CY7C344</td> <td>EP 1800</td> </tr> <tr> <td>16 R4—W</td> <td>CY7C331</td> <td>CY7C345</td> <td>EP 1810</td> </tr> <tr> <td>16 R6—W</td> <td>CY7C332</td> <td>EP 600</td> <td></td> </tr> <tr> <td>16 R8—W</td> <td>CY7C342</td> <td>EP 610</td> <td></td> </tr> <tr> <td>22 V10—W</td> <td>CY7C343</td> <td>EP 910</td> <td></td> </tr> </table> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	16 L8—W	CY7C330	CY7C344	EP 1800	16 R4—W	CY7C331	CY7C345	EP 1810	16 R6—W	CY7C332	EP 600		16 R8—W	CY7C342	EP 610		22 V10—W	CY7C343	EP 910		0
16 L8—W	CY7C330	CY7C344	EP 1800																			
16 R4—W	CY7C331	CY7C345	EP 1810																			
16 R6—W	CY7C332	EP 600																				
16 R8—W	CY7C342	EP 610																				
22 V10—W	CY7C343	EP 910																				
ex 8542 11 99	<p>Circuito de recuperación para las señales de reloj y datos, en tecnología GaAs, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 × 13 mm, provista de un máximo de 40 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G040</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 99	<p>Emisor-receptor asíncrono universal de 2 canales (DUART), en tecnología MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 × 53 mm, provisto de un máximo de 100 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 2681 PC 87310</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				
ex 8542 11 99	<p>Emisor-receptor asíncrono universal de 8 canales (octal UART), en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 32 × 53 mm, provista de un máximo de 84 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: SCC 2698</p> <p>u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0																				

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Circuito programable para la transmisión y la recepción de datos en forma asíncrona (<i>Asynchronous Communication Element</i>), constituido por una memoria de lectura-escritura FIFO (<i>First in/First out</i>) con capacidad de almacenamiento de 128 bits y al menos un canal entrada/salida en serie y un canal en paralelo bidireccional, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 26 × 26 mm, provisto de un máximo de 68 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16C551 16C552 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Generador de un cursor, definible por el usuario, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 33 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: Bt431 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Generador de reloj, en tecnología C-MOS, para la generación de señales de reloj y de señales de control para un convertidor video numérico/analógico con memoria de lectura-escritura de acceso aleatorio (RAMDAC), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 38 mm, provisto de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: Bt438 Bt439 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Modulador-demodulador, en tecnología C-MOS (llamado <i>Modem C-MOS</i>), para transmisión de datos por línea telefónica simultáneamente en ambas direcciones (<i>full duplex</i>), con una velocidad de 2 400 bits por segundo, y para transmisión en una sola dirección (<i>half duplex</i>) de imágenes estáticas (<i>facsimile telegraphy</i>), con una velocidad de 4 800 u 9 600 bits por segundo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 14 × 37 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: SC 11046 SC 11054 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Convertidor analógico-digital con una gama dinámica de 120 dB, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 17 × 54 mm, provisto de un máximo de 44 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CS 5324 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Sintetizador programable de señales numéricas, para la generación de señales sonoras numéricas con memoria de lectura-escritura de acceso aleatorio (RAM) de capacidad de almacenamiento de 16 Kbits, con una frecuencia de muestreo de 22,257 KHz y 44,1 KHz y dos canales de salida para señales mono o stereo, en tecnología C-MOS, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 18 x 18 mm, provisto de un máximo de 44 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanuméricas siguiente: 344 S 0053 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 99	<p>Detector de humo, operativo para una gama de temperaturas de -20° C o más, sin exceder de +60° C, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 9 x 23 mm, provisto de un máximo de 18 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC 14467 CS 235 MC 14468 V 24216 MC 14471 MC 145010 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 99	<p>Circuito comparador, en tecnología GaAs, para diferencias de fase y de frecuencia para frecuencias de 1 GHz como máximo, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 13 x 13 mm, provista de un máximo de 40 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 16G044 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 99	<p>Codificador-decodificador, en tecnología C-MOS, para la conversión de datos en formato NRZ (<i>Non-Return-to Zero</i>) o en formato RLL (<i>Run-Length-Limited</i>), en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12 x 12 mm, provista de un máximo de 28 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: CLS—SH110 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 11 99	<p>Circuito reloj/calendario, en tecnología C-MOS, provisto de un generador programable para interrupciones periódicas y para ondas rectangulares y de una memoria estática de lectura-escritura de acceso aleatorio (S-RAM), con una capacidad de almacenamiento de 400 bits, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 16 x 33 mm, provisto de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: MC 146818 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 11 99	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 80 Kbits/s a una distancia de 2 km, constituido por un modulador, un demodulador, dos memorias tampón de datos, un registro de datos de emisión y un registro de datos de recepción, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 29 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145422 MC145426 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Emisor-receptor síncrono universal, en tecnología C-MOS, que permita la transferencia numérica simultánea en dos direcciones (<i>full duplex</i>), de voz y de datos con una velocidad total de 160 Kbits/s a una distancia de 1 km, constituido por un modulador, un demodulador, memorias tampón de datos, registros de datos de emisión y registros de datos de recepción, en forma de circuito integrado monolítico, encerrado en una cápsula cuyas dimensiones no superen 15 × 33 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC145421 MC145425 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 11 99	<p>Convertidor video simple o triple numérico/análogo de 8 bits con memorias de lectura-escritura de acceso aleatorio (RAMDACs), en tecnología C-MOS, dotado de un registro de paleta de color y de entradas múltiples para elementos de imágenes con multiplexación interno, en forma de circuito integrado monolítico, encerrada en una cápsula cuyas dimensiones exteriores no superen 39 × 39 mm, provista de un máximo de 132 patillas de conexión o puntos de contactos y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: Bt458 Bt461 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 30	<p>Amplificador, en tecnología GaAs, con un factor de amplificación nominal igual o superior a 18 dB pero sin exceder 30 dB y una gama de frecuencias no superior a 1,9 GHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 7 mm, provista de un máximo de 18 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G071 16G072 16G074 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 50	<p>Regulador de tensión con una corriente de reposo de 75 mA y una tensión de salida de 380 mV a 100 mA, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 7 × 11 mm, provista de un máximo de 8 patillas de conexión o puntos de contacto y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 50 (continuación)	<p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: LP 2950 LP 2951 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Red de diodos programable, constituida por 14 diodos individuales y un rectificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 × 10 mm, provista de un máximo de 36 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: 16G010 16G011 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Circuito codificador-decodificador, en tecnología C-MOS, constituido por una memoria exclusivamente de lectura, programable, borrable eléctricamente (E²PROM) con una capacidad de almacenamiento de 32 bits, un amplificador y un oscilador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 20 mm, provista de un máximo de 14 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: AZ 280 TMC3637 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Convertidor de frecuencia, para la conversión de frecuencias superiores o iguales a 11,7 GHz pero inferiores o iguales a 12,2 GHz en frecuencias superiores o iguales a 950 MHz pero inferiores o iguales a 1 450 MHz, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10 mm, provisto de un máximo de 6 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: 20070C u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0
ex 8542 19 90	<p>Circuito de control para el control de la tensión de los microprocesadores, en tecnología C-MOS, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8 × 12 mm, provisto de un máximo de 16 patillas de conexión y de:</p> <p>— una sigla de identificación consistente en, o que comprenda, una de las combinaciones siguientes: DS 1231 DS 1232 u</p> <p>— otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción</p>	0

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90	<p>Convertidor de tensión a frecuencia, que comprenda un amplificador, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones no superen 9×24 mm o cuyo diámetro no exceda de 11 mm, provista de un máximo de 20 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: VFC32 VFC100 VFC101 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito de control analógico-numérico para motores sin escobillas, que permita el control de la velocidad en dirección hacia delante o hacia atrás, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 8×33 mm, provista de un máximo de 24 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: MC33033 MC33034 MC33035 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Circuito integrado monolítico analógico, en tecnología bipolar, para el mando de motores lineales o con brazos rotativos, con una tensión máxima de salida de 45 V a una corriente de salida no superior a 2,5 A, encerrado en una cápsula cuyas dimensiones no superen 17×33 mm, provisto de un máximo de 28 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: EL 2007 PBL 3717 PBL 3771 EL 2017 PBL 3770 PBL 3772 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Detector para picos de amplitud en señales de lectura-escritura de las unidades de memoria de discos, constituido por un amplificador diferencial con amplificación controlada automáticamente y por un rectificador de precisión de doble alternancia, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 12×12 mm, provista de un máximo de 28 patillas de conexión y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: ML 8464 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8542 19 90	<p>Convertidor medio cuadrático para el cálculo del valor medio cuadrático (RMS) de formas de ondas y la conversión de este valor en corriente directa equivalente ou tensión directa equivalente, en forma de circuito integrado monolítico analógico, encerrado en una cápsula cuyas dimensiones exteriores no superen 10×21 mm o cuyo diámetro no exceda de 10 mm, provista de un máximo de 14 patillas de conexión y de:</p>	

Código de la Nomenclatura combinada	Designación de la mercancía	Derechos autónomos (%)
ex 8542 19 90 (continuación)	<ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, la combinación alfanumérica siguiente: AD 536 A u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 8548 00 00	<p>Circuito reloj/calendario, constituido por una pila de litio, un resonador de cuarzo y un circuito integrado monolítico, en tecnología C-MOS, formado por un generador programable para interrupciones periódicas y para ondas rectangulares y por una memoria estática de lectura-escritura de acceso aleatorio, todo encerrado en una cápsula cuyas dimensiones exteriores no superen 10 x 34 mm, provisto de un máximo de 24 patillas de conexión o puntos de contacto y de:</p> <ul style="list-style-type: none"> — una sigla de identificación consistente en, o que comprenda, una de las combinaciones alfanuméricas siguientes: DS 1287 DS 1387 u — otras siglas de identificación relacionadas con circuitos que concuerden con la presente descripción 	0
ex 9002 11 00	<p>Objetivo no regulable de longitud focal igual o superior a 90 mm pero no superior a 94 mm, constituido por lentes bien en vidrio, o bien en material plástico, con un diámetro igual o superior a 80 mm pero no superior a 90 mm</p>	0
ex 9021 30 90	<p>Prótesis vasculares, ni tejidas, ni de punto, cuyo orificio más amplio tenga un diámetro interior inferior o igual a 8 mm</p>	0
ex 9110 90 00 ex 9114 90 00	<p>Conjunto formado por un circuito impreso sobre el que se colocan como mínimo un circuito de reloj, un resonador de cuarzo y un elemento sonoro piezo-eléctrico, de un grosor superior a 5 mm, destinado a la fabricación de productos del capítulo 91 (a)</p>	0

(a) El control de la utilización para este destino específico se lleva a cabo mediante la aplicación de las disposiciones comunitarias dictadas a este respecto.