

385R3577

23. 12. 85

Diario Oficial de las Comunidades Europeas

Nº L 346/1

REGLAMENTO (CEE) Nº 3577/85 DEL CONSEJO**de 26 de noviembre de 1985****por el que se suspenden temporalmente los derechos autónomos del arancel aduanero común para determinados productos industriales**

EL CONSEJO DE LAS COMUNIDADES EUROPEAS,

Visto el Tratado constitutivo de la Comunidad Económica Europea y, en particular, su artículo 28,

Visto el proyecto de Reglamento presentado por la Comisión,

Considerando que, para los productos contemplados en el presente Reglamento, la producción en la Comunidad es actualmente insuficiente o nula y que, de este modo los productores no pueden responder a las necesidades de las industrias usuarias de la Comunidad;

Considerando que redundaría en interés de la Comunidad suspender parcialmente los derechos autónomos del arancel aduanero común en determinados casos, debido en particular a la existencia de una producción comunitaria, y proceder en los demás casos a la suspensión total;

Considerando que habida cuenta de las dificultades que implica una valoración rigurosa de la evolución de la situación económica en los sectores interesados en un futuro próximo, es conveniente adoptar las citadas medidas

de suspensión únicamente con carácter temporal y fijar su período de validez en función del interés de la producción comunitaria,

HA ADOPTADO EL PRESENTE REGLAMENTO:

Artículo 1

Quedan suspendidos al nivel indicado para cada uno de ellos los derechos autónomos del arancel aduanero común relativos a los productos enumerados en los cuadros que figuran anexos al presente Reglamento.

Dichas suspensiones serán válidas:

- del 1 de enero de 1986 al 31 de marzo de 1986, para los productos mencionados en el cuadro I,
- del 1 de enero de 1986 al 30 de junio de 1986, para los productos mencionados en el cuadro II.

Artículo 2

El presente Reglamento entrará en vigor el 1 de enero de 1986.

El presente Reglamento será obligatorio en todos sus elementos y directamente aplicable en cada Estado miembro.

Hecho en Bruselas, el 26 de noviembre de 1985.

*Por el Consejo**El Presidente*

J. F. POOS

ANEXO

CUADRO I

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 29.04 A III a)	2-Metilpropano-2-01 (alcohol tert-butílico) con una pureza en peso de 90 %, como mínimo, y el 96 %, como máximo	0
ex 84.55 C	Pantallas de matriz de puntos cuyas dimensiones externas no excedan de 14 × 40 × 210 mm, excluidos el cable plano y el conector, y que estén constituidas por una capa de cristal líquido, encerrada entre dos placas o láminas de vidrio, con 2 560 puntos (distribuidos en 16 líneas y 160 columnas) o 2 400 puntos (distribuidos entre 16 líneas y 150 columnas), montadas sobre chasis de circuitos impresos dotados de componentes electrónicos de guía y control, con o sin cable plano de 10 o 20 vías y conector	0
ex 84.55 C	<p>Conjuntos para máquinas de proceso automático de datos que incluyan memorias estáticas de acceso aleatorio de tecnología C-MOS (C-MOS S-RAMS) con capacidad de almacenamiento de 256 Kbits, cuyas dimensiones exteriores no excedan de 17 × 39 mm y sobre los cuales vayan montados los elementos siguientes:</p> <ul style="list-style-type: none"> — 4 memorias estáticas de acceso aleatorio de tecnología C-MOS (C-MOS S-RAMS) en forma de circuitos integrados monolíticos con capacidad de 64 Kbits, contenida cada una en un alojamiento de cerámica, — un decodificador en forma de circuito integrado monolítico, — un condensador de desacoplamiento. <p>Dichos conjuntos no cuentan con más de 28 patillas de conexión y llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: EDH 8832 MC 20 o — otras marcas de identificación correspondientes a conjuntos para máquinas de proceso automático de datos que se ajusten a la descripción 	

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

CUADRO II

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 13.03 A V	Extracto de pelitre desencerado	0
ex 27.13 B II	1-alkenos que contengan una cadena de átomos de carbono comprendida entre C 18 y C 30	0
ex 28.05 C I	Aleación de cerio y otras tierras raras metálicas que contenga, en peso, como mínimo, un 47 % de cerio	0
ex 28.20 A	Hidróxido de óxido de aluminio, en forma de pseudo-boehmita	4
ex 28.49 C II y ex 30.03 A II b)	Carboplatino (DCI)	0
ex 29.03 C I	Triclorometanosulfonato de 2,2,2-trifluoroetilo	0
ex 29.04 C I	Hexano 1,6-diol	0
ex 29.08 A III c)	Mezclas de isómeros de <i>bis</i> (fenoxifenoxi) benceno	0
ex 29.08 A III c)	1,2- <i>bis</i> (2,4,6-tribromofenoxi) etano, para su utilización en la fabricación de acrilonitrilo-butadieno-estireno (ABS) (a)	0
ex 29.13 E	6'-metoxi-2'-propiononaftona	0
ex 29.13 F	Ubidecarenona (DCI) (Coenzima Q ₁₀)	0
ex 29.16 D	Ácido 2,6-dimetroxibenzoico	0
ex 29.21 B II	0,0'-Dioctadecil <i>bis</i> (fosfito) de pentaeritritol	0
ex 29.22 E II	1,8-Naftilenodiamina	0
ex 29.23 D V	Sal sódica de diclofenac (DCIM)	0
ex 29.26 A I	Sal sódica de 1,1-dióxido de 1,2-benzisotiazol-3-ona	0
ex 29.31 B	Aldicarb (ISO) en solución de diclorometano	0
ex 29.34 C	Ácido 2-difenilfosfinobenzoico	0
ex 29.35 Q	Fosfato de adenosina (DCI)	0
ex 29.35 Q	3-(1-Etil-1-metilpropil)isoxazol-5-ilamina	0
ex 29.35 Q	Dicloruro de 4,4'- <i>bis</i> -(hidroximinometil)-1,1'-(oxidimetileno)-dipiridinio	0
ex 29.35 Q	Zotepina (DCI)	4
ex 29.35 Q	(RS)-1-[2-(4-Clorobenzidriloxi)etilo] piperidina y sus sales	4
ex 29.38 A	Ácido nicotínico (DCI)	0
ex 29.38 B II	Dexpanthenol (DCI)	0

(a) El control de la utilización de dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 29.38 B III	Ácido fólico (DCI)	0
ex 29.38 B V	Nicotinamida (DCI)	0
ex 29.39 C I	Gonadotropina sérica (DCI)	0
ex 29.39 D II	17,21-Dipropionato de betametasona (DCIM)	0
ex 29.39 D II	Diacetato de diflorasona (DCIM)	0
ex 29.39 E	Calcitonina (DCI) del tipo salmón y sus sales	0
ex 29.9 E	Prasterona (DCI)	0
ex 29.39 E	Calcitonina (DCI) porcina	0
ex 29.44 A	Epicilina (DCI)	0
ex 29.44 A	Piperacilina (DCI)	0
ex 29.44 A y ex 30.03 A II a) 1	Sal sódica de piperacilina (DCIM)	0
ex 29.44 C	Anfotricina B (DCI)	0
ex 29.44 C	Minociclina (DCI) y sus sales	0
ex 29.44 C	Clindamicina (DCI), sus sales y sus ésteres	0
ex 29.44 C	Diclorhidrato-pentahidrato de espectinomicina (DCIM)	0
ex 29.44 C	Nistatina (DCI)	0
ex 29.44 C	Sulfato de sisomicina (DCIM)	0
ex 29.44 C	Sulfato de espectinomicina (DCIM)	0
ex 29.44 C	Tobramicina (DCI) y sus sales	0
ex 29.44 C	Lincomicina (DCI), sus sales y sus ésteres, destinados a la fabricación de los productos de la partida 30.03 (a)	0
ex 29.44 C	Monensina (DCI) y sus sales	0
ex 29.44 C	Cefaclor (DCI), sus hidratos, sales y ésteres	0
ex 29.44 C	Sulfato de netilmicina (DCIM)	0
ex 29.44 C	Sulfato de dibecacina (DCIM)	0
ex 29.44 C	Sal sódica de cefoxitina (DCIM)	0
ex 29.44 C	Cefradina (DCI)	0
ex 29.44 C	Cefamandol, (DCI), sus sales y sus ésteres	0
ex 29.44 C	Cefazolina (DCI) y sus sales	0
ex 29.44 C	Latamoxef, (DCI), sus sales y sus ésteres	0
ex 29.44 C	Josamicina (DCI)	0
ex 29.44 C	Propionato de josamicina (DCIM)	0
ex 29.44 C	Sulfato de ribostamicina (DCIM)	0
ex 29.44 C	Sal de dicitclohexilamonio de fumagilina (DCIM)	0
ex 29.44 C	Ceftazol (DCI)	0

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 29.44 C	Aztreonam (DCI)	0
ex 29.44 C	Imipenem (DCI)	0
ex 29.44 C	Cefotetan (DCI)	0
ex 29.44 C	Sal sódica de ceftizoxima (DCIM)	0
ex 29.44 C	Midecamicina (DCI) y sus acetatos	0
ex 29.44 C y ex 30.03 A II b)	Amicacina (DCI) y sus sales	0
ex 29.44 C y ex 30.03 A II b)	Mitomicina (DCI)	0
ex 29.44 C y ex 30.03 A II b)	Sulfato de bleomicina (DCIM)	0
ex 29.44 C y ex 30.03 A II b)	Clorhidrato de aclarubicina (DCIM)	0
ex 38.19 G	Catalizadores en polvo compuestos por una mezcla de titanio, magnesio y aluminio, fijos sobre un soporte de dióxido de silicio, con un contenido en peso: — no inferior al 3 % ni superior al 6 % de titanio, — no inferior al 2 % ni superior al 3 % de magnesio, — no inferior al 0,3 % ni superior al 0,5 % de aluminio, destinados a la producción de polietileno de una densidad de 0,935 como mínimo (a)	0
ex 38.19 G	Catalizador compuesto por acetato de dialquildimetilamonio que comprende cadenas de carbono comprendidas entre C 16 y C 18, en suspensión en disolventes orgánicos en concentración no inferior al 40 % en peso	0
ex 38.19 X	Mezcla de metilfosfonato de metilo, de 5-etil-2-metil-2-oxo-1,3,1 ³ -dioxafosforan-5-ilmetil y de metilfosfonato de <i>bis</i> (5-etil-2-metil-2-oxo 1,3,2 ³ -dioxafosforan-5-ilmetil)	0
ex 38.19 X	Butileilmagnesio disuelto en disolventes orgánicos, en concentración igual, como mínimo al 19 % y, como máximo, al 30 %, en peso	0

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 39.19 X	Mezcla de óxidos de bario, bismuto, plomo, titanio y zinc, en forma de polvo, con un contenido no inferior al 5 % en peso de bario y no inferior al 15 % en peso de titanio, para la fabricación de materiales dieléctricos destinados a la producción de condensadores de múltiples capas de cerámica (a)	0
ex 39.01 C I a)	Productos de policondensación del fenol y de formaldehído, en forma de microesferas huecas de un diámetro inferior a 150 micrómetros.	0
ex 39.01 C IV	Película de poli (epsilon-caprolactama) con un punto de reblandecimiento de al menos 200 °C	0
ex 39.02 C I a)	<p>Polietileno en una de las formas señaladas en el apartado b) de Nota 3 del Capítulo 39, con una densidad no inferior a 0,958 a 23 °C y cuyo contenido en peso no exceda de:</p> <ul style="list-style-type: none"> — 50 ppm. de aluminio — 2 ppm. de calcio — 2 ppm. de cromo — 2 ppm. de hierro — 2 ppm. de nickel — 2 ppm. de titanio — 2 ppm. de vanadio <p>destinado a la fabricación de polietileno chlorosulfona (a)</p>	0
ex 39.02 C I a)	Polietileno en una de las formas señaladas en el apartado b) de la Nota 3 del Capítulo 39, con un densidad igual o superior a 0,945 e inferior o igual a 0,985, destinado a la fabricación de cintas entintadoras para máquinas de escribir o de cintas entintadores similares (a)	0
ex 39.02 C II	Película microporosa de politetrafluoroetileno adosada a una de las caras de un polímero permeable al vapor de agua, de anchura igual o superior a 30 cm y de peso igual o inferior a 50 g/m ²	0
ex 39.02 C II	Película microporosa de politetrafluoroetileno de anchura no inferior a 30 cm y cuyo peso no exceda de 22,4 g/m ²	0
ex 39.02 C II	Película de poli (1-clorotrifluoroetileno)	0
ex 39.02 C XI	Hojas de butiral polivinílico dotadas de una franja coloreada degradada	0
ex 39.02 C XIV a)	Productos de polimerización del ácido acrílico, del alquimetacrilato y de pequeñas cantidades de otros monómeros, destinados a ser utilizados como espesantes en la producción de pastas para la estampación de tejidos (a)	0
ex 39.02 C XIV a)	Copolímero de alcohol vinílico con etileno, en una de las formas señaladas en el apartado b) de la nota 3 del Capítulo 39	0
ex 39.03 B V a) 1	Etilcelulosa, no plastificada	0
ex 39.03 B V a) 2	Hidroxialquilhidroxietilcelulosa	0
ex 39.03 B V a) 2	Alquilhidroxietilcelulosa	0
ex 39.07 B V d)	Hoja formada por dos películas de polietileno fibrilado superpuestas en cruz y unidas térmicamente	0
ex 56.01 A	Fibras textiles multicompuestas, acetalizadas y que tengan una matriz de estructura fibrilar, constituidas por cloruro de vinilo y por alcohol polivinílico, polimerizados por emulsión	0
ex 59.03 B	«Telas sin tejer», en piezas o simplemente cortadas en forma cuadrada o rectangular, en filamentos continuos de poliéster, fijadas a poliacrilatos, modeladas, prensadas, impresas e incluso impregnadas o con baño	0

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 69.03 C y ex 69.09 B	Hilos contituidos por filamentos cerámicos continuos que no contengan cada uno menos del 12 %, en peso, de trióxido de diboro, ni más del 26 %, en peso, de dióxido de silicio, ni menos del 60 %, en peso, de trióxido de aluminio	0
ex 70.11	Ampollas de vidrio para tubos de rayos catódicos monocromáticos cuyas pantallas no midan en diagonal menos de 22 cm, ni más de 51 cm y cuyo cuello tenga un diámetro nominal de 20, 29 ó 37 mm	0
ex 70.20 A	Fibras de vidrio no textiles de diámetro inferior a 4 micrones	0
ex 70.20 A	Filtros, tramas, láminas finas y otros productos similares en fibras de vidrio no textiles, con un peso por m ² inferior o igual a 120 g y cuyas fibras tengan un calibre inferior o igual a 7 micrones, excluidos posibles recubrimientos, destinados a la fabricación de productos para la filtración (a)	0
ex 70.20 B	Hilados formados por fibras de vidrio continuas de 33, 34 o 51 text \pm 7,5 % o un múltiplo de una de dichas cifras, cuyo diámetro sea igual o superior a 5,8 micrones e inferior o gual a 7,1 micrones	0
ex 70.20 B	Hilados de 22 tex obtenidos partir de fibras de vidrio continuas hilables de diámetro comprendido entre 4,7 y 5,5 micrones	0
ex 84.18 C II b)	Piezas de aparatos para la disociación catalítica de los óxidos del nitrógeno en nitrógeno y agua, formadas por una mezcla o bien de óxido o sulfatos de vanadio y de dióxido de titanio o sulfatos de bario o bien óxidos de vanadio, de tungsteno (volframio) y de dióxido de titanio, moldeados en forma de alvéolos y cocidos y colocadas las unidades así obtenidas en marcos metálicos	0
ex 84.55 C	Cabezas magnéticas de tecnología Winchester o de película fina, para equipos periféricos de memoria en discos rígidos, que permitan grabaciones de densidad no inferior a 10 pistas por mm, incluso montadas en sus brazos de soporte	0
ex 84.55 C	Pantalla de matriz de puntos cuyas dimensiones exteriores no excedan de 15 x 90 x 280 mm, excluidos el cable plano y el conector, constituida por una capa de cristal líquido encerrada entre dos placas o láminas de vidrio, con 30 720 puntos (dispuestos en 64 filas y 480 columnas), montada sobre una placa de circuito impreso dotada de componentes electrónicos con funciones de guía y control, con o sin cable y conector	0
ex 84.55 C	Pantalla de matriz de puntos cuyas dimensiones exteriores no excedan de 181 x 76 x 15 mm, constituida por una capa de cristal líquido encerrada entre dos placas o láminas de vidrio, con 15 360 puntos (dispuestos en 64 filas y 240 columnas), completada por un circuito electrónico de interface que comprenda como mínimo 544 puntos de contacto	0
ex 84.55 C	Elementos magnéticos de lectura y escritura, realizados en tecnología de película fina, destinados a la fabricación de cabezas magnéticas para equipos periféricos de memoria en discos rígidos, que permitan grabaciones de densidad no inferior a 10 pistas por milímetro, presentados, bien en forma de placas cuyas dimensiones no excedan de 48 x 48 mm y que contengan al menos 200 elementos, bien en forma de tiras cuyas dimensiones exteriores no excedan de 4 x 48 mm y que contengan al menos 10 elementos (a)	0
ex 84.55 C	Componentes para máquinas de proceso automático de datos, constituidos por dos niveles superpuestos de sustrato, provisto cada uno de dos memorias estáticas de lectura y escritura de acceso aleatorio, realizadas en tecnología N-MOS (incluida la H-MOS) (N-MOS-S-RAM), en forma de memoria de 2 Kbits, equivalente a una capacidad total de memoria de 8 K x 1 bit o 4 K x 2 bits, contenidos en alojamientos cuyas dimensiones externas no excedan de 13 x 13 mm, con 23 patillas de conexión como máximo y que lleven:	

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 84.55 C (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: 4598601 5121850 5121934 5121935 5122148 5123059 5123120 5123128 5123129 5123337 5123339 o — cualquier otra marca de identificación correspondiente a componentes de máquinas de proceso automático de datos que se ajusten a la descripción anterior 	0
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que contengan memorias programables de sólo lectura (EPROM), borrables por rayos ultravioleta, con capacidad de almacenamiento de 256 bits y constituidos por un sustrato de capas múltiples cuyas dimensiones externas no excedan de 17 × 39 mm y al que se hayan incorporado:</p> <ul style="list-style-type: none"> — dos memorias programables de sólo lectura (EPROM), borrables por rayos ultravioleta, en forma de circuitos integrados monolíticos, con capacidad de almacenamiento cada uno de 128 K bits y una ventana de cuarzo en la cara superior — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento — dos resistencias <p>Dichos componentes llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: EDH 7832 MM-30 o — cualquier otra marca de identificación correspondiente a componentes EPROM que reajusten a la descripción anterior 	2
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que incluyan memorias programables de sólo lectura (EPROM), borrables por rayos ultravioleta, con capacidad de almacenamiento de 256 Kbits y constituidas por un sustrato de capas múltiples cuyas dimensiones externas no excedan de 17 × 39 mm y al que se hayan incorporado:</p> <ul style="list-style-type: none"> — cuatro memorias programables de sólo lectura (EPROM), borrables por rayos ultravioleta, en forma de circuitos integrados monolíticos, con capacidad de almacenamiento cada uno de 64 Kbits y con una ventana de cuarzo en la cara superior — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento <p>Dichos componentes llevan:</p> <ul style="list-style-type: none"> — una marca de identificación constituida por la siguiente combinación alfanumérica o que la contenga: EDH 7832 MC-35 o — cualquier otra marca de identificación correspondiente a componentes que se ajusten a la descripción anterior 	2
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que incluyan memorias estáticas de lectura y escritura de acceso aleatorio, tecnología C-MOS (C-MOS-S-AM), con capacidad de almacenamiento de 32 Kbits y constituidos por un sustrato de capas múltiples cuyas dimensiones externas no excedan de 17 × 39 mm y al cual se hayan incorporado:</p> <ul style="list-style-type: none"> — dos memorias estáticas de lectura y escritura de acceso aleatorio, en tecnología C-MOS (C-MOS-S-RAM), en forma de circuitos integrados monolíticos, con capacidad de almacenamiento cada uno de 16 Kbits 	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 84.55 C (cont.)	<ul style="list-style-type: none"> — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento <p>Dichos componentes no cuentan con más de 28 patillas de conexión y llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones: <ul style="list-style-type: none"> EDH-8804 C-20 EDH 8804 CL-20 o — cualquier otra marca de identificación correspondiente a componentes para máquinas de proceso automático de datos que se ajuste a la descripción anterior 	2
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que incluyan memorias estáticas de lectura/escritura de acceso aleatorio, de tecnología C-MOS (C-MOS-S-RAM), con capacidad de almacenamiento de 64 Kbits, constituidos por un sustrato de capas múltiples cuyas dimensiones no excedan de 17 x 39 mm y al que se hayan incorporado:</p> <ul style="list-style-type: none"> — cuatro memorias estáticas de lectura/escritura de acceso aleatorio, de tecnología C-MOS (C-MOS-S-RAM), en forma de circuitos integrados monolíticos, con capacidad de almacenamiento cada uno de 16 Kbits — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento <p>Dichos componentes no cuentan más de 28 patillas de conexión y llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> EDH 8808 B-20 EDH 8808 C-10 EDH 8808 C-12 EDH 8808 C-15 EDH 8808 C-20 EDH 8808 CL-15 EDH 8808 CL-20 o — cualquier otra marca de identificación correspondiente a componentes para máquinas de proceso automático de datos que se ajusten a la descripción anterior 	2
ex 84.55 C	<p>Componente para máquinas de proceso automático de textos constituido por dos niveles de sustrato superpuestos, dotados cada uno de dos memorias <i>quasi</i> estáticas de lectura/escritura de acceso aleatorio, realizadas con tecnología N-MOS (incluida la H-MOS) (quasi-static N-MOS-S-RAM), en forma de circuitos integrados monolíticos, con una capacidad de almacenamiento cada uno de 4 Kbits, equivalente a una capacidad total de memoria de 16 K x 1 bit o de 8 K x 2 bits, alojado en un estuche cuyas dimensiones exteriores no excedan de 13 x 13 mm, que cuente como máximo con 24 agujas de conexión y lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: <ul style="list-style-type: none"> 4599766 4599767 4599768 4599769 4599770 4599771 4599772 4599773 4599774 4599893 o — cualquier otra marca de identificación correspondiente a componentes de máquinas de proceso automático de datos que se ajusten a la descripción anterior 	0
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que incluyan una memoria programable de lectura exclusiva (EPROM), con capacidad de almacenamiento de 64 Kbits, borrable con</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 84.55 C (cont.)	<p>rayos ultravioleta, y memorias estáticas de lectura/escritura de acceso aleatorio y de tecnología C-MOS (C-MOS-S-RAM), con capacidad de almacenamiento de 32 Kbits, constituidos por un sustrato de capas múltiples cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente como máximo con 28 patillas de conexión y al que se haya incorporado:</p> <ul style="list-style-type: none"> — una memoria programable de lectura exclusiva (EPROM), borrable con rayos ultravioleta, en forma de circuito integrado monolítico, con capacidad de memoria de 64 Kbits y una ventana de cuarzo en la cara superior — dos memorias estáticas de lectura/escritura de acceso aleatorio (C-MOS-S-RAM), en forma de circuito integrado monolítico, con capacidad cada una de 16 Kbits — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento — 2 resistencias <p>Dichos componentes llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: EDH 90804 BS-25 (15) EDH 90804 BS-30 (20) o — cualquier otra marca de identificación correspondiente a componentes que se ajusten a la descripción anterior 	2
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que incluyan memorias programables de lectura exclusiva (EPROM), borrables con rayos ultravioletas, con capacidad de almacenamiento de 128 Kbits y memorias estáticas de lectura/escritura, de acceso aleatorio, de tecnología C-MOS (C-MOS-S-RAM), con capacidad de 128 Kbits y constituidas por un sustrato de capas múltiples cuyas dimensiones exteriores no excedan de 17 x 39 mm, que cuente como máximo con 28 agujas de conexión y al cual se hayan incorporado:</p> <ul style="list-style-type: none"> — dos memorias programables de sólo lectura (EPROM), borrables con rayos ultravioletas, en forma de circuitos integrados monolíticos, con capacidad de almacenamiento cada uno de 64 Kbits y con una ventana de cuarzo sobre la cara superior — dos memorias estáticas de lectura/escritura de acceso aleatorio (C-MOS-S-RAM), en forma de circuitos integrados monolíticos, con capacidad de almacenamiento cada uno de 64 Kbits — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento — dos resistencias <p>Dichos componentes llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: EDH 91616 CL-30 (20) o — cualquier otra marca de identificación correspondiente a componentes que se ajusten a la descripción anterior 	2
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos que incluyan memorias programables de sólo lectura (EPROM), borrables con rayos ultravioletas, con capacidad de almacenamiento de 64 Kbits y memorias estáticas de lectura/escritura de acceso aleatorio (S-RAM), de tecnología C-MOS, con capacidad de memoria de 48 Kbits y constituidas por un sustrato de capas múltiples cuyas dimensiones externas no excedan de 17 x 39 mm, al que se hayan incorporado:</p> <ul style="list-style-type: none"> — una memoria programable de sólo lectura (EPROM), borrable con rayos ultravioleta, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 64 Kbits, con una ventana de cuarzo en la cara superior — tres memorias estáticas de lectura/escritura de acceso aleatorio (S-RAM), de tecnología C-MOS, en forma de circuitos integrados monolíticos, con capacidad cada uno de 16 Kbits — un decodificador en forma de circuito integrado monolítico — un condensador de desacoplamiento — dos resistencias 	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 84.55 C (cont.)	<p>Dichos componentes cuentan como máximo con 28 patillas de conexión y llevan:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> EDH 90806 BS-25 (15) EDH 90806 BS-30 (20) o — cualquier otra marca de identificación correspondiente a componentes que se ajusten a la descripción anterior 	2
ex 84.55 C	<p>Componentes para máquinas de proceso automático de datos, constituidos por dos niveles de sustrato superpuestos, dotados cada uno de una o dos memorias estáticas de lectura/escritura y acceso aleatorio, de tecnología bipolar (S-RAM), en forma de circuitos integrados monolíticos, con una capacidad de almacenamiento cada uno de 1 Kbit y con una capacidad total no superior a 4 Kbits, contenidos en un alojamiento cuyas dimensiones externas no excedan de 13 × 13 mm, que cuente como máximo con 23 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: <ul style="list-style-type: none"> 770965 4599497 7379442 o — cualquier otra marca de identificación correspondiente a memorias estáticas de lectura/escritura, que se ajusten a la descripción anterior 	0
ex 84.55 C	<p>Memorias de burbujas magnéticas con capacidad de almacenamiento que no exceda de 4 Mbits contenidas en alojamientos cuyas dimensiones externas no excedan de 43 × 44 mm, que cuenten como máximo con 42 patillas de conexión o puntos de contacto y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> BDI 0133 MBM 2011 7110 BDI 0134 MBM 2256 7114-1 BDN 0151 FBM 54 DB FBM 64 DA o — cualquier otra marca de identificación correspondiente a memorias de burbujas magnéticas que se ajusten a la descripción anterior 	0
ex 84.55 C	<p>Unidad aritmética y lógica para una unidad procesadora central de ordenador, compuesta por un máximo de nueve circuitos impresos cuyas dimensiones externas no excedan de 290 × 310 mm, a cada uno de los cuales se haya incorporado, como máximo, bien 121 redes de puertas programadas (<i>Gate Arrays</i>), bien 121 memorias de lectura/escritura de acceso aleatorio (RAM), bien una combinación de estos dos tipos de circuitos, de tecnología ECL, todo ello contenido en un marco cuyas dimensiones no excedan de 611 × 501 × 596 mm, que haga de estuche, que asegure las conexiones entre los circuitos impresos y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> CO1B 2675 E 500 CO1B 2675 H 500 CO1B 2675 H 501 CO1B 2675 H 502 CO1B 2675 H 503 CO1B 2675 H 504 o — cualquier otra marca de identificación correspondiente a componentes que se ajusten a la descripción anterior 	0
ex 84.55 C	<p>Pantalla de matriz de puntos cuyas dimensiones no excedan de 15 × 115 × 290 mm, excluidos el cable plano y el conector, constituida por una capa de cristal líquido encerrada entre dos placas o láminas de vidrio, con 128 000 puntos (dispuestos en 200 líneas y 640 columnas), montada sobre un panel de circuito impreso dotado de componentes electrónicos con funciones de guía y control, con o sin cable conector</p>	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 84.63 B II	Árboles para generadores y turbinas de fundición integral, forjados y desbastados, con peso unitario superior a 215 toneladas	0
ex 85.01 B I b)	Motores de corriente continua, sin escobillas, cuyo par no exceda de 0,20 N/m, con placa electrónica de control incorporada, rotor externo de sección circular y diámetro máximo de 95 mm, cubo de precisión de aluminio de 28,6 mm de diámetro interno, velocidad de 300 o 360 revoluciones por minuto y tensión de alimentación de 12 V \pm 10 %	0
ex 85.01 B I b)	Motores de corriente continua, sin escobillas, cuyo par no exceda de 0,20 N/m, con rotor externo de diámetro máximo de 55 mm, brida de fijación de 77 mm de diámetro, cubo de precisión de 44 mm de diámetro, cubo de precisión de 44 mm de diámetro, arrollamiento de cuatro fases, velocidad nominal de 3 600 revoluciones por minuto, tensión de alimentación de 12 V \pm 10 %, provisto de cables eléctricos con conectores	0
ex 85.01 B I b)	Motores de corriente continua, sin escobillas, cuyo par no exceda de 0,20 N/m, provistos de rotor externo de 62 mm de diámetro máximo y de una placa electrónica de control incorporada cuyas dimensiones no excedan de 85 x 85 mm, que no excedan de 20 mm de espesor, incluido el cubo, de dos o tres fases, con velocidad de 300 revoluciones por minuto y tensión de alimentación de 12 V \pm 10 %	0
ex 85.01 B I b)	Motor paso a paso bipolar, con ángulo de paso de 1,8 grados, 200 pasos por revolución, secuencia de rotación de dos fases con arrollamiento de tipo bipolar, cuyas dimensiones externas no excedan de 39 x 39 x 20 mm o 25 mm, excluido el árbol, los tornillos de fijación y del cubo, con un par mínimo de 0,25 N/m, para la versión de 20 mm de altura máxima, y de 0,35 N/m, para la versión de 25 mm de altura máxima	0
ex 85.01 B I b)	Motor paso a paso híbrido, con ángulo de paso de 0,9 grados y 400 pasos por revolución, secuencia de rotación de 4 fases con arrollamientos de tipo bipolar, constituido por un rotor, un estátor laminado encerrado entre dos placas de sección cuadrada de 40 mm de lado, como máximo, con un árbol que lo atraviesa de parte a parte, cables eléctricos y conectores	0
ex 85.01 B I b)	Motor paso a paso híbrido, con ángulo de paso de 0,9 grados, 400 pasos por revolución, secuencia de rotación de 2 fases con arrollamiento de tipo bipolar, que incluye un rotor, un estátor contenido en un alojamiento cilíndrico de 47 mm de diámetro máximo, con espesor máximo de 14 mm, provisto de árbol único de salida, cables eléctricos y conectores	0
ex 85.01 B I b)	Motor paso a paso híbrido, con ángulo de paso de 0,9 grados, 400 pasos por revolución, secuencia de rotación de dos fases con arrollamiento de tipo bipolar, que incluye un rotor, un estátor laminado encerrado entre dos placas de sección cuadrada de 40 mm de lado, como máximo, un tacómetro incorporado de 2 o 3 fases, contenido en una cápsula de 35 mm de diámetro, como máximo, y cables y conectores independientes para las salidas del motor y el tacómetro y cuyas dimensiones máximas sean de 40 x 40 x 62 mm, incluido el árbol	0
ex 85.03	Pilas de litio-yodo cuyas dimensiones no excedan de 45 x 9 x 23 mm, con tensión de alimentación de 2,8 V	0
ex 85.13 B e ex 85.21 D II	<p>Dispositivo receptor opto-electrónico (receptor PINFET) que funciona con una longitud de onda comprendida entre 1 300 y 1 600 nanómetros y a velocidad no inferior a 165 megabits por segundo, contenido en un alojamiento cuyas dimensiones exteriores no excedan de 25 x 13 x 13 mm, en forma de circuito híbrido al que se añade una fibra óptica de alrededor de un metro con un máximo de 16 patillas de conexión y que lleva:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: 416/7/97013 QDFI-XXXX-001 o — cualquier otra marca de identificación correspondiente a dispositivos emisores que presenten las características anteriormente descritas 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.18 B	Condensador variable que se presenta en forma de pastilla circular cuyo espesor no excede de 3 mm, provisto de una cabeza de tornillo en el centro y de dos patas de conexión y con capacidad no inferior a 5 y no superior a 30 picofaradios, destinados a la fabricación de los productos del Capítulo 91 (a)	0
ex 85.19 A	Relé térmico contenido en una ampolla de vidrio herméticamente sellada cuya altura no sea superior a 35 mm, excluidos los cables y cuya tasa de fuga no sea superior a 10^{-6} cm ³ de helio por segundo, a 1 bar y a temperatura comprendida entre 0 y 160 °C, destinado a ser montado en compresores destinados a grupos frigoríficos (a)	0
ex 85.19 A	Interruptor de láminas que se presenta en forma de cápsula de vidrio que contiene, como máximo, 3 contactos eléctricos, fijos sobre brazos metálicos, y una pequeña cantidad de mercurio	0
85.19 C	Circuito impreso de cara única cuyas dimensiones máximas no excedan de 30 × 30 mm, destinado a la fabricación de productos incluidos en el capítulo 91 (a)	0
ex 85.21 A V	Tubos catódicos provistos de una máscara de puntos (<i>dot mask</i>), con cañones de electrones colocados en triángulo (técnica delta), cuya distancia entre puntos de color no exceda de 31 cm, provistos de dispositivos de convergencia automática	0
ex 85.21 A V	Tubo catódico con memoria (<i>direct view storage tube</i>) para la reproducción de datos alfanuméricos y analógicos, equipado con un dispositivo de exploración que permita la lectura de las imágenes formadas	0
ex 85.21 A V	Tubos catódicos en color de máscara de puntos de tecnología «en línea», en que las imágenes aparecen en una pantalla cuya superficie útil no excede de 165 × 165 mm, destinados a ser utilizados en instrumentos electrónicos de navegación aérea para la presentación de señales de aviso y de sistema (a)	0
ex 85.21 A V	<p>Tubos catódicos de color provistos de una máscara de puntos con orificios circulares (<i>dot mask</i>) con cañones de electrones colocados uno al lado del otro (técnica «en línea»), distancia entre puntos inferior a 0,4 mm y que presenten una de las características siguientes:</p> <ul style="list-style-type: none"> — medidas diagonales de pantalla de 48 cm, como mínimo, ángulo de desviación diagonal de 90°, como máximo, y con errores de convergencia en los ángulos no superiores a 0,8 mm — estar provistos de un sistema de absorción de vibraciones indisolublemente unido a los tubos (<i>«potting system»</i>) — no llevar pantalla magnética interna — no estar equipados con capas calibradas de fósforo con las siguientes coordenadas para los puntos de color: rojo, X = 0,64 e Y = 0,33 o X = 0,64 e Y = 0,34; verde X = 0,29 e Y = 0,60 o X = 0,31 e Y = 0,595; azul X = 0,15 e Y = 0,06 o X = 0,155 e Y = 0,07 	0
ex 85.21 A V	<p>Tubos catódicos provistos de una máscara de puntos con orificios circulares (<i>dot mask</i>), con cañones de electrones colocados en triángulo (técnica delta), distancia entre puntos de color inferior a 0,4 mm y que presenten una de las características siguientes:</p> <ul style="list-style-type: none"> — medida diagonal de la pantalla de 66 cm, como mínimo — estar equipados con capas de fósforo calibradas que determinen las coordenadas siguientes para los puntos de color: rojo, X = 0,64 e Y = 0,33 o X = 0,64 e Y = 0,34; verde X = 0,29 e Y = 0,60 o X = 0,31 e Y = 0,595; azul X = 0,15 e Y = 0,06 o X = 0,155 e Y = 0,07 	0
ex 85.21 A V	Indicadores en forma de tubo consistentes en alojamiento de vidrio montado sobre un panel de dimensiones no superiores a 350 × 300 mm, excluidos los cables. El tubo contiene una o varias filas de caracteres o de líneas dispuestas en filas. Cada uno de dichos caracteres o líneas está compuesto por elementos fluorescentes o fosforescentes. Dichos elementos van montados sobre un soporte metalizado que está recubierto de sustancias fluorescentes o de sales fosforescentes que se vuelven luminosas cuando se las somete a bombardeo de electrones	0
ex 85.21 C	Cristal de cuarzo piezoeléctrico que oscila a una frecuencia de 4 194 304 Hz, contenido en un alojamiento y destinado a la fabricación de productos de capítulo 91 (a)	0
ex 85.21 C	Cristal de cuarzo piezoeléctrico que oscila a una frecuencia de 32 768 Hz, contenido en un alojamiento cilíndrico cuya longitud no exceda de 8,2 mm y cuyo diámetro no exceda de 3,2 mm destinado a la fabricación de productos del capítulo 91 (a)	0

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	Indicadores digitales consistentes en una placa de circuitos impresos, de un sólo carácter, con o sin los signos «+» y «-» y/o dos puntos, como máximo, equipados con una cubierta plástica de dimensiones que no excedan de 25 x 35 mm, compuestos, como máximo, por 22 diodos luminosos hechos de compuestos semiconductores de galio	0
ex 85.21 D II	Indicadores digitales consistentes en una placa de circuitos impresos, cuyas dimensiones no excedan de 35 x 90 mm, con una única línea de caracteres, en número no inferior a dos, compuestos por diodos luminosos hechos de compuestos semiconductores de galio, montados sobre la placa. Cada carácter está compuesto por hasta ocho segmentos con o sin coma decimal, y la línea de caracteres van recubierta por una película protectora de plástico	0
ex 85.21 D II	<p>Circuito integrado monolítico constituido por 8 elementos independientes, capaz de controlar los 8 segmentos y/o caracteres de una pantalla fluorescente o de descarga de gases, contenido en un alojamiento cuyas dimensiones externas no excedan de 7 x 23 mm, con 18 agujas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: <ul style="list-style-type: none"> 513 514 534 594 6118 6128 6138 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de sólo lectura (ROM), no programable, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 16 K x 8 bits, con registro de lectura y control de salida en serie, contenida en alojamiento cuyas dimensiones externas no excedan de 50 x 16 mm, con un máximo de 40 agujas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: <ul style="list-style-type: none"> 62000 a 62999 — cualquier otra marca de identificación correspondiente a memorias ROM que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de sólo lectura, no programable, realizada con tecnología C-MOS (C-MOS-ROM), con alimentación de reserva cuya intensidad no exceda de 0,03 mA, en forma de circuito integrado monolítico con capacidad de memoria de 256 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 50 mm, que cuente como máximo con 54 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> HN 61256 HN 613256 MB 83256 o — cualquier otra identificación correspondiente a memorias C-MOS-ROM que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	Memoria de sólo lectura, de tecnología C-MOS (C-MOS-ROM), en forma de circuito integrado monolítico, con capacidad de almacenamiento de 1 megabit, contenida en alojamientos cuyas dimensiones exteriores no excedan de 39 x 17 mm, con un máximo de 28 patillas de conexión y que lleven:	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)																																																																												
ex 85.21 D II (cont.)	<p>— una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: HN 62301 P, MB 831124, TC 531000</p> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias C-MOS-ROM que se ajusten a la descripción anterior</p>	8,5																																																																												
ex 85.21 D II	<p>Memoria de sólo lectura (PROM), programable, no borrable, en forma de circuito integrado monolítico realizado con tecnología TTL Schottky, con capacidad de almacenamiento de 2 Kbits, contenida en alojamiento cuyas dimensiones externas no excedan de 17 x 19 mm, que cuente con 24 patillas de conexión o puntos de contacto como máximo y que lleve:</p> <p>— una marca de identificación consistente en una de las combinaciones alfanuméricas siguientes o que la contenga:</p> <table data-bbox="443 909 986 1249"> <tbody> <tr><td>27 S 12</td><td>5305</td><td>6305</td><td>76 LS 03</td></tr> <tr><td>27 S 13</td><td>5306</td><td>6306</td><td>7620</td></tr> <tr><td></td><td>5308</td><td>6308</td><td>7621</td></tr> <tr><td>28 L 22</td><td>5309</td><td>6309</td><td></td></tr> <tr><td>28 LA 22</td><td>53 S 240</td><td>63 S 240</td><td>82 S 114</td></tr> <tr><td>28 L2 XMFC</td><td>53 S 241</td><td>63 S 241</td><td>82 S 130</td></tr> <tr><td></td><td></td><td>6335</td><td>82 S 131</td></tr> <tr><td>29613</td><td>54 S 570</td><td>6336</td><td></td></tr> <tr><td>29770</td><td>54 S 571</td><td></td><td>93436</td></tr> <tr><td>29771</td><td></td><td>7053</td><td>93446</td></tr> <tr><td></td><td>5604</td><td>7058</td><td></td></tr> <tr><td>38510</td><td>5624</td><td></td><td>MB 7115</td></tr> <tr><td></td><td></td><td>74 S 570</td><td>MB 7116</td></tr> <tr><td></td><td></td><td>73 S 571</td><td>MB 7117</td></tr> <tr><td></td><td></td><td></td><td>MB 7118</td></tr> </tbody> </table> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias PROM que se ajusten a la descripción anterior</p>	27 S 12	5305	6305	76 LS 03	27 S 13	5306	6306	7620		5308	6308	7621	28 L 22	5309	6309		28 LA 22	53 S 240	63 S 240	82 S 114	28 L2 XMFC	53 S 241	63 S 241	82 S 130			6335	82 S 131	29613	54 S 570	6336		29770	54 S 571		93436	29771		7053	93446		5604	7058		38510	5624		MB 7115			74 S 570	MB 7116			73 S 571	MB 7117				MB 7118	11,5																
27 S 12	5305	6305	76 LS 03																																																																											
27 S 13	5306	6306	7620																																																																											
	5308	6308	7621																																																																											
28 L 22	5309	6309																																																																												
28 LA 22	53 S 240	63 S 240	82 S 114																																																																											
28 L2 XMFC	53 S 241	63 S 241	82 S 130																																																																											
		6335	82 S 131																																																																											
29613	54 S 570	6336																																																																												
29770	54 S 571		93436																																																																											
29771		7053	93446																																																																											
	5604	7058																																																																												
38510	5624		MB 7115																																																																											
		74 S 570	MB 7116																																																																											
		73 S 571	MB 7117																																																																											
			MB 7118																																																																											
ex 85.21 D II	<p>Memoria de sólo lectura (PROM), programable, no borrable, con capacidad de almacenamiento de 4 Kbits, en forma de circuito integrado, monolítico, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente con 24 patillas de conexión o 28 puntos de contacto como máximo y que lleve:</p> <p>— una marca de identificación consistente en una de las combinaciones alfanuméricas siguientes o que la contenga:</p> <table data-bbox="443 1626 986 2056"> <tbody> <tr><td>18 S 42</td><td>29620</td><td>54 S 472</td><td>74 S 472</td></tr> <tr><td>18 S 46</td><td>29621</td><td>54 S 473</td><td>74 S 473</td></tr> <tr><td>18 SA 42</td><td>29622</td><td>54 S 474</td><td>74 S 474</td></tr> <tr><td>18 SA 46</td><td>29623</td><td>54 S 475</td><td>74 S 475</td></tr> <tr><td></td><td>29624</td><td>54 S 476</td><td>74 S 476</td></tr> <tr><td>24 S 41</td><td>29625</td><td>54 S 477</td><td>74 S 477</td></tr> <tr><td>24 SA 41</td><td>29626</td><td>54 S 572</td><td>74 S 572</td></tr> <tr><td></td><td>29627</td><td>54 S 573</td><td>74 S 573</td></tr> <tr><td>27 S 15</td><td></td><td>54740</td><td></td></tr> <tr><td>27 S 25</td><td>3604</td><td>54741</td><td>7640</td></tr> <tr><td>27 S 26</td><td>3624</td><td></td><td>7641</td></tr> <tr><td>27 S 27</td><td>3625</td><td>5605</td><td>7642</td></tr> <tr><td>27 S 28</td><td></td><td>5625</td><td>7643</td></tr> <tr><td>27 S 29</td><td>38510</td><td></td><td>7644</td></tr> <tr><td>27 S 30</td><td></td><td>6340</td><td>7645</td></tr> <tr><td>27 S 31</td><td>5340</td><td>6341</td><td>7646</td></tr> <tr><td>27 S 32</td><td>5341</td><td>63 S 440</td><td>7647</td></tr> <tr><td>27 S 33</td><td>53 S 440</td><td>63 RA 441</td><td>7648</td></tr> <tr><td></td><td>53 RA 441</td><td>63 RS 441</td><td>7649</td></tr> </tbody> </table>	18 S 42	29620	54 S 472	74 S 472	18 S 46	29621	54 S 473	74 S 473	18 SA 42	29622	54 S 474	74 S 474	18 SA 46	29623	54 S 475	74 S 475		29624	54 S 476	74 S 476	24 S 41	29625	54 S 477	74 S 477	24 SA 41	29626	54 S 572	74 S 572		29627	54 S 573	74 S 573	27 S 15		54740		27 S 25	3604	54741	7640	27 S 26	3624		7641	27 S 27	3625	5605	7642	27 S 28		5625	7643	27 S 29	38510		7644	27 S 30		6340	7645	27 S 31	5340	6341	7646	27 S 32	5341	63 S 440	7647	27 S 33	53 S 440	63 RA 441	7648		53 RA 441	63 RS 441	7649	
18 S 42	29620	54 S 472	74 S 472																																																																											
18 S 46	29621	54 S 473	74 S 473																																																																											
18 SA 42	29622	54 S 474	74 S 474																																																																											
18 SA 46	29623	54 S 475	74 S 475																																																																											
	29624	54 S 476	74 S 476																																																																											
24 S 41	29625	54 S 477	74 S 477																																																																											
24 SA 41	29626	54 S 572	74 S 572																																																																											
	29627	54 S 573	74 S 573																																																																											
27 S 15		54740																																																																												
27 S 25	3604	54741	7640																																																																											
27 S 26	3624		7641																																																																											
27 S 27	3625	5605	7642																																																																											
27 S 28		5625	7643																																																																											
27 S 29	38510		7644																																																																											
27 S 30		6340	7645																																																																											
27 S 31	5340	6341	7646																																																																											
27 S 32	5341	63 S 440	7647																																																																											
27 S 33	53 S 440	63 RA 441	7648																																																																											
	53 RA 441	63 RS 441	7649																																																																											

Número del arancel aduanero común	Designación de la mercancía				Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	28 L 42	53 RS 441	63 S 441		
	28 L 45	53 S 441	6348	82 HS 137	
	28 L 46	5348	6349	82 HS 147	
	28 P 42	5349	6350	82 S 115	
	28 P 45	5350	6351	82 S 136	
	28 R 45	5351	6352	82 S 137	
	28 S 4 XFD	5352	6353	82 S 140	
	28 SA 41	5353		82 S 141	
	28 S 42		HM 6641	82 S 142	
	28 SA 42			82 S 146	
	28 S 45		7054	82 S 147	
	28 S 46		7059		
	28 SA 46			93438	
			7121	93448	
			7122	93452	
			7123	93453	
			7124		
			7125		
			7126		
			7226		
	o				
	— cualquier otra marca de identificación correspondiente a memorias de sólo lectura que se ajusten a la descripción anterior.				0
ex 85.21 D II	Memoria de sólo lectura (PROM), programable, no borrable, con capacidad de almacenamiento de 8 Kbits, en forma de circuito integrado monolítico, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente con 24 patilla de conexión o 28 puntos de contacto, como máximo, y que lleve:				
	— una marca de identificación consistente en una de las combinaciones alfanuméricas siguientes o que la contenga:				
	24 S 81	3628	74 LS 478	82707	
	24 SA 81		74 S 2708	82708	
	24 S 86	5380	74 S 454	82 HS 185	
		5381	74 S 455	82 LS 180	
	27 S 180	5388	74 S 478	82 LS 181	
	27 S 181	5389	74 S 479	82 S 180	
	27 S 185	53 S 840		82 S 181	
	27 S 35	53 S 841	7608	82 S 182	
			7680	82 S 183	
	28 L 85	54 LS 478	7681	82 S 184	
	28 L 86	54 S 2708	7684	82 S 185	
	28 P 85	54 S 454	7685	82 S 2708	
	28 R 35	54 S 455	7686		
	28 R 85	54 S 478	7687	87 S 180	
	28 S 2708	54 S 479	7688	87 S 181	
	28 S 85		7689	87 S 184	
	28 S 86	6380		87 S 185	
	28 SA 86	6381	77 S 180	87 S 186	
	28 S 8 XMFE	6388	77 S 181	87 S 187	
		6389	77 S 184		
	29623	63 S 840	77 S 185	93450	
	29630	63 S 841	77 S 186	93451	
	29631		77 S 187	93460	
	29632	7050		93461	
	29633	7055	TBPS 81 M	93465	
	29634	7060		93466	
	29635			93 L 450	
	29636	7127		93 L 451	
	29637	7128			
	29650	7129		9460	
	29651	7130			
	29652	7131			
	29653	7132			
		7232			

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> o — cualquier otra marca de identificación correspondiente a memorias PROM que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de sólo lectura (EPROM), programable, borrrable por rayos ultravioletas, en forma de circuito integrado monolítico con capacidad de almacenamiento de 2 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, provisto en su cara superior de una ventana de cuarzo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: AMI 702 ADC 82140 PP o — cualquier otra marca de identificación correspondiente a memorias EPROM que se ajusten a la descripción anterior 	5
ex 85.21 D II	<p>Memoria de sólo lectura, programable, borrrable por rayos ultravioleta (EPROM), dotada de sistema programable de entrada/salida (EPROM 170), en forma de circuito integrado monolítico, con capacidad de almacenamiento de 2 K x 8 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 15 x 52 mm, provisto en su cara superior de una ventana de cuarzo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones siguientes o que la contenga: D 8755 A, TMP 8755 AC — cualquier otra marca de identificación correspondiente a memorias que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de sólo lectura, borrrable eléctricamente (E²PROM), programable, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 256 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 10 x 12 mm, que cuente con 8 patillas de conexión como máximo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación alfanumérica siguiente o que la contenga: NMC 9306 o — cualquier otra marca de identificación correspondiente a memorias E²PROM que se ajuste a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de sólo lectura borrrable eléctricamente (E²PROM), programable, con capacidad de almacenamiento de 4 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 33 mm, que cuente con 24 patillas de conexión, como máximo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: X 2804 A X 2404 X 24 C 04 o — cualquier otra marca de identificación correspondiente a memorias E²PROM que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de sólo lectura borrrable eléctricamente (E²PROM), programable, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 16 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 33 mm, que cuente con 24 patillas de conexión, como máximo, y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<p>— una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga:</p> <p>X 24 C 16 X 2816 A 52 B 13 52 B 13 H</p> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias E²PROM que se ajusten a la descripción anterior</p>	0
ex 85.21 D II	<p>Memoria de sólo lectura borrable eléctricamente (E²PROM), programable, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 64 Kbits, contenida en un alojamiento cuyas dimensiones exteriores no excedan de 17 × 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <p>— una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga:</p> <p>X 2864 A MCM 2864 52 B 33 52 B 33 H</p> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias E²PROM que se ajuste a la descripción anterior</p>	0
ex 85.21 D II	<p>Memoria de sólo lectura borrable eléctricamente (E²PROM), programable, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 128 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <p>— una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga:</p> <p>X 28128 A</p> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias E²PROMs que se ajusten a la descripción anterior</p>	0
ex 85.21 D II	<p>Memoria de sólo lectura borrable eléctricamente (E²PROM), programable, en forma de circuito integrado monolítico, con capacidad de almacenamiento de 256 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <p>— una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga:</p> <p>X 28256 A</p> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias E²PROMs que se ajusten a la descripción anterior</p>	0
ex 85.21 D II	<p>Memoria estática de lectura/escritura, de acceso aleatorio, en forma de circuito integrado monolítico, realizado con tecnología TTL (TTL S-RAM), con capacidad de almacenamiento de 1 Kbit, contenida en un alojamiento cuyas dimensiones externas no excedan de 16 × 30 mm, que cuente con 22 patillas de conexión, como máximo, y que lleve:</p> <p>— una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	2205 74 LS 214 93412 74 LS 215 93 L 412 2510 74 LS 314 93415 2511 74 LS 315 93 L 415 74 S 207 93422 74 S 208 93 L 422 74 S 214 93425 74 S 314 93 F 425 93 L 425 o — cualquier otra marca de identificación correspondiente a memorias TTL-S-RAM que se ajusten a la descripción anterior	0
ex 85.21 D II	Memoria estática de lectura/escritura, de acceso aleatorio, realizada con tecnología N-MOS (incluida la H-MOS) (N-MOS-S-RAM), en forma de circuito integrado monolítico, con capacidad de almacenamiento de 1 K × 4 bits y con tiempo de acceso no mayor de 70 ns, contenida en un alojamiento cuyas dimensiones externas no excedan de 8 × 23 mm, que cuente como máximo con 18 patillas de conexión y que lleve: — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: AM 2149 PD 2149 SY 2149 H TMS 2149 o — cualquier marca de identificación correspondiente a memorias S-RAM que se ajusten a la descripción anterior	8,5
ex 85.21 D II	Memoria estática de lectura/escritura, de acceso aleatorio, realizada con tecnología C-MOS (C-MOS-S-RAM), en forma de circuito integrado monolítico con capacidad de almacenamiento de 4 K × 1 bit y con tiempo de acceso no mayor de 70 ns, equipada con alimentación de reserva de intensidad inferior a 1 mA, contenida en un alojamiento cuyas dimensiones externas no excedan de 9 × 26 mm, que cuente como máximo con 18 patillas de conexión y que lleve: — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: 6147 MCM 61 L 47 o — cualquier otra marca de identificación correspondiente a memorias C-MOS-S-RAM que se ajusten a la descripción anterior	4
ex 85.21 D II	Memoria estática de lectura/escritura, de acceso aleatorio, realizada con tecnología C-MOS (C-MOS-S-RAM), con capacidad de almacenamiento de 2 K × 8 bits y alimentación de reserva de 0,005 mW de potencia máxima, a 25 °C, en forma de circuito integrado monolítico, contenida en un alojamiento cuyas dimensiones externas no excedan de 33 × 17 mm, que cuente con 24 patillas de conexión, como máximo, y que lleve: — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: TC 5516 A o — cualquier otra marca de identificación correspondiente a memorias C-MOS-S-RAM que se ajusten a la descripción anterior	0
ex 85.21 D II	Memoria estática de lectura/escritura, de acceso aleatorio, constituida por un circuito integrado monolítico, realizado con tecnología N-MOS (incluidos H-MOS) (N-MOS-S-RAM), con capacidad de almacenamiento de 8 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente con 24 patillas de conexión como máximo y que lleve:	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)																						
ex 85.21 D II (cont.)	<p>— una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga:</p> <table data-bbox="454 459 678 593"> <tr><td>4008</td><td>8104</td></tr> <tr><td></td><td>8108</td></tr> <tr><td>4118</td><td>8112</td></tr> <tr><td></td><td>8114</td></tr> <tr><td>PD 421</td><td>8185</td></tr> <tr><td>4801</td><td></td></tr> </table> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias N-MOS-S-RAM que se ajusten a la descripción anterior</p>	4008	8104		8108	4118	8112		8114	PD 421	8185	4801		0										
4008	8104																							
	8108																							
4118	8112																							
	8114																							
PD 421	8185																							
4801																								
ex 85.21 D II	<p>Memoria estática de lectura/escritura, de acceso aleatorio, realizada con tecnología N-MOS (incluidas las H-MOS) (N-MOS-S-RAM), en forma de circuito integrado monolítico constituido por dos niveles de sustrato superpuestos, provistos cada uno de dos pastillas (<i>chips</i>) con capacidad de almacenamiento de 2 Kbits, equivalente a una capacidad de almacenamiento total de 8 K × 1 bits 4 K × 2 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 13 × 13 mm, que cuente como máximo con 23 patillas de conexión y que lleve:</p> <p>— una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga:</p> <table data-bbox="454 981 534 1232"> <tr><td>4598601</td></tr> <tr><td>5121850</td></tr> <tr><td>5121934</td></tr> <tr><td>5121935</td></tr> <tr><td>5122148</td></tr> <tr><td>5123059</td></tr> <tr><td>5123120</td></tr> <tr><td>5123128</td></tr> <tr><td>5123129</td></tr> <tr><td>5123337</td></tr> <tr><td>5123339</td></tr> </table> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias N-MOS-S-RAM que se ajusten a la descripción anterior</p>	4598601	5121850	5121934	5121935	5122148	5123059	5123120	5123128	5123129	5123337	5123339	0											
4598601																								
5121850																								
5121934																								
5121935																								
5122148																								
5123059																								
5123120																								
5123128																								
5123129																								
5123337																								
5123339																								
ex 85.21 D II	<p>Memoria estática de lectura/escritura, de acceso aleatorio, constituida por un circuito integrado monolítico, realizado con tecnología N-MOS (incluidos los H-MOS) (N-MOS-S-RAM), con capacidad de almacenamiento de 256 × 4 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente como máximo con 24 patillas de conexión y que lleve:</p> <p>— una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga</p> <table data-bbox="454 1556 694 1809"> <tr><td>M 120</td><td>8101</td></tr> <tr><td></td><td>8111</td></tr> <tr><td>2101</td><td></td></tr> <tr><td>21 H 01</td><td>9101</td></tr> <tr><td>2102</td><td>91 L 01</td></tr> <tr><td>2111</td><td>9111</td></tr> <tr><td>21 H 11</td><td>91 L 11</td></tr> <tr><td>2112</td><td>9112</td></tr> <tr><td>21 H 12</td><td>91 L 12</td></tr> <tr><td></td><td>9122</td></tr> <tr><td></td><td>91 L 22</td></tr> </table> <p>o</p> <p>— cualquier otra marca de identificación correspondiente a memorias que se ajusten a la descripción anterior</p>	M 120	8101		8111	2101		21 H 01	9101	2102	91 L 01	2111	9111	21 H 11	91 L 11	2112	9112	21 H 12	91 L 12		9122		91 L 22	0
M 120	8101																							
	8111																							
2101																								
21 H 01	9101																							
2102	91 L 01																							
2111	9111																							
21 H 11	91 L 11																							
2112	9112																							
21 H 12	91 L 12																							
	9122																							
	91 L 22																							
	<p>Memoria estática de lectura/escritura, de acceso aleatorio, constituida por un circuito integrado monolítico realizado con tecnología C-MOS (C-MOS-S-RAM), con capacidad de almacenamiento de 64 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 18 × 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p>																							

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: TC 5564 MB 8464 TC 5565 C MCM 6164 HM 6264 P-12 HM 6264 P-15 6264 LFP-15 o — cualquier otra marca de identificación correspondiente a memorias C-MOS-S-RAM que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito integrado monolítico constituido por una memoria estática de lectura/escritura de acceso aleatorio (S-RAM), con capacidad de almacenamiento de 256 bits, superpuesta bit por bit a una memoria de lectura exclusiva, programable, borrable eléctricamente (E²PROM), contenida en un alojamiento cuyas dimensiones externas no excedan de 8 × 24 mm, que cuente con 18 patillas de conexión, como máximo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: X 2210 X 2443 X 2444 o — cualquier otra marca de identificación correspondiente a circuitos integrados monolíticos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito integrado monolítico constituido por una memoria estática de lectura/escritura de acceso aleatorio (S-RAM), con capacidad de almacenamiento de 1 Kbits, superpuesta bit por bit a una memoria de sólo lectura, programable, borrable eléctricamente (E²PROM), contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 33 mm, que cuente con 24 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: X 2001 X 2201 A X 2212 o — cualquier otra marca de identificación correspondiente a circuitos integrados monolíticos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito integrado monolítico constituido por una memoria estática de lectura/escritura de acceso aleatorio (S-RAM), con capacidad de almacenamiento de 2 Kbits, superpuesta bit por bit a una memoria de lectura exclusiva, programable, borrable eléctricamente (E²PROM), contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: X 2002 o — cualquier otra marca de identificación correspondiente a circuitos integrados monolíticos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito integrado monolítico constituido por una memoria estática de lectura/escritura de acceso aleatorio (S-RAM), con capacidad de almacenamiento de 4 Kbits, superpuesta bit por bit a una memoria de sólo lectura, programable, borrable eléctricamente (E²PROM), contenida en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente con 28 patillas de conexión, como máxima, y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)																																	
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: X 2004 o — cualquier otra marca de identificación correspondiente a circuitos integrados monolíticos que se ajusten a la descripción anterior 																																		
ex 85.21 D II	<p>Memoria <i>quasi</i> estática de lectura/escritura, de acceso aleatorio, realizada con tecnología N-MOS (incluidas las H-MOS) (<i>quasi static</i> N-MOS-S-RAM), en forma de circuito integrado monolítico constituido por dos niveles de sustrato superpuestos provistos cada uno de dos pastillas (chips) con capacidad de almacenamiento cada una de 4 Kbits, lo que equivale a una capacidad total de almacenamiento de 16 K × 1 bits o de 8 K × 2 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 13 × 13 mm, que cuente con 24 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones de cifras siguientes o que la contenga: <table style="margin-left: 20px; border: none;"> <tr> <td style="padding-right: 20px;">4599766</td> <td style="padding-right: 20px;">4599769</td> <td style="padding-right: 20px;">4599772</td> <td>4599893</td> </tr> <tr> <td>4599767</td> <td>4599770</td> <td>4599773</td> <td></td> </tr> <tr> <td>4599768</td> <td>4599771</td> <td>4599774</td> <td></td> </tr> </table> o — cualquier otra marca de identificación correspondiente a memorias <i>quasi static</i> N-MOS-RAM que se ajusten a la descripción anterior 	4599766	4599769	4599772	4599893	4599767	4599770	4599773		4599768	4599771	4599774		0																					
4599766	4599769	4599772	4599893																																
4599767	4599770	4599773																																	
4599768	4599771	4599774																																	
ex 85.21 D II	<p>Memoria de lectura/escritura de acceso aleatorio, realizada con tecnología ECL (ECL-RAM) en forma de circuito integrado monolítico con capacidad de almacenamiento de 1 K × 4 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 10 × 10 mm, que cuente con 24 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: PB 10474 100474 o — cualquier otra marca de identificación correspondiente a memorias ECL-RAM que se ajusten a la descripción anterior 																																		
ex 85.21 D II	<p>Matriz lógica programable (PLA), parcialmente programable por el usuario, realizada con tecnología bipolar en forma de circuito integrado monolítico con enlaces fusibles, dotada de una matriz AND programable y de una matriz OR fija, con o sin registros, con un máximo de 20 entradas y 10 salidas, contenida en un alojamiento cuyas dimensiones externas no excedan de 19 × 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <table style="margin-left: 20px; border: none;"> <tr> <td style="padding-right: 20px;">10 H 8</td> <td style="padding-right: 20px;">16 A 4</td> <td>18 L 4</td> </tr> <tr> <td>10 L 8</td> <td>16 C 1</td> <td></td> </tr> <tr> <td></td> <td>16 H 2</td> <td>20 C 1</td> </tr> <tr> <td>12 H 6</td> <td>16 L 2</td> <td>20 L 2</td> </tr> <tr> <td>12 L 6</td> <td>16 L 6</td> <td>20 L 10</td> </tr> <tr> <td></td> <td></td> <td>20 R 4</td> </tr> <tr> <td>12 L 10</td> <td>16 L 8</td> <td>20 X 4</td> </tr> <tr> <td></td> <td>16 R 4</td> <td>20 X 8</td> </tr> <tr> <td>14 H 4</td> <td>16 R 6</td> <td>20 X 10</td> </tr> <tr> <td>14 L 4</td> <td>16 R 8</td> <td></td> </tr> <tr> <td>14 L 8</td> <td>16 X 4</td> <td></td> </tr> </table> o — cualquier otra marca de identificación correspondiente a matrices PLA que se ajusten a la descripción anterior 	10 H 8	16 A 4	18 L 4	10 L 8	16 C 1			16 H 2	20 C 1	12 H 6	16 L 2	20 L 2	12 L 6	16 L 6	20 L 10			20 R 4	12 L 10	16 L 8	20 X 4		16 R 4	20 X 8	14 H 4	16 R 6	20 X 10	14 L 4	16 R 8		14 L 8	16 X 4		
10 H 8	16 A 4	18 L 4																																	
10 L 8	16 C 1																																		
	16 H 2	20 C 1																																	
12 H 6	16 L 2	20 L 2																																	
12 L 6	16 L 6	20 L 10																																	
		20 R 4																																	
12 L 10	16 L 8	20 X 4																																	
	16 R 4	20 X 8																																	
14 H 4	16 R 6	20 X 10																																	
14 L 4	16 R 8																																		
14 L 8	16 X 4																																		

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)																								
ex 85.21 D II	<p>Matriz lógica programable por el usuario (FPLA), no borrable, realizada con tecnología TTL-Schottky, en forma de circuito integrado monolítico, dotada de 48 funciones AND, como máximo, de 8 funciones OR, como máximo y de 16 entradas, como máximo, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones alfanuméricas siguientes o que la contenga: <table data-bbox="438 571 869 705"> <tr> <td>FP 54 AS 839</td> <td>FP 74 AS 839</td> <td>82 S 100</td> </tr> <tr> <td>FP 54 AS 840</td> <td>FP 74 AS 840</td> <td>82 S 101</td> </tr> <tr> <td>SN 54 LS 333</td> <td>SN 74 LS 333</td> <td></td> </tr> <tr> <td>SN 54 LS 334</td> <td>SN 74 LS 334</td> <td>93458</td> </tr> <tr> <td>SN 54 LS 335</td> <td>SN 74 LS 335</td> <td>93459</td> </tr> <tr> <td>SN 54 LS 336</td> <td>SN 74 LS 336</td> <td></td> </tr> </table> o — cualquier otra marca de identificación correspondiente a FPLA que se ajusten a la descripción anterior 	FP 54 AS 839	FP 74 AS 839	82 S 100	FP 54 AS 840	FP 74 AS 840	82 S 101	SN 54 LS 333	SN 74 LS 333		SN 54 LS 334	SN 74 LS 334	93458	SN 54 LS 335	SN 74 LS 335	93459	SN 54 LS 336	SN 74 LS 336		5						
FP 54 AS 839	FP 74 AS 839	82 S 100																								
FP 54 AS 840	FP 74 AS 840	82 S 101																								
SN 54 LS 333	SN 74 LS 333																									
SN 54 LS 334	SN 74 LS 334	93458																								
SN 54 LS 335	SN 74 LS 335	93459																								
SN 54 LS 336	SN 74 LS 336																									
ex 85.21 D II	<p>Matriz de puertas programadas (Gate Arrays), no programable por el usuario, realizada con tecnología C-MOS, en forma de circuito integrado monolítico, con un máximo de 8 000 funciones NAND de dos entradas, contenida en un alojamiento cuyas dimensiones externas no excedan de 39 x 39 mm, que cuente como mínimo, con 179 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: <p>MB 66000 VH</p> o — cualquier otra marca de identificación correspondiente a Gate Arrays que se ajusten a la descripción anterior 	0																								
ex 85.21 D II	<p>Ordenador monochip constituido por una unidad aritmética de 4 bits, una memoria de sólo lectura (ROM) con capacidad inferior a 18 Kbits y no superior a 65 Kbits, y de una memoria de acceso aleatorio (RAM) con una capacidad no inferior a 512 bits y no superior a 4 Kbits, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 58 mm, que cuente como máximo con 80 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación persistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <table data-bbox="438 1444 965 1624"> <tr> <td>CD 3200 à 3299</td> <td>TP 0310 à 03299</td> <td>HD 38800</td> </tr> <tr> <td></td> <td>TP 0450 à 04599</td> <td>HD 38820</td> </tr> <tr> <td>TMC 0270 à 0279</td> <td>TP 0480 à 04899</td> <td>HD 44796</td> </tr> <tr> <td>TMC 0500 à 0599</td> <td>TP 0500 à 05999</td> <td>HD 44800</td> </tr> <tr> <td>TMC 0980 à 0989</td> <td></td> <td>HD 44801</td> </tr> <tr> <td>TMC 1500 à 1599</td> <td></td> <td>HD 44820</td> </tr> <tr> <td>TMC 1980 à 1999</td> <td></td> <td>HD 44840</td> </tr> <tr> <td></td> <td></td> <td>HD 44860</td> </tr> </table> o — cualquier otra marca de identificación correspondiente a microordenadores monochip que se ajusten a la descripción anterior 	CD 3200 à 3299	TP 0310 à 03299	HD 38800		TP 0450 à 04599	HD 38820	TMC 0270 à 0279	TP 0480 à 04899	HD 44796	TMC 0500 à 0599	TP 0500 à 05999	HD 44800	TMC 0980 à 0989		HD 44801	TMC 1500 à 1599		HD 44820	TMC 1980 à 1999		HD 44840			HD 44860	0
CD 3200 à 3299	TP 0310 à 03299	HD 38800																								
	TP 0450 à 04599	HD 38820																								
TMC 0270 à 0279	TP 0480 à 04899	HD 44796																								
TMC 0500 à 0599	TP 0500 à 05999	HD 44800																								
TMC 0980 à 0989		HD 44801																								
TMC 1500 à 1599		HD 44820																								
TMC 1980 à 1999		HD 44840																								
		HD 44860																								
ex 85.21 D II	<p>Unidad procesadora central (CPU) realizada con tecnología N MOS (incluidas las H-MOS), constituida por 4 memorias de servicio con capacidades de almacenamiento de 8 x 8 bits, 16 x 16 bits, 16 x 20 bits y 32 x 32 bits, un registro de 8 bits, un registro de 12 bits, un registro de 16 bits y dos registros de 20 bits, un contador de 5 bits y un cronómetro, presentado en forma de circuito integrado monolítico, contenida en un alojamiento cuyas dimensiones externas no excedan de 25 x 25 mm, que cuente como máximo con 68 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: <p>LSI-604041855</p> 																									

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> o — cualquier otra marca de identificación correspondiente a unidades CPU que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Unidad de control de redes de área local (LAN) que permita regular los conflictos entre usuarios, en forma de circuito integrado monolítico, contenida en un alojamiento cuyas dimensiones externas no excedan de 16 × 63 mm, que cuente como máximo con 48 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> MCM 68590 AM 7990 8001 8003 82586 o — cualquier otra marca de identificación correspondiente a unidades de control de redes de área local que permitan regular los conflictos entre usuarios y que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico de tecnología N-MOS (incluidos los H-MOS), para control de discos rígidos (N-MOS-HDC), en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 15 × 53 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> WD 1010 PD 7261 o — cualquier otra marca de identificación correspondiente a circuitos N-MOS-HDC que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Controlador de multiprotocolo de comunicaciones realizado con tecnología MOS (MOS-MPCC), que permita recibir y transmitir datos en modo sincrónico, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 16 × 54 mm, que cuente como máximo con 44 patillas de conexión o puntos de contacto y lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones de cifras siguientes o que la contenga: <ul style="list-style-type: none"> 2652 16456 68652 8273 8274 o — cualquier otra marca de identificación correspondiente a controladores MOS-MPCC que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Unidad aritmética y lógica, realizada con tecnología N-MOS (incluidos los H-MOS), constituida por un registro de 32 bits, un registro de 24 bits, un registro de 4 bits, doce registros de 1 bit, dos memorias de servicio con capacidad de almacenamiento de 16 × 24 bits, circuitos que efectúen operaciones aritméticas y lógicas, una lógica de decodificación, una lógica de diagnosis, un contador de 8 bits y un cronómetro, presentada en forma de circuito integrado monolítico, contenida en un alojamiento cuyas dimensiones máximas sean 23 × 82 mm, que cuente con 64 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — la marca de identificación: <ul style="list-style-type: none"> ALU 0486 	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> o — cualquier otra marca de identificación correspondiente a unidades aritméticas y lógicas que se ajustan a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control lógico realizado con tecnología N-MOS (incluidos los H-MOS), constituido por un registro de 7 bits, tres contadores, un multiplexor, circuitos secuenciales y combinatorios que efectúen operaciones de control, una lógica de decodificación, una lógica de diagnóstico y un cronómetro, presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones máximas sean 23 x 82 mm, que cuente como máximo con 64 patillas de conexión y lleve:</p> <ul style="list-style-type: none"> — la marca de identificación: MIC 0482 o — cualquier otra marca de identificación correspondiente a circuitos de control lógicos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito lógico realizado con tecnología N-MOS (incluidos los H-MOS), que sirva como generador de relo para las unidades procesadoras centrales, las memorias principales y las interfaces de entrada/salida, presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 25 x 25 mm, que cuente como máximo con 68 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación alfanumérica siguiente: H 108982 (MCC) o — cualquier otra marca de identificación correspondiente a circuitos lógicos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control de secuencia realizado con tecnología N-MOS (incluidos los H-MOS), constituido por un registro de 32 bits, tres registros de 16 bits, una memoria con capacidad de almacenamiento de 16 x 16 bits, una memoria LIFO con capacidad de almacenamiento de 7 x 17 bits, un circuito sumador, una lógica de decodificación, una lógica de prioridad, una lógica de decodificación, una lógica de prioridad, una lógica de diagnóstico, un multiplexor de 16 bits, un contador de 8 bits y un cronómetro, presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 23 x 82 mm que cuente con 64 patillas de conexión como máximo y que lleve:</p> <ul style="list-style-type: none"> — la marca de identificación: CSS 0484 o — cualquier otra marca de identificación correspondiente a circuitos de control de secuencia que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico de tecnología bipolar que permita detectar y corregir los errores (ECDU), en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 16 x 62 mm, que cuente con 48 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: 2960 74 F 630 74 F 631 DP 8400 74 LS 630 74 LS 631 	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> o — cualquier otra marca de identificación correspondiente a circuitos ECDU que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito lógico realizado con tecnología N-MOS (incluidos los H-MOS) que permita detectar y corregir los errores de un bit y detectar todos los errores de 2 bits, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas de 25 × 25 mm, que cuente como mínimos con 68 puntos de contacto y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación de cifras o que la contenga: 8206 o — cualquier otra marca de identificación correspondiente a circuitos lógicos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito lógico realizado con tecnología N-MOS (incluidos los H-MOS), que permita detectar y corregir los errores múltiples originados en una línea de discos magnéticos, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 16 × 54 mm, que cuente con 40 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: Z 8065 AM 9520 AM 9521 o — cualquier otra marca de identificación correspondiente a circuitos lógicos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico de control realizado con tecnología bipolar, en forma de circuito integrado monolítico para el control de memorias dinámicas de acceso aleatorio (D-RAM), que asegure las funciones de multiplexor de direcciones y de generador de impulsos, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 × 62 mm, que cuente como máximo con 48 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente una de las siguientes combinaciones alfanuméricas o que la contenga: DP 8408 DP 8409 MB 1422 o — cualquier otra marca de identificación correspondiente a circuitos de control bipolares D-RAM que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Interface programable para la transmisión de datos, realizadas con tecnología N-MOS (incluidos los H-MOS) (N-MOS-PCI), en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: 8251 A o — cualquier otra marca de identificación correspondiente a interface N-MOS-PCI que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Circuito electrónico de comunicaciones para la conexión (EPCI) de un microprocesador y un canal de datos, en forma de circuito integrado monolítico, contenido en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 16 × 38 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación de cifras o que la contenga: 2661 o — cualquier otra marca de identificación correspondiente a circuitos EPCI que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Interface en serie que permita ejecutar las funciones de codificación y decodificación de datos y las funciones de control correspondientes a una red de área local, presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan, de 16 x 33 mm, que cuente como máximo con 24 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: AM 7991 8002 8023 82501 o — cualquier otra marca de identificación correspondiente a interfaces en serie que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de interface para la conversión en paralelo o en serie de señales numéricas en los aparatos telefónicos, realizado con tecnología C-MOS, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente con 28 patillas de conexión, como máximo, y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: WCC 295 G o — cualquier otra marca de identificación correspondiente a circuitos de interface que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Reloj electrónico programable realizado con tecnología N-MOS (incluidos los H-MOS) (N-MOS-PIT), en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente como máximo con 24 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones de cifras siguientes o que la contenga: 8253 8254 o — cualquier otra marca de identificación correspondiente a relojes N-MOS-PIT que se ajusten a la descripción anterior 	6
ex 85.21 D II	<p>Circuito que permita la decodificación de frecuencias, realizado con tecnología bipolar, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 10 x 21 mm, que cuente como mínimo con 14 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: XR 2211 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Circuito de reloj realizado con tecnología C-MOS, presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 16 × 54 mm, que cuente con más de 16 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: HI 2060 HI 2065 MSM 5537 T 3605 o — cualquier otra marca de identificación correspondiente a circuitos de reloj que se ajusten a la descripción anterior <p>Los presentes circuitos se destinan a la fabricación de dispositivos automáticos de control y relojes de salpicadero y similares para automóviles y motocicletas (a)</p>	0
ex 85.21 D II	<p>Circuito de reloj realizado con tecnología C-MOS que funcione con tensión de alimentación única de 1,5 V, con dispositivo activador (<i>driver</i>) de cristal líquido (LCD), presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 15 × 21 mm, que cuente como máximo con 56 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: TF 8219 AF o — cualquier otra marca de identificación correspondiente a circuitos de reloj que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de reloj 12/24 h P-MOS con totalizador de tiempo incluido, presentado en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 14 × 54 mm, que cuente como máximo con 42 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: MM 53124 LM 8363 o — cualquier otra marca de identificación correspondiente a circuitos de reloj que se ajusten a la descripción anterior <p>Los presentes circuitos se destinan a la fabricación de relojes para salpicaderos y similares para automóviles y motocicletas</p>	0
ex 85.21 D II	<p>Amplificador en forma de circuito integrado monolítico analógico, contenido en un alojamiento cuyas dimensiones máximas sean de 2 × 4 × 4 mm, que cuente como máximo con 10 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanumérica o que la contenga: V 35 C 05 o — cualquier otra marca de identificación correspondiente a amplificadores que se ajusten a la descripción anterior <p>Los presentes amplificadores se destinan a la fabricación de los productos incluidos en la subpartida 90.19 B I (a)</p>	0
ex 85.21 D II	<p>Emisor-receptor de canal cuádruple (Quadbus) realizado con tecnología Schottky, de baja potencia (ALP-Schottky) con registros de tipo D sobre pastilla (chip) y un generador/verificador de paridad interna impar (ODD) de 4 bits, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 9 × 28 mm, que cuente con 20 patillas de conexión como máximo y que lleve:</p>	

(a) El control de utilización para este destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que contenga: AM 2907 o — cualquier otra marca de identificación correspondiente a transeptores (Quad bus) que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Activador de cuatro líneas realizado con tecnología Schottky, de baja potencia, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones exteriores no excedan de 20 × 7 mm, que cuente con 16 patillas de conexión como máximo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: AM 26LS29 AM 26LS31 SN 75172 SN 75174 o — cualquier otra marca de identificación correspondiente a activadores de cuatro líneas que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Emisor/receptor síncrono-asíncrono universal (USART) realizado con tecnología C-MOS, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente con un máximo de 32 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: MSM 82 C 51 o — cualquier otra marca de identificación correspondiente a emisores/receptores síncrono-asíncronos universales que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Microprocesador de 8 bits dotados de arquitectura interna de 16 bits, fabricado con tecnología N-MOS (incluidos los H-MOS), en forma de circuito integrado monolítico, consistente en una unidad central de proceso, un generador de temporización, dos canales DMA autónomos, un controlador programable de interrupción, 3 temporizadores programables de 16 bits, una memoria programable y un selector de chip periférico, un generador de estado de espera y una unidad de control de bus, contenido en un alojamiento cuyas dimensiones máximas sean de 30 × 30 mm, que cuente como máximo con 68 superficies de contacto y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación de cifras siguiente o que la contenga: 80188 o — cualquier otra marca de identificación correspondiente a microordenadores que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Microprocesador con capacidad de 16 bits realizado con tecnología bipolar, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas máximas sean de 67 × 24 mm, que cuente como máximo con 52 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: AM 29116 o — cualquier otra marca de identificación correspondiente a microordenadores que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Microprocesar con capacidad de 16 bits, realizado con tecnología N-MOS (incluidos los H-MOS) en forma de circuito integrado monolítico constituido por una unidad procesadora central (CPU), un temporizador, dos canales independientes de acceso directo a la memoria, un controlador de interrupción programable, tres temporizadores programables de 16 bits, una memoria programable y un generador de espera programable con unidad de control de los buses, contenido en un alojamiento cuyas dimensiones externas no excedan de 30 × 30 mm, que cuente como máximo con 68 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación numérica siguiente o que la contenga 80186 o — cualquier otra marca de identificación correspondiente a microprocesadores que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Unidad de cálculo de datos numéricos (NPX) con tecnología N-MOS (incluidas las H-MOS), que no disponga de más de 14 registros, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones no excedan de 15 × 52 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones numéricas siguientes o que la contenga: 8087-2 8087-3 80287 o — cualquier otra marca de identificación correspondiente a unidades de cálculo que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito separador de datos para discos flexibles (FDDS), en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 27 × 8 mm, que cuente como máximo con 20 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: FDC 9216 FDC 9216-B WD 9216-00 WD 9216-01 FDC 9229 T FDC 9229 BT o — cualquier otra marca de identificación correspondiente a circuitos separadores de datos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Sintetizador vocal realizado con tecnología C-MOS (<i>C-MOS-Phoneme Speech Synthesizer</i>), con intensidad de alimentación inferior a 10 mA, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones máximas sean 17 × 39 mm y que no cuente con más de 28 agujas de conexión. El dispositivo lleva:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: SC 01 SSI 263 o — cualquier otra marca de identificación correspondiente a sintetizadores que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Convertidor de video numérico-analógicos (VDAC) de tres canales, con capacidad cada uno no superior a 8 bits, cuyo tiempo de conversión no exceda de 25 nanosegundos, en forma de circuito integrado híbrido, incluidos los que contengan 3 memorias de lectura/escrita de acceso aleatorio (RAM), con capacidad de almacenamiento no superior a 2 Kbits, contenido en un alojamiento cuyas dimensiones externas no excedan de 54 × 62 mm, que cuente como máximo con 61 patillas de conexión y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: VDAC 444 TD RGB DAC 4 T RGB DAC 8 E RGB DAC 8 T o — cualquier otra marca de identificación correspondiente a convertidores que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Amplificador electrónico diferencial regulable, para señales cuya frecuencia oscile entre 0 y 400 MHz como mínimo, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 11 x 11 mm, que cuente como máximo con 16 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación de cifras siguiente o que la contenga: 0078-10 o — cualquier otra marca de identificación correspondiente a amplificadores que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria estática de lectura/escritura de acceso aleatorio, realizada en tecnología bipolar (SRAM bipolar), en forma de circuito integrado monolítico con capacidad de almacenamiento de 64 x 9 bits, contenido en un alojamiento cuyas dimensiones externas no excedan de 15 x 40 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga 82 S 09 o — cualquier otra marca de identificación correspondiente a memorias RAM estáticas bipolares que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico realizado con tecnología bipolar, para la activación de memorias dinámicas octales, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 16 x 33 mm, que cuente con 20 patillas de conexión como máximo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga AM 2965 AM 2966 o — cualquier otra marca de identificación correspondiente a circuitos bipolares que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de interface de bus realizado con tecnología bipolar, con registros de 9 o 10 bits, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 9 x 34 mm, que cuente como máximo con 24 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: AM 29821 AM 29843 AM 29823 AM 29844 AM 29824 o — cualquier otra marca de identificación correspondiente a circuitos bus de interface que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Circuito de interface de bus múltiple, realizado con tecnología Low Power Schottky, que permita la interface entre un bus de datos de detección y corrección de errores y una memoria dinámica de lectura/escritura de acceso aleatorio (D-RAM), en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 8 x 33 mm, que cuente como máximo con 24 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga AM 2961 o — cualquier otra marca de identificación correspondiente a circuitos de interface que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico que permita el control de estado y de desplazamiento (<i>status and shift control units</i>), realizado con tecnología bipolar, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones no excedan de 16 x 57 mm, que cuente como máximo con 42 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga AM 2904 o — cualquier otra marca de identificación correspondiente a unidades de control bipolar de estado y desplazamiento que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Amplificador en forma de circuito integrado monolítico analógico cuyas dimensiones externas no excedan de 3 x 3 mm, destinado a la fabricación de los productos de la partida 90.19 B I (a)</p>	0
ex 85.21 D II	<p>Coprocador de texto, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones máximas sean 25 x 25 mm, que cuente como máximo con 68 agujas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga C 82730 o — cualquier otra marca de identificación correspondiente a coprocesadores de texto que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Microordenador de pastilla única (monochip) constituido por una unidad aritmética lógica de 8 bits, una memoria de lectura programable, borrable por rayos ultravioleta (EPROM) con capacidad de almacenamiento de 32 Kbits, una memoria de lectura/escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 1 Kbit y dos contadores de 16 bits, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 15 x 50 mm, que cuente como máximo con 40 patillas de conexión, presente una ventana de cuarzo en la cara superior y lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación de cifras o que la contenga 8751 o — cualquier otra marca de identificación correspondiente a microordenadores de pastilla única que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Microordenador de pastilla única (monochip), realizados con tecnología C-MOS, constituido por una unidad aritmética lógica de 32 bits, una memoria de lectura (ROM) con capacidad de almacenamiento de 24 Kbits y una memoria de lectura/escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no sean menores de 30 x 30 mm, que cuente como mínimo con 88 patillas de conexión y que lleve:</p>	

(a) El control de utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga MB 8764 o — cualquier otra marca de identificación correspondiente a microordenadores de pastilla única que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de tratamiento de señales sonoras de las líneas de abonados, provisto de dos procesadores de señales numéricas, de un conversor analógico-numéricas, de un conversor analógico-numérico y de un conversor numérico-analógico, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 39 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: AM 7901 AM 7905 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico en forma de circuito integrado monolítico que permita la modulación de impulsos (PCM), realizado con tecnología N-MOS (incluidos los H-MOS), dotado de funciones de codificación, decodificación y filtrado, con frecuencia máxima de reloj de datos superior a 3,5 MHz, contenido en alojamiento cuyas dimensiones externas no excedan de 8 x 26 mm, que cuente como máximo con 20 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación de cifras siguiente o que la contenga 2913 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Memoria estática de lectura/escritura de acceso aleatorio constituida por un circuito integrado monolítico realizado con tecnología C-MOS (C-MOS-S-RAM), con capacidad de almacenamiento de 16 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 33 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: MK 48 Z 02 (B) o — cualquier otra marca de identificación correspondiente a C-MOS-S-RAM que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Circuito de interface de líneas de abonados (SLIC) con control interno directo por relé, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 18 x 39 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga 5502 ICME 00155/RIFA (PBL) 3735 o — cualquier otra marca de identificación correspondiente a interfaces que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Circuito de control de entrada/salida de datos realizado con tecnología N-MOS (incluidos los H-MOS), dotado de un reloj, con una memoria estática de lectura/escritura de acceso aleatorio (S-RAM) con capacidad de almacenamiento de 128 × 8 bits, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no exceden de 16 × 54 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> 6532 CO 10750 o — cualquier otra marca de identificación correspondiente a circuitos de control de datos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de activación de motores «paso a paso» de cuatro canales, con diodos incorporados, en forma de circuito integrado monolítico, con tecnología bipolar, contenido en un alojamiento cuyas dimensiones no excedan de 6 × 20 mm, que cuente con 16 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> HA 13007 75437 A o — cualquier otra marca de identificación correspondiente a circuitos activadores de motores que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito integrado monolítico analógico-digital que pueda controlar motores sin escobillas („brushless“) y mantener constante su velocidad, mantenido en un alojamiento cuyas dimensiones máximas sean 6 × 25 mm, que cuente con 18 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: <ul style="list-style-type: none"> MGA 3015 A o — cualquier otra marca de identificación correspondiente a circuitos integrados que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito integrado monolítico analógico-digital realizado con tecnología bipolar para señales de interface entre la unidad periférica de memoria de discos rígidos y la unidad central, contenido en alojamientos cuyas dimensiones máximas sean 15 × 50 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: <ul style="list-style-type: none"> AD 581 C o — cualquier otra marca de identificación correspondiente a circuitos integrados que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito en forma de circuito integrado monolíticamente que permita multiplicar la tensión de alimentación eléctrica para accionar motores «paso a paso», contenido en alojamientos cuyas dimensiones externas no excedan de 6 × 24 mm, que cuenten como máximo con 20 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: <ul style="list-style-type: none"> P 20 A 579 o — cualquier otra marca de identificación correspondiente a circuitos multiplicadores de tensión que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Unidad de gestión de memoria (MMU) realizada con tecnología N-MOS (incluidos los H-MOS) que permita direccionar una memoria de 16 megabytes, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 82 x 25 mm, que cuente con un máximo de 64 patillas de conexión o de 68 puntos de contado y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> 68451 L 6 68451 L 8 68451 L 10 68451 ZBL 6 68451 ZBL 8 68451 ZBL 10 o — cualquier otra marca de identificación correspondiente a unidades MMU que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito electrónico realizado con tecnología de bajas potencias Schottky (ALPS) para el control asíncrono de líneas de señales (BUS) y la conversión de los BUS locales en BUS multiplexados (BAM) en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones no excedan de 37 x 13 mm, que cuente con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en o que contenga la combinación de cifras siguiente: <ul style="list-style-type: none"> 68452 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control realizado con tecnología N-MOS (incluidos los H-MOS), para el control de pantallas de rayos catódicos, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 62 x 16 mm, que cuente como máximo con 48 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: <ul style="list-style-type: none"> AM 8052 D 8275 H P 8275 H o — cualquier otra marca de identificación correspondiente a circuitos de control que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control de pantalla y de generación de caracteres realizado con tecnología C-MOS, que permita la formación de imágenes en las pantallas de cristal líquido, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 20 x 26 mm, que cuente como máximo con 60 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: <ul style="list-style-type: none"> HD 61830 o — cualquier otra marca de identificación correspondiente a circuitos de control de pantallas C-MOS y de generación de caracteres que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Convertidor de video numérico-analógico, cuyo tiempo de conversión no exceda de 10 nanosegundos, en forma de circuito integrado híbrido contenido en un alojamiento cuyas dimensiones externas no excedan de 20 x 35 mm, que cuente como máximo con 24 patillas de conexión y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: VDAC 0405 H VDAC 0605 H VDAC 0805 H o — cualquier otra marca de identificación correspondiente a convertidores que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Microprocesador de control de entrada/salida realizados con tecnología N-MOS (incluidos los H-MOS), en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 17 × 53 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación de cifras o que la contenga: 8089 o — cualquier otra marca de identificación correspondiente a microprocesadores de control de entrada/salida que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de interpolación para el control de las funciones geométricas (generador de impulsos de interpolación), realizado con tecnología C-MOS, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 × 39 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en siguiente combinación alfanumérica o que la contenga: KM 3701 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria estática de lectura/escritura de acceso aleatorio, realizada con técnica C-MOS (C-MOS-S-RAM), con capacidad de almacenamiento de 32 Kbits en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones máximas sean 18 × 39 mm, que cuente como máximo con 28 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: TC 5532 o — cualquier otra marca de identificación correspondiente a memorias estáticas de lectura/escritura que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control de servomecanismos realizados con tecnología C-MOS, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones máximas no excedan de 17 × 54 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: KM 3702 o — cualquier otra marca de identificación correspondiente a circuitos de control que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuitos para la producción de ondas variables realizados con tecnología bipolar, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 10 × 21 mm, que cuente como máximo con 16 patillas de conexión y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones o que la contenga: XR 2206 XR 8038 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de amplificación de video, realizado con tecnología bipolar, en forma de circuito integrado monolítico, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 17 mm, que cuente máximo con 44 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga 702 703 o — cualquier otra marca de identificación correspondiente a circuitos de amplificación que se ajusten a la descripción anterior <p>Los circuitos presentes se destinan a la fabricación de cámaras de televisión en color portátiles (a)</p>	0
ex 85.21 D II	<p>Circuito de amplificación de señales de lectura o de escritura en discos magnéticos flexibles, realizado con tecnología bipolar, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 11 x 29 mm, que cuente como máximo con 22 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: XR 2247 XR 3470 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control de diafragma y de equilibrio de la temperatura cromática realizados con tecnología bipolar, en forma de circuito integrado monolítico analógico contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 17 mm, que cuente como máximo con 44 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: 704 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior <p>Los circuitos presentes se destinan a la fabricación de cámaras de televisión en color portátiles (a)</p>	0
ex 85.21 D II	<p>Circuito generador de impulsos (<i>Scan Generators</i>), realizado con tecnología C-MOS, en forma de circuito integrado monolítico digital contenido en un alojamiento cuyas dimensiones externas no excedan de 25 x 25 mm, que cuente como máximo con 68 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga: 705 706 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior <p>Los presentes circuitos se destinan a la fabricación de cámaras de televisión en color portátiles (a)</p>	0

(a) El control de utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Memoria estática de lectura/escritura realizada con tecnología bipolar (S-RAM bipolar), en forma de circuito integrado monolítico consistente en un sustrato dotado de 1 o 2 pastillas (chips) con capacidad unitaria de almacenamiento de 1 Kbit, contenida en un alojamiento cuyas dimensiones máximas no excedan de 13 x 13 mm, que cuente como máximo con 23 pastillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contengan: <ul style="list-style-type: none"> 770639 770823 5120360 7379769 o — cualquier otra marca de identificación correspondiente a memorias estáticas de lectura/escritura que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria estática de lectura/escritura de acceso aleatorio constituida por dos niveles de sustrato superpuestos, provistos cada uno de una o dos memorias estáticas de lectura/escritura de acceso aleatorio, realizada con tecnología bipolar (S-RAM), en forma de circuito integrado monolítico con capacidad de almacenamiento cada uno de 1 Kbit y capacidad total de almacenamiento que no exceda de 4 Kbits, contenida en un alojamiento cuyas dimensiones externas no excedan de 13 x 13 mm, que cuente como máximo con 23 pastillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones de cifras o que la contenga <ul style="list-style-type: none"> 770965 4599497 739442 o — cualquier otra marca de identificación correspondiente a memorias estáticas que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Sintetizadores programables de señales digitales realizados con tecnología N-MOS que disponga de 32 generadores de frecuencia que generen 8 notas cada uno con salida simultánea de un máximo de 160 notas, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 25 x 25 mm, que cuente como máximo con 68 pastillas de conexión o puntos de contacto y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación consistente en la siguiente combinación de letras o que la contenga <ul style="list-style-type: none"> MEG o — cualquier otra marca de identificación correspondiente a sintetizadores de señales que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito repetidor con tecnología bipolar para la regeneración de señales moduladas por impulsos codificados, en forma de circuito integrado monolítico contenido en un alojamiento que cuente como mínimo con 16 pastillas de conexión y cuyas dimensiones externas no excedan de 10 x 21 mm y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga <ul style="list-style-type: none"> XRIC 240 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior. 	0
ex 85.21 D II	<p>Circuito electrónico de control con tecnología N-MOS (incluidos los H-MOS), en forma de circuito integrado monolítico, para el control de memorias D-RAM que desempeñen la función de multiplexores de direcciones y generadores de impulsos de ciclo de control, contenido en un alojamiento cuyas dimensiones externas no excedan de 17 x 62 mm, que cuente como máximo con 48 pastillas de conexión o 52 puntos de contacto y que lleve:</p>	

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga C 8208 o — cualquier otra marca de identificación correspondiente a circuitos de control D-RAM que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Microordenador de pastilla única (monochip) constituidos por una unidad aritmética lógica de 8 bits, de tecnología C-MOS, constituido por una memoria de lectura ROM con capacidad de almacenamiento de 128 Kbits y una memoria de lectura/escritura de acceso aleatorio RAM con capacidad de almacenamiento de 2 Kbits, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 20 x 26 mm, que cuente como máximo con 80 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica: HD 6301 Y o — cualquier otra marca de identificación correspondiente a microordenadores de pastilla única (monochip) que se ajusten a la descripción anterior 	12
ex 85.21 D II	<p>Circuito reloj/calendario provisto de un oscilador de cristal de cuarzo, de registros cronométricos independientes y de un reloj, de tecnología C-MOS, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones no excedan de 7 x 20 mm, que cuente como máximo con 16 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: MM 58174 A, 58274 o — cualquier otra marca de identificación correspondiente a circuitos reloj/calendario que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de tecnología N-MOS (incluidos los H-MOS) (<i>Asynchronous Communication Element</i>), programable para la emisión y recepción de datos en forma asincrónica, presentado en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones no excedan de 16 x 54 mm, que cuente como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las combinaciones alfanuméricas siguientes o que la contenga: INS 8250 WD 8250 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria dinámica de lectura/escritura de acceso aleatorio, de tecnología N-MOS (incluidos los H-MOS), en forma de circuito integrado monolítico con capacidad de almacenamiento de 64 K x 4 bits, contenida en un alojamiento cuyas dimensiones externas no excedan de 17 x 34 mm, que cuente como máximo con 20 patillas de conexión o puntos de contacto dispuestos en 2 filas paralelas (dual in line) y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: TMS 4464 PD 41254 PD 41464 TMM 41464 M5M 4464 HM 50464 MB 81464 o — cualquier otra marca de identificación correspondiente a memorias que se ajusten a la descripción anterior 	10

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Circuito codificador/decodificador que utilicen el código «MANCHESTER» (MED) para la transmisión o repetición de datos en serie, de tecnología C-MOS, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones exteriores no excedan de 16 x 33 mm, que cuente como máximo con 20 patillas y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: HD 6409 o — cualquier otra marca de identificación que se ajuste a la descripción anterior 	0
ex 85.21 D II	<p>Memoria de solo lectura programable, borrable bajo la acción de rayos ultravioletas (EPROM), en forma de circuito integrado monolítico con una capacidad de almacenamiento de 512 Kbits, contenida en un alojamiento cuyas dimensiones no excedan de 20 x 42 mm, provisto en la parte superior de una ventana de cuarzo y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: AM 27512 o — cualquier otra marca de identificación correspondiente a memorias que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Módulos lógicos TTC de tecnología bipolar que no incluya más de seis funciones lógicas, independientes unos de otros y no conectados entre sí, en forma de circuito integrado monolítico contenido en un alojamiento que no cuente como máximo con 24 patillas de conexión y cuyas dimensiones externas no excedan de 17 x 34 mm, y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: SH 767 369 SH 998 088 o — cualquier otra marca de identificación correspondiente a módulos lógicos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuitos separadores de datos en discos rígidos, en forma de circuito integrado monolítico cuyas dimensiones externas no excedan de 33 x 8 mm y provistos de 24 patillas de conexión, como máximo:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: DP 8460-2 DP 8460-3 DP 8460-4 o — cualquier otra marca de identificación que se ajuste a la descripción anterior 	0
ex 85.21 D II	<p>Circuitos de control de interface para unidad procesadora central (CPU-Controller), de tecnología HC-MOS, presentados en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 25 x 25 mm, que cuenten como máximo con 68 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: FE 2000 LIA0392 — cualquier otra marca de identificación correspondiente a circuitos de control e interface que presenten las características descritas arriba 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Circuitos de control para discos flexibles (<i>floppy disc controllers</i>), de tecnología C-MOS, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 16 x 62 mm, que cuenten como máximo con 48 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga FE 2100 G 70360-33 — cualquier otra marca de identificación correspondiente a circuitos de adaptación que presenten las características descritas arriba 	8,5
ex 85.21 D II	<p>Codificadores/decodificadores de modulación de impulsos codificados (MIC) y filtros, de tecnología N-MOS (incluidos los H-MOS), en forma de circuito integrado monolítico consistente en un Codec MIC totalmente integrado, dotado de filtros de recepción/transmisión, contenido en un alojamiento cuyas dimensiones externas no excedan de 10 x 23 mm que cuenten como máximo con 16 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones numéricas o que la contenga: 2916 2917 o — cualquier otra marca de identificación correspondiente a codificadores/decodificadores y filtros MIC que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Circuitos integrados monolíticos de seis canales para la amplificación y la conversión de señales de escritura para discos rígidos contenidos en alojamientos cuyas dimensiones externas no excedan de 19 x 38 mm, que cuenten como máximo con 28 patillas o puntos de contacto y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: SSI 540 — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuito de control de 8 canales para el mantenimiento de una fuerza constante de tracción de los electroimanes, de tecnología C-MOS, con diodos incorporados y memoria de 8 bits, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones no excedan de 9 x 28 mm que cuenten como máximo con 22 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga UCN 5801 o — cualquier otra marca de identificación correspondiente a microcircuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Circuitos de control de 4 canales para el mantenimiento de fuerzas de tracción constantes de los electroimanes, de tecnología C-MOS, con diodos incorporados y memoria de 4 bits, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones no excedan de 7 x 22 mm, que cuenten como máximo con 16 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: UCN 5813 o — cualquier otra marca de identificación correspondiente a microcircuitos que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Circuitos electrónicos para sincronización de señales entre el usuario y la centralita en un sistema telefónico, en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones no excedan de 14 x 37 mm, que cuenten como máximo con 28 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la combinación anfanumérica siguiente o que la contenga: QMV 18 CW 1 o — cualquier otra marca de identificación correspondiente a microcircuitos que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Circuitos integrados monolíticos para la lectura y distribución de señales lógicas, para centrales telefónicas, contenido en un alojamiento cuyas dimensiones no excedan de 14 x 53 mm, que cuenten como máximo con 40 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: QMV 16 BW 1 o — cualquier otra marca de identificación correspondiente a circuitos integrados que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Circuitos integrados monolíticos de interface para circuitos telefónicos destinados a la modulación de impulsos codificados (PCM), de tecnología C-MOS, con funciones de codificación, decodificación y filtrado, con velocidad de proceso de 2,565 MHz, contenido en un alojamiento cuyas dimensiones no excedan de 10 x 28 mm, que cuenten como máximo con 22 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: QMV 81 AD 1 o — cualquier otra marca de identificación correspondiente a circuitos integrados que se ajusten a la descripción anterior 	8,5
ex 85.21 D II	<p>Circuitos integrados monolíticos de seis canales para la generación de señales de escritura y lectura en unidades magnéticas de discos rígidos, contenido en un alojamiento cuyas dimensiones externas no excedan de 13 x 13 mm, que cuenten como máximo con 28 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica: SS 117 o — cualquier otra marca de identificación correspondiente a circuitos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memoria sólo de lectura (PROM) programable, no borrrable, con capacidad de almacenamiento de 16 Kbits presentada en forma de circuito integrado monolítico contenido en un alojamiento cuyas dimensiones externas no excedan de 39 x 17 mm, que cuenten con un máximo de 32 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: 27 PS 191 A 7 C 245 7 C 292 29683 7 C 291 HM 6616 o — cualquier otra marca de identificación correspondiente a memorias que se ajusten a la descripción anterior 	0

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II	<p>Amplificadores para gama de señales comprendida entre 0 y 60 khz, cuyo coeficiente de pérdida no exceda de 0,3 μA, en forma de circuito integrado monolítico analógico, contenido en un alojamiento cuyas dimensiones no excedan de 26 x 13 x 6 mm, que cuenten como máximo con 18 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: ISO 100 o — cualquier otra marca de identificación correspondiente a amplificadores que se ajusten a la descripción anterior <p>Dichos amplificadores se destinan a ser integrados en centrales telefónicas (a)</p>	0
ex 85.21 D II	<p>Diodos luminosos (LED) hechos de un semiconductor compuesto principalmente de galio, contenidos en alojamientos cuyas dimensiones externas no excedan de 20 x 21 mm, que cuenten con 2 patillas de conexión y que lleven:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas: LT 9305 LT 9306 SLF 209 SLF 909 o — cualquier otra marca de identificación correspondiente a diodos luminosos que se ajusten a la descripción anterior <p>Dicho dispositivo se destina a la fabricación de aparatos de registro o reproducción de sonido o a la de receptores de radio (a)</p>	0
ex 85.21 D II	<p>Microordenadores de pastilla única (monochip), de tecnología C-MOS, en forma de circuito integrado monolítico consistente en una unidad aritmética lógica (ALU) organización de 4 bits, una memoria de sólo lectura (ROM) con capacidad de almacenamiento de 2 K x 8 bits, un generador de multifrecuencias (DTMF), una memoria de lectura/escritura de acceso aleatorio (RAM) con capacidad de almacenamiento de 512 bits y dos registros de 12 bits, contenido en un alojamiento cuyas dimensiones externas no excedan de 15 x 40 mm, que cuente como máximo con 42 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en la siguiente combinación alfanumérica o que la contenga: T 6978 o — cualquier otra marca de identificación correspondiente a dispositivos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memorias FIFO (<i>First-In/First-Out</i>) asincrónicas de tecnología C-MOS, en forma de circuito integrado monolítico con capacidad de almacenamiento de 64 x 4 bits o de 64 x 5 bits, contenido en un alojamiento cuyas dimensiones externas no excedan de 11 x 24 mm, que cuente como máximo con 18 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: CY7C401 CY7C402 CY7C403 CY7C404 CY 3341 o — cualquier otra marca de identificación correspondiente a dispositivos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memorias estáticas de acceso aleatorio, de tecnología C-MOS (C-MOS-S-RAM), en forma de circuito integrado monolítico con capacidad de almacenamiento de 16 Kbits, con tiempo máximo de acceso de 45 nanosegundos, contenido en un alojamiento cuyas dimensiones externas no excedan de 9 x 27 mm, que cuente como máximo con 20 patillas de conexión y que lleve:</p>	

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.

Número del arancel aduanero común	Designación de la mercancía	Tipo de los derechos autónomos (%)
ex 85.21 D II (cont.)	<ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: CY7C168 CY7C169 o — cualquier otra marca de identificación correspondiente a dispositivos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memorias estáticas de acceso aleatorio, de tecnología C-MOS (C-MOS-S-RAM), en forma de circuito integrado monolítico con capacidad de almacenamiento de 16 × 4 bits, con tiempo máximo de acceso de 35 nanosegundos, contenido en un alojamiento cuyas dimensiones externas no excedan de 9 × 21 mm, que cuente como máximo con 16 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: CY7C189 CY7C190 CY74S189 CY54S189 CY27S03 CY27507 o — cualquier otra marca de identificación correspondiente a dispositivos que se ajusten a la descripción anterior 	0
ex 85.21 D II	<p>Memorias estáticas de acceso aleatorio, de tecnología C-MOS, en forma de circuito integrado monolítico con capacidad de almacenamiento de 256 × 4 bits, con tiempo máximo de acceso de 60 nanosegundos, contenido en un alojamiento cuyas dimensiones externas no excedan de 12 × 29 mm, que cuente como máximo con 22 patillas de conexión y que lleve:</p> <ul style="list-style-type: none"> — una marca de identificación consistente en una de las siguientes combinaciones alfanuméricas o que la contenga: CY7C122 CY93422/93L422 o — cualquier otra marca de identificación correspondiente a dispositivos que se ajusten a la descripción anterior 	0
ex 85.21 E	Cuadrículas, cátodos y elementos hecho de tungsteno recubierto de material aislante, destinados a la fabricación de cañones de electrones para tubos de rayos catódicos monocromas (a)	0
ex 90.02 B	Inversores de imágenes constituidos por un conjunto de fibras ópticas	0
ex 90.19 A III	Válvulas cardíacas, y sus piezas y accesorios	0
ex 90.19 B II	Dispositivos portátiles de lectura para minusválidos visuales en los cuales una cámara de fibras ópticas explora un documento y transmite una imagen aumentada a una pantalla, y sus piezas y accesorios	0
ex 91.11 C II y/o ex 91.11	Conjuntos constituidos por un circuito impreso sobre el cual se han montado uno o más circuitos de reloj, uno o más resonadores de cuarzo y uno o más condensadores, cuyo espesor no exceda de 5 mm y destinados a la fabricación de los productos incluidos en el capítulo 91 (a)	0
ex 91.11 F	Conjuntos constituidos por un circuito impreso sobre el cual se ha montado un circuito de reloj cuyo espesor no exceda de 5 mm, destinado a la fabricación de los productos incluidos en el capítulo 91 (a)	0
ex 98.04 A II	Puntas no fibrosas de material plástico para rotuladores, dotadas de un canal interno	0

(a) El control de la utilización para dicho destino concreto se efectuará por aplicación de las disposiciones comunitarias dictadas sobre la materia.