27268

RESOLUCION de 3 de mayo de 1988, de la Dirección General de Electrónica e Informática, por la que se modifica la de 22 de diciembre de 1986, que homologa cuatro pantallas marca «Philips», modelos BM 7513/161, BM 7502/16G, BM 7522/16G y VS0040/16, fabricados por «Philips Electronics Industries (Taiwan) Ltd.», en su instalación industrial ubicada en Tao-Yuang (Taiwan).

Vista la petición presentada por la Empresa «Philips Ibérica, Sociedad Anónima Española», con domicilio social en Martínez Villergas, 2, de Madrid, por la que solicita que la Resolución de 22 de diciembre de 1986 por la que se homologan cuatro pantallas marca «Philips», modelos BM 7513/161, BM 7502/16G, BM 7522/16G y VS0040/16, sea aplicable al modelo BM 7949/00G;

Resultando que las características, especificaciones y parámetros de los nuevos modelos no suponen una variación sustancial con respecto a los modelos homologados:

los nuevos modelos no suponen una variación sustanciar con respecto a los modelos homologados;
Vistos el Real Decreto 1251/1985, de 19 de junio, y la Orden del Ministerio de Industria y Energía de 23 de diciembre de 1985,
Esta Dirección General ha resuelto:

Modificar la Resolución de 22 de diciembre de 1986 por la que se homologan las pantallas marca «Philips», modelos BM 7513/161, BM 7502/16G, BM 7522/16G y VS0040/16, con la contraseña de homologación GPA-0230, para incluir en dicha homologación los modelos de pantallas, cuyas características técnicas son las siguientes:

Marca v modelo: «Philips», BM 7949/00G.

Características:

Primera: 12. Segunda: Alfanumérica/gráfica.

Tercera: Monocroma.

Lo que se hace público para general conocimiento. Madrid, 3 de mayo de 1988.-El Director general, José Luis Bozal

27269

RESOLUCION de 3 de mayo de 1988, de la Dirección General de Electrónica e Informática, por la que se homologa un autómata programable, marca «Hitachi», modelo serie H, fabricado por «Narashino Works, Hitachi, Ltd.», en su instalación industrial ubicada en Narashino Chiba (Japón).

Presentado en la Dirección General Electrónica e Informática el

Presentado en la Dirección General Electrónica e Informática el expediente incoado por parte de «Logitek, Sociedad Anónima», con domicilio social en Francesc Carbobell, 15-37, municipio de Barcelona, provincia de Barcelona, referente a la solicitud de homologación de un autómata programable fabricado por «Narashino Works, Hitachi, Ltd.», en su instalación industrial ubicada en Narashino Chiba (Japón):

Resultando que por parte del interesado se ha presentado la documentación exigida por la legislación vigente que afecta al producto cuya homologación solicita y que el Laboratorio General de Ensayos y de Investigaciones, mediante informe con clave número 83.107, la Entidad colaboradora ATISAE, por certificado IA-87-493-B.2045, han hecho constar, respectivamente, que el modelo presentado cumple todas las especificaciones actualmente establecidas por el Real Decreto 2706/1985, de 17 de diciembre,

Esta Dirección General, de acuerdo con lo establecido en la referida disposición, ha acordado homologar el citado producto, con el número

disposición, ha acordado homologar el citado producto, con el número de homologación que se transcribe GAP-0067, con caducidad el día 3 de mayo de 1990, disponiéndose asimismo como fecha límite para que el interesado presente, en su caso, un certificado de conformidad con la producción, el día 3 de mayo de 1989, definiendo, por ultimo, como características técnicas para cada marca y modelo homologado, las que se indican a con nuación:

Caracteri: as comunes a todas las marcas y modelos

Primera. Descripción: Presentación y número máximo de entradas/salidas.

Segunda. Descripción: Capacidad máxima de memoria, longitud palabra. Unidades: K palabras, bits.

Tercera. Descripción: Velocidad de ejecución de programa. Unida-

des: K palabras/ms.

Valor de las características para cada marca y modelo

Marca «Hitachi», modelo serie H.

Características:

Primera: Rack modular (2048/2048). Segunda: 48,5/32.

Tercera: 0.2.

Información complementaria

El autómata programable de la presente Resolución se puede configurar con cualquier combinación de los módulos siguientes:

Denominación	Código
Unidad central de proceso	CPU-03H
Unidad central de proceso Unidad central de proceso	CPU-07H
Unidad central de proceso	CPU-20H
Memorias internas (RAM)	RAM-04H
Memorias internas (RAM) Memorias internas (RAM)	RAM-08H RAM-16H
Memorias internas (RAM)	RAM-48H
Memoria interna (EPROM)	ROM-16H
Controladores entrada salida	IOC-01H
Controladores entrada salida	IOCPE-H
Rak principal	BSU-09H
Rak principal Rak principal	BSU-05H BSU-02H
Rak expansión	EXU-11H
Rak expansión	EXU-07H
Rak expansión	EXU-04H
Fuente alimentación	AVR-02H
Fuente alimentación	AVR-04H
Fuente alimentación	AVR-06H
Fuente alimentación Cables	AVR-08H CBL-05H
Cables	CBL-10H
Cables	CBL-20H
Cables	CBL-40H
Cables	CBE-05H
Cables	CBE-10H
Cables	CBE-20H CBE-40H
Cables	CB-LEDH
Carcasa protec.	DUMMY-H
Bateria	LIBAT-H
Entradas alterna	XAC-10AH
Entradas alterna	XAC-20AH
Entradas alterna Entradas alterna	XAC-10BH XAC-20BH XDC-24AH
Entradas alterna y continua	XDC-20BR
Entradas alterna y continua	XDC-48AH
Entradas alterna y continua	XDC-24BH
Entradas alterna y continua	XDC-48BH
Entradas continua	XHS-24BH
Entradas continua Entrada TTL	XDC-24DH XTT-05BH
Salidas contacto reié	YRY20AH
Salidas contacto reié	YRY20BH
Salidas por Triac Salidas por Triac	YSR-20AH
Salidas por Triac	YSR-20BH
Salidas por transistor (Sink) Salidas por transistor (Sink)	YTR-48AH YTR-48BH
Salidas por transistor (Sink)	YTR-24DH
Transistor	YTS48AH
Salidas transistor (Source)	YTS-48BH
Transistor Salidas transistor (Source) Salidas transistor (Source)	YTS-24DH
Salida Source	YTT05BH
Entradas analógicas	XAGV-08H XAGC-08H
Entradas analógicas Entradas analógicas	
Entradas analógicas	XAGC-12H
Salidas analógicas	YAGV-08H
Salidas analógicas	YAGC-08H
Salidas analógicas	YAGV-12H
Salidas analógicas	YAGC-12H
Módulo entra. Interrupción	XCU001H XINTOAH
Módulo de posicionamiento	POSIT-H
Módulo resistencia termométrica	XRTD01H
Modulo regulación PID	PID00-H
Módulo ASCII	ASCII-H
Módulo reloj calendario	CLOCK-H
Mádula lamanaia bagia	BASIC-H
Módulo lenguaje basic	1 1 1 1 Vt IVI
Módulo lenguaje basic Canal serie inteligente Módulo Linkaje de CPU	COMM-H LINK-H
Módulo lenguaje basic Canal serie inteligente Módulo Linkaje de CPU Módulo maestro estaciones remotas	LINK-H REM-MAH
Canal serie inteligente Módulo Linkaje de CPU	LINK-H

Lo que se hace público para general conocimiento. Madrid, 3 de mayo de 1988.-El Director general, José Luis Bozal