

III. OTRAS DISPOSICIONES

UNIVERSIDADES

1937 *Resolución de 14 de noviembre de 2014, de la Universidad Carlos III, por la que se publica el plan de estudios de Máster en Ingeniería de Sistemas Electrónicos y Aplicaciones.*

Obtenida la verificación del plan de estudios por el Consejo de Universidades, previo informe favorable de la Agencia Nacional de Evaluación de la Calidad y Acreditación, y declarado el carácter oficial del título por Acuerdo del Consejo de Ministros de 26 de septiembre de 2014 (publicado en el BOE de 18 de octubre, mediante Resolución de 2 de octubre de 2014 de la Secretaría General de Universidades),

Este Rectorado ha resuelto publicar el plan de estudios conducente a la obtención del título oficial de Máster Universitario en Ingeniería de Sistemas Electrónicos y Aplicaciones.

El plan de estudios a que se refiere la presente resolución quedará estructurado conforme figura en el anexo de la misma.

Getafe, 14 de noviembre de 2014.– El Rector, Daniel Peña Sánchez de Rivera.

ANEXO

Universidad Carlos III de Madrid

Plan de estudios conducentes al título de: Máster Universitario en Ingeniería de Sistemas Electrónicos y Aplicaciones

Real Decreto 1393/2007, anexo I, apartado 5.1. Estructura de las enseñanzas

Rama de conocimiento: Ingeniería y Arquitectura.

Distribución general del plan de estudios en créditos ECTS, por tipo.

Tipo	ECTS
Obligatorias (O)	21
Optativas (OP)	27
Prácticas Externas (PE)	0
Trabajo Fin de Máster (TFM)	12
Total	60

Plan de estudios por materias: Máster Universitario en Ingeniería de Sistemas Electrónicos y Aplicaciones

Materia	Asignatura	ECTS ofertados	Tipo
Metodologías y herramientas de diseño de sistemas electrónicos.	Diseño de subsistemas analógicos y digitales.	6	OB
	Componentes electrónicos, fotónicos y electroópticos.	3	OB
	Técnicas y herramientas para el diseño de sistemas electrónicos.	6	OB
Laboratorios de sistemas electrónicos.	Proyectos experimentales I.	3	OB
	Proyectos experimentales II.	3	OP

Materia	Asignatura	ECTS ofertados	Tipo
Sistemas electrónicos (i1).	Integración de sistemas electrónicos digitales e interfaces web.....	3	OP
	Sistemas empotrados.	3	OP
	Diseño de compatibilidad electromagnética (EMC)..	3	OP
	Modelado y control de sistemas electrónicos de potencia.	3	OP
	Redes de sensores y comunicación de sistemas empotrados.	3	OP
Componentes y subsistemas (i2).	Optimización de convertidores electrónicos de potencia.	3	OP
	Circuitos en óptica integrada.	3	OP
	System-on-Chip y técnicas eficientes de integración de circuitos.	3	OP
	Subsistemas fotónicos.	3	OP
	Microsistemas y nanoelectrónica.	3	OP
Nuevas tendencias y aplicaciones.	Seminarios I+D+I (I).	3	OB
	Seminarios I+D+I (II).	3	OP
	Convertidores en la industria, transporte más eléctrico y energías renovables. ...	3	OP
	Sistemas de seguridad electrónicos.	3	OP
	Sistemas de ayuda a la dependencia.	3	OP
	Nuevos sensores en las aplicaciones industriales, medioambientales y biomédicas.	3	OP
Trabajo fin de máster.	Trabajo Fin de Máster.	12	TFM